上 海 交 通 大 学 试 卷(B卷)

(2019 至 2020 学年 第 2 学期)

班级号	<u> </u>	学号	姓名
课程名称	操作系统		_成绩

一、内存(10')

1. 现有内存地址 0x011011100000, 请问其对应的大小为 4K 和 16K 的伙伴页的地址分别为:

```
_____ox011011101000_____, ___ox011011104000_____。(3')
```

2. 小明运行了大矩阵计算程序,但发现其性能并不理想,小明通过 perf 对程序运行时的状态进行了分析,下面是得到的分析结果,请问你觉得性能不理想的原因是什么?应该如何改进?(3')

Performance	counter stats for './matr	ix':			
13,596	cache-misses				
52,749,489	dTLB-loads				
9,819,564	dTLB-load-misses				
215	iTLB-loads				
7,790	iTLB-load-misses				
33.068447	task-clock (msec)	#	0.996 CPUs utilized		
0	context-switches	#	0.000 K/sec		
145,495,064	cycles	#	4.400 GHz		
110,889,441	instructions	#	0.76 insn per cycle		
12,163,513	branches	#	367.828 M/sec		
8,234	branch-misses	#	0.07% of all branches		
0.036513072	seconds time elapsed				

答案: TLB miss 过多,使用大页

3. 右下图是矩阵乘法的代码,已知 a 地址为 0x10f00, b 地址为 0x20000, ans 地址为 0x30000, CPU 计算一条乘法指令需要 3 个 cycle (不考虑分支跳转指令与内存访问的开销),加法需要 1 个 cycle。工作集 W(2¹⁴, 2⁸)表示在时钟周期(2¹⁴-2⁸, 2¹⁴)内存页的集合,为了跟踪工作集,内核采用下表的结构记录内存页的状态,其中循环开始前工作集为空,工作集的大小为 6 页,时钟周期(0, 2⁸)对应的 Tick 为 0,请问工作集 W(2¹⁴, 2⁸)中的页为哪些,并在下表中填写对应的内核记录的页的状态。(如果内存页没有被访问可以不用填写)(4')

我承诺,我将严 格遵守考试纪律。

题号					
得分					
批阅人(流水阅 卷教师签名处)					

Addr	Age	Access bit
10000	0	1
30000	0	1
20000	0	1
21000	0	1
22000	0	1
23000	0	1

void mul(int ans[][], int a[][], int b[][]){
 for(int i=0; i<64; i++){
 for(int j=0; j<64; j++){
 for(int k=0; k<64; k++){
 ans[i][j]+=a[i][k]*b[k][j];
 }}}</pre>

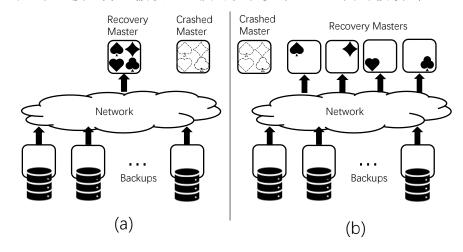
二、文件系统 (20')

- 1. 日志(Journaling)是一种保证崩溃一致性的方式。Ext4的日志系统 JBD2 有三种日志模式可供选择——日志模式(journal),顺序模式(ordered)以及写回模式(writeback):
 - a) 日志模式: 所有数据和元数据都要被写入日志中。
 - b) 顺序模式: 只有元数据需要被写入日志,并且保证在元数据在日志中被标记提交之前, 数据已经被写到磁盘中。
 - c) 写回模式: 只有元数据需要被写入日志,没有其他顺序保证。
 - 1) 如果我们需要保证 cp A.txt B.txt 一操作不会在崩溃后导致看到文件但是看不到文件内容的情况,同时要保证性能,应该选择哪种日志模式?为什么?(4')
 - 2)新型的瓦式磁盘(SMR)是通过重叠物理磁道以提升磁盘密度而设计的。对于 SMR 而言,记录日志会增加一个 log-structured 的日志缓存区域,这是针对 SMR 的什么性能特性设计的?为什么?(4')
 - b) (2')。元数据在数据之后写,保证有元数据一定能看到数据。只写少量的元数据。(2')
 - 3) 日志模式虽然可以同时保证数据和元数据的安全性。写时复制(copy-on-write)技术也可以保证数据和元数据。然而,这两种技术在不同场景下的性能表现不同。请举例说明,写时复制的写放大问题是如何产生的?(4')

递归向上修改(给出例子,并且解释合理均给分4')

2. 除了在单机上进行容错恢复的设计,也可以进行分布式的容错恢复。RAMCloud是一个基于内存的存储系统,通过日志结构(log-structured)的方式提供快速恢复: RAMCloud无需在内存中存放多个备份,而是将持久化日志发送到远端机器,远端机器再将这些日志异步地刷到磁盘中。这些机器会有备用电池保证至少内存中的数据可以被刷到磁盘中。一些硬件参数如下:

每台机器装有一个带宽为100MB/s(1GB=1000MB)的磁盘,并且使用10Gbps(10Gbps = 1.25GBps)的网卡连接。并且假设日志段可以从多个磁盘上同时被读到。



- 1) 一个简单的镜像备份如图(a) 所示,其中每个 master 在每个备份机(backup) 上都 存放所有日志段的完整备份。假设有 3 个备份机,请问并行地读总共 64GB 的数据需 要多少**磁盘 IO 时间**?如果这个时间需要在 1 秒以内,至少要多个备份机?(2'+2') Read 64GB from disk: 64 * 1000 / 100 / 3 = 213.33 sec(2') # of disks = 64 * 1000 / 1/100 = 640(2') (步骤正确,最后计算错误也给分)
- 2) 为了进一步提高性能,RAMCloud 使用多个 recovery master,如图(b)所示。在崩溃 master 上的数据将会被切分多个等大的数据分区,每个分区可以在不同的 recovery master 上恢复。假设恢复可以**完全并行**,有 4 个 recovery master 和 100 个备份机,需要多久时间(包括磁盘 IO 和网络 IO)可以恢复 64GB 的数据? (4')

Read 80GB from disk: 64*1000 / 100 / 100 = 6.4 sec (1')

Network time = 64 / 1.25 / 4 = 12.8 sec (1')

Total time = max{disk, network} = 12.8 sec (2')(给出公式就给分)

三、调度 (10')

小明拥有一台自己的服务器,并且设置服务器上的调度策略为多优先级队列。

- 1. 初步实现多优先级队列时,小明设计了两个优先级: 高优先级和低优先级。对于两类任务: 软件包更新程序和音乐播放器程序,小明应该为他们选择什么优先级(2')? 音乐播放器:与用户交互,高优先级; 软件包更新程序:后台应用,低优先级
- 2. 进一步实现多优先级队列时,小明添加了一个优先级(即目前共有三个优先级)。为了测试,小明创建了 A、B、C 三个线程,代码如下。三个线程执行在同一个 CPU 上,优先级为 A>B>C。然而,在实际执行中,小明却发现在一些情况下,线程 B 执行优先级"仿佛高于"线程 A,即线程 B 相比于线程 A 占用了更多的 CPU 资源(注:不考虑拿锁放锁占用的 CPU 资源)。试分析其中的原因,并在操作系统层面提出一种解决办法(4')。

7/4/44 3/4/4/ - # ()4 1/3/4 H 4/4/				
// 线程 A	// 线程 B	// 线程 C	// 全局变量	
while(true) {	while(true) {	while(true) {	int a, b;	
lock(A);	lock(B);	lock(A);	lock A, B;	
lock(B);	b += 1;	a += 1;		

原因: 若线程 C 先拿到锁 A,则线程 A 需要等待线程 C 放锁才可执行;于此同时,线程 B 由于优先级较高,会获得比线程 C 更高的优先级,占用更多的 CPU 资源。锁的调度同优先级的调度不匹配,造成了优先级反转的问题(2')

解决方法:优先级继承(2')

3. 小明决定共享自己的服务器给其他同学使用,为了更好地分配服务器资源,小明为调度器添加了权重的支持,使用 Lottery Scheduling 的方式进行有权重的调度。其核心代码大致如下:

```
node_t *current = head;

// 获取随机数, total_tickets 为所有 ticket 的和
int winner = random() % total_tickets;

while (current) {
   counter = counter + current->tickets;
   if (counter > winner)
      break; // 找到了合适的线程
   current = current->next;
}

// 调度 current 线程
```

然而,在具体使用中,小明发现,随着线程数的增加,上下文切换的开销变得越来越大。请分析原因,并提出一种可能的解决方法(4')。

原因:每次调度中选择合适的线程需以 O(n)的复杂度遍历链表,线程较多是开销过大(2')解决方法:可以采用一些带索引的数据结构(如红黑树)替换链表(或使用 Stride Scheduling)(2')

四、进程(18')

小明希望实现一个有键值存储功能的网络服务器,负责处理用户发起的数据存取请求。下面 罗列了他的设计实现:

- 所有的数据(键值对)**存储在内存中**;
- 当服务器收到一个请求后,它的主进程会调用 **fork()** 创建新的进程处理用户的请求, 在请求处理完后,对应的进程被回收;
- 服务器采用 Round Robin 策略调度任务。
- 1. 在运行服务器后,小明发现了一个 BUG: 虽然用户对数据的写操作能够成功返回,但是后续的读操作无法读到之前写操作的更新。并且他发现这个 BUG 是由于 **fork()**所导致的,请问为何 **fork()**会引起这个 BUG? (4')

Fork 会生成新的进程造成内存隔离(2')

多个请求在不同进程无法观察到彼此的修改(2')

- 2. 为了修改上述 BUG, 小明修改了服务器设计。当一个请求到来时, 会使用 pthread_create 接口创建一个新的**内核态线程**处理, 并在请求完成后回收该线程。接着小明开始对服务器 测试, 他发现:
 - 1) 大量 CPU 时间被用在了内核中,而不是在用户态逻辑中:
 - 2) 随着用户请求数量的增加,花费在内核中的时间进一步上升。 请问造成上述现象的原因可能是哪些? (4')可以如何完善当前的服务器设计以解决上述 现象? (2')

(请结合**内核态线程、调度、服务器设计**等角度分析,回答**至少两点**)

使用内核态线程,创建、销毁开销大;采用 round robin 调度,时间片过小,调度开销大;服务器为每个请求都创建新的线程(4',回答两点即可,其他合理答案也给分)采用线程池;增大 round robin 时间片;(2')

3. 为了进一步减少内核态线程的开销,小明决定更改用户态线程和内核态线程的映射关系,从一对一,多对一,多对多线程模型中选取一个合理的模型应用在服务器上,请帮助小明作出选择,并说明原因。(4')

多对多(2')

多个用户态线程可以在与 CPU 数量相同的内核态线程中调度执行,保证并发性。每个内核态线程管理自己的用户态线程,降低调度开销(2')

4. 小明将服务器部署在有两个 NUMA 节点的服务器上并测试。他发现使用的 NUMA 节点从一个扩展到两个后,对应的请求处理**时延增加**了,请问这可能是由于什么原因导致的? (2') 可以如何避免这一问题? (2')

由于访问相同数据的请求在不同 NUMA 上被处理(2') 对数据划分,访问相同数据的请求只能在某一个指定 NUMA 完成(2')

五、同步 (14')

1. 假设现在有锁 A、B、C 和 D 以及线程 1, 2, 3 和 4。请描述一个与"十字路口困境"相似的,同时 涉及 4 把锁死锁的例子(2')请提出一个检测或预防死锁的方案(2')。



线程 1: Lock A; Unlock B;线程 2: Lock B; Unlock C; 线程 3: Lock C; Unlock D;线程 4: Lock D; Unlock A; (2') 所有线程按顺序拿锁、银行家算法等(2', 其它可行方案也给分)

- 2. 小明实现了一个用整形变量 int 表示锁状态的读写锁, 锁的状态 i 如下所示:
 - "i == 0"表示没有拿锁
 - "i < 0"表示被拿了写锁
 - "i > 0"表示被拿了读锁

假设下列函数都是原子的,并且成功时会返回 true:

- int compare_and_swap(int *ptr, int oldval, int newval)
- int fetch_and_add(int *ptr, int val)

```
typedef rwlock_t int;
void rdlock(rwlock t *ptr) {
   int x;
   while(1) {
       x = *ptr;
       if(x __ 0 && compare_and_swap(ptr, x, x + 1))
           break;
   }
void wrlock(rwlock t *ptr) {
   int x;
   while (true) {
       x = *ptr;
       if (x __ 0 && compare_and_swap(ptr, x, -1))
           break;
   }
void unlock(rwlock_t *ptr) {
   int x = *ptr;
   fetch_and_add(ptr, x < 0 ? 1 : -1);
```

请完成上述代码中未完成的部分 (2') 分析上述的读写锁实现是对读者友好的还是对写者友好的? 为什么? (2')

```
>= (1'), == (1')
```

读者友好,因为当有写者在等锁时,后续读者仍然能够拿锁成功(2')

- 3. 排号锁(Ticket Lock)是能够保证拿锁公平性的自旋锁,每个申请锁的核(core)本地维护一个自己持有的序号 myTicket,所有核共享个全局变量 owner。当某个核的 myTicket 与 owner 相等时,视为这个核持有了锁。当持有锁的核希望放锁时,它将 owner 原子地加一,视为将锁释放。
 - 1) 如果多个核同时竞争同一个排号锁,会产生严重的缓存行竞争。请问是排号锁的什么设计导致了严重的缓存行竞争?(2')

针对 owner 变量的读取会产生严重的冲突 (2')

2) 小明希望对排号锁因为缓存行竞争而带来的性能影响有一个更加直观的认识,他首先作了如下假设:

- 缓存行只能由**最后写了该缓存行的核**迁移给另一个核,并且**同一时间只能迁移给一个** 核,不能广播
- 不考虑**硬件中断、调度**的影响,不考虑**临界区的执行时间**,仅考虑缓存行迁移的开销
- 假设当前有 N 个核在同时竞争同一把排号锁,并且它们释放锁后不会再一次申请

请具体描述 N 个核都申请到排号锁的耗时的最坏情况。(4')

每当锁传递给下一个应该申请到该锁的核时,该核都是最后一个读取 owner 所在缓存行的。所以最坏情况下总共会有 N+(N-1)+...+1 次缓存行迁移。(4', 意思相近即可)

六、进程间通信 (8')

- 1. 下面是课堂中提到过的四种进程间通信方式:
 - 使用阻塞的消息传递进行进程间的直接通讯;
 - 使用非阻塞的消息传递进行进程间的直接通讯;
 - 使用"信箱"的方式进行进程间进行间接通讯;
 - 通过轮询共享内存的方式进行进程间的通讯。

针对下面四个应用场景,请为每个场景从上述进程间通信方式中挑选出最为合适的一种,并简述理由(注:每种进程间通信方式仅可被使用一次)。(2**4)

- a) 电商网站中的反向代理进程希望通过进程间通信的方式将收到的用户请求转发给一系列服务进程,使得某服务进程空闲后即可处理该请求。
- b) 电商网站中的服务进程希望通过进程间通信的方式从用户验证进程中获得当前用户的 用户名和密码是否匹配,以便进行后续操作。
- c) 电商网站中的服务进程希望通过进程间通信的方式,将包含用户请求执行结果的网络包通过用户态网络驱动服务进程,以尽可能低的时延发送出去。
- d) 电商网站中的服务进程希望通过进程间通信的方式将用户本次登录信息发给后台安全 分析进程,方便下次登录时进行"登录环境安全性分析"。
- 各 2 分,其他合理答案也可酌情给分
- a) 使用信箱,因为是一对多通信,并且不指定接受者
- b) 使用阻塞的消息传递,需验证成功后再进行后续操作
- c) 使用轮询,因为要求低时延,需要在存在IPC请求时尽快的发现并进行处理
- d) 使用非阻塞的消息传递,因为后天分析进程对业务核心逻辑无影响,可以异步执行

七、虚拟化(20')

1. Hypercall 是 VMM 提供给 VM 调用的接口(类似于 kernel 提供给用户程序的 syscall),在 调用 hypercal 的时候需要进行 VMM-VM 之间的切换,请简要回答在 ARM 和 X86 中是如何保存与恢复 VM 的上下文的? (3')

答案:X86 硬件直接保存在 VMCB 中;ARM 需要 VMM 主动将 VM 寄存器保存

2. 为了加速虚拟机中两阶段页表的翻译,(a)在 TLB 中分别记录 GVA->GPA,以及 GPA->HPA 的条目;(b)在 TLB 中直接记录 GVA->HPA 的条目。请问这两种方式各有什么优劣,请 做简要的分析。(3')

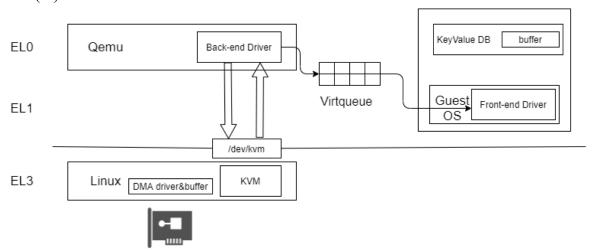
答案:(a) 能够 guest pt 和 ept 使用不同的粒度的页。

(b) TLB hit 时候拥有较好的性能, TLB miss 的时候需要访问 24 次内存

- 3. 小明想要测试在 qemu 虚拟机中运行 key Value 数据库的性能,他写了一个简单的测试脚本,读取数据库中所有的内容,但是测试发现数据库的吞吐量下降了几个数量级。请用你上课 所学的知识,帮助小明优化虚拟机中 Key Value 数据库的性能。(14))
 - a) 小明通过查找资料发现,在启动 qemu 的时候加上 —enable-kvm(使用内核 kvm 模块)—device virtio-serial-pci(使用 virtio 驱动)参数之后,虚拟机中 keyValue 数据库的吞吐量得到了大幅度的提升,请回答其中的原因并分析。(3')答案: qemu 使用二进制翻译的技术,而 kvm 使用了 CPU 虚拟化的技术; virtio 采用了半虚拟化技术加速 IO。
 - b) 为了测试结果尽可能严谨,小明运行了测试脚本多次。他发现,第一次运行的时间多于之后的运行时间。经过分析小明发现第一次运行时候会产生更多虚拟机退出事件。请解释其原因。(3')

答案: 第一次运行的时候会遇到较多 ept page fault, 需要退出到 vmm 中进行处理。

c) 小明解决了(a)、(b)中遇到的问题,对虚拟机中运行 KeyValue 数据库重新做了测试,虽然优化后数据库的性能得到了大幅度的提升,但是相较于数据库原始的性能,还有几倍的开销,并且和读取数据大小呈正相关。下图展示当前虚拟机和 KVM 的架构,运行在虚拟机中 keyValue 数据库想要读磁盘中数据,至少要经过几次拷贝,并给出分析?在不更改硬件情况下你能想到优化的方式吗?请结合下图作简要分析。(4')



答案: 需要拷贝三次, DMA->DMA buffer; DMA buffer->Virtqueue; Virtqueue->KV buffer。可以将 Back end driver 放在 EL3 中或者将 KV 可以直接读取 front end driver 中的 Virtqueue.

d) 小明更换了支持 SR-IOV 磁盘和支持 ITS (Interrupt Translation Service)的 CPU,请问这些新的硬件技术如何提升虚拟机中 KeyValue 数据库的性能? (和(c)中使用的方式作比较)。(4')

答案: SR-IOV 可是实现硬件直通,ITS 不需要打断虚拟机执行,能够直接将中断分派给 VM