

密级状态: 绝密( ) 秘密( ) 内部( ) 公开(√)

## RV1106G\_COREDLOC\_SL\_V12\_20220924\_SCH\_Modify\_Notes

(技术部, 福州硬件组)

文件状态:	当前版本:	V1.2
[ ] 正在修改 [ √ ] 正式发布	作    者:	LLS
	完成日期:	2020-9-24
	审    核:	
	完成日期:	

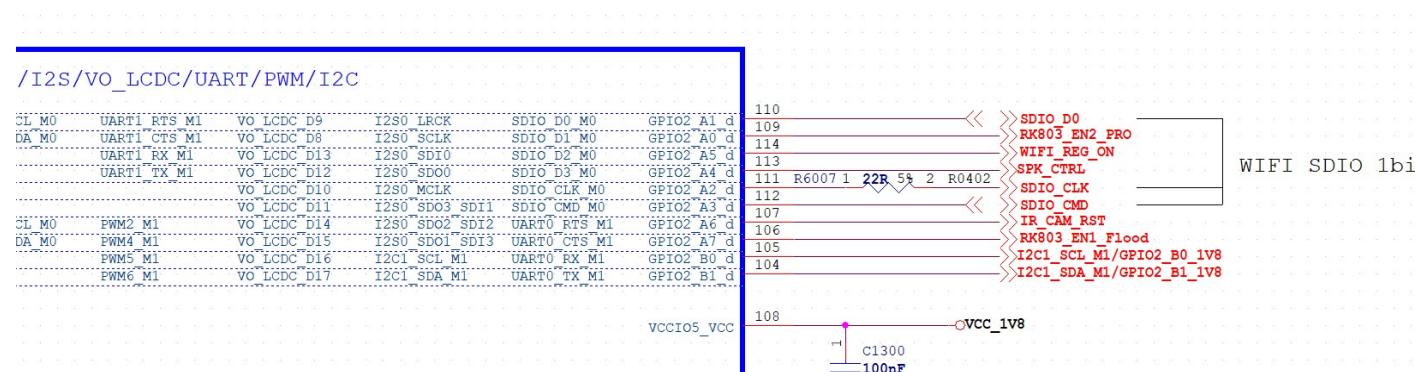
福州瑞芯微电子有限公司

Fuzhou Rockchips Semiconductor Co., Ltd

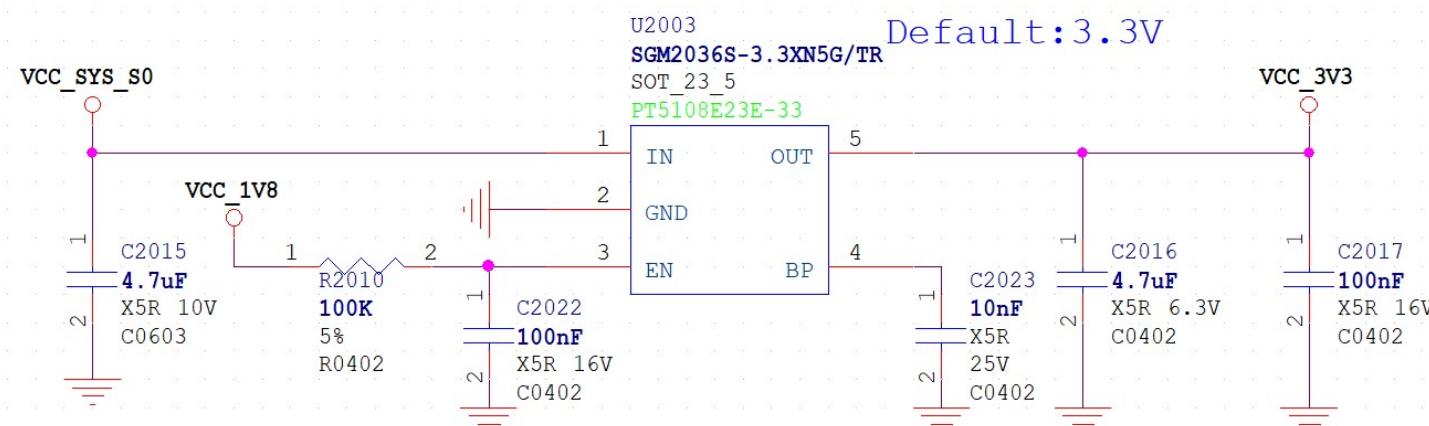
(版本所有, 翻版必究)

# — RV1106G\_COREDLOC\_SL\_V12\_20200924 原理图修改内容说明:

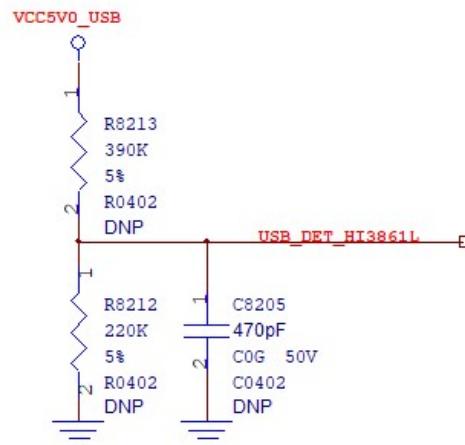
## 1 、变更 WIFI SDIO 到 RV1106 SDIO\_M0 上，以便兼容不同批次芯片。



## 2 、LDO 变更 SGM2036S-x.xN5G/TR。



### 3、去掉 wifi 预留的 USBDET。



### 4、预留 IR&RGB\_CAM\_FSYNC 连接到 RV1106。

