## Mémoires Transactionnelles

#### Gaël Thomas

gael.thomas@lip6.fr

Basé sur le cours de Herlihy & Shavit

Université Pierre et Marie Curie Master Informatique M2 – Spécialité SAR

#### Solution naturelle

Prendre les verrous les plus fins possibles

14/10/12 Mémoires Transactionnelles 3

#### Limite à l'accélération

Limite: la loi d'Amdahl

```
p : pourcentage du code exécutable en parallèle
```

- $\Rightarrow$  (1 p) : pourcentage du code exécuté en séquentiel
- $\Rightarrow$  p/n : exécution du code parallèle sur n cœurs
- $\Rightarrow$  a = 1/(1 p + p/n) : accélération maximale théorique
- $\Rightarrow$  limite pour  $n \rightarrow \infty$ :  $a \rightarrow 1/(1-p)$

#### Application numérique :

```
p = 0.25 \Rightarrow a \rightarrow 1/0.75 = 4 quand n \rightarrow \infty (3,7 à 32 cœurs)

p = 0.95 \Rightarrow a \rightarrow 1/0.95 = 20 quand n \rightarrow \infty (12,55 à 32 cœurs, 17,42 à 128 cœurs)
```

⇒ ça vaut le coup de se battre pour paralléliser les quelques pourcents restants!

14/10/12 Mémoires Transactionnelles 2

# Limites du verrouillage fin

#### Verrouillage fin ⇒ complexifie le code

- ⇒ Difficile à maintenir, à faire évoluer
- ⇒ Bug (très!) difficile à trouver
- ⇒ Preuve de programme quasi-impossible à faire (pas de famine, pas de deadlock?)
- ⇒ Difficile à composer,
- ⇒ Effet de bord important

(protocole d'accès à une variable n'existe souvent que dans la tête du programmeur...)

Verrouillage fin : reste très pessimiste!

Nombre de cœurs augmente ⇒ probabilité de conflit augmente

Conflit ⇒ cœurs oisifs

14/10/12 Mémoires Transactionnelles

#### Les mémoires transactionnelles

Le verrouillage pessimiste n'est plus adéquat à l'heure du multicœurs

Pourquoi prendre des verrous :

Pour exécuter de façon atomique un ensemble d'instructions

#### Proposition des mémoires transactionnelles :

Définir des blocs atomiques

Les exécuter de façon optimiste, si conflit, on recommence

#### Avantages attendus:

- → simplifier le code : plus besoin de connaître l'ordre de prise des verrous
- → non-deadlock, non-famine, composabilité assuré par la plateforme
- → ne bloquer un cœur que si c'est strictement nécessaire (i.e. car conflit)

14/10/12 Mémoires Transactionnelles

#### Les mémoires transactionnelles

Passer du verrouillage optimiste aux transactions

Si x est accédé en lecture en //, soit la valeurs initiale de x est lue, soit l'autre transaction est avortée (et recommence)

#### Les mémoires transactionnelles

Définition d'un bloc atomique

#### Un bloc atomique est exécuté de façon atomique @

Plus formellement, si B est un bloc atomique, alors B semble s'exécuter instantanément entre son début et se fin

- ✓ Les variables lues par B correspondent aux variables à un instant dans le temps
- ✓ Les variables écrites par B son modifiées exactement à cet instant là

```
Initialement : x = 21

a. atomic {
            f. atomic {
            b. tmp = x;
            c. tmp = tmp + 1;
            d. x = tmp;
            i. x = tmp;
            e. }
            i. y = tmp;
            i.
```

Deux ordonnancements possibles : [b,c,e] puis [g,h,i] ( $\Rightarrow$  42) ou [g,h,i] puis [b,c,e] ( $\Rightarrow$  42)

14/10/12 Mémoires Transactionnelles 6

#### Mémoire transactionnelle et événements

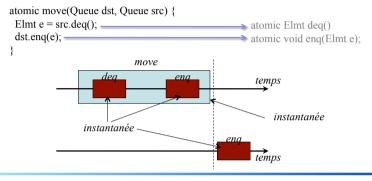
La notion de retry [Harris05] : construction d'une attente (notion proche de la variable condition)

14/10/12 Mémoires Transactionnelles 7 14/10/12 Mémoires Transactionnelles 8

## Composition et mémoires transactionnelles

Si A et B sont deux blocs atomiques, on peut les composer dans un autre bloc atomique

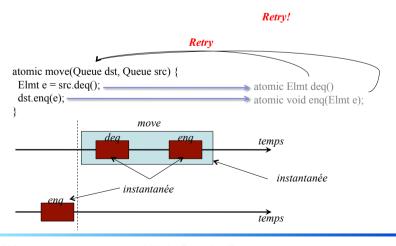
#### Exemple: la queue



14/10/12 Mémoires Transactionnelles

# Composition et mémoires transactionnelles

#### Composition et attente sur événement



## Composition et mémoires transactionnelles

Composition et attente sur événement : exemple complet

```
class Queue {
                            LinkedList<Elmt> queue;
      void eng(Elmt e) {
                                      Fait redémarrer
                                                            Elmt deg() {
       atomic {
                                                             atomic {
                                        la transaction
       if(queue.size() == MAX SIZE)
                                                              if(queue.empty())
         retry;
                                             Attend qu'une
        queue.addLast()
                                                              return queue.removeLast()
                                             des variables
                                               lues soit
                                               modifiée et
                                              recommence
                                             la transaction
```

# Composition et mémoires transactionnelles

Mémoires Transactionnelles

10

#### Composition par alternative:

14/10/12

Problème : ne pas attendre que la file soit pleine à partir de deg()

14/10/12 Mémoires Transactionnelles 11 14/10/12 Mémoires Transactionnelles 12

Mémoire transactionnelle retardée versus immédiate

#### Mémoire transactionnelle retardée (deferred-update):

- ✓ Écriture dans une copie locale, propagée en mémoire centrale au commit
- ✓ Du travail lors du commit
- ✓ Cohérence facile à maintenir

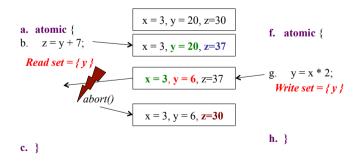
#### *Mémoire transactionnelle immédiate* (direct-update) :

- ✓ Écriture directement dans la mémoire centrale, annulation si transaction avorte
- ✓ Très peu de travail lors du commit
- ✓ Cohérence plus difficile à maintenir (doit garder les valeurs originales si la transaction avorte)

14/10/12 Mémoires Transactionnelles 13

## Mise en œuvre des mémoires transactionnelles

Mémoire transactionnelle immédiate : gagne si beaucoup de success



#### Mise en œuvre des mémoires transactionnelles

Mémoire transactionnelle retardée : gagne si beaucoup de abort

```
a. atomic {
                                            f. atomic {
         tmp = x;
                                                tmp = x;
                                                tmp = tmp * 2;
         tmp = tmp + 1;
         x = tmp;
                                                x = tmp;
                        Mémoire centrale
                             x = 20
Copie locale : x = 20
                                             Copie locale : x = 20
                  abort()
                                 commit()
                                             Copie locale : x = 40
                        Mémoire centrale :
Copie locale : x = 21
                                                 Read set = \{x\}
                             x = 40
                                                Write set = \{x\}
  Read set = \{x\}
                           Conflit!
                                         -- propage toutes les modifications au commit
```

14/10/12 Mémoires Transactionnelles

14

# Mise en œuvre des mémoires transactionnelles

Détection des conflits : garder les ensembles de valeurs lues ou écrites

En cas de conflit lecteur/écrivain

Annuler une des transactions

```
a. atomic {b. x++;c. }
```

En cas de conflit écrivain/écrivain

Annuler une des transactions

```
a. atomic {
b. x = *p;
c. y = *p + 1;
d. }
(doit respecter l'invariant y = x +1)
```

14/10/12 Mémoires Transactionnelles 15 14/10/12 Mémoires Transactionnelles 16

Deux systèmes de détection de conflit

Détection au plus tôt (eager) : dès le conflit observé, transaction annulée Obligation de barrière pour chaque lecture et chaque écriture

Détection au plus tard (lazy) : lorsque la transaction finie

Peut éviter certaines barrières

Risques d'incohérences car exécution de code sur des valeurs invalides

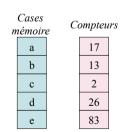
17 14/10/12 Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

Exemple de mise en œuvre : une STM délayée au plus tard avec verrou au commit

#### Principe:

- ✓ Chaque case mémoire possède un compteur
- ✓ Lecture : mémorise le compteur
- ✓ Ecriture : mémorise la case et le compteur
- ✓ Lors d'une mise à jour
  - vérifie que les compteurs n'ont pas changé
  - incrémente les compteurs des cases écrites



## Mise en œuvre des mémoires transactionnelles

Trois façons de construire une mémoire transactionnelle

#### ✓ Mémoire transactionnelle matérielle (HTM)

Utilise le cache du processeur pour construire une stm retardée Détection au plus tard lorsque la ligne de cache est propagée

- + très rapide
- taille très limitées, ne convient pas pour de grandes/longues transactions

#### ✓ Mémoire transactionnelle logicielle (STM)

Barrière en lecture et/ou écriture insérée par le compilateur

- lent + taille quelconque
- ✓ Mémoire transactionnelle hybride (HyTM)

Matérielle tant que le cache suffit, passe en logiciel sinon

14/10/12 18 Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

#### Fonctionnement

Mémoire global

a	10	17
b	21	13
c	7	2
d	83	26
e	8	83

Valeur Cases Compteurs

Copie local

a



a. atomic { c = a - e: b = c:

14/10/12 Mémoires Transactionnelles 14/10/12 Mémoires Transactionnelles 20

#### Fonctionnement

Mémoire global

a	10	17
b	21	13
С	7	2
d	83	26
e	8	83

Valeur

Cases Compteurs

#### Copie local

a	31	17
b		13
с		
d		

e

$$d. \quad b = c;$$

14/10/12

Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

#### Fonctionnement

Mémoire global

a	10	17
b	21	13
с	7	2
d	83	26
e	8	83

Valeur

14/10/12

Fonctionnement

d

Cases Compteurs

#### Copie local

a	31	17	
b		13	
c	23	2	
d			
e		83	

a. atomic { b. a = a + b: c. c = a - e;

22

Mémoires Transactionnelles

Mise en œuvre des mémoires transactionnelles

## Mise en œuvre des mémoires transactionnelles

#### Fonctionnement

Mémoire global

a	10	17	
b	21	13	
С	7	2	
d	83	26	
e	8	83	

Valeur Cases Compteurs

#### Copie local

a	31	17
b	23	13
с	23	2
d		
e		83

a. atomic {

b. a = a + b;

21

d. b = c;

#### Valeur Cases Compteurs

Mémoire global 10

21

83

17

13

26

83

#### Copie local

a	31	17
b	23	13
С	23	2
d		
e		83

a. atomic {

e. }

#### Mémoire global au commit

mone giocai an con		
a	31	18
b	23	14
С	23	3
d	83	26
е	8	83

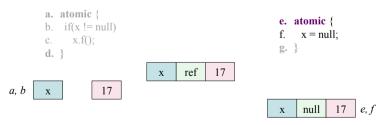
14/10/12 Mémoires Transactionnelles 23 14/10/12 Mémoires Transactionnelles 24

Problème classique : les transactions zombies

14/10/12 Mémoires Transactionnelles 25

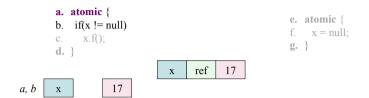
## Mise en œuvre des mémoires transactionnelles

Problème classique : les transactions zombies



## Mise en œuvre des mémoires transactionnelles

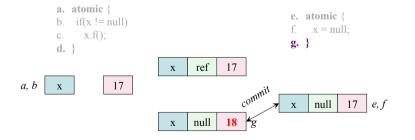
Problème classique : les transactions zombies



14/10/12 Mémoires Transactionnelles 26

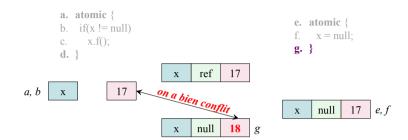
# Mise en œuvre des mémoires transactionnelles

Problème classique : les transactions zombies



14/10/12 Mémoires Transactionnelles 27 14/10/12 Mémoires Transactionnelles 28

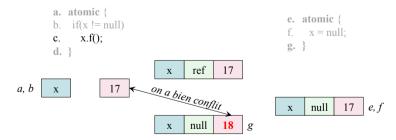
Problème classique : les transactions zombies



14/10/12 Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

Problème classique : les transactions zombies



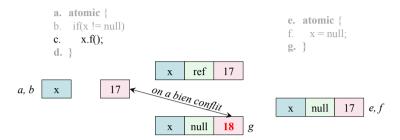
c: NullPointerException

Solution intuitive : vérifier le compteur à chaque lecture

 $\Rightarrow$  ne suffit pas!

## Mise en œuvre des mémoires transactionnelles

Problème classique : les transactions zombies



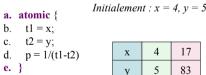
c: NullPointerException

14/10/12 Mémoires Transactionnelles 30

# Mise en œuvre des mémoires transactionnelles

Problème classique les transactions zombies : la lecture du compteur ne suffit pas!

Invariant : x != y



f. atomic {g. x = 217;h. y = 4;i. }

14/10/12 Mémoires Transactionnelles 31 14/10/12 Mémoires Transactionnelles 32

29

Problème classique les transactions zombies : la lecture du compteur ne suffit pas!

a. atomic { b. t1 = x; t2 = y;p = 1/(t1-t2)

17

17 5 83 f. atomic { g. x = 217; h. y = 4;

Invariant : x != y

*Initialement*: x = 4, y = 5

14/10/12

Mémoires Transactionnelles

33

a. atomic {

b. t1 = x; t2 = y;d. p = 1/(t1-t2)

Invariant : x != y

17

*Initialement*: x = 4, y = 5f. atomic { g. x = 217;

h. y = 4;

f, g, h 83

34

## Mise en œuvre des mémoires transactionnelles

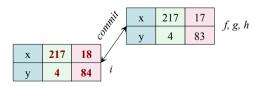
Problème classique les transactions zombies : la lecture du compteur ne suffit pas! Invariant : x != y*Initialement*: x = 4, y = 5

a. atomic { b. t1 = x; c. t2 = y; p = 1/(t1-t2)e. }

17 5 83

f. atomic { g. x = 217; h. y = 4; i. }

17 a.b: t1 = 4



Mémoires Transactionnelles

Mise en œuvre des mémoires transactionnelles

Problème classique les transactions zombies : la lecture du compteur ne suffit pas!

5

17

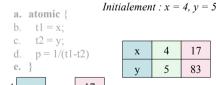
83

# Mise en œuvre des mémoires transactionnelles

Problème classique les transactions zombies : la lecture du compteur ne suffit pas!

Invariant : x != y

14/10/12



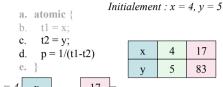
f. atomic { g. x = 217; h. y = 4; i. }

17 217 18 84 4

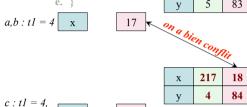
14/10/12 Mémoires Transactionnelles 35 14/10/12 Mémoires Transactionnelles 36

Problème classique les transactions zombies : la lecture du compteur ne suffit pas!





f. atomic { g. x = 217; h. y = 4;



84

x 217 17 y 4 83 f, g, h

37

Problème : pas de lecture de x avant le commit  $d \Rightarrow division par zéro!$ 

14/10/12 Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

Début transaction :

✓ Copie l'horloge globale dans horloge locale

A chaque lecture

- ✓ Vérifie que compteur strictement plus petit que horloge locale (sinon annule)
- ✓ Ajoute au readSet et au writeSet

A chaque écriture

✓ Ajoute au writeSet

Commit:

- ✓ Si existe un compteur du RS/WS >= horloge locale, annule transaction
- ✓ Pour toute variable écrite, met à jour son compteur à horloge globale et sa valeur
- ✓ Incrémente horloge globale

## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : une horloge globale

À chaque instant, le compteur d'une variable doit être inférieur à l'horloge

⇒ Assure que la valeur lue a été mise à jour avant le début de la transaction

14/10/12 Mémoires Transactionnelles 38

## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale

```
a. atomic {
b. t1 = x;
c. t2 = y;
d. p = 1/(t1-t2)
e. }
```



f. atomic { g. x = 217; h. y = 4; i. }

Solution au problème des transactions zombies : l'horloge globale

a. atomic { b. t1 = x: t2 = y;p = 1/(t1-t2)



f. atomic { x = 217: h. y = 4; 90

## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale

a. atomic { b. t1 = x: t2 = y;p = 1/(t1-t2)



Autres

transactions en //

f. atomic { x = 217: h. y = 4;

17 5 83

100

14/10/12

Mémoires Transactionnelles

41

43

14/10/12

Mémoires Transactionnelles

#### 42

## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale

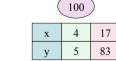
a. atomic { b. t1 = x; t2 = y; Autres

f. atomic { x = 217; y = 4;

p = 1/(t1-t2)e. }

transactions en //





# Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale

a. atomic { b. t1 = x; t2 = y;p = 1/(t1-t2)e. }

Autres

f. atomic { x = 217;v = 4;

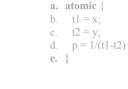
transactions en //

100

5 83

100 b: tI = 4

Solution au problème des transactions zombies : l'horloge globale





f. atomic {

Autres transactions en //



x = 217:

100

b: t1 = 4



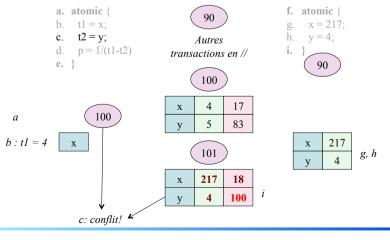


45

14/10/12 Mémoires Transactionnelles

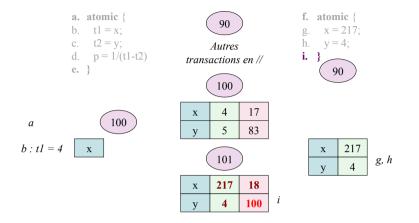
## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale



## Mise en œuvre des mémoires transactionnelles

Solution au problème des transactions zombies : l'horloge globale



14/10/12 Mémoires Transactionnelles

## Mise en œuvre des mémoires transactionnelles

#### Principe:

- ✓ La mémoire est un tableau de pointeurs vers des couples compteur/valeur
- ✓ Mise à jour systématique d'un pointeur complet et non d'un couple
- ✓ Un ramasse-miettes s'occupe de récupérer les vieux couples (jamais de libération explicite)

14/10/12 Mémoires Transactionnelles 47 14/10/12 Mémoires Transactionnelles

## Implémentation d'une STM

```
class Value {
                    class Memory {
                                               class TX {
  int value;
                      static Value values[];
                                               HashSet<int>
                                                                     readSet;
  int counter;
                      static int clock;
                                                 HashMap<int, int> writeSet;
                                                 int
                                                                     clock:
                      Mémoire = tableau
                                                         Transaction =
                         De valeurs
                                                            readSet
     Valeur =
                       + horloge globale
                                                           + writeSet
(contenu, compteur)
                                                  + horloge au début transaction
```

14/10/12 Mémoires Transactionnelles 49

# Implémentation d'une STM

51

14/10/12 Mémoires Transactionnelles

## Implémentation d'une STM

```
class Value {
                  class Memory {
                                            class TX {
  int value;
                    static Value values[];
                                              HashSet<int>
                                                                 readSet;
  int counter;
                     static int clock;
                                              HashMap<int, int> writeSet;
                                              int
                                                                 clock:
             void TX.begin() {
                                            Commencer une transaction:
               clock = Memory.clock;
                                                 Copier l'horloge
               readSet = new HashSet();
               writeSet = new HashSet();
```

14/10/12 Mémoires Transactionnelles 50

# Implémentation d'une STM

```
class Value {
                    class Memory {
                                                class TX {
  int value;
                      static Value values[];
                                                 HashSet<int>
                                                                      readSet;
  int counter;
                      static int clock;
                                                  HashMap<int, int> writeSet;
                                                  int
                                                                      clock;
          int TX.read(int idx) {
            if (writeSet.contains (idx))
                                                  Si déjà une écriture locale, utilise
              return writeSet.get(idx);
                                                         La version locale
            Value value = Memory.values[idx];
            if(value.counter >= clock)
                                                   Si lecture valeur trop récente, abort
              abort();
                                                  (obligatoire à cause des transactions
            readSet.add(idx);
                                                              Zombies)
            return res;
```

14/10/12 Mémoires Transactionnelles 52

## Implémentation d'une STM

```
class Value {
                   class Memory {
                                              class TX {
  int value:
                     static Value values[]; HashSet<int>
                                                                    readSet:
                     static int clock;
                                                HashMap<int, int> writeSet;
  int counter;
                                                int
                                                                    clock:
 void TX.commit() {
   synchronized(Memory.values) { // commit serializés!
     for(int idx : readSet)
                                                         Conflit lecteur/écrivain?
       if (Memory.values[idx].counter >= clock) abort();
     for(int idx : writeSet.kevSet())
                                                         Conflit écrivain/écrivain?
       if (Memory.values[idx].counter >= clock) abort();
     // ok, commit!
     for(Map<int, Value> entry : writeSet.entrySet()) {
       Value v = new Value(entry.getValue(), Memory.clock);
       Memory.values[entry.getKey()] = v;
                                                            Enregistre les write
                                                                (mise à jour
                       Pour toute transaction qui commence
                                                              value ET counter
     Memory.clock++;
                               Après cette ligne,
                                                              atomiquement!)
                      Les écritures du dessus sont cohérentes
```

14/10/12 Mémoires Transactionnelles 53

## Mémoire Transactionnelle et Entrée/Sortie

```
atomic {
  if(x > 42)
    launchMissile();
}
```

Les entrées/sorties se prêtent très mal aux transactions

#### Cas spécifiques :

- ✓ Ecriture : difficile voir impossible à mettre dans une transaction
- ✓ Lecture : possibilité de jouer sur les tampons de réceptions

#### Solution possible:

- ✓ Vérifie que la transaction peut aboutir avant l'E/S
- ✓ Marque la transaction impossible à annuler
- ⇒ Complique beaucoup les algorithmes

Nécessité de détecter les lecteurs des valeurs écrites (au lieu de l'inverse)

## Implémentation d'une STM

#### Problème:

Deux transactions s'annulent l'une l'autre Recommence ⇒ vont s'annuler de nouveau

#### Solution :

- ✓ Délayer le redémarrage de la transaction de façon aléatoire
- ✓ Si nouveau conflit, augmenter la plage aléatoire

```
int delay(int n) {
    Thread.sleep(1+(int)(n*Math.random()));
    return n < 512 ? n<<1 : n;
}

void doTransaction() {
    n = 16;
    try {
        tx.begin(); ...; tx.commit();
    }
    catch(TXAbort e) { n = delay(n); doTransaction(); }
}</pre>
```

14/10/12 Mémoires Transactionnelles 54

#### Conclusion

Simplification de la programmation concurrente

- ✓ Concept simple
- ✓ Plus de problème de deadlock, de famine
- ✓ Transactions composables
- ✓ Transactions imbriquées (non étudié ici)

Mise en œuvre difficile : les performances ne sont pas au rendez vous!

- ✓ Mémoire logicielle : moins bon que verrou [Rossback07]
- ✓ Mémoire matérielle : trop restreinte
- ✓ Mémoire hybride : passage matériel → logiciel très couteux

(Sur notre algo, 100 threads incrémentent 10'000 fois un compteur sur un bipro :

3,0s en STM sans delay, 0, 48s en STM et 0,19s avec verrou)

14/10/12 Mémoires Transactionnelles 55 14/10/12 Mémoires Transactionnelles 56