

ECU软件的AUTOSAR开发方法

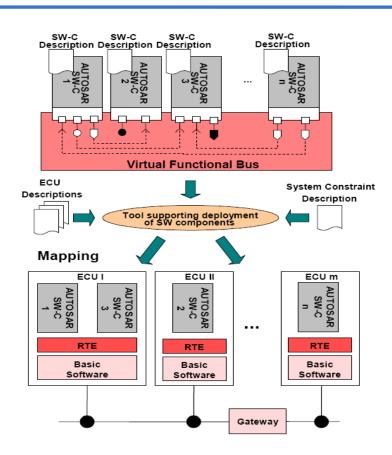
浙江大学ESE工程中心

Outline

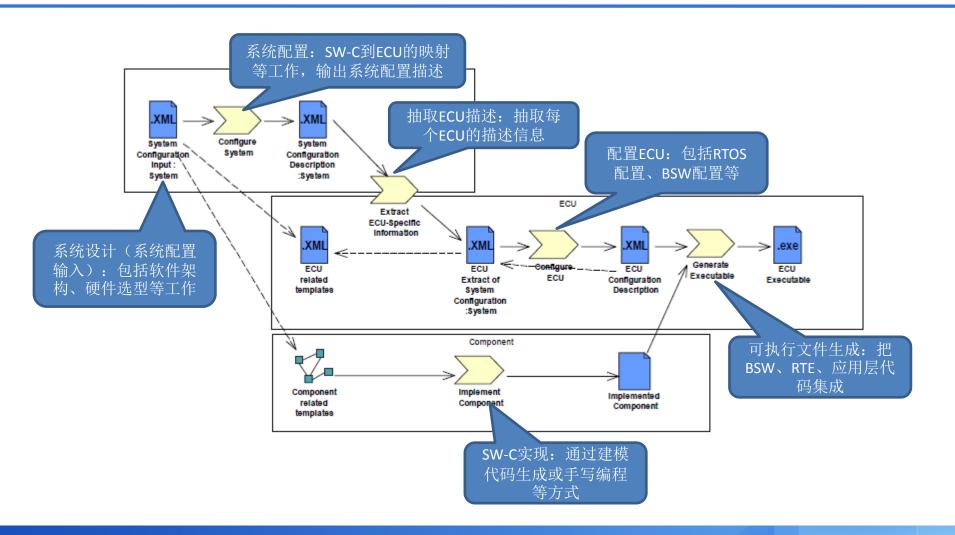
- 方法概述
- 系统设计
- 系统配置
- ECU配置
- 执行文件生成

AUTOSAR开发方法概述

- 应用层由各个SW-C设计组成
- 在VFB上可以验证SW-C间的接口一致性
- 利用工具进行系统配置、ECU配置、代码生成
- 支持整车电控系统设计



AUTOSAR开发方法概述

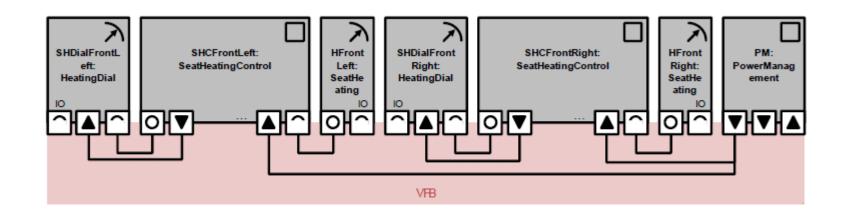


Outline

- 方法概述
- 系统设计
- 系统配置
- **ECU配置**
- 执行文件生成

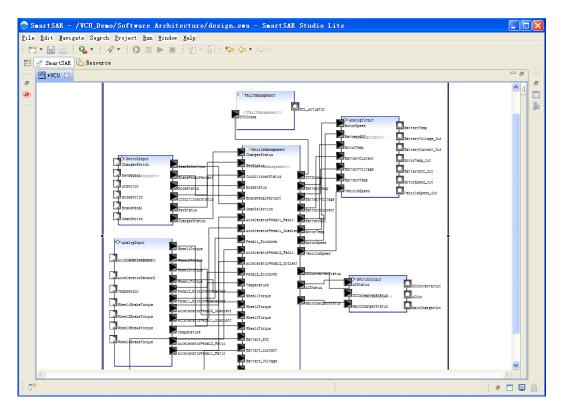
系统设计(系统配置输入)

- 软件架构设计:设计软件组件SW-C,包括data types、ports、interfaces等
- 收集ECU资源:处理器、内存、外设、执行器、传感器等规格
- 指定系统约束: 总线速率、总线拓扑等约束

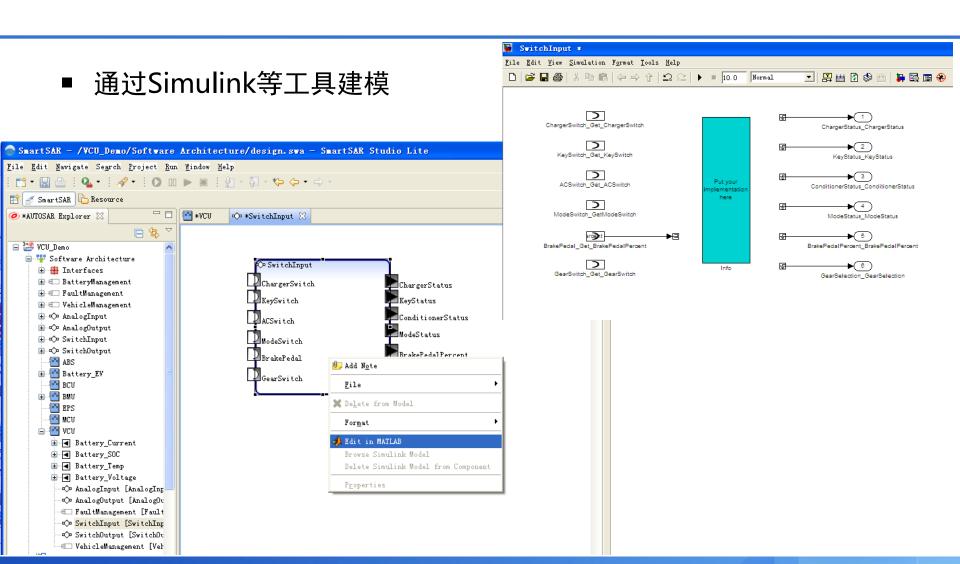


系统设计之软件架构

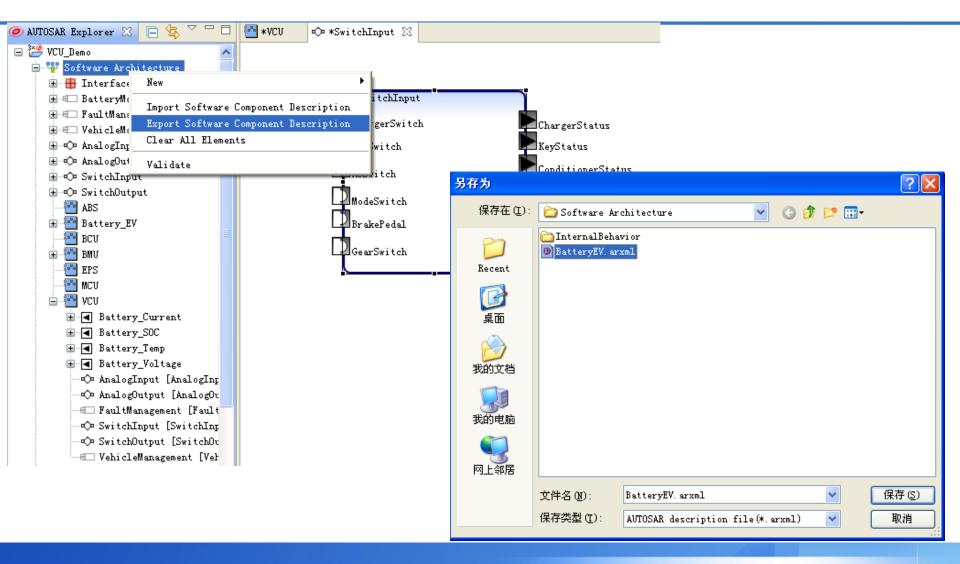
- SW-C的设计和新建
- SW-C的输入输出的定义 (Port、Interface)
- SW-C之间的关系绑定 (Connector)



系统设计之SW-C实现



系统设计之SW-C描述导出(arxml)

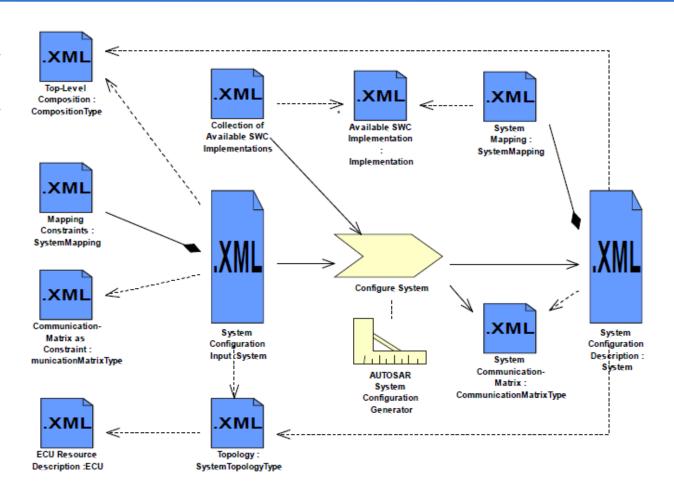


Outline

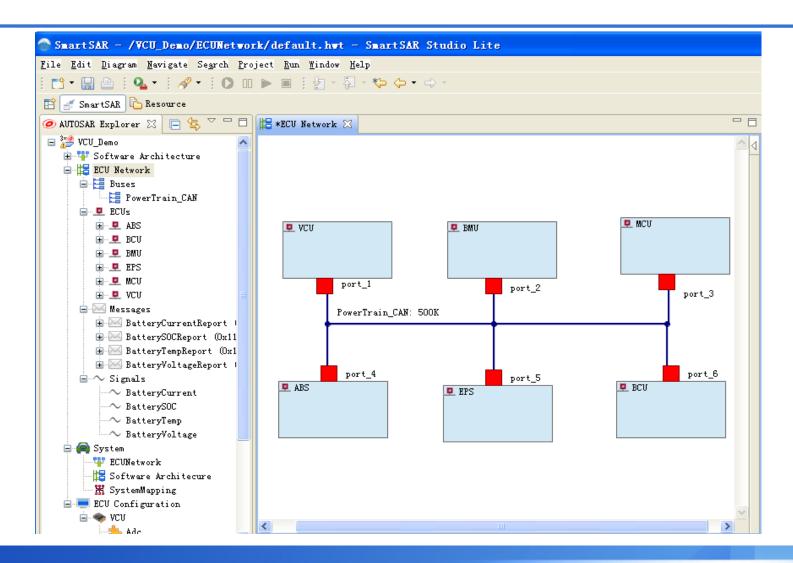
- 方法概述
- 系统设计
- 系统配置
- ECU配置
- 执行文件生成

系统配置概述

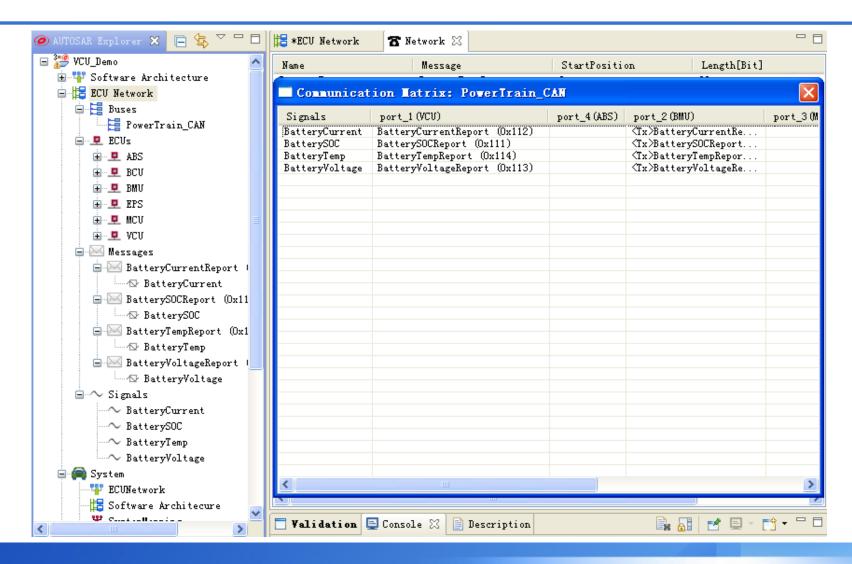
- 硬件约束输入
- 总线约束输入
- SW-C映射



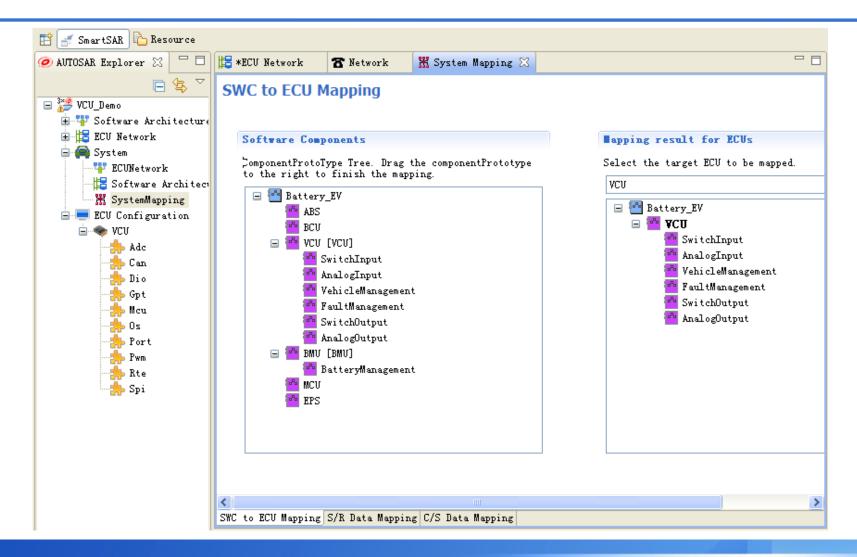
系统配置之总线的硬件拓扑



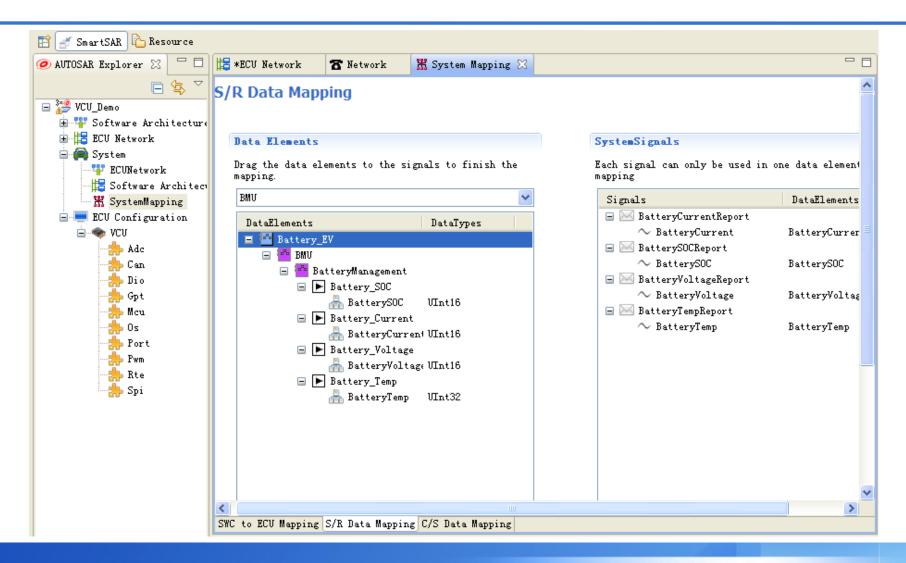
系统配置之通信矩阵设计



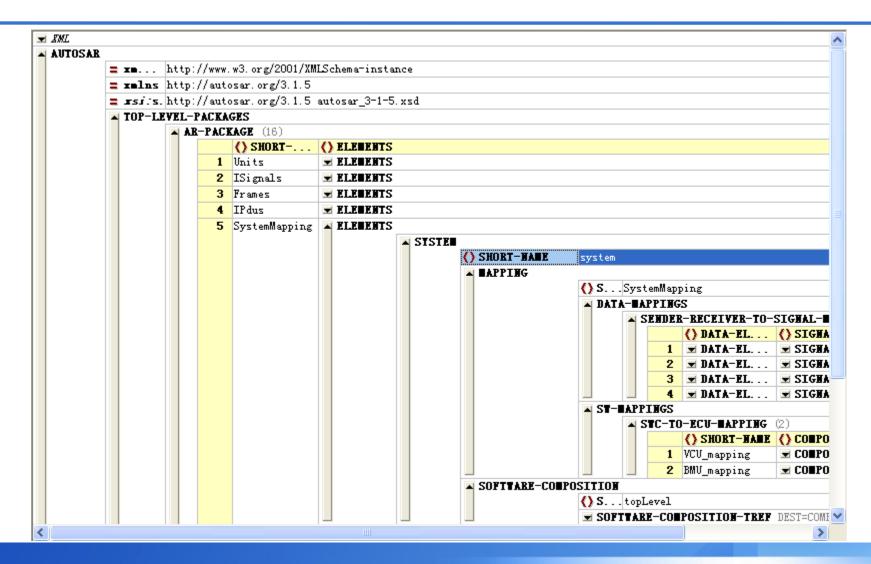
系统配置之SW-C与硬件映射



系统配置之数据映射



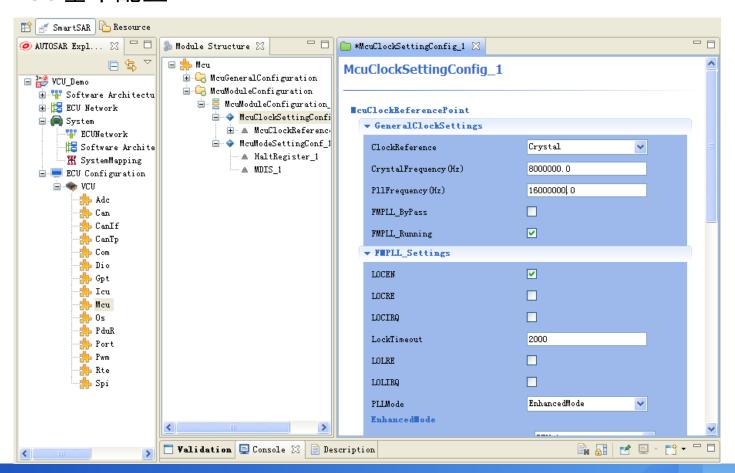
系统配置描述的导出与抽取(arxml)



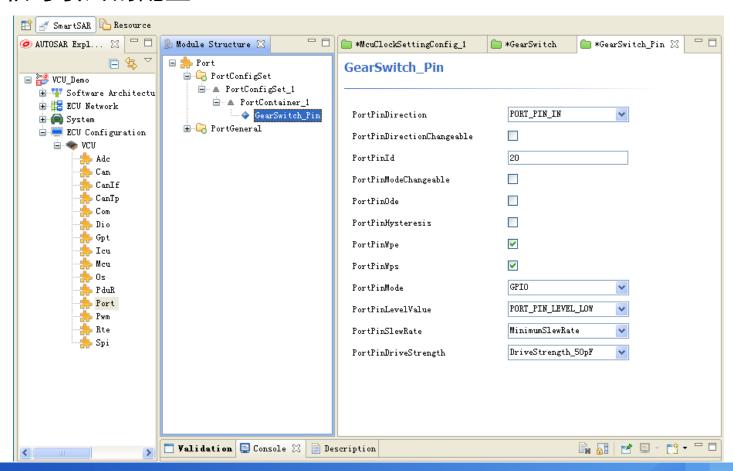
Outline

- 方法概述
- 系统设计
- 系统配置
- ECU配置
- 执行文件生成

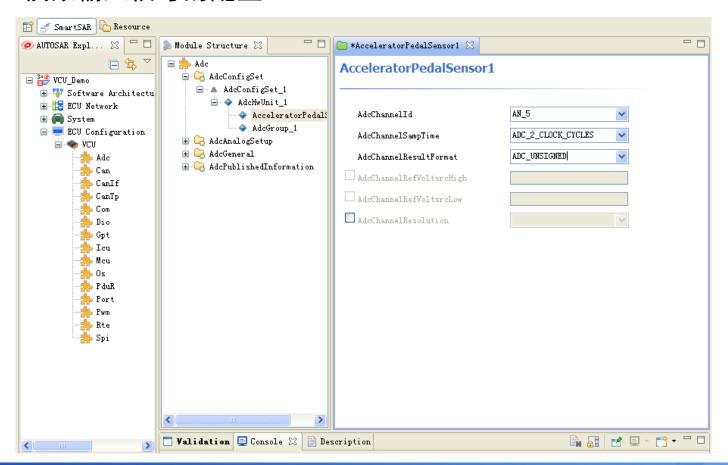
■ MCU基本配置



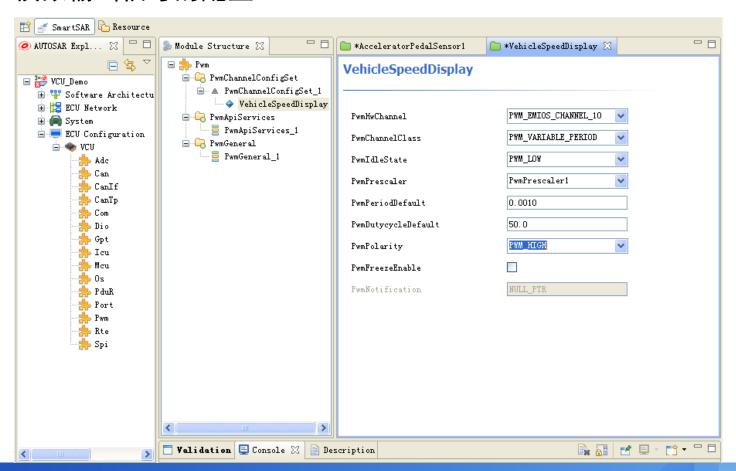
信号引脚的配置



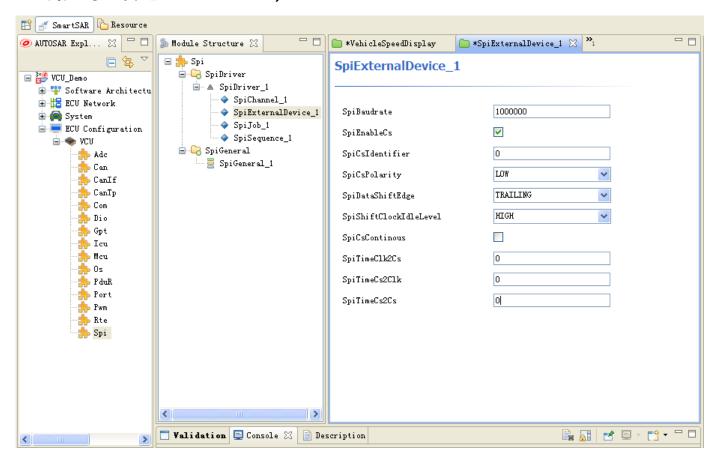
■ 模拟输入信号的配置(ADC)



■ 模拟输出信号的配置(PWM)

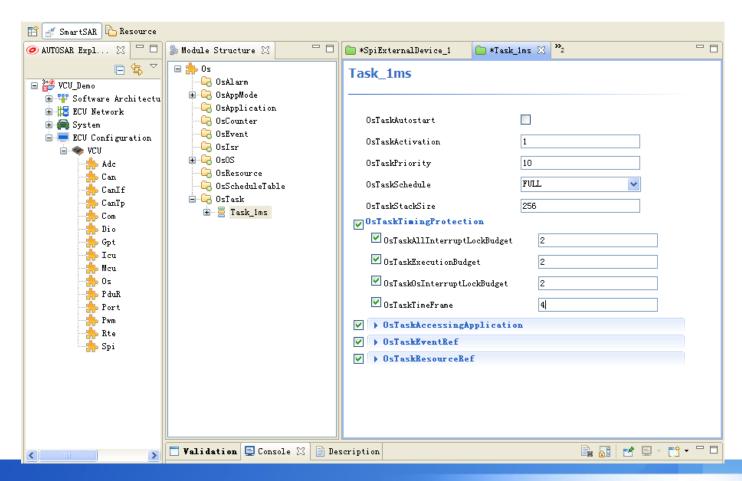


■ 总线信号的配置(CAN, SPI)



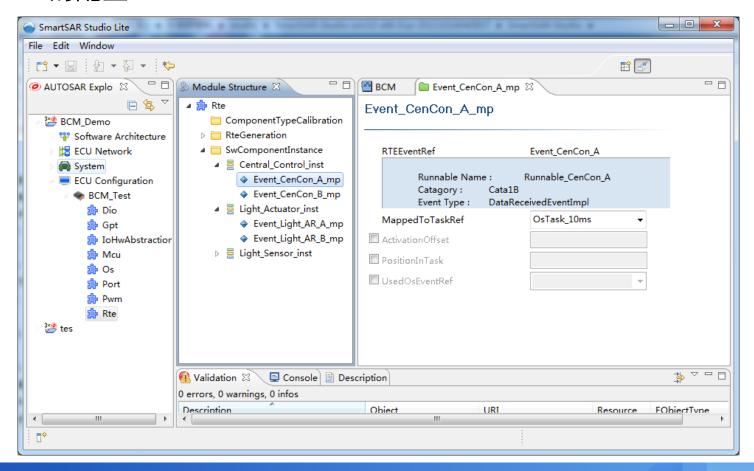
服务配置

■ RTOS等模块的配置



服务配置

■ RTE的配置

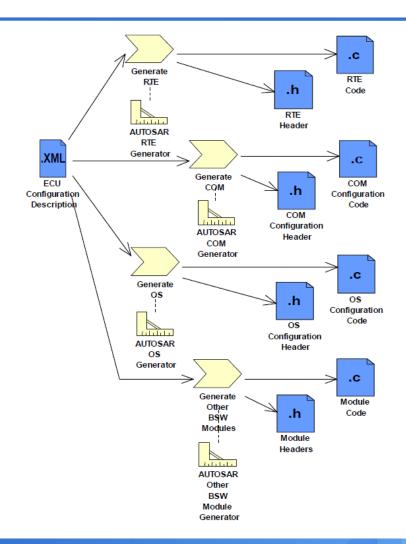


Outline

- 方法概述
- 系统设计
- 系统配置
- ECU配置
- 执行文件生成

生成代码

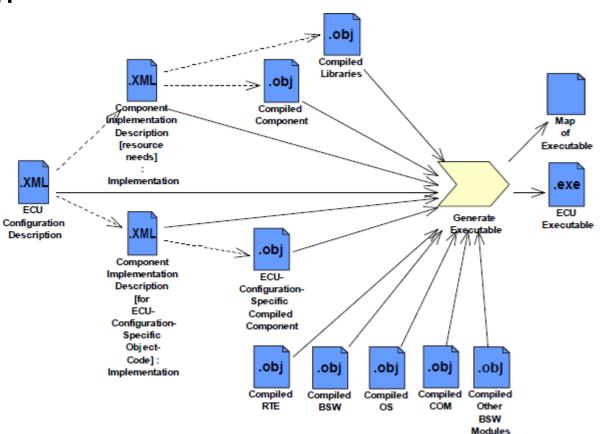
- 生成RTE
- 生成COM的应用
- 生成OS的应用
- 生成BSW的应用



生成可执行文件

■ 链接以下目标代码:

- 编译后的SW-C
- SW-C的相关库
- 编译后的RTE
- 编译后的BSW
- 编译后的COM
- 编译后的OS



参考文档

- 《AUTOSAR_Methodology.pdf》
- 《AUTOSAR_SWS_VFB.pdf》
- «SmartSAR Studio User Manual.pdf»

Thanks