* <https://www.nextplatform.com/2019/05/01/fpgas-open-gates-in-machine-learning/>

FPGAs roll i ML, används för inference, inte för träning

* <https://www.nextplatform.com/2018/08/27/xilinx-unveils-xdnn-fpga-architecture-for-ai-inference/>

Xilinx nya xDNN, ny enhet som används tsm med FPGA för att kunna använda tensorflow mm på FPGAn

* <https://en.wikipedia.org/wiki/Hardware_acceleration>

Vad är Hardware acceleration, vad är det bra för.

* <https://www.xilinx.com/support/documentation/data_sheets/ds190-Zynq-7000-Overview.pdf>

Spec för ZYNQ 7000 familjen

* <http://www.isfpga.org/fpga2017/slides/D1_S1_01.pdf>

Redan gjord undersökning av FPGA mot andra plattformar

* <https://arxiv.org/pdf/1602.02830.pdf>

mars 2016. Introducerar binära nätverk, förklarar deras modell och visar hur de fungerar och jämförelse.

* <http://jmlr.org/papers/volume15/srivastava14a/srivastava14a.pdf>

Förklarar dropout

* <http://www.doc.ic.ac.uk/~wl/papers/17/neuro17sl0.pdf>

Binära nätverk på FPGA

* <https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=7929192>

2016. *Accelerating Binarized Neural Networks: Comparison of FPGA, CPU, GPU, and ASIC*

Undersökning av BNN på FPGA (Altera Arria 10), CPU, ASIC och GPU.

* <https://towardsdatascience.com/portable-computer-vision-tensorflow-2-0-on-a-raspberry-pi-part-1-of-2-84e318798ce9>

TensorFlow 2.0 på RP3, finns tabell över benchmarks med coral, jetson, macbookpro m.m. Tutorial på implementering på RP3

* <https://arxiv.org/pdf/1901.00121.pdf>

Jan, 2019. Review av acceleration techniques för CNN och deep learning algorithms, med fokus på FPGAer

* [http://delivery.acm.org.ezproxy.its.uu.se/10.1145/3220000/3218615/a50-Yang.pdf?ip=130.238.7.40&id=3218615&acc=ACTIVE%20SERVICE&key=74F7687761D7AE37%2EDA50417A8F734F4C%2E4D4702B0C3E38B35%2E4D4702B0C3E38B35&\_\_acm\_\_=1567607150\_6a5ae308504c7849afae0e86e8fbf901](http://delivery.acm.org.ezproxy.its.uu.se/10.1145/3220000/3218615/a50-Yang.pdf?ip=130.238.7.40&id=3218615&acc=ACTIVE%20SERVICE&key=74F7687761D7AE37.DA50417A8F734F4C.4D4702B0C3E38B35.4D4702B0C3E38B35&__acm__=1567607150_6a5ae308504c7849afae0e86e8fbf901)

Implementering av BNN på Pynq Z1

* <http://www.eecs.harvard.edu/~htk/publication/2017-ewsn-mcdanel-teerapittayanon-kung.pdf>

Implementering av eBNN (embedded BNN) på arduino 101

* <https://arxiv.org/pdf/1806.01683.pdf>

Sammanfattning av olika tekniker och implementeringar av CNN på FPGAer.