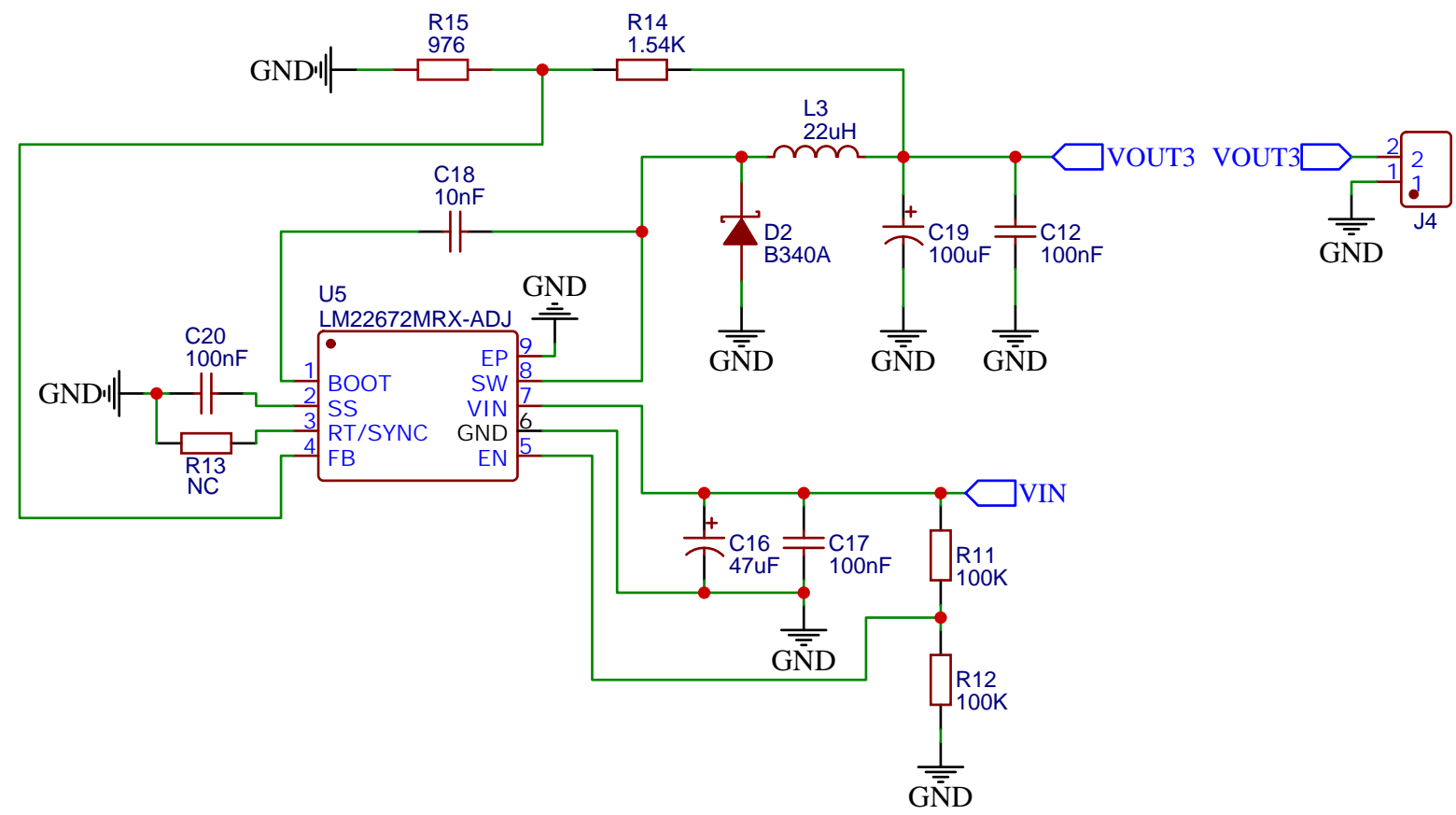
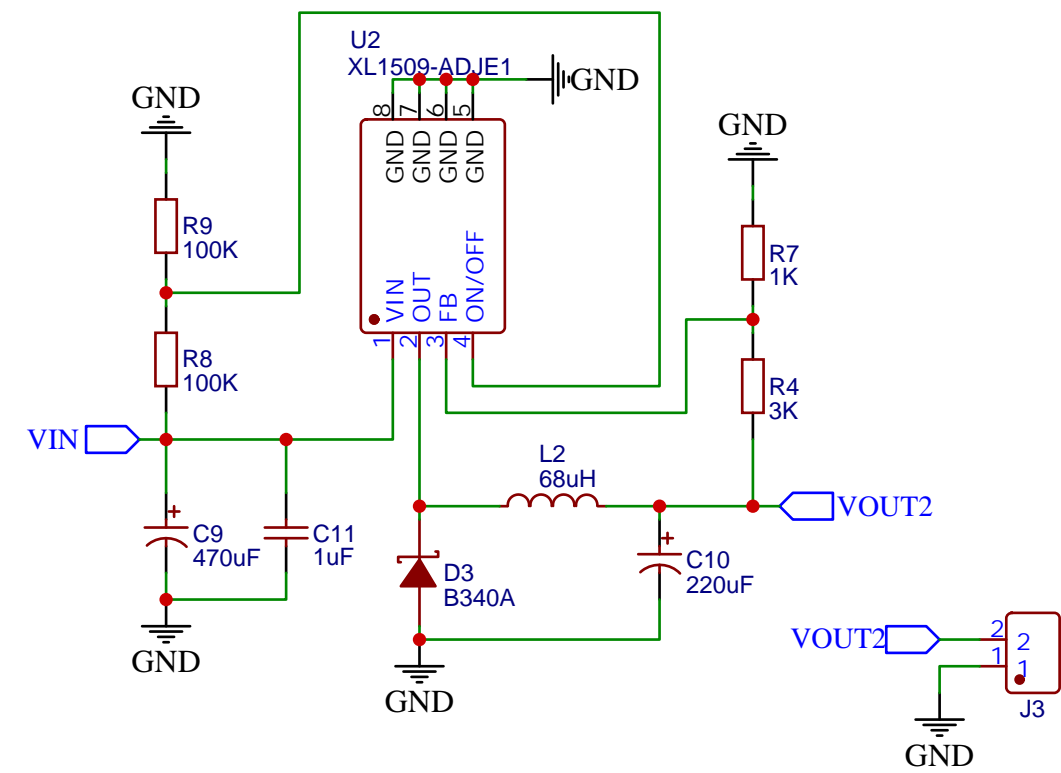


1脚：自举电容  
2脚：电源输入  
3脚：使能脚  
4脚：SS.电容下地，控制软启动时间  
RT/SYNC.电阻下地，控制频率  
5脚：反馈脚  
6脚：COMP.频率补偿，电容下地  
SS.电容下地，控制软启动时间  
7脚：GND  
8脚：开关信号输出



TITLE: 降压型DC-DC芯片方案验证板 (SOP-8)		REV: 1.0
立创EDA	Company: 立创商城	Sheet: 1/1
	Date: 2020-08-19	Drawn By: LI