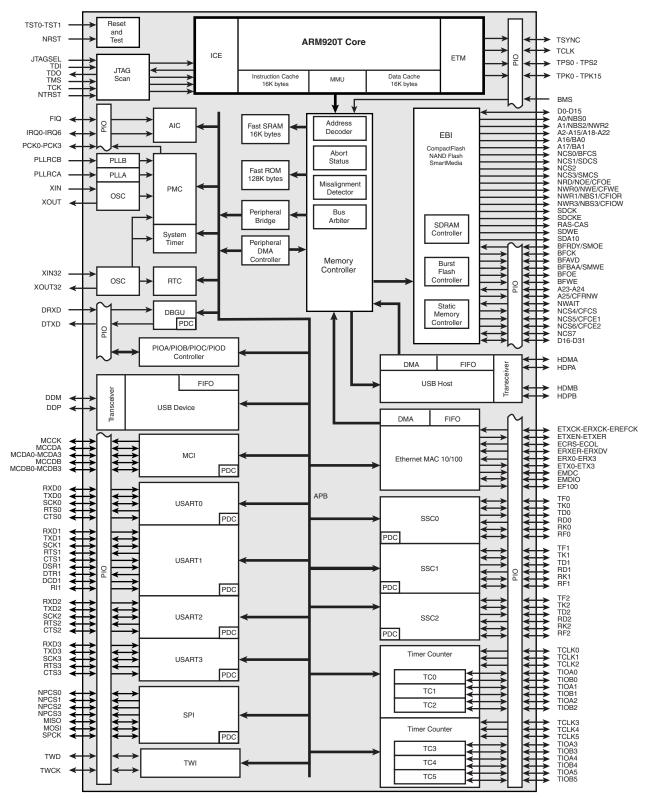
实箭头(——→)表示由主机到从机

Figure 1. AT91RM9200 方框图







8 位、16 位、32 位的指令总线与数据总线

方框图

Figure 8. ARM920T 内部功能方框图

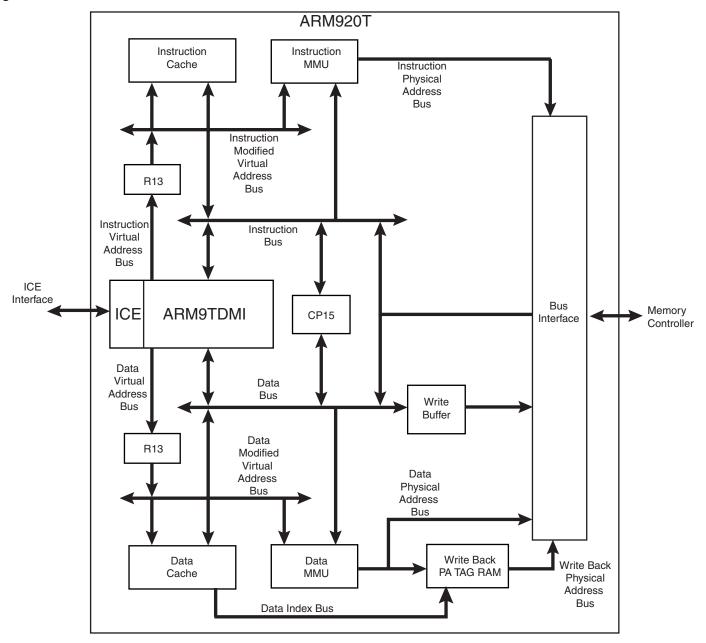
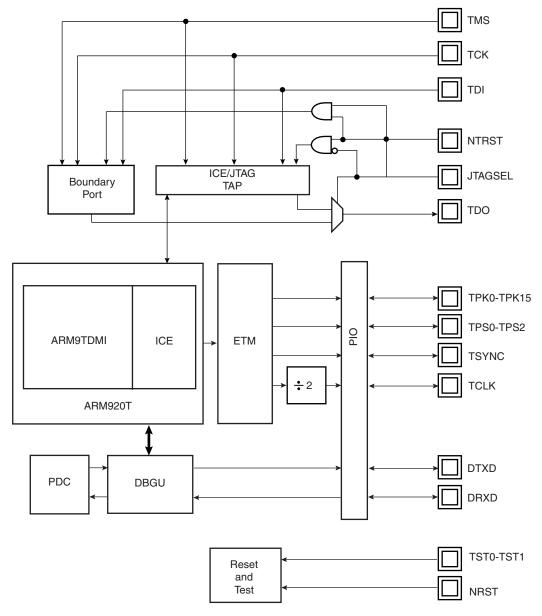




Figure 9. AT91RM9200 调试与测试方框图



TAP: Test Access Port



Figure 28. 存储控制器方框图

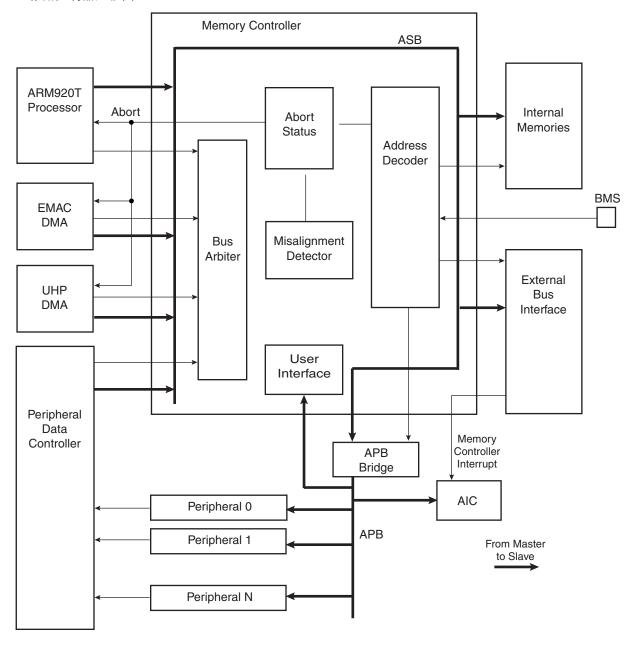




Figure 31 给出外部总线接口结构。

Figure 31. 外部总线接口结构

