

УТВЕРЖДАЮ:



### АКТ

о внедрении результатов диссертационной работы Лисицына Сергея Алексеевича, выполненной на тему «Исследование и оптимизация применения трасс исполнения приложения для статической бинарной трансляции под RISC архитектуры» в учебный процесс Федерального государственного автономного образовательного учреждения высшего образования «Московский физико-технический институт (национальный исследовательский университет)» (МФТИ)

Настоящий акт составлен о том, что материалы диссертационной работы Лисицына С.А. «Исследование и оптимизация применения трасс исполнения приложения для статической бинарной трансляции под RISC архитектуры» использованы в учебном процессе МФТИ на кафедре «Микропроцессорные технологии в интеллектуальных системах управления» при изучении дисциплины «Современные методы разработки компиляторов».

Зав. кафедрой

«Микропроцессорные технологии в

Интеллектуальных системах управления»

д.т.н., профессор

 Плоткин А.Л.