

ΠΑΝΕΠΙΣΤΗΜΙΟ ΔΥΤΙΚΗΣ ΑΤΤΙΚΗΣ

ΓΕΝΙΚΗ ΔΙΕΥΘΎΝΣΗ ΔΙΟΙΚΗΤΙΚΩΝ & ΑΚΑΔΗΜΑΪΚΩΝ ΥΠΟΘΕΣΕΩΝ ΔΙΕΥΘΎΝΣΗ ΑΝΘΡΩΠΙΝΟΎ ΔΥΝΑΜΙΚΟΥ

ΑΔΑ:

ΤΜΗΜΑ ΔΙΔΑΚΤΙΚΟΥ ΕΡΕΥΝΗΤΙΚΟΥ ΠΡΟΣΩΠΙΚΟΥ (Δ.Ε.Π.)

ΠΑΝΕΠΙΣΤΗΜΙΟΥΠΟΛΗ ΑΡΧΑΙΟΥ ΕΛΑΙΩΝΑ

Ταχ. Δ/νση : Π. Ράλλη & Θηβών 250, Αιγάλεω Τ.Κ.122 44

Τηλέφωνο : 210.5381116, 210.5381688

Ηλ. Ταχυδρ. :depstaff@uniwa.grΗμερομηνία:27/11/2024Πληροφορίες :Β. Ντέκα, Σ. ΔάγλαΑρ. Πρωτ.:114453

<u>ΑΝΑΚΟΙΝΩΣΗ ΠΡΟΚΗΡΥΞΗΣ ΠΛΗΡΩΣΗΣ ΘΕΣΗΣ ΜΕΛΟΥΣ ΔΙΔΑΚΤΙΚΟΥ ΕΡΕΥΝΗΤΙΚΟΥ ΠΡΟΣΩΠΙΚΟΥ (Δ.Ε.Π.)</u> ΣΤΟ ΠΑΝΕΠΙΣΤΗΜΙΟ ΔΥΤΙΚΗΣ ΑΤΤΙΚΗΣ

Το Πανεπιστήμιο Δυτικής Αττικής ανακοινώνει ότι δημοσιεύθηκε στο ΦΕΚ 3719/τ.Γ/13.11.2024 η με αρ. πρωτ.: 103843/07.11.2024 (ΑΔΑ: ΨΡΖΞ46ΜΞΗ-ΘΒΥ) προκήρυξη για την πλήρωση θέσης μέλους Διδακτικού Ερευνητικού Προσωπικού (Δ.Ε.Π.):

ΣΧΟΛΗ ΜΗΧΑΝΙΚΩΝ

ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ ΚΑΙ ΥΠΟΛΟΓΙΣΤΩΝ

ΤΟΜΕΑΣ ΥΛΙΚΟΥ ΚΑΙ ΣΥΣΤΗΜΑΤΩΝ ΥΠΟΛΟΓΙΣΤΩΝ

Μία (1) θέση βαθμίδας Επίκουρου Καθηγητή Επί Θητεία με γνωστικό αντικείμενο: «Ηλεκτρονική και Σχεδίαση Ολοκληρωμένων Κυκλωμάτων για χρήση σε εφαρμογές υπολογιστικής μη επανδρωμένων οχημάτων».
 ΚΩΔΙΚΟΣ ΘΕΣΗΣ «ΑΠΕΛΛΑ»: ΑΡΡ44217

ΠΕΡΙΓΡΑΦΗ ΓΝΩΣΤΙΚΟΥ ΑΝΤΙΚΕΙΜΕΝΟΥ:

Το γνωστικό αντικείμενο εντάσσεται στη γενικότερη ερευνητική περιοχή της σχεδίασης ολοκληρωμένων κυκλωμάτων για χρήση σε εφαρμογές υπολογιστικής μη επανδρωμένων οχημάτων (Edge Computing Drones). Οι τεχνολογίες που χρησιμοποιούνται στο συγκεκριμένο πεδίο περιλαμβάνουν, μεταξύ άλλων, τον σχεδιασμό ολοκληρωμένων κυκλωμάτων, σε εφαρμογές μη επανδρωμένων οχημάτων, χρησιμοποιώντας αρχιτεκτονικές παράλληλης επεξεργασίας σήματος και οργάνωσης μνήμης, αρχιτεκτονικές ασφάλειας δεδομένων και αρχιτεκτονικές τεχνητής νοημοσύνης. Τα κυκλώματα αυτά σχεδιάζονται με τεχνικές χαμηλής κατανάλωσης ισχύος και υψηλής απόδοσης καθώς τα πιο διαδεδομένα συστήματα μη επανδρωμένων οχημάτων είναι συσκευές με μπαταρίες και διαχειρίζονται πολύ μεγάλη ποσότητα δεδομένων την οποία καλούνται να επεξεργαστούν σε μικρό χρονικό διάστημα. Το αντικείμενο της θέσης αφορά το σχεδιασμό ολοκληρωμένων κυκλωμάτων για εφαρμογές μη επανδρωμένων οχημάτων με σκοπό την αύξηση της απόδοσης και την χαμηλή κατανάλωση ισχύος αξιοποιώντας τεχνολογίες Field Programmable Gate Arrays (FPGAs) ή/και Application Specific Integrated Circuits (ASICs).

Τα προσόντα εκλογής των μελών Δ.Ε.Π. των Α.Ε.Ι. ορίζονται στο άρθρο 19 του Ν. 4009/2011, όπως ισχύει.

Η προθεσμία υποβολής υποψηφιοτήτων λήγει την Δευτέρα 27 Ιανουαρίου 2025.

Οι ενδιαφερόμενοι, υποβάλουν ηλεκτρονικά αίτηση υποψηφιότητας μέσω του πληροφοριακού συστήματος «ΑΠΕΛΛΑ» στην διαδικτυακή διεύθυνση: https://apella.minedu.gov.gr (εφόσον έχουν προηγουμένως εγγραφεί

ΠΑΝΕΠΙΣΤΗΜΙΟΥΠΟΛΕΙΣ

- ΑΛΣΟΥΣ ΑΙΓΑΛΕΩ: Αγ. Σπυρίδωνος , 122 43 Αιγάλεω, τηλ.: 210 5385 561, 2, fax: 210 5911 590, email: rector@uniwa.gr
- * **ΑΡΧΑΙΟΥ ΕΛΑΙΩΝΑ:** Π. Ράλλη & Θηβών 250, 122 44 Αιγάλεω, τηλ.: 210 5450 200, fax 210 5451 123, email: rector@uniwa.gr
- * **ΑΘΗΝΩΝ:** Λ. Αλεξάνδρας 196, 115 21 Αθήνα, τηλ.: 213 2010 101, email: **rector@uniwa.gr**

στο ηλεκτρονικό σύστημα ΑΠΕΛΛΑ) καθώς και όλα τα αναγκαία για την κρίση δικαιολογητικά (όπως αυτά αναφέρονται στο ΦΕΚ της προκήρυξης).

Για επιπλέον πληροφορίες οι ενδιαφερόμενοι μπορούν να επικοινωνούν με τις γραμματείες των τμημάτων:

1. Μηχανικών Πληροφορικής και Υπολογιστών, τηλ. 2105385384, e-mail: <u>ice@uniwa.gr</u>, Πανεπιστημιούπολη Άλσους Αιγάλεω, Αγ. Σπυρίδωνος, 12243 Αιγάλεω.

Η αναλυτική προκήρυξη θα αναρτηθεί στην ιστοσελίδα του Πανεπιστημίου Δυτικής Αττικής: www.uniwa.gr/category/prokiryxeis-theseon.

Digitally signed by Panagiotis
Kaldis
Date: 2024.11.27
13:06:15 +02'00'

ΠΑΝΑΓΙΩΤΗΣ Ε. ΚΑΛΔΗΣ ΚΑΘΗΓΗΤΗΣ

ΠΑΝΕΠΙΣΤΗΜΙΟΥΠΟΛΕΙΣ

- ΑΛΣΟΥΣ ΑΙΓΑΛΕΩ: Αγ. Σπυρίδωνος , 122 43 Αιγάλεω, τηλ.: 210 5385 561, 2, fax: 210 5911 590, email: rector@uniwa.gr
- * **ΑΡΧΑΙΟΥ ΕΛΑΙΩΝΑ:** Π. Ράλλη & Θηβών 250, 122 44 Αιγάλεω, τηλ.: 210 5450 200, fax 210 5451 123, email: rector@uniwa.gr
- * **ΑΘΗΝΩΝ**: Λ. Αλεξάνδρας 196, 115 21 Αθήνα, τηλ.: 213 2010 101, email: rector@uniwa.gr