

mindmap

GPIOs

DDR<sub>x</sub>

    Data Direction Register

    1 = Output

    0 = Input

PORT<sub>x</sub>

    Ausgang

        1 = High

        0 = Low

    Eingang

        1 = Internal PullUp

        0 = Kein PullUp

PIN<sub>x</sub>

    Zum auslesen

    1 = Pin auf High 5V

    0 = Pin auf Low 0V