

# **Skriptum Bussysteme**

## **Teil 3 Chip Bussysteme**

DI(FH) Andreas Pötscher, HTL Litec

1.9.2025

### **Inhaltsverzeichnis**

<b>Kapitel 1</b>	<b>1</b>
Unterkapitel 1 . . . . .	1

*Copyright- und Lizenz-Vermerk: Das vorliegende Werk kann unter den Bedingungen der Creative Commons License CC-BY-SA 3.0, siehe <http://creativecommons.org/licenses/by-sa/3.0/deed.de>, frei vervielfältigt, verbreitet und verändert werden. Eine kurze, allgemein verständliche Erklärung dieser Lizenz kann unter <http://creativecommons.org/licenses/by-sa/3.0/deed.de> gefunden werden. Falls Sie Änderungen durchführen, dokumentieren Sie diese im folgenden Änderungsverzeichnis:*

Datum	Beschreibung der durchgeführten Änderung	Autor
09.04.2025	V1.0 . . . 1.Version Basierend auf FI1 bis FI3 von Gebhard Klinkan	Andreas Pötscher, HTL Linz-Paul-Hahn-Straße (LiTec)

### **Kapitel 1**

I2C / SPI / OneWire

#### **Unterkapitel 1**