```
{\tt mindmap}
GPI0s
    DDRx
        Data Direction Register
        1 = Output
        0 = Input
    {\tt PORTx}
        Ausgang
             1 = High
             0 = Low
        Eingang
             1 = Internal PullUp
             0 = Kein PullUp
    PINx
        Zum auslesen
        1 = Pin auf High 5V
        0 = Pin auf Low OV
```

1. Juni 2025