6 eac

- a) Universal gate
- b) Half adder
- c) D and T flip-flop
- d) PLA
- e) Error-correcting code संक्षिप्त टिप्पणी लिखे (कोई तीन)
- अ) युनिवर्सल गेट
- ब) हाफ एडर
- स) D और T फ्लिप-फ्लॉप
- द) PLA
- इ) त्रुटि-सुधारक कोड



THIRD SEMESTER ELECTRONICS AND TELECOMMUNICATION ENGINEERING/ OPTO ELECTRONICS SCHEME JULY 2008 DIGITAL ELECTRONICS

Time: Three Hours

Maximum Marks: 100

Note: (i) Attempt total six questions. Question No. 1
(Objective type) is compulsory. From the remaining questions attempt any five.
कुल छः प्रश्न हल कीजिए। प्रश्न क्रमांक 1(वस्तुनिष्ठ प्रकार का) अनिवार्य है। शेष प्रश्नों में से किन्हीं पाँच को हल कीजिए।

- (ii) In case of any doubt or dispute, the English version question should be treated as final. किसी भी प्रकार के संदेह अथवा विवाद की स्थिति में अंग्रेजी भाषा के प्रश्न को अंतिम माना जायेगा।
- Choose the correct answer.
 सही उत्तर का चयन कीजिए।
 - i) Which code is weighted code -
 - (a) XS 3 code

A BCD code

(c) Gray code

(d) None of the above

2 each

कौन-सा कोड भारित कोड है-

- (अ) XS 3 कोड
- (व) BCD कोड

(स) ग्रे कोड

- (द) इनमें से कोई नहीं
- ii) In an n variable k-map, the no. of cells are -एक n वेरिऐबल के-मेप में, सेल की संख्या होती है-
 - (a) 2^{n+1}

(b) 2^{n-1}

(e)2n

- (d) $2^{n}+1$
- iii) The most widely used Bipolar Technology for digital ICs is -
 - (a) DTL

- (b) TTL
- (c) ECL (d) None of the above डिजीटल आई.सी. में व्यापक तौर पर उपयोग आने वाली टेक्नोलॉजी है-
- (अ)DTL

(A) TTL

(स) ECL

- (द) इनमें से कोई नहीं
- iv) The minimum no. of flip-flops required to construct a mod-17 counter is -

मोड-17 काऊंटर को बनाने के लिये न्यूनतम फ्लिप-फ्लॉप की संख्या है।

(a) 5

(b) 4

(c) 6

- (d) 3
- v) 1 Megabyte memory is equal to -
 - (a) 1000 K bytes
- (b) 10024 K bytes
- (c)-1024 K bytes
- (d) 1048 K bytes

एक मेगा बाइट मेमोरी समान होती है-

- (अ) 1000 किलोबाइट के
- (ब) 10024 किलोबाइट के
- (स) 1024 किलोबाइट के
- (द) 1048 किलोबाइट के
- 2. a) Convert as directed:

 $2 \times 6 = 12$

निरूपण करें।

- i) $(39)_{10}$ decimal to $(?)_2$ binary
- ii) (1213)₈ octal to (?)₁₀ decimal
- iii) (16E)₁₆ Hexadecimal to (?)₂ binary
- iv) (10101011)₂ binary to (?)₈ octal
- v) Add $(A3E)_{16}^{-}$ to $(12B)_{16}$
- vi) (10110)₂ binary to excess 3 code
- b) Explain Gray code. Outline the procedure for converting the binary number (11011011)₂ to its equivalent gray code?

ग्रे कोड को समझाइये। बाइनरी संख्या (11011011)₂ को इसके समतुल्य ग्रे कोड में बदलने की प्रक्रिया समझाइये।

3.	a)	State and explain De-morgan's theorem we example.	ith 6
		डी-मॉर्गनस प्रमेय को लिखकर समझाइये।	
	b)	Draw the symbols and truth table for following gates.	ing 6
		निम्न गेट्स के प्रतीक चिन्ह और सत्यता सारणी बनाइ	धि।
		i) AND ii) NOR	•
		iii) EX OR	
	c)	Simply the following equation.	6
	ĺ	सरत कीजिये।	
		$(A + \widetilde{B} + \overline{A}B)\overline{C}$	
4.	a)	to give tunetion us	ing
		k-map.	6
		के-मेप की सहायता से निम्न लॉजिक फंक्शन को स कीजिये।	रल
		$\sum M(1,3,5,8,11,15) + d(2,7)$	
	b)	Define the following terms:	6
		निम्न को परिभाषित कीजिये।	U
		i) Fan-in	
		ii) Fan-out	
		iii) Propagation delay	
	c)	Explain 8:1 multiplexer?	6
		A . A .	v

8:1 मल्टीप्लेक्सर को समझाइये।

- 5. a) What do you mean by shift register? Draw and explain 4 bit shift register. शिफ्ट रजिस्टर से आप क्या समझते है? । बिट शिफ्ट रजिस्टर को बनाकर समझाइये।
 - b) What is race around condition and how it is eliminated? रेस-अराऊण्ड स्थिति क्या है? इसे कैसे दूर किया जा सकता है?
- 6. a) Explain Ripple counter with suitable diagram. Give the truth table and timing diagram also. 12 रिपल काऊण्टर को उपयुक्त चित्र की सहायता से समझाइये। उसकी सत्यता सारणी एवं टाइमिंग वेवफार्म भी बनाइये।
 - b) Explain ECL logic family. Why it is fastest? 6 ECL लॉजिक फेमिली को समझाइये। यह सबसे तेज क्यों होती है?
- 7. a) Explain successive approximation ADC convertor in detail with diagram. 12 सक्सेसिव एप्रोक्सीमेशन एडीसी कन्वर्टर को सचित्र समझाडये।
 - Differentiate between RAM and ROM. 6 RAM और ROM की तुलना कीजिये।

S/2015/6204

ŧ

RGPVONLINE.COM

P.T.O.