(6)

F/2013/6344

www.rgpvonline.com

Total Pages: 6

c) Explain hit ratio with reference to cache memory. 5

Hit ratio को cache memory के परिप्रेक्ष्य में समझाइए।

8. Write short notes on any three of the following:  $(6\times3)$ 

निम्न में से किन्ही तीन पर संक्षिप्त टिप्पणीयाँ लिखिये।

- a) Array Processors
- b) Parallel Processing
- c) Virtual Memory
- d) Shift Micro Operation
- e) Stack Organisation
- f) Instruction Cycle



## THIRD SEMESTER

## COMPUTER HARDWARE AND MAINTENANCE/ COMPUTER SCIENCE AND ENGINEERING/ INFORMATION TECHNOLOGY

**SCHEME JULY 2009** 

COMPUTERARCHITECTURE

Time: Three Hours

Maximum Marks: 100

Note: (i) Attempt total Six questions. Question No. 1
(Objective type) is compulsory. From the remaining questions attempt any five.
कुल छः प्रश्न हल कीजिए। प्रश्न क्रमांक 1 (वस्तुनिष्ठ प्रकार का) अनिवार्य है। शेष प्रश्नों में से किन्ही पाँच को हल कीजिए।

- (ii) In case of any doubt or dispute, the English version question should be treated as final.

  किसी भी प्रकार के संदेह अथवा विवाद की स्थिति में अंग्रेजी भाषा के प्रश्न को अंतिम माना जायेगा।
- 1. Choose the correct answer.

2 each

सही उत्तर का चयन कीजिए।

- i) A bus system of 8 bit register will require a common bus of:
  - (a) 2 lines

(b) 3 lines

(c) 4 lines

(d) 8 lines

F/2013/6344

www.rgpvq#I/hg.com

(3)

एक आठ बिट्स बस सिस्टम में एक कामन बस में कितनी लाइनो की आवश्यकता होगी।

- (ब) 3-लाईन
- (स) ४-लाईन (द) 8-लाईन
- The sequence of Phases in an instruction cycle is
  - (a) fetch, decode, execute
  - (b) fetch, execute, decode
  - (c) decode, fetch, execute
  - (d) None of these

एक instruction cycle में प्रावस्थाओं का क्रम होता हैं-

- (अ) fetch, decode, execute
- (ৰ) fetch, execute, decode
- (ম) decode, fetch, execute
- (द) उपरोक्त में से कोई नहीं
- iii) Which of the following is the most efficient way of evaluating arithmetic expression using stack?
  - (a) infix
  - (b) reverse polish
  - (c) prefix
  - (d) none of these

Stack का प्रयोग करके arithmatic expression evaluate करने का सबसे efficient तरीका यह है:

(到) infix

(ৰ) reverse polish

(स) prefix

- (द) उपरोक्त में से कोई नहीं
- iv) A set of common instructions that can be used in a program many times is called:
  - (a) Subroutines
- (b) Interrupt
- (c) Both (a) and (b)
- (d) None of these

Common instructions का वह सेट जो प्रोग्राम में कई बार उपयोग होता है कहलाता हैं:

- (স) Subroutines
- (ৰ) Interrupt
- (स) दोनों (अ) व (ब) (द) उपरोक्त में से कोई नहीं
- Which mapping related to cache memory:
  - (a) Associative mapping
  - (b) Direct mapping
  - (c) Set-Associative mapping
  - (d) All of these

कौन सी mapping, cache memory से संबन्धित हैं:

- (의) Associative mapping
- (ৰ) Direct mapping
- (ম) Set-Associative mapping
- (द) उपरोक्त सभी

F/2013/6344

www.rgpvonline.com

Contd....

F/2013/6344

P.T.O.

F/2013/6344 www.rgpvonline.com

addressing modes को समझाइए।

Contd.....

F/2013/6344

किन्ही एक विधि को लिखिए।

*P.T.O.* www.rgpvonline.com