www.rgpvonline.com (2)	(3)
i) A Full adder adds bits and produces and a (a) 8, Subtraction (b) 3, Carry (c) 16, Divide (d) All of these एक फुल एडर जोड़ता है विट्स को एवं यो को देता है। (अ) 8, Subtraction (a) 3, Carry (स) 16, Divide (द) उपरोक्त सभी ii) The Device which is used to connect a per to bus is called (a) Control register	(a) Speed and Reliability (b) Low Power Consumption (c) Durability and compactness (d) All the above एक मेमोरी सिस्टम से अपेक्षित विशेषताएँ होती है। (अ) Speed एवं Reliability (ब) Low Power Consumption (स) Durability एवं compactness (व) उपरोक्त सभी iv) DMA stands for DMA का विस्तार है (a) Data Memory Access (b) Direct Memory Access
(द) उपरोक्त में से कोई नहीं F/2014/6344	Contd F/2014/6344 P.T.C

-		(4)				(5)
		निम्न में से कौन सी RUSC मशीन की typi	cal			Program Interrupt
		characteristics हैं।			iv)	Interrupt cycle
		(a) Highly pipelined			v)	Instruction codes
		(ঝ) Multiple register sets			vi)	Input output instruction
		(स) (अ) एवं (व) बोनों (द) उपरोक्त में कोई नहीं		4.	a)	Write all the instruction formats and explain each in brief.
2.	a)	 How half adder is different from full nodes Explain each in brief. ताफ एउर, फूल एडर से कैसे भित्र हैं? प्रत्येक को संक्षित 				सभी इन्सट्रक्शन फारमेट को लिखिएँ एवं प्रत्येक को सीक्षण में समझाईये।
			9 प्तमें		b)	How Reverse Polish Notation is useful in computer? 6
		समझदिय।				Reverse Polish Notation कम्प्यूटर में केसे उपयोगी है?
	b)	Write significance of three state bus buffer				Section 1997
		ब्री स्टेट बस बफर के महत्त को तिखिए।	9	5.	a)	What is Asynchronous data transfer? Explain strobe control and handshaking. 10
3.	De	fine the following.	18			Asynchronous डाटा ट्रांसफर क्या है? Strobe control एवं handshaking को समझाईये।
	निस	को समझद्वि।			b)	
	i)	Instruction cycle				В .
	ii)	Branch unconditionally				Isolated versus memory mapped I/O को समझाहए।
F/2	014	26344 Con	td	V.	201	U/6344 P.T.O.