Total No. of Questions: 8]

[Total No. of Printed Pages: 4

Roll No

IT-402 (CBGS)

B.Tech., IV Semester

Examination, November 2019

Choice Based Grading System (CBGS) Computer Architecture

Time: Three Hours

Maximum Marks: 70

- Note: i) Attempt any five questions. किन्हीं पाँच प्रश्नों को हल कीजिए।
 - ii) All questions carry equal marks. सभी प्रश्नों के समान अंक हैं।
 - iii) In case of any doubt or dispute the English version question should be treated as final. किसी भी प्रकार के संदेह अथवा विवाद की स्थिति में अंग्रेजी भाषा के प्रश्न को अंतिम माना जायेगा।
- Explain computer architecture and organization. कम्प्यूटर आर्किटेक्चर (वास्तुकला) और उसके संगठन की व्याख्या करें।
 - Explain the eight great ideas invented by computer architecture. कम्प्यूटर आर्किटेक्चर (वास्तुकला) द्वारा आविष्कार किये गये 8 महान विचारों की व्याख्या करें।

IT-402 (CBGS)

OT9

http://www.rgpvonline.com

http://www.rgpvonline.com

What is data hazard? How do you overcome it? And डाटा जोखिम (हजार्ड) क्या है? आप इसे कैसे दूर करेंगे? और इसके discuss its side effects. दुष्प्रभावों की चर्चा करे।

121

List the advantages of multibus organization? मल्टीबस संगठन के फायदे सूचीबद्ध करें।

What is an addressing mode? Explain the various addressing modes with suitable examples. एड्रेसिंग मोड कैया है? उपयुक्त उदाहरण के साथ विभिन्न एड्रेसिंग मोड बताइये।

Draw the typical block diagram of a DMA controller and explain how it is used for direct data transfer between memory and peripherals? एक डी एम ए नियंत्रक के विशिष्ट ब्लॉक आरेख को बनाएँ और यह बताएँ की इसका उपयोग स्मृति और बाह्य उपकरणों के मध्य सीधे डाटा हस्तांतरण के लिए कैसे किया जाता है।

- What is virtual memory? Explain in detail about how virtual memory is implemented with neat diagram? वर्चुअल मेमोरी क्या है? वर्चुअल आरेख को स्वच्छ आरेख के साथ कैसे कार्यान्वित किया जाता है, इसे विस्तार से समझाइए।
 - What is memory hierarchy? What is the need to implement memory as a hierarchy? मेमोरी पदानुक्रम क्या है? स्मृति को पदानुक्रम के रूप में लागू करने की आवश्यकता क्या है?

IT-402 (CBGS)

Contd...

http://www.rgpvonline.com

131

- Explain how the instruction pipeline works. निर्देश पाइपलाइन कैसे काम करता है, विस्तार से समझाइये।
 - What are the various situations where an instruction pipeline can stall? Illustrate with an examples. विभिन्न परिस्थितियाँ क्या है, जहाँ एक निर्देश पाइपलाइन स्टाल कर सकती है। उदाहरण सहित समझाइये।
- Explain computer main memory? And difference between main memory and cache memory. कम्प्यूटर के मुख्य मेमोरी की व्याख्या करे? और मुख्य मेमोरी और केश मेमोरी के मध्य अन्तर स्पष्ट करें।
 - Describe the role of system software to improve the performance of a computer. कम्प्यूटर के प्रदर्शन को बेहतर बनाने के लिए सिस्टम सॉफ्टवेयर की भमिका का वर्णन करें।
- What are the disadvantages of increasing the number of stages in pipelined processing? पाइपलाइन प्रसंस्करण में चरणों की संख्या बढाने के क्या नुकसान ਵੈ? http://www.rgpvonline.com
 - b) Describe the USB architecture with the help of a neat diagram. एक साफ आरेख द्वारा यू एस बी आर्किटेक्चर का वर्णन करें।
- 8. Answer the following.
 - Explain IOP
 - Explain Cache memory
 - iii) Write a short notes Bus and memory Transfers
 - iv) Compare UMA and NUMA multi processors.

OT9

_IT-492 (CBGS)

14

http://www.rgpvonline.com

http://www.rgpvonline.com

[4]

निम्नलिखित के उत्तर दीजिए।

- IOP समझाइये।
- ii) कैश मेमोरी की व्याख्या करे
- iii) संक्षिप्त नोट लिखिये बस और मेमोरी ट्रांसफर iv) UMA और NUMA मल्टीप्रोसेसर की तुलना करे

http://www.rgpvonline.com

T-402 (CBGS)