RDSEMESTER ELECTRICAL ENGINEERING SCHEME JULY 2008

BASIC ELECTRONICS

Time: Three Hours

Maximum Marks: 100

Note: (i) Attempt total six questions. Question No. 1 (Objective type) is compulsory. From the remaining questions attempt any five कुल छः प्रश्न हल कीजिए। प्रश्न क्रमांक । (वस्नुनिष्ट प्रकार का) अनिवार्य है। शेष प्रश्नों में से किन्ही पाँच की हल कीजिए।

- (ii) In case of any doubt or dispute, the English version question should be treated as final. किसी भी प्रकार के मंदेह अथवा विवाद की स्थिति में अंग्रेजी भाषा के प्रश्न को अंतिम माना जावेगा।
- Choose the correct answer.

हान्सही उत्तर का चयन कीजिए।

- The amplifier configuration which has high current and power gain is
 - (a) Common emitter (b) Common base
- - (c) Common collector (d) All of these

c) Convert binary numbers (110100), and (1010110), into decimal numbers. (ii) 80 (i) 147 बायनरी नम्बरो (110100) एवं (1010110) को इंमीमन नम्बरों में बर्धालए

6 cach 8. a) Write short notes of any three

- Lilter
- eri Heetron I mi sion
- Christification of ICs
- X-OR gate
- Operational amplifier

दी तीन पर संक्षित टिप्पणी लिखिए

- इतेक्टान उत्सर्जन
- 🔛 बाई.सी. का वर्गीकरण
- X-OR गेट
- आपरेशनल प्रवर्धक

उच्चारा लाँट्य एवं शक्ति हेतु प्रवर्धक संयोजन होगा

- (अ)कॉमन इमीटर
- (ब) कॉमन येस
- स) कॉमन कलेक्टर
- (द) उक्त सभी
- In reverse bias of p-n junction diode if voltage increases, the depletion layer width will be 2
 - (a) Decreased
- (b) Increased
- (c) Remains constant (d) None of these

पी-एन संधि डायोड के रिवर्म बायम, पश्च ऑर्थानन में यदि बोल्टेज बदाते है तब डिप्लेशन पर्न की चौडाई

(अ) घटती है

- (ब) बहुनी है
- **(स) स्थिर रहती है** (द) इनमें ये कोई नहीं
- P-type semiconductor is made by adding impurity of atom which have
 - (a) 2 valence electrons (b) 3 valence electrons
 - (c) 4 valence electrons (d) 5 valence electrons **पी-टाइप अर्थचालक बनाते समय जो अशुद्धि मिलाई जाते है** इस एटम में होते है
 - (अ) 2 **संयोजकता इलेक्ट्रान**स (ब) 3 संयोजकता इलेक्ट्रानम
 - (म) 4 मैयोजकता इलेक्ट्रानस (द) 5 संयोजकता इलेक्ट्रानस
- iv) Which one is the Universal logic gate?
 - (a) AND

(b) OR

(c) NAND

(d) X-OR

Contd.....

कौनसा यूनिवर्सल लोजिक गेट है?

(B) AND

(ब) OR

(제) NAND

- v) Maximum value of modulation index Amplitude modulation is
 - (a) 0

(b) 2

(c) I

(d) 5

माँडयूलेशन इन्डेक्स का अधिकतम मान एम्प्लीट्यूड माँड्यूलेशन में होता है

(3)0

(ब) 2

(积) 1

(q) 5

Draw and explain the characteristics of Zener diode

जेनर डायोड के अभिलक्षण को बनाकर समझाइए।

b) Explain intrinsic and extrinsic semiconductors

शुद्ध एवं अशुद्ध अर्थ चालक को समझाइए।

Explain any one type of transistor biasing with diagram

किसी एक ट्रांजिस्टर बायसिंग को चित्र बनाकर समझाइए।

- 3. (a) Explain with diagram the was sing of transistor of as an amplifier होते में कार्ज विदि चित्र सहित होतिक की प्रवर्ण के किया है कि विदि चित्र सहित सम्बाहर
 - b) Derive the religion between a and ह
 - e) Write the Compression, symbol and application of MOSEF के हुन MOSEF के संस्था, संदेत चित्र एवं उपयोग निसं
- 4. a) Explain de working of Centre tapped tail wave reculier के लिखान कार्य wave forms 10 मेन्ट्र देखें होंगे दिख्कारी को चित्र एवं वेच फाम मोहन समझाइंग
 - b) Draw and explicit block diagram of regulated power supply:

 रगुलेटर पावर मरलांड की बहाक हायग्राम बनाकर समझाडण
- 5. a) Draw and explain fram former coupled amplifier.
 Also draw frequency response curve. | ()
 परिणामित्र युग्मित प्रवर्धक को वित्र सहित समझाइए तथा

- opcillator: अस्ति सार्वा स्थापना कार्या अन्ति होतिन की चित्र सीर्वन स्थापना स्थापना विकास सार्वन सा
- o. a) What is non sinusaidat denerator? Explain senonostable multivibrator of applications.

 वान-मानयुमाइडल जीनव क्या है? एक मुख्या मन्द्रीबाइब्रेटर का वर्णन कीजिए एवं उनके अनुप्रवीप निर्मा
 - b) Write the advantages of frequency modulation over amplitude modulation अ 5 अवाम मोड्यूलेशन की नुलना में आवृति मोड्यूलेशन के लाभ
 - c) Explain A.M. detector : प्ना आयाम माड्युलेशन संसूचक को समझाहा
- 7. a) Write the advantages and disadvantages of Integrated Circuits (ICr) इंटीग्रेटेड परिपथ (आई.सी.) के लीम एवं हॉनियाँ लिखिए।
 - b) Convert the following number in binary
 - (i) 147 (ii) 80