1. AT89系列单片机提供了两种省电方式：分别是\_\_空闲模式 \_\_\_\_\_和\_\_\_掉电模式\_\_\_\_\_\_。
2. 远距离传输通常应采用\_\_串行\_\_\_\_\_\_通信。
3. MCS-51单片机有5个中断源，2个优先级，上电复位时，\_\_外部中断0\_\_\_\_\_\_中断源优先级级别最高。
4. MCS-51单片机的堆栈区只可设置在\_\_\_\_\_片内RAM \_\_\_\_（器），堆栈寄存器SP是\_\_\_\_8\_\_\_位寄存器。
5. MCS-51单片机外部中断请求信号有\_电平方式 \_\_\_\_\_\_\_\_和脉冲方式，在电平方式下，当采集到INT0、INT1的有效信号为\_\_\_低电平\_\_\_\_\_\_时，激活外部中断。
6. 访问89C51片外数据存储器采用的是\_\_寄存器间接\_\_\_\_\_寻址方式。
7. 进行BCD码运算时，只需要在ADD和ADDC后面紧跟一条\_\_DA \_\_A\_\_\_\_指令即可。
8. 计算机（微处理器）能够直接识别并执行的语言是\_ 机器语言\_\_\_\_\_\_。
9. 十六进制数D/A转换为十进制数是\_\_\_218 \_\_\_\_\_，二进制数10110110转换为十六进制数是\_\_B6\_\_\_\_\_\_。
10. 键盘工作方式有三种，分别是\_\_编程扫描\_\_\_\_\_\_、\_\_\_ 定时扫描\_\_\_\_\_\_和中断扫描方式。
11. A/D转换的基本功能是把\_\_\_模拟量\_\_\_\_\_\_变成数字量。
12. 溢出标志OV只有在进行\_\_\_符号数 \_\_\_\_\_\_加法运算时才有意义，OV=0表示加法运算结果\_\_正确\_\_\_\_\_，OV=1表示加法运算结果超出了\_\_\_\_\_\_\_\_\_所能表达的符号数有效范围。
13. MCS51单片机的外部中断信号请求信号若设定为电平方式，只有在中断请求引脚上采样到有效的\_\_\_低电子 \_\_\_\_\_\_信号时，才能激活外部中断，而在脉冲方式时，只有在中断请求引脚上采样到脉冲的\_\_\_\_后沿负跳\_\_\_\_\_有效信号时，才能激活外中断。
14. MCS51单片机的一个机器周期包含了\_\_\_6\_\_\_\_\_\_个状态周期，每个状态周期又可划分为\_\_\_2\_\_\_\_\_\_拍节，一个机器周期实际又包含了\_\_\_\_\_\_12\_\_\_个震荡周期。
15. PCON寄存器中与串行通信有关的只有D7位（SMOD），该位为波特率信增位。当SMOD=\_\_\_1\_\_\_\_\_\_时，串行口波特率增加1倍，当SMOD=\_\_\_\_\_0\_\_\_\_时，串行口波特率为设定值。
16. 外围的扩展芯片的选择方法有两种方式，它们分别是\_\_\_线选法 \_\_\_\_\_\_和\_\_\_\_\_译码法\_\_\_\_。
17. 定时器的计数方式是对来自T0，T1引脚的脉冲计数，输入的外部脉冲在\_\_\_负跳变\_\_\_\_\_\_时有效，计数器加1，定时功能也是通过计数器计数来实现的，定时功能下的计数脉冲来自单片机内部的\_\_\_\_时针\_\_\_\_\_电路。
18. MCS-51单片机片内共有\_\_\_\_128\_\_\_\_\_字节单元的RAM。
19. 若MCS-51单片机的程序状态字PSW中的RSI，RS0=11，那么，工作寄存器R0~R7的直接地址为\_\_18H-1FH\_\_\_\_\_\_\_。
20. I/O编址技术有\_\_\_\_独立编址\_\_\_\_\_和\_\_\_\_统一编址\_\_\_\_\_两种方式。
21. I/O数据传送的控制方式有\_\_\_中断驱动方式\_\_\_\_\_\_，程序查询方式和\_\_\_\_通道控制方式\_\_\_\_\_。
22. 编写子程序和中断服务程序时，必须注意现场的\_\_保护 \_\_\_\_\_\_\_和\_\_\_\_\_ 恢复\_\_\_\_。
23. 设执行指令MUL AB前，（A）=50H，（B）=0A 0H，则执行指令后（A）=\_\_\_\_00H\_\_\_\_\_，（B）=\_\_\_\_\_32H\_\_\_\_。
24. MCS-51系列单片机外部总线分别是\_\_\_数据总线 \_\_\_\_\_\_、\_\_\_\_地址总线\_\_\_\_\_和控制总线。
25. 若串口传送速率是每秒120个字符，每个字符10位，则波特率是\_\_\_\_1200\_\_\_\_\_。
26. MCS-51单片机片内数据存储空间的128字节单元通常可划分为3个区域，这三个区域分别为\_\_工作寄存器组\_\_\_\_\_\_\_、\_\_\_可住寻址RAM区\_\_\_\_\_\_和\_\_\_\_通用的RAM区\_\_\_\_\_区。
27. MCS-51单片机的变址寻址是以\_\_\_\_DPTR\_\_\_\_\_作基地址寄存器，以\_\_\_累加器A \_\_\_\_\_\_作为变址寄存器，并以两者内存相加形成的16位地址作为操作数地址，以达到访问\_\_\_数据表格\_\_\_\_\_\_的目的。
28. 串行中断ES的中断入口地址为\_\_ACH\_\_\_\_\_\_\_。
29. 80C51有\_\_\_\_空闲模式 \_\_\_\_\_和\_\_\_掉电模式\_\_\_\_\_\_两种低功耗方式。
30. 对于指令SIMP$，其操作码为80H，其错操作数（即偏移量）为\_\_\_\_\_0\_\_\_\_。
31. 当EA接地时，MCS-51单片机将从\_\_\_片内ROM\_\_\_\_\_\_的地址0000H 开始执行程序。
32. C语言中输入和输出操作是由库函数\_\_scanf \_\_\_\_\_\_\_和\_\_\_printf\_\_\_\_\_\_等函数来完成。
33. MCS-51内部提供3个可编程的\_\_\_16\_\_\_\_\_\_位定时/计数器，定时器有\_\_\_\_4\_\_\_\_\_种工作方式。
34. 微处理器包括两个主要部分，即\_\_运算器 \_\_\_\_\_\_\_和\_\_\_控制器\_\_\_\_\_\_。
35. P2口的功能为\_\_\_拓展外部的储存器\_\_\_\_\_\_和\_\_\_I/O口\_\_\_\_\_\_。
36. 一个10位D/A转换器，其分辨率为\_\_\_1/1024\_\_\_\_\_\_。
37. P2口通常用作\_\_\_拓展外部储存器\_\_\_\_\_\_，也可以作通用的I/O口使用。
38. 通过CPU对I/O状态的调试，只有I/O已准备好才能进行I/O口传送，这种传送方式称为\_\_\_\_程序查询方式\_\_\_\_\_。
39. MCS-51单片机的P0~P3口均是\_\_准双向\_\_\_\_\_\_\_I/O口，其中
40. 定时器/计数器的工作方式3是指的将\_\_\_T0 \_\_\_\_拆成两个独立的8位计数器，而另一个定时器/计数器此时通常只可作为\_\_波特率发生器\_\_\_\_\_\_\_的波特率发生器使用。
41. MCS-51与AT 89C51的主要区别是\_\_\_片内程序\_\_\_\_\_\_存储器。
42. 通常单片机上电复位时PC=0000H，SP=\_\_\_07\_\_\_\_\_\_H，通常寄存器采用第0组，这一组寄存器的地址范围是从\_\_00H-07H\_\_\_\_\_\_\_。
43. 在动态显示中，要想每位显示不同的字符，必采用\_\_\_\_\_扫描显示\_\_\_\_方式。
44. 设X=5AH，Y=36H，则X与Y“或”运算结果为7EH，X与Y的“异或”运算结果为\_\_6C\_\_\_\_\_\_\_H。
45. 若机器的字长为8位，X=17，Y=35，则X+Y=\_\_110100 \_\_\_\_\_\_\_B，X-Y=\_\_\_\_\_\_\_\_\_11101110B。
46. 单片机复位后，堆栈指针SP的值为\_\_\_\_07H\_\_\_\_\_H。
47. 若采用12MHz的晶振振荡器，则MCS-51单片机的震荡周期为\_\_\_1/12\_\_\_\_\_\_us。机器周期为1us
48. 51单片机片内数据存储器工作寄存器区32个字节被均匀分成4个组：第0组工作寄存器，地址为\_\_\_\_00H~07H\_\_\_\_\_；第1组工作寄存器，地址为\_\_\_08H~0FH\_\_\_\_\_\_；第2组工作寄存器，地址为10H~17H；第3组工作寄存器，地址为18H~1FH。
49. 数码管要显示字形“5”，则\_\_\_a\_\_\_\_\_\_、c、d、g、段亮，\_\_\_\_b\_\_\_\_\_、e段灭。
50. 当定时/计数器工作方式寄存器\_\_TMOD\_\_\_\_\_\_\_中的功能选择位C/T为0时，工作于\_\_\_\_\_定时\_\_\_\_方式。
51. 8051单片机的存储器的最大特点是\_\_\_内部ROM\_\_\_\_\_\_与外部RAM分开编址。
52. 利用8155H可以扩展\_\_\_\_\_3\_\_\_\_个并行口，\_\_\_256\_\_\_\_\_\_个RAM单元。
53. 8051单片机的内部硬件结构包括：\_\_中央处理器 \_\_\_\_\_\_\_、\_\_\_\_\_数据存储器 \_\_\_\_\_、\_\_\_程序存储器\_\_\_\_\_\_、\_\_定时器 \_\_\_\_\_\_\_以及并行I/O口、串行口、中断控制系统、时钟电路、位处理器等部件，这些部件通过\_\_\_内部总线\_\_\_\_\_\_连接。
54. DPTR在访问\_\_\_外部数据存储器\_\_\_\_\_\_时作地址指针使用，DPTR是\_\_\_\_16\_\_\_\_\_位寄存器。
55. MCS-8051系列单片字长\_\_\_8\_\_\_\_\_\_位，96系列字长\_\_\_\_\_16\_\_\_\_位。
56. ALE信号的作用是\_\_\_\_允许\_\_\_\_\_8位地址锁存。
57. 串行通信工作方式3时，对于TH0只能作定时功能使用，同时借用了定时/计数器1的运行控制位TR1和溢出标志位TF1，并占用了T1的中断源。TH0启动和停止仅受\_\_\_\_TR1 \_\_\_\_\_控制，而计数溢出时则置位\_\_\_TF1\_\_\_\_\_\_。
58. 8051复位后，PC=\_\_\_00\_\_\_\_\_\_H。若希望从片内存储器开始执行，EA脚应接\_\_\_ 高电平 \_\_\_\_\_\_，PC值超过\_\_\_\_0FFFH \_\_\_\_\_H时，8051会自动转向片外存储器继续取指令执行。
59. MOV A，40H指令对于源操作数的寻址方式是\_\_直接\_\_\_\_\_\_\_寻址。
60. 单片机程序的入口地址时\_\_\_0000H\_\_\_\_\_\_H，外部中断1的入口地址时\_\_\_ 0013H\_\_\_\_\_\_H。
61. 指令JB0A7H，ABC的作用是：若P2口的第7位为\_\_\_1\_\_\_\_\_\_则跳转到ABC。
62. 串行口方式2接受到的第9位数据送\_\_\_\_SCON \_\_\_\_\_寄存器的\_\_\_\_\_RB8\_\_\_\_位中保存。
63. 一个函数由两部分组成，即\_\_\_\_说明部分\_\_\_和\_\_语句部分\_\_\_\_\_\_\_\_。
64. 子程序返回指令是\_\_\_RET\_\_\_\_\_\_，中断子程序返回指令是\_\_RETI\_\_\_\_\_\_\_。
65. 变址寻址器是以\_\_\_\_DPTR\_\_\_\_\_或\_\_\_\_\_PC\_\_\_\_寄存器作为基址寄存器，以\_\_\_\_累加器A \_\_\_\_\_作为变址寄存器，并以两者的内存相加形成地址操作数地址，以达到访问程序存储器中数据表格的目的。
66. AT89C51单片机40个引脚功能分别为：40引脚为电源引脚，20脚为地址引脚，\_\_\_18~19 \_\_\_\_\_\_为时钟引脚，\_\_\_\_9\_\_\_\_\_为复位引脚，29~31脚控制引脚3个，32~39脚为P0口，1~8为P1口，21~28为P2口，10~17为P3口。
67. 51系列单片机为高电平复位，在复位9脚为\_\_\_\_低\_\_\_\_\_电平，在工作状态时9脚为\_\_\_\_\_高\_\_\_\_电平。
68. 从逻辑上讲AT89C51单片机存储器为3个存储空间，片外统一编址的64KB的\_\_\_\_ROM \_\_\_\_\_，片内\_\_\_\_256\_\_\_\_\_B的数据存储器，外部64KB的数据存储器。
69. 假定（SP）=40H，（39H）=30H，（40H）=60H。执行下列指令： POPDPH POPDPL 后，DPTR的内存为\_\_\_\_\_\_\_\_\_，SP的内容为\_\_\_\_\_\_\_\_\_。
70. A/D转换器的主要技术指标有\_\_\_转换时间和转换速率\_\_\_\_\_\_、\_\_\_\_分辨率\_\_\_\_\_、\_\_\_\_转换精度\_\_\_\_\_和\_量化误差\_\_\_\_\_\_\_\_。

1.在MCS-51单片机中，当采用4MHz晶振频率时，一个机器周期等于

（ C ）μs.

A. 1 B. 2 C. 3 D. 4

2.MCS-51单片机外扩存储器芯片时，4个I/O口中用作地址总线的是

（ A ）.（P0口分时复用为低8位地址总线和双向数据总线，P2可作为准双向I/O口和高8位地址总线）

A．P0口和P2口 B. P0口

C. P1口和P3口 D. P2口

3.MCS-96单片机的片内A/D转换器是（ C ）的转换器件.

A．4通道8位 B. 8通道8位 C. 8通道10位 D. 8通道16位

4.MCS-51单片机的堆栈区应建立在（ A ）.

A. 片内数据存储区的低128字节单元

B．片内数据存储区

C．片内数据存储区的高128位字节单元

D．程序存储区

5.如果某MCS-51单片机系统的定时/计数器0的中断服务程序放在程序

存储区的3000H地址开始的一段空间内，此时跳转到定时/计数器0的

中断服务程序的指令LJMP3000H应放在（ B ）开始的中断地址区。

A．0003H B. 0013H C. 0023H D. 000BH

6.MCS-51单片机要用传送指令访问片外数据存储器，它的指令操作码助

记符是（B ）。

A．MOV B. MOVX C. MOVC D. MUL

7. MCS-51单片机的字长是（ C ）。

A．2位 B．4位 C．8位 D．16位

8．指令LJMP的跳转范围是（ D ）。

A．128B B. 256B C. 2KB D. 64KB

9. MCS-51单片机定时器工作方式0是指（ C ）工作方式。

A. 8位 B. 8位自动重装

C．13位 D. 16位

10. 当需要从MCS-51单片机程序存储器取数据时，采用的指令为（ B ）。

A．MOV [A.@R1](mailto:A.@R1) B. MOVC [A.@A+DPTR](mailto:A.@A+DPTR)

C. MOVX [A.@R0](mailto:A.@R0) D. MOVX [A.@DPTR](mailto:A.@DPTR)

11.共阳数码管要显示字形“A”时，则对应的七段码值为（ A ）。

A. 88H B. 83H C. C6H D. A1H

12.单片机时钟周期为T0，则机器周期为（ D ）。

A．2T0 B. 4T0 C. 8T0 D. 12T0

13.单片机复位时，程序计数器（PC）的值为（ A ）。

A．0000H B. 0030H C. 4000H D. 4100H

14.某存储器芯片有12根地址线，8根数据线，该芯片有（ D ）个存储单

元。

A．1KB B. 2KB C. 3KB D. 4KB

15.外部数据存储器读写指令为（ C ）。

A. MOV B. MOVC C. MOVX D.MOVA

16.MOV A,R1的寻址方式为（ C）。

A．立即寻址 B. 直接寻址

C．寄存器寻址 D. 寄存器间接寻址

17.串行口发送终端标志位为（ A ）。

A．T1 B. R1 C. IE0 D.IE1

18.T1中断允许控制位为（ B ）。

A．ET0 B. ET1 C. ES D. EX1

19.外部中断1中断优先级控制位为（ B ）。

A. PX0 B. PX1 C. PT1 D.PS

20.串行口控制寄存器SCON为01H时，工作于（ B ）。

A. 方式0 B. 方式1 C. 方式2 D. 方式3

21.串行口工作在方式0时，作同步移位寄存器使用，此时串行数据输入输

出端为（ A ）。

A.RXD引脚 B.TXD引脚 C. T0引脚 D. T1引脚

22.已知X的补码为10000010B，则X的真值是十进制（ D ）。

A. 127 B. -127 C. 126 D. -126

23.在异步通信中每个字符由9位组成，串行口每分钟转25000个字符，则

对应的波特率为（ D ）b/s。

A．2500 B. 2750 C. 3000 D. 3750

24.利用串行方式（ A ），外接移位寄存器，能将串行接口扩展为并行输入、

输出接口。

A．0 B. 1 C. 2 D. 3

25.以下选项中合法的字符常量是（ D ）。

A．“B” B. ‘\010’ C. 68 D. D

26.若PSW.4=0,PSW.3=1,要想把寄存器R0的内容入栈，应使用（ D ）

指令。

A．PUSH R0 B. PUSH @R0

C. PUSH 00H D. PUSH 08H

27.有一位共阴极LED显示器，要使他显示“5”，它的字段码为（ A ）。

A．6DH B. 92H C. FFH D. 00H

28.下面哪一个器件是同相OC门电路？（ C ）

A．74LS04 B. 74LS14 C. 74LS07 D. 74LS06

29.I4根地址的寻址范围可达（ B ）KB。

A．8 B. 16 C. 32 D. 64

30.下面不是输入设备的是（ D ）。

A．打印机 B. 键盘 C. 扫描仪 D. A/D转换器

31.补码11111001对应的真值用十进制表示为（ C ）。

A. 7 B. 13 C. -7 D. 34

32.二进制数10000110转化为十进制数为（ C ）。

A. 132 B. 133 C. 134 D. 135

33.多字节加法运算，在进行最低字节相减前，应先将CY（ A ）。

A. 清0 B. 置1 C. 取反 D. 送入A

34.单片机的程序计数器（PC）是16位的，其寻址范围为（ D ）。

A. 128B B. 256B C. 8KB D. 64KB

35．堆栈指针的作用是（ B ）。

A. 指明栈底的位置 B. 指明栈顶的位置

C. 操作数地址 D. 指令的地址

36. 8051单片机中的片内程序存储器空间有多大？（ B ）

A. 0KB B. 4KB C. 8KB D. 64KB

37.MCS-51单片机要用传送指令访问片外数据存储器，它的指令操作码助

记符是以下哪个？（ B ）

A．MOV B. MOVX C. MOVC D. MUL

38.指令MOV PSW，#00H对源操作数而言，属于哪种寻址方式？（ B ）

A．直接寻址 B. 立即寻址

C．寄存器寻址 D. 相对寻址

39.单片机的数据指针寄存器（DPTR）是16位的，其寻址范围多少？

（ D ）

A． 128B B. 256B C. 8KB D. 64KB

40.单片机系统常用的芯片74LS138属于以下哪类？（ D ）

A． 驱动器 B. 锁存器 C. 编码器 D. 译码器

41.以下哪一条是位操作指令？（B ）

A．MOV P0,#0FFH B. SETB TR0

C. CPL R0 D. PUSH PSW

42.下面哪条指令是错误的？（ C ）

A．CPL A B. MOVC A,@A+PC

C. MOVX A,@R2 D. POP ACC

43.根据数据的传送方向，MCS-51单片机的串口属（ B ）类。

A．半双工 B. 全双工 C. 半单工 D. 单工

44.MCS-51单片机外部中断0对应的中断入口地址是（ A ）。

A．0003H B. 000BH C. 0013H D.001BH

45.下面哪条指令是错误的？（ A ）

A．MOVX @R0,#30H B. MOVC A,@A+PC

C. CPL A D. POP ACC

46.MCS-51单片机有片内ROM容量（ A ）。

A．4KB B. 8KB C. 128B D. 256B

47.某寄存器芯片有12根地址线，8根数据线，该芯片有多少个存储单元？

（ D ）

A．1KB B. 2KB C. 3KB D. 4KB

48.MCS-51单片机可分为两个中断优先级别，每个中断源的优先级别设定是

利用哪个存储器？（ C ）

A．IE B. PCON C. IP D. SCON

49.MCS-51单片机响应外部中断0的中断时，程序应转移到的地址是什

么?( A )

A．0003H B. 000BH C. 0013H D. 001BH

50.MCS-51单片机的位寻址区位于内部RAM的（ D ）单元。

A．00H-7FH B. 20H-7FH C. 00H-1FH D. 20H-2FH

51.若MCS-51单片机的晶振频率为6MHz，定时器/计数器的外部输入最

高计数频率为（ D ）

A．2MHz B. 1MHz C. 500kHz D. 250kHz

52.在片外扩展一片16K的EPROM 2764需要（ D ）根地址总线。

A．11 B. 12 C. 13 D. 14

53．八进制的基数为（ B ）。

A．16 B. 8 C. 15 D. 2

54.主频为12MHz的单片机它的机器周期为（ C ）。

A．1/12 μ s B. 0.5μs C. 1μs D.2μs

55.若单片机的振荡频率为6MHz，设定时器工作在方式1需要定时1ms，

则定时器的初值应为（ C ）。

A．500 B. 1000 C. 216-500 D. 216-1000

56.MCS-51单片机在同一优先级别的中断源同时申请中断时，CPU首先响应

（ A ）。

A．外部中断0 B. 外部中断1

C. 定时器0中断 D. 定时器1中断

57.MCS-51单片机复位后，从下列哪个单元开始取指令？（ C ）

A．0003H B. 000BH C. 0000H

58.51单片机执行MOVX写指令时，相关的信号状态是（ B ）。

A．PSEN无效为低电平，WR有效为低电平

B．PSEN无效为高电平，WR有效为低电平

C．PSEN有效为低电平，WR无效为高电平

D．PSEN有效为高电平，WR无效为高电平

59.对片外数据RAM单元读写数据用（B ）。

A．MOV指令 B. MOVX指令 C. MOVC指令

60．MCS-51的无条件转移指令中，其转移的范围最大的是（ A ）。

A．LJMP B. AJMP C. SJMP

61.执行MOV SP，#30H指令后，压栈从片内RAM哪个单元开始？

（ C ）

A．2FH B. 30H C. 31H

62.定时器/计数器工作于模式2，在计数溢出时（ B ）。

A．计数从零重新开始 B. 计数从初值重新开始

C．计数停止

63.按键的机械抖动时间通常是（ C ）。

A．0 B. 5-10μs C. 5-10ms D. 1s以上

64.一字节补码所表示的数值范围是（ A ）。

A．-128 - +127 B. -127 - +128

C. -128 - +128

65.C语言中最简单的数据类型包括（ B ）。

A．整型、实型，逻辑型 B. 整型、实型、字符型

C. 整型、字符型、逻辑型 D. 整型、实型、逻辑型、字符型

66.当MCS-51单片机接有外部存储器，P2口可作为（ D ）。

A．数据输入口 B.数据的输出口

C. 准双向输入/输出口 D.输出高8位地址

67.下列计算机语言中，CPU能直接识别的是（ D ）。

A．自然语言 B. 高级语言 C. 汇编语言 D. 机器语言

68.以下指令中，哪条指令执行后使标志位CY清0？（ C ）

A. MOV A,#00H B. CLR A

C. ADD A,#00H

69.MCS-51单片机的串行中断入口地址为（ C ）。

A．0003H B. 0013H C. 0023H D. 0033H

70.MCS-51单片机的最小时序定时单位是（ C ）。

A．状态 B. 拍节 C. 机器周期 D. 指令周期

71.以下哪一条指令的写法是错误的（ D ）。

A．MOV DPTR,#3F98H B. MOV R0,#0FEH

C. MOV 50H,#0FC3DH D. INC R0

72．MCS-51单片机的堆栈区是设置在（ C ）中。

A．片内ROM区 B. 片外ROM区

C. 片内RAM区 D. 片外RAM区

73.以下叙述正确的是（ D ）。

A．用C语言实现的算法必须要有输入和输出操作

B．用C语言实现的算法可以没有输出但必须要有输入

C．用C程序实现的算法可以没有输入但必须要有输出

D．用C程序实现的算法可以既没有输入也没有输出

74.以下能正确定义一堆数组的选项是（ B ）。

A．int a[5]={0,1,2,3,4,5}; B.char a[]={0,1,2,3,4,5};

C. char a={‘A’,’B’,’C’}; D.int a[5]=”0123”;

75.数据的存储结构是指（ D ）。

A．存储在外存中的数据

B．数据所占的存储空间量

C．数据在计算机中的顺序存储方式

D．数据的逻辑结构在计算机中的表示

76.以下哪一条是位操作指令？（ B ）

A．MOV P0，#0FFH B. CLR P1.0

C. CPL A D. POP PSW

77.若PSW.4=0，PSW.3=1，现在需要保存R1的内容，可执行（ D）指

令。

A. PUSH R1 B. PUSH @R1

C. PUSH 01H D. PUSH 09H

78.下列指令不是变址寻址方式的是（ D ）。

A. JMP @A+DPTR B. MOVC [A.@A+PC](mailto:A.@A+PC)

C.MOVX A,@DPTR D. MOVC A,@A+DPTR

79.对8031而言，可作为普通I/O口使用的是（ C ）。

A．P0、P2口 B. P1、P3口 C.P0、P1、P2、P3口

80.下面哪一段程序能准确地读取P1口引脚信号？（ ）

A．MOV A,#OOH;MOV P1,A;MOV A,P1

B. MOV A,#0FFH;MOV P1,A;MOV A,P1

C. MOV A,#OFFH;MOV A,P1

D. MOV A,#OFFH;MOV A,P1

81.以下哪一条是位操作指令？（B ）

A．MOV P1,#0FFH B.MOV C,ACC.1

C. CP1.A D. POP PSW

82.以下哪种方式的接口总线最少？（ C ）

A．SPI B. FC C. 单总线 D. 并行通信

83.以下叙述中错误的是（ ）

A．对于double类型数组，不可以直接用数组名对数组进行整体输入或

输出。

B．数组名代表的是数组所占存储区的首地址，其值不可以改变。

C．当程序执行中，数组元素的下标超出所定义的下标范围时，系统将给

出“下标越界”的出错信息。

D．可以通过赋初值的方式确定数组元素的个数。

84．下列关于栈的描述中错误的是（ ）

A.栈总是先进后出的线性表

B．栈只能顺序存储

C．栈具有记忆作用

D． 对栈的插入和删除操作中，不需要改变栈底指针

85．在寄存器间接寻址方式中，间址寄存器中存放的数据是（ ）

A．参与操作的数据 B. 作数的地址值

C．程序的转换地址 D. 指令的操作码

86.若MCS-51单片机使用晶振频率为6MHz时，其复位持续时间应该超过

（ ）。

A．2μs B. 4μs C. 16μs D. 1ms

87.以下选项中可作为C语言合法常量的是（ ）。

A．-80 B. -080 C. -8e1.0 D. -80.0e

88.能够用紫外光擦除ROM中程序的只读存储器称为（ ）。

A．掩膜ROM B. PROM C. EPROM D. EEPROM

89.以下不能定义为用户标识符的是（ ）。

A．Main B. \_0 C. \_int D. sizeof

90.存储16\*16点阵的一个汉字信息，需要的字节数为（ ）。

A．32 B. 64 C. 128 D. 256

91.已知一只共阴极LED显示器，其中a笔段为字形代码的最低位，若需显

示数字1，则它的字形代码应为（ ）。

A．06H B. F9H C. 30H D. CFH

92. 在C语言中，合法的长整型常数是（ ）

A. OL B. 4962710 C. 324562& D. 216D

93. 设MCS-51单片机晶振频率为12MHz，定时器作计数器使用时，其最高的输入计数频率应为

( )

A. 2MHz B. 1MHz C. 500kHz D. 250kHz

94. 下列数据字定义的数表中，( )是错误的。

A. DW “AA” B. DW “A” C. DW “OABC” D. DW OABCH

95. 把35.625转换成十六进制的结果是( )。

A. 23.CH B. 23.AH C. 13.AH D. 12.CH

96. 当外部中断请求的信号方式为脉冲方式时，要求中断请求信号的高电平状态和低电平状态都应至少维持( )。

A. 1个机器周期 B. 2个机器周期

C. 4个机器周期 D. 10个晶振周期

97. 指令周期有三种，分别是单周期指令，双周期指令和( )指令。

A. 三周期 B. 四周期 C. 五周期 D. 六周期

98. 定时器若工作在循环定时或循环计数场合，应选用( )。

A. 工作方式0 B. 工作方式1 C. 工作方式2 D. 工作方式3

99. MCS-51单片机的外部中断1的中断请求标志是( )。

A. ET1 B. TF1 C. IT1 D. IE1

100. 下选项中，不能作为合法常量的是（ ）。

A. 1.234e04 B. 1.234e0.4 C. 1.234e+4 D. 1.234e0

101. 以下与函数fseek(fp，0L，SEEK\_SET)有相同作用的是（ ）

A. feof(fp) B. ftell(fp) C. fgetc(fp) D. rewind(fp)

102. 以下哪一条指令的写法是错误的（ ）。

A. INC DPTR B. MOV R0，#0FEH C. DEC A D. PUSH A

103. 以下哪一条指令的写法是错误的（ ）。

A. MOVC A，@A+DPTR B. MOV R0，#FEH C. CPL A D. PUSH ACC

104. 以下哪个是属于单片机系统前向通道的器件？（ ）

A. A/D转换 B. D/A转换 C. LED数码管 D. 继电器

105. 89C51是以下哪个公司的产品？（ ）

A. INTEL B. AMD C. ATMEL D. PHILIPS

106. MCS-51系列单片机是属于（ ）体系结构。

A. 冯诺依曼 B. 普林斯顿 C. 哈佛 D. 图灵

107. T0 设置成计数方式时，外部引脚计数脉冲的最高频率应是晶振频率的（ ）

A. 1/12 B. 1/24 C. 1/48

108. 当晶振频率是 12MHz 时， MCS — 51 单片机的机器周期是（ ）

A. 1μs B. 1ms C. 2μs D. 2ms

109. 外部中断 INT0 的触发方式控制位 IT0 置 1 后，其有效的中断触发信号是（ ）

A. 高电平 B. 低电平 C. 上升沿 D. 下降沿

110. 定时器/计数器工作方式1是( )。

A. 8位计数器结构 B. 2个8位计数器结构

C. 13位计数结构 D. 16位计数结构