2023年4月高等教育自学考试 计算机系统结构试题

课程代码:02325

- 1. 请考生按规定用笔将所有试题的答案涂、写在答题纸上。
- 2. 答题前,考生务必将自己的考试课程名称、姓名、准考证号用黑色字迹的签字笔或钢笔 填写在答题纸规定的位置上。

选择题部分

注意事项:

每小颗选出效案后 田 2R 铅笔把答题纸上对应题目的答案标号涂里。加需改动 用橡皮 擦

	两个人经过一个不归,几个时间也是不过	1) TIL 165							
察二	F净后,再选涂其他答案标号。不能答在试 是	卷上。							
-,	单项选择题:本大题共10小题,每小题1	分 , 共	: 10 分。在每小题列出的备选项中						
	只有一项是最符合题目要求的, 请将其选	ქ。							
1.	从计算机系统执行程序的角度来看,并行性	等级最	高的是						
	A. 指令内部并行	B. 指令	之间并行						
	C. 任务或进程之间并行	D. 作业	k或程序之间并行						
2.	按指令流和数据流的多倍性对计算机系统分	类,相	联处理机所属系统为						
	A. SISD 系统	B. SIM	ID 系统						
	C. MISD 系统	D. MII	MD 系统						
3.	浮点数系统使用的阶基 $r_p = 2$,阶值位数 $p =$	2,尾数	(位数 m = 4,尾数基值 r _m = 2 时,在						
	非负阶正尾数、规格化的情况下可表示的最	大尾数	值是						
	A. 1/2	B. 3/4							
	C. 7/8	D. 15/	16						
4.	在机器指令系统的设计、发展和改进上的途	机器指令系统的设计、发展和改进上的途径和方向的种类数为							
	A. 2	В. 3							
	C. 4	D. 5							
5.	实现中断响应次序的技术是								
	A. 随机方法	B. 排队	人器硬件						
	C. 排队器软件	D. 频季	区统计方法						
6.	采用集中式总线定时查询方式,外部设备数	为8时	,需要的总线数量是						
	A. 3	B. 4							
	C. 5	D. 6							
7.	主存中任意一块都可映像装入到 Cache 中任	供 10 小题,每小题 1 分,共 10 分。在每小题列出的备选项中目要求的,请将其选出。							
	A. 直接映像	B. 块相	目联映像						
	C. 组相联映像	D. 全村	目联映像						

o	下列屋工具郊 <u>妇</u> 学从珊宝法的具		
8.	下列属于局部相关处理方法的是	B. 延迟转移	
	A. 猜测法 C. 提前形成条件码	D. 设置相关直接通路	
0	编号为 0,1,…,15 的 16 个处理器,当互连风		
9.	处理器的号数是	127 E1 XX / 1 MIZ - 1 H 1 , 0	7处经邮建设约的
	A. 6	B. 7	
	C. 8	D. 9	
10	通过共享主存实现处理机间通信的计算机系		
10.		B. 标量处理机	
		D. 松耦合多处理机	
	非选择		
		C 111 23	
注意	雪项:		
	用黑色字迹的签字笔或钢笔将答案写在答题	题纸上,不能答在试题 [;]	卷上。
	填空题:本大题共10小题,每小题2分,	共20分。	
	只有二进制机器指令,即传统所讲的		直接对应,方
	可直接被硬件识别和执行。		
12.	实现软件移植的主要技术有	、模技	以和仿真。
	用标志符数据表示可能带来的两个问题:地		
13.	降低指令的。	13H TE / 1 / N I D / 14 H 2	
1.4		A 1 >+	和木丰
14.	浮点数尾数下溢处理的主要方法有:	、古八伝、	
	舍人法。		
15.	程序员编程用的地址称为	地址,程序在主	存中的地址称为
16.	指令系统的改进是以不删改原有	为前提的,通过	增加少量强功能新
	指令代替常用	后兼容且编制的程序效	文率更高。
17.	中断系统的软、硬件功能分配实质上是	程序软件和	Ⅱ硬
	件的功能分配。		
18.	I/O 系统的 I/O 处理机方式可分为	方式和	方式。
19.	对 Cache 存储器而言,地址映像就是将	子每个	按某种规则装入
	中。		-
20.	归约机采用需求驱动,执行的	序列取决于对	的需求。
	简答题:本大题共5小题,每小题6分,		
	简述软件移植方法中,模拟方法的缺点。	7 0 7 0	
	简述设计新的指令系统的一般步骤。		

浙 02325# 计算机系统结构试题 第 2 页(共 4 页)

- 23. 简述 RISC 技术的优点。
- 24. 简述总线控制的独立请求方式的优点。
- 25. 简述 SIMD 系统的互连网络设计目标。

四、简单应用题:本大题共2小题,每小题10分,共20分。

- 26. 若计算机共有 5 级中断,中断响应优先次序为 $1 \rightarrow 2 \rightarrow 3 \rightarrow 4 \rightarrow 5$, 现要求实际的中断处理次序为 $3 \rightarrow 1 \rightarrow 2 \rightarrow 4 \rightarrow 5$ 。设计各级中断处理程序的中断级屏蔽位(令"1"对应屏蔽、"0"对应于开放)。
- 27. 通道型 I/O 系统由一个字节多路通道 $A(其中包括两个子通道 A_1 和 A_2)$ 、两个数组多路通道 B_1 和 B_2 及一个选择通道 C 构成,各通道所接设备和设备的数据传送速率如题 27 表所示。

			庭 21	K					
通道号		所接设备的数据传送速率/KB·s ⁻¹							
字节多路	子通道 A ₁	60	50	30	20	50	35		
通道 A	子通道 A ₂	60	50	30	20	50	35		
数组多路通道 B ₁		700		450		350		300	
数组多路通道 B ₂		700		450		350		300	
选择通道 C		600		450		350		250	

题 27 表

- (1)分别求出各通道应具有多大设计流量,才不丢失信息。
- (2)设 1/0 系统流量占主存流量的 1/3 时才算流量平衡,则主存流量应达到多少?

五、综合应用题:本大题共2小题,每小题10分,共20分。

28. 现设流水线由 5 段组成,段号 k 分别为 1~5,任务经过流水线总共需要 9 拍,其预约 表如题 28 表所示。

题 28 表

拍号 n 段号 k	1	2	3	4	5	6	7	8	9
1	$\sqrt{}$								V
2		$\sqrt{}$	$\sqrt{}$			V			
3				V					
4					V	V			
5							V	V	

- (1)写出延迟禁止表 F、冲突向量 C;
- (2) 画出流水线状态转移图;
- (3)求出最佳调度方案、最小平均延迟及流水线的最大吞吐率。

- 29. 求 A₁, A₂, ···, A₈的累加和, 有如下程序:
 - A1 = A1 + A2
 - S2 A3 = A3 + A4.
 - S3 A5 = A5 + A6
 - A7 = A7 + A8
 - A1 = A1 + A3
 - A5 = A5 + A7
 - S7 A1 = A1 + A5

写出用 FORK、JOIN 语句表示其并行任务的派生和汇合关系的程序,以假想使此程序能在多处理机上运行。