

自动保存 关 随堂练习.docx - 已保存到这台电脑 搜索 n3-112 N 共享

文件 开始 插入 绘图 设计 布局 引用 邮件 审阅 视图 帮助

剪贴板 格式刷 字体 段落 样式 编辑

3、和 PC 机相比嵌入式系统不具备以下哪个特点 ( )。 ←

(A) 系统内核小 (B) 专用性强 ←

(C) 可执行多任务 (D) 系统精简 ←

4、下面哪个系统不属于嵌入式系统 ( )。 ←

(A) MP3 播放器 (B) GPS 接收机 ←

第 1 页, 共 3 页 933 个字 中文(中国) 显示器设置 专注 250%

故宫博物院藏 吴炳·南宋

12:22 2025/4/21

自动保存 关 随堂练习.docx - 已保存到这台电脑 搜索 n3-112

文件 开始 插入 绘图 设计 布局 引用 邮件 审阅 视图 帮助 共享

剪贴板 格式刷 字体 段落 样式 编辑

4、下面哪个系统不属于嵌入式系统 ( )。

(A) MP3 播放器 (B) GPS 接收机

(C) 路由器 (D) “天河一号”计算机系统

5、你的朋友打算为父母选购一款智能电视，在网上查到某型号电视的硬件配置如下：…… 搭载了联发科 MT9650 处理器，内部集成了 Cortex-A73 架构

第 1 页, 共 3 页 933 个字 英语(美国) 显示器设置 专注 250%

故宫博物院藏 吴炳·南宋

12:22 2025/4/21

5、你的朋友打算为父母选购一款智能电视，在网上查到某型号电视的硬件配置如下：…… 搭载了联发科 **MT9650** 处理器，内部集成了 **Cortex-A73** 架构主频 **1.3GHz** 的 **CPU** 单元，……，**3GB** 运行内存 + **32GB** 闪存……。根据你的理解，该款智能电视采用了（      ）。

(A) MT9650 和 Cortex-A73 两个 CPU

(B) MT9650 和 Cortex-A73 两块嵌入式芯片

☒ (C) MT9650 嵌入式芯片，Cortex-A73 是其内核

(D) 以上都不对

第 1 页，共 3 页 933 个字 英语(美国) 12:23 2025/4/21



2、STM32F103ZET6 微控制器的启动文件是 ( ) ←

- (A) core\_cm3.c ←
- (B) system\_stm32f10x.c ←
- (C) startup\_stm32f10x\_hd.s ←
- (D) stm32f10x\_pwr.c ←

3、STM32F103 总线系统驱动单元包括 ( ) ←



(A) 指令总线、数据总线、系统总线、直接内存访问总线

(B) 指令总线、数据总线、系统总线、直接外设访问总线

(C) 地址总线、数据总线、控制总线、串行总线

(D) 地址总线、数据总线、控制总线、并行总线

4、以下哪一项不属于 STM32 系统时钟 SYSCLK 的时钟源 ( )。

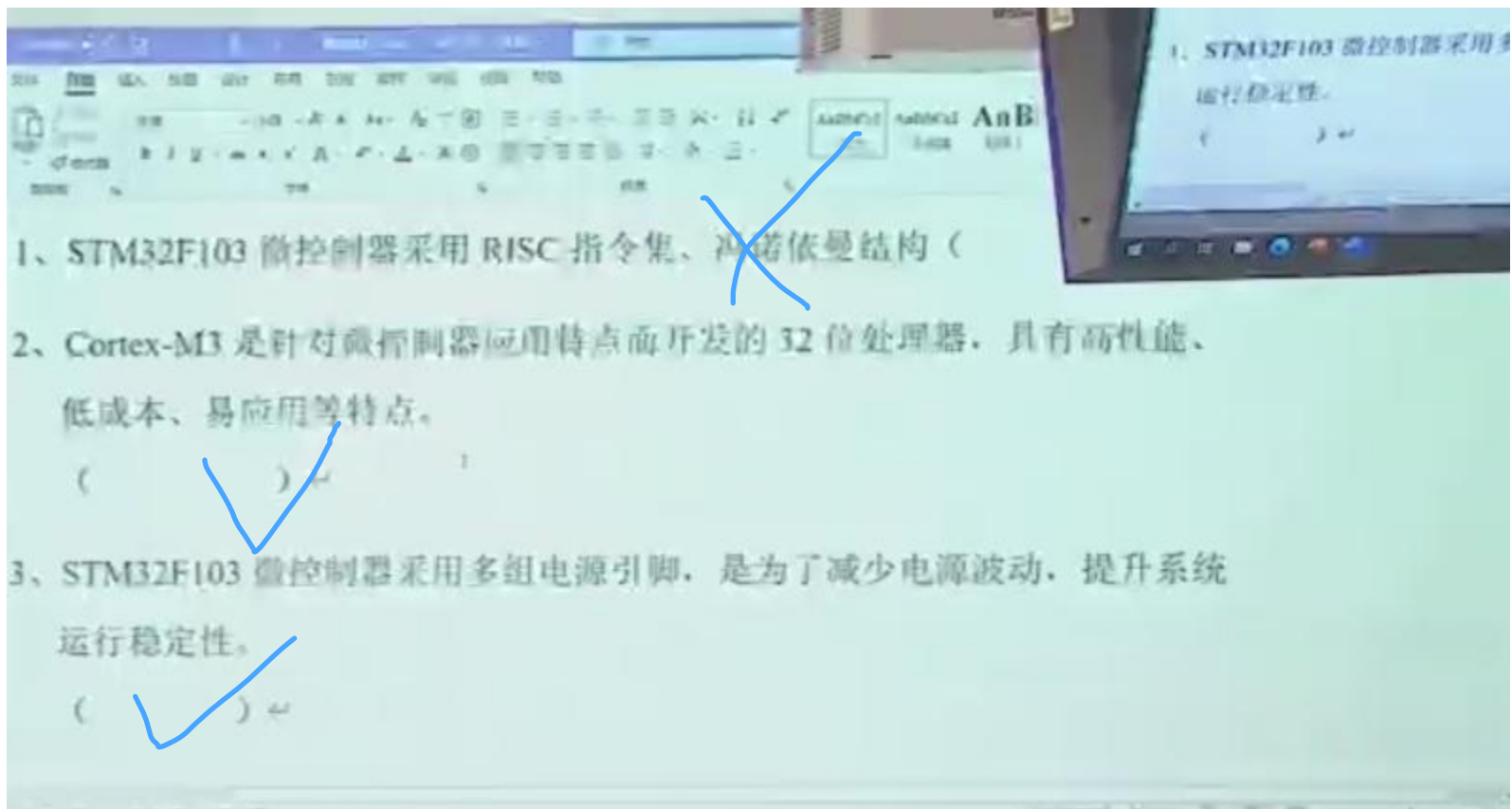
(A) HSI      (B) HSE      (C) PLI      (D) ISI



5、STM32F103 启动后从 0x0000 0004 地址开始执行程序，原因是

( )。

- ☒ (A) 0x0000 0000 开始的 4 个字节用于存储栈顶指针
- (B) 0x0000 0000 开始的 4 个字节用于存储上一次关机时的程序计数器值
- (C) 0x0000 0000 开始的 4 个字节用于芯片升级的保留地址空间
- (D) 0x0000 0000 开始的 4 个字节对应的存储器逻辑电路可靠性较差





运行稳定性。

( ) ←

( ~~X~~ ) ←

存储空间。 ( ) ←



运行稳定性。

( ) ←

4、内部时钟源由于其电路封装在芯片里面，精度要高于外部晶振提供的时钟。

( ) ←

5、STM32F103 采用小端模式存储数据，即数据的低字节存放在地址值较小的存储空间。

( ) ←

6、STM32F103 引脚可同时配置为通用输入输出和外设复用功能。

~~( ) ←~~

4

3

- (D) NVIC 是 Cortex-M3 处理器的模块, EXTI 是 STM32 MCU 的外设。

4、中断服务程序，说法错误的是（ ）

(A) 中断服务程序的函数既没有参数，也没有返回值，当某个事件产生中断时由硬件自动触发运行

(B) 在中断服务程序中修改、在主程序中访问的变量，其定义和声明要加上 `volatile` 修饰词

(C) 中断服务程序的函数名和函数体均由用户定义

(D) 中断服务程序应当尽可能的简短

5、有 4 个中断向量抢占优先级和响应优先级分别为 A(0, 1)、B(1, 0)、C

(1, 2)，D (2, 0)，请对 4 个中断进行优先级排序，并说明相互打断的



1、关于奇偶校验，说法有误的是（ ）

- (A) 当设置为奇校验时，数据中 1 的个数与校验位 1 的个数之和应为奇数；
- (B) 当设置为偶校验时，数据中 1 的个数与校验位中的 1 的个数之和应为偶数；
- (C) 传输数据错误检出率 100%
- (D) 广泛应用于串行异步通信

2、STM32F103 USART 的波特率是指（ ）

- (A) 数据的传送速率，单位是字节/秒
- (B) 数据的传送速率，单位是比特/秒





4、串行同步通信的特点为：（ ）。

- (A) 传输速度较快，可用于点对多点；
- (B) 需要使用专用的时钟控制线实现同步；
- (C) 多用于同一 PCB 上芯片级之间的通信；
- (D) 以上都是

5、下列寄存器中哪一个是 STM32 的 USART 通信中不需要用到的？（ ）

- (A) TDR
- (B) RDR
- (C) 移位寄存器
- (D) 自动重装载寄存器

4



4

54

D)



(X)



( ) ←

( ) ←

1、STM32F103 的定时器 TIMx 可以分为以下类型 ( )

- (A) 基本定时器、高级定时器、通用定时器
- (B) 基本定时器、通用定时器、软件定时器
- (C) 基本定时器、高级定时器、硬件定时器
- (D) 基本定时器、高级定时器、PWM 定时器

2、STM32 通用定时器的计数模式有 ( )。

- (A) 向上计数模式
- (B) 向下计数模式
- (C) 中央对齐模式
- (D) 以上均是

3、下列寄存器属于 STM32 的通用定时器时基单元的是 ( )。

- (A) 计数器寄存器(TIMx\_CNT)
- (B) 预分频器寄存器(TIMx\_PSC)

(C) 中央对齐模式

(D) 以上均是

3、下列寄存器属于 STM32 的通用定时器时基单元的是 ( )。

(A) 计数器寄存器(TIMx\_CNT)

(B) 预分频器寄存器(TIMx\_PSC)

(C) 自动装载寄存器(TIMx\_ARR)

(D) 以上都是

4、PWM 是 ( )。

(A) 脉冲幅度调制

(B) 脉冲频率调制

(C) 脉冲宽度调制

(D) 脉冲位置调制

5、基本定时器计数方向为 ( )。

(A) 向上 (B) 向下 (C) 双向 (D) 无

6、基本定时器的时钟源是 ( )。

6、基本定时器的时钟源是（ ）。←

- (A) 内部时钟(CK\_INT) (B) 外部输入捕获引脚(TIx)←  
(C) 外部触发输入(ETR) (D) 以上均可←

5、下列外设中由 APB1 总线提供工作时钟信号的是（ ）。←

- (A) GPIOE (B) USART1 (C) TIM2 (D) 以上都不是←



(A) GPIOE (B) USART1 (C) TIM2 (D) 以上都不是

↵

6、STM32 通用定时器模块具有 32 位计数器。 (X)

↵

7、定时器自动重载寄存器的影子寄存器主要作用是数据备份。 (X)

↵

↵