

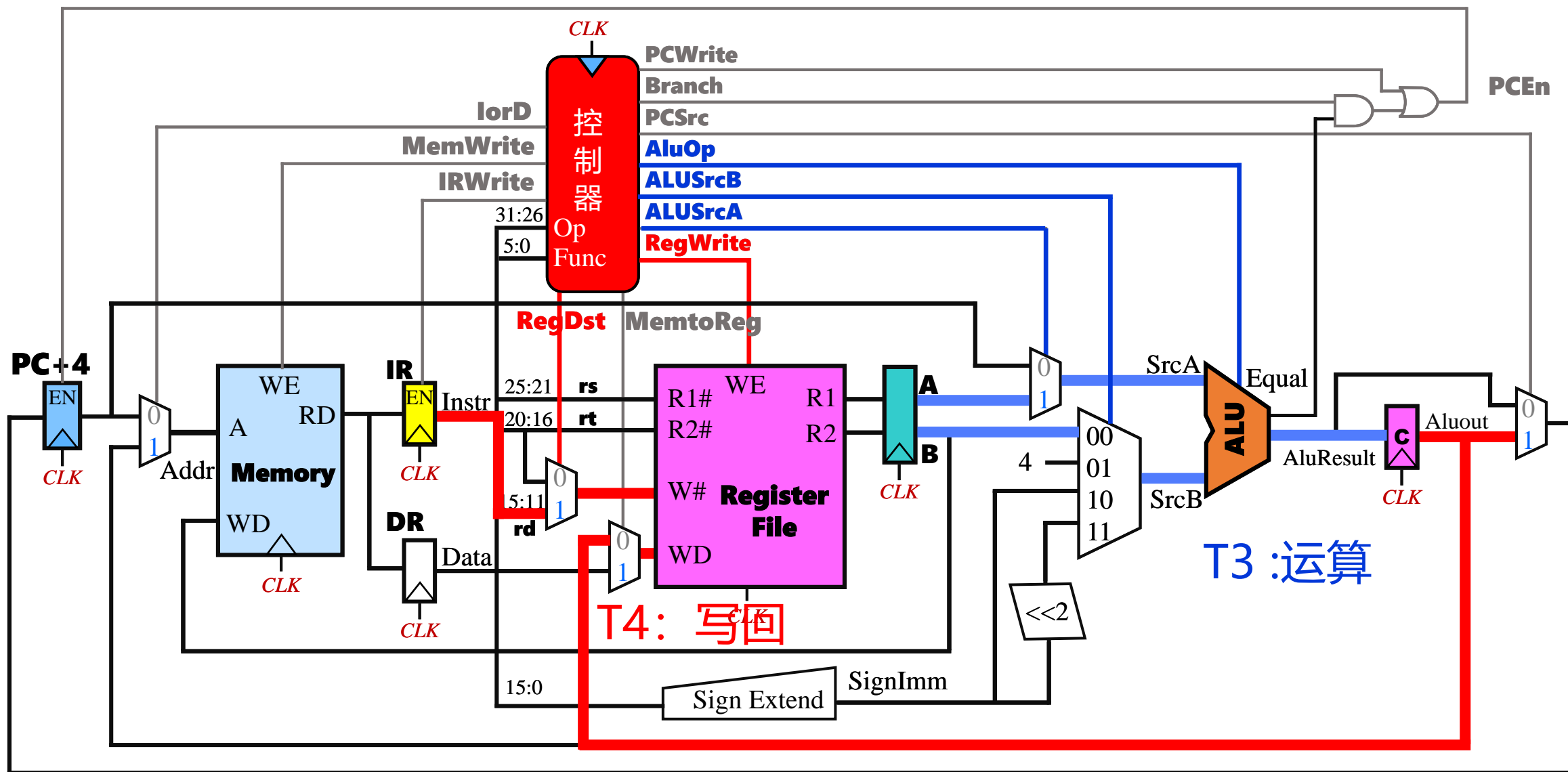
# 计算机组成原理

## 第六章 中央处理器

### 6.16 多周期 MIPS CPU数据通路2

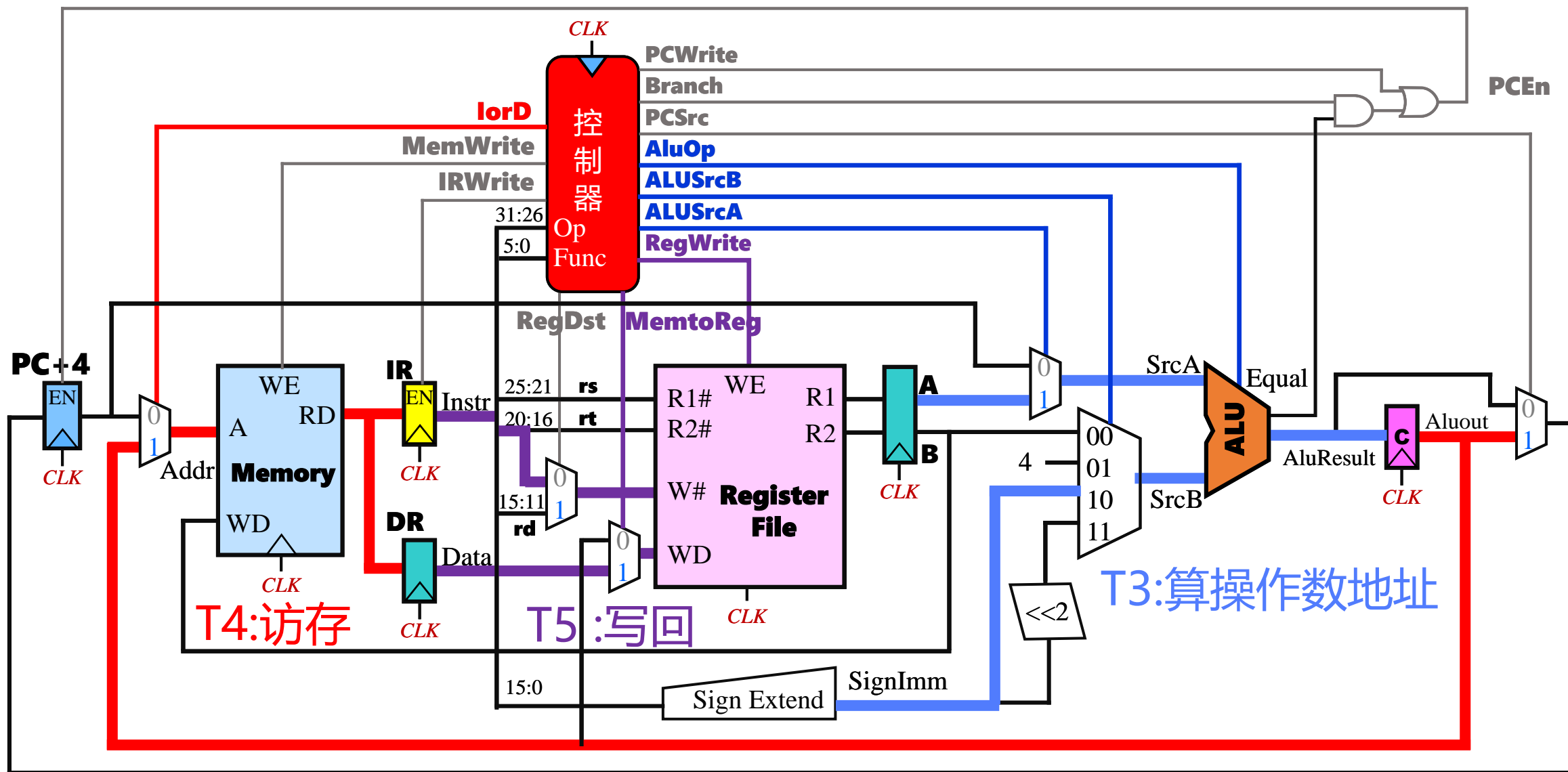
1

R型指令执行状态周期T3~T4

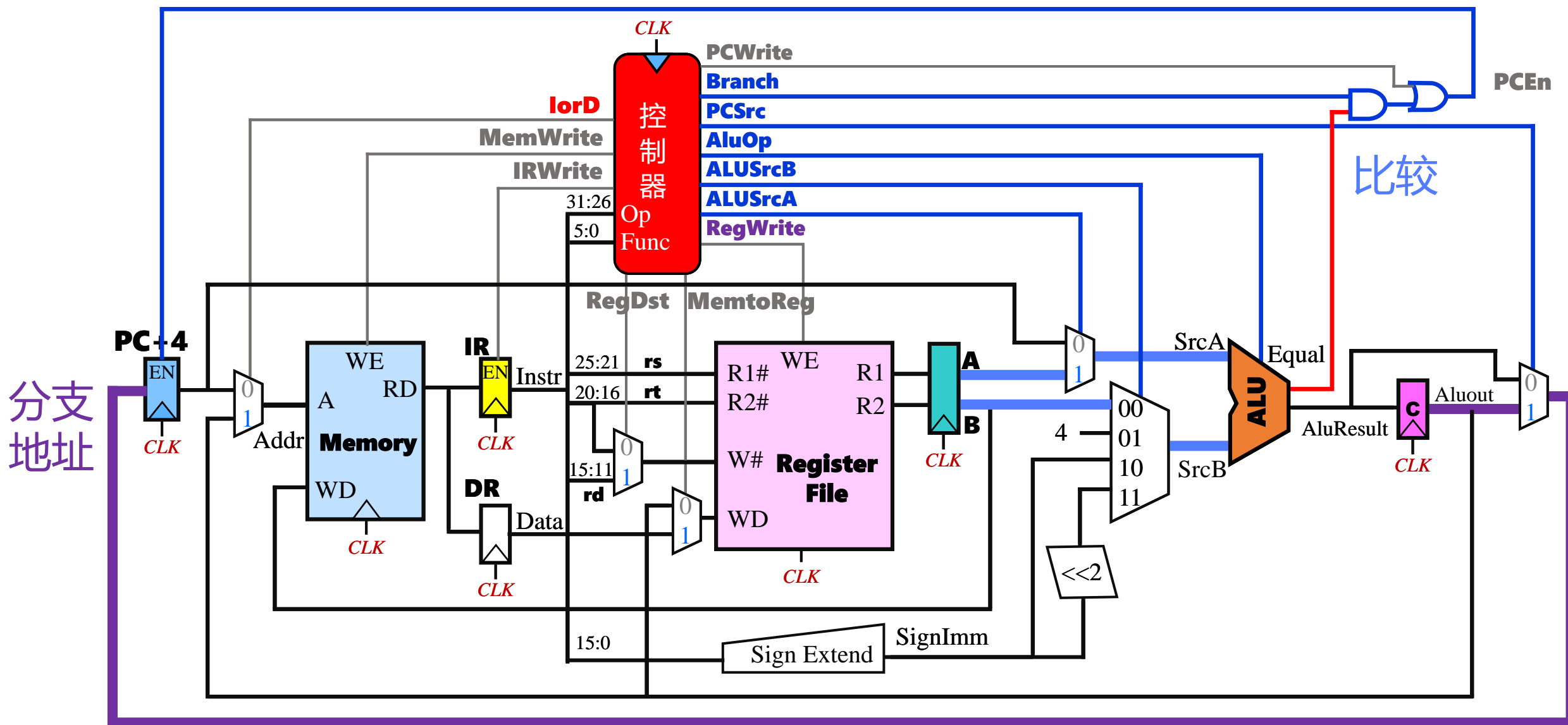


2

LW指令执行状态周期T3~T5

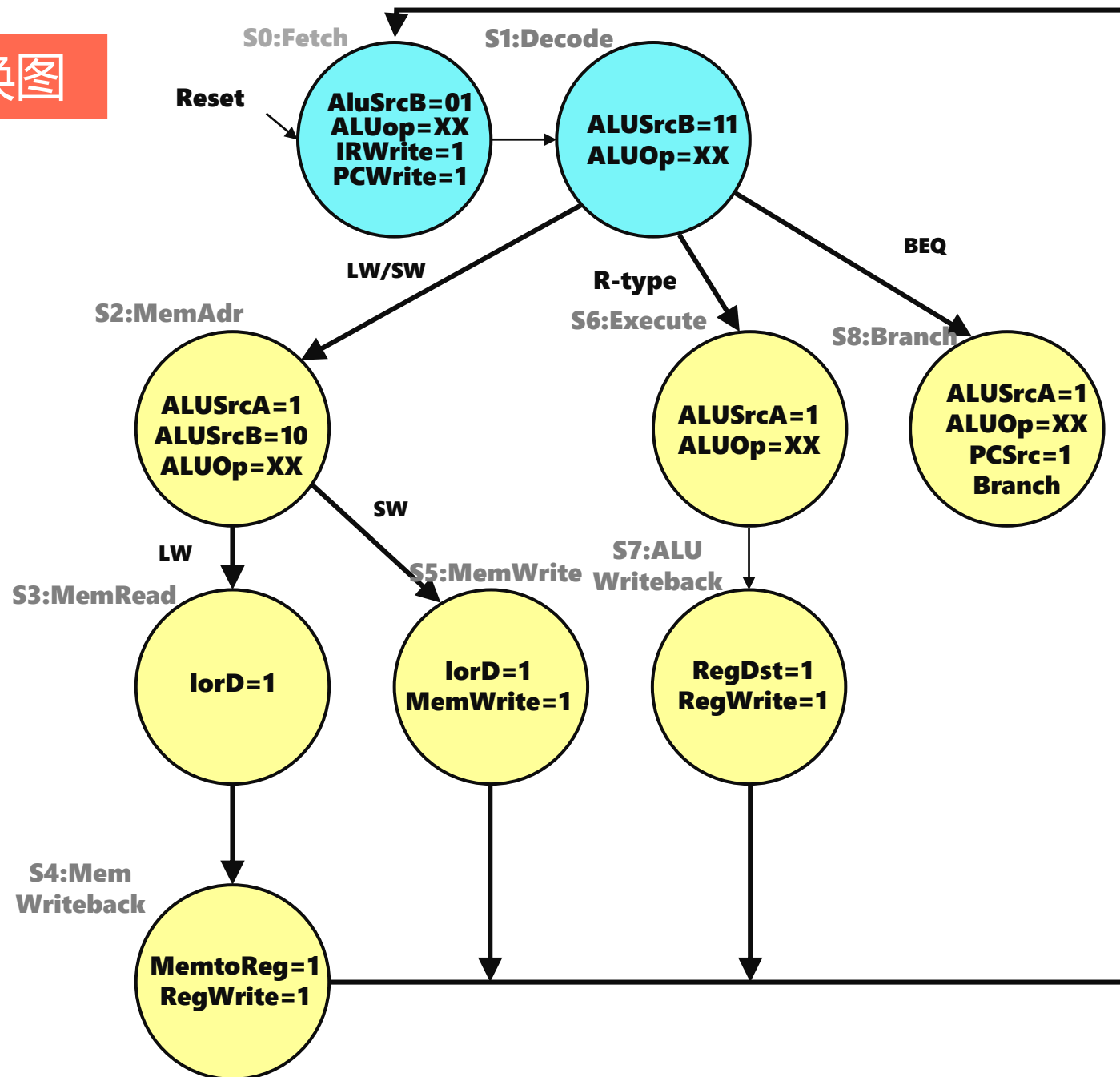


## Beq指令执行状态周期T3



4

多周期状态转换图





谢谢!