当进行ZYNQ的PL和PS的通信时，有几种方法

一、通过使用 AXI DMA 来进行 PS 和 PL 间的高速数据传输的方法。这种方案的特点在于，传输速度快，数据以批量的形式进行传输，无需占用 PS 端的 ARM。

二、当我们需要在 PS 和 PL 之间传输少量，地址不连续，且长度不规则的数据，比如，配置参数，变量，控制信息等，此时 AXI DMA 便不再适用了。此时还有一种基于 PL 端 BRAM 的方式，来进行 PS 和 PL 间的数据交互。

BRAM 就是Block Memory，是Zynq的PL端的存储RAM单元，可以配置为双口RAM，用于实现Zynq中PS端到PL端的数据交互和共享，类似为Linux中的内存共享，也就是将数据写入共同可访问的数据空间，PS和PL端各自访问来达到信息交流的目的。