

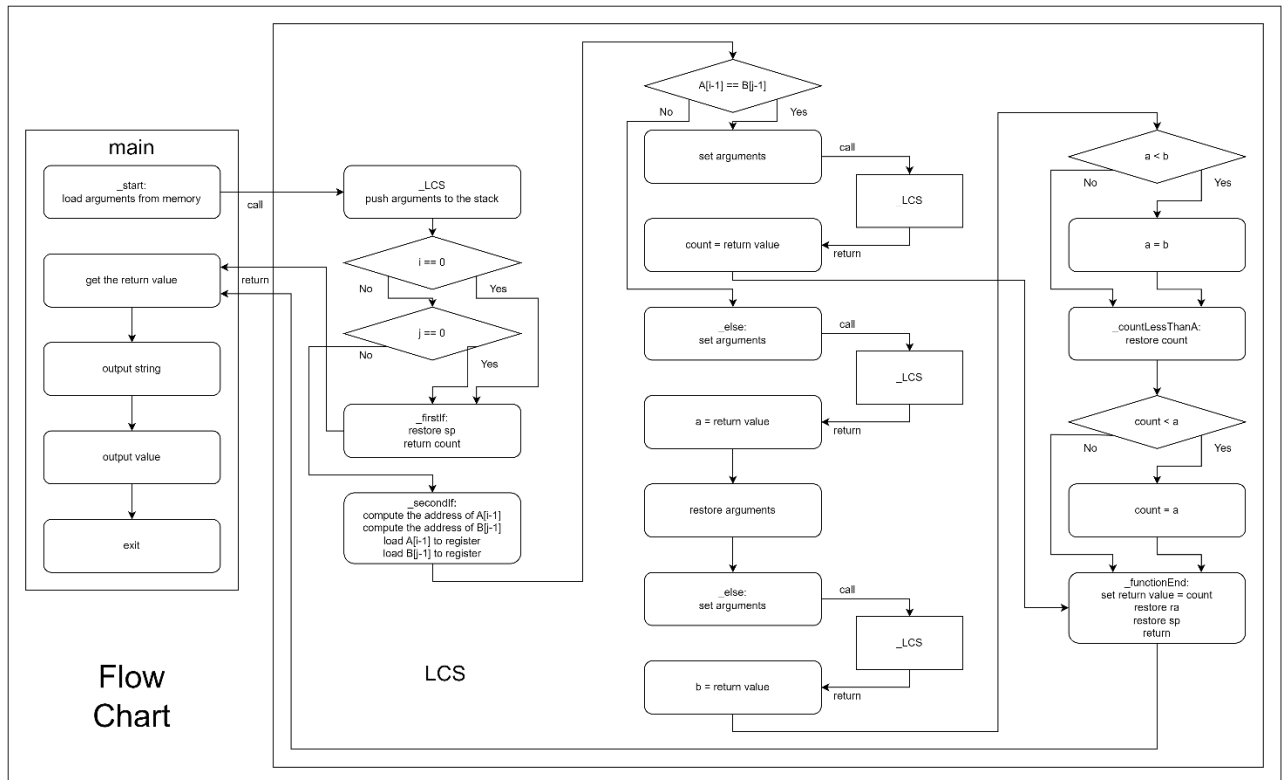
Department of Computer Science
National Tsing Hua University
CS4100 Computer Architecture
Spring, 2024, Homework 5
Due date: 5/26/2024 23:59

1. Assembly Coding

a. Test Result

Testcase 1	Testcase 2
<div>Source code</div> <div>Input type: <input checked="" type="radio"/> Assembly <input type="radio"/></div> <pre> 1 # Reference: https://www.geeksforgeeks.org/longest-common 2 .data 3 .align 4 4 5 # =====testcase1===== 6 A: .word 1, 2, 3, 2, 1 7 i: .word 5 8 B: .word 8, 7, 6, 4 9 j: .word 4 10 strOutput: .string "Max length of common subarray: " 11 # output: Max length of common subarray: 0 12 # ===== 13 14 # =====testcase2===== 15 # A: .word 1, 2, 8, 2, 1 16 # i: .word 5 17 # B: .word 8, 2, 1, 4, 7 18 # j: .word 5 19 strOutput: .string "Max length of common subarray: " 20 # output: Max length of common subarray: 3 21 # ===== 22 23 .text 24 .global _start 25 26 # Start your coding below, don't change anything upper ex </pre> <div>Console</div> <div>Max length of common subarray: 0</div>	<div>Source code</div> <div>Input type: <input checked="" type="radio"/> Assembly <input type="radio"/></div> <pre> 10 # strOutput: .string "Max length of common subarray: " 11 # output: Max length of common subarray: 0 12 # ===== 13 14 # =====testcase2===== 15 A: .word 1, 2, 8, 2, 1 16 i: .word 5 17 B: .word 8, 2, 1, 4, 7 18 j: .word 5 19 strOutput: .string "Max length of common subarray: " 20 # output: Max length of common subarray: 3 21 # ===== 22 23 .text 24 .global _start 25 26 # Start your coding below, don't change anything upper ex </pre> <div>Console</div> <div>Max length of common subarray: 3</div>

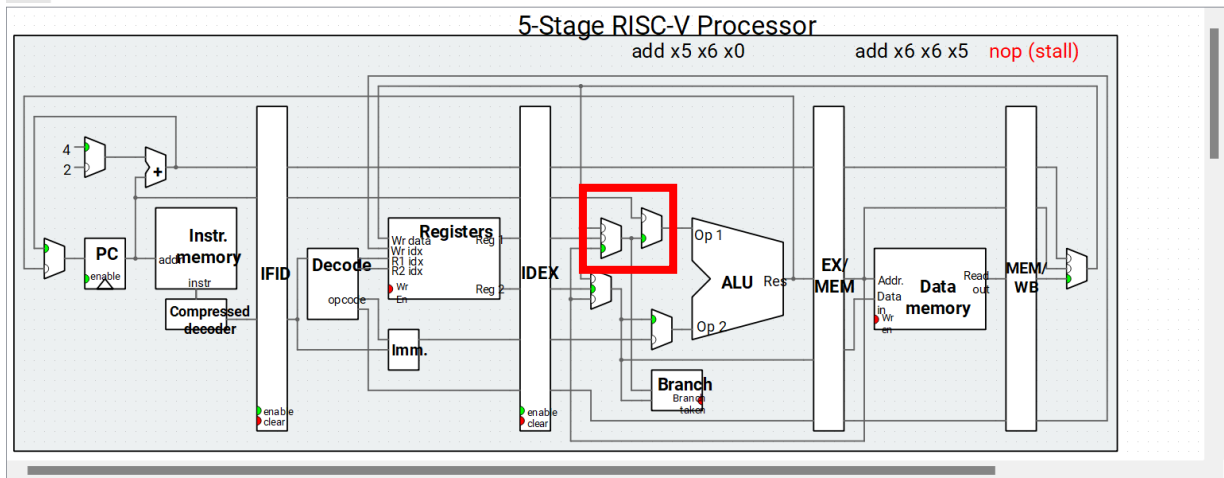
b. Flow Chart



2. Hazard in Your Code

- Type 1:

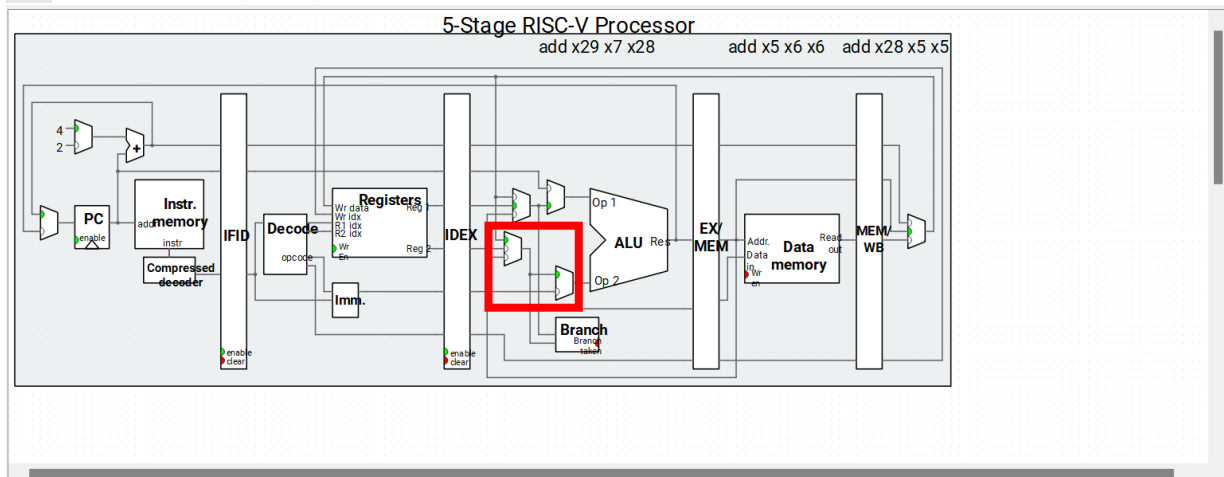
```
13    add t1, t1, t0
14    add t0, t1, zero
```



t1 是 add t1, t1, t0 的 rd，又被 add t0, t1, zero 當作 rs1，因此會產生 Type 1 hazard，紅色框框圈起來的 mux 顯示了為了解決這個 hazard，把 EX/MEM 存的值(上一個 ALU 結果) forward 給 ALU，這樣就可以拿到正確的值做計算。

- Type 2:

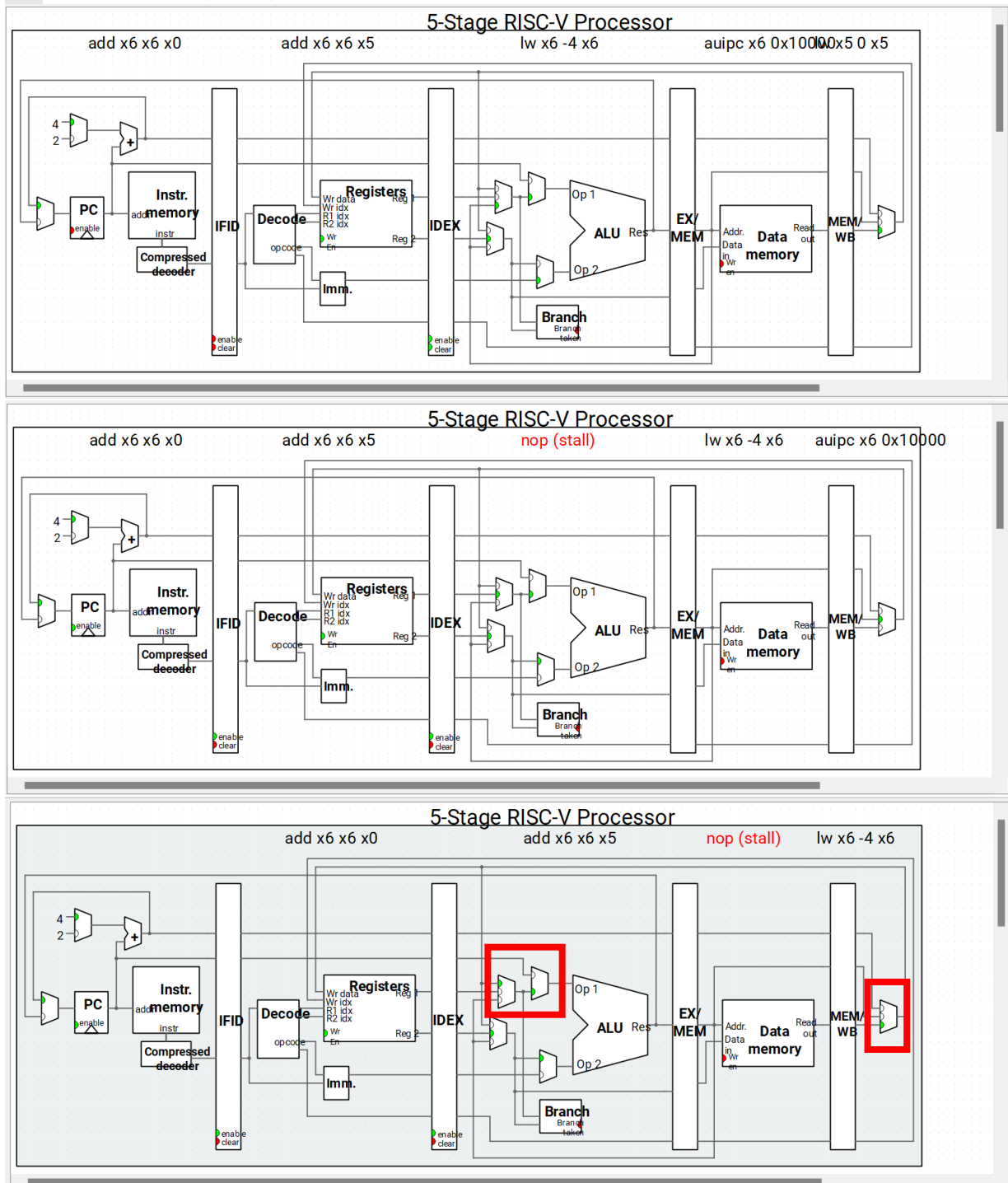
```
15    add t3, t0, t0
16    add t0, t1, t1
17    add t4, t2, t3
```



t3 是 add t3, t0, t0 的 rd，也是 add t4, t2, t3 的 rs2，因此會有 Type 2 hazard，但因為結果早就算出來了，所以只需要從 MEM/WB 將正確的值 forward 給 ALU 就可以解決這個 hazard 了。

● Type 3:

```
12    lw t1, j
13    add t1, t1, t0
```



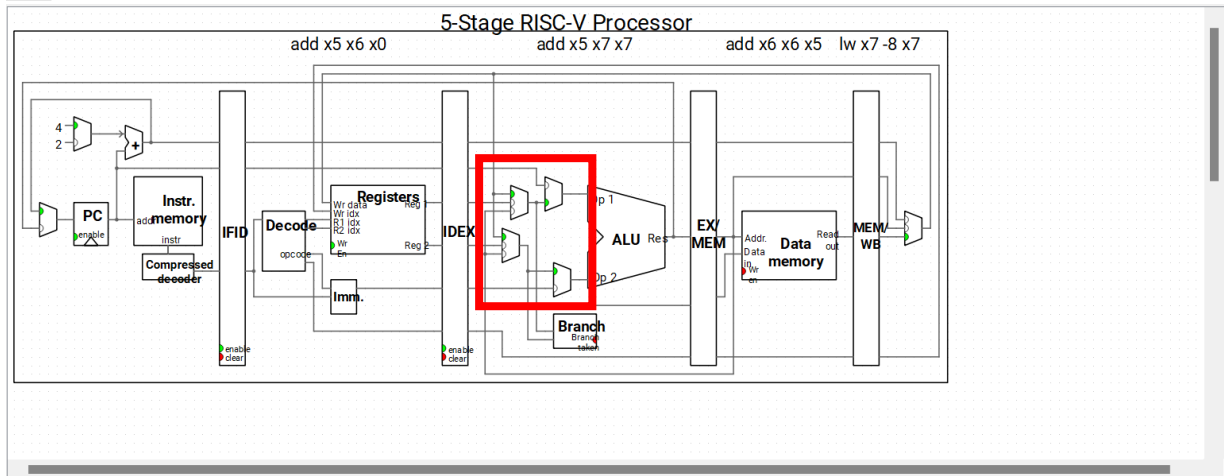
`lw t1, j` 與 `add t1, t1, t0` 會有 Type 3 hazard，ID/EX 的 clear 訊號被設成 1，IF/ID 的 enable 訊號被設成 0，PC 的 enable 訊號被設成 0，使處理器 stall 一個 cycle，產生一個 bubble 等待 load 指令從 memory 拿到正確的值，然後透過 forward 的方式(紅色框框)，將正確的值 forward 給 ALU 的 input，以解決 hazard 的問題。

- Type 4:

```

14    lw t2, k
15    add t1, t1, t0
16    add t0, t2, t2

```



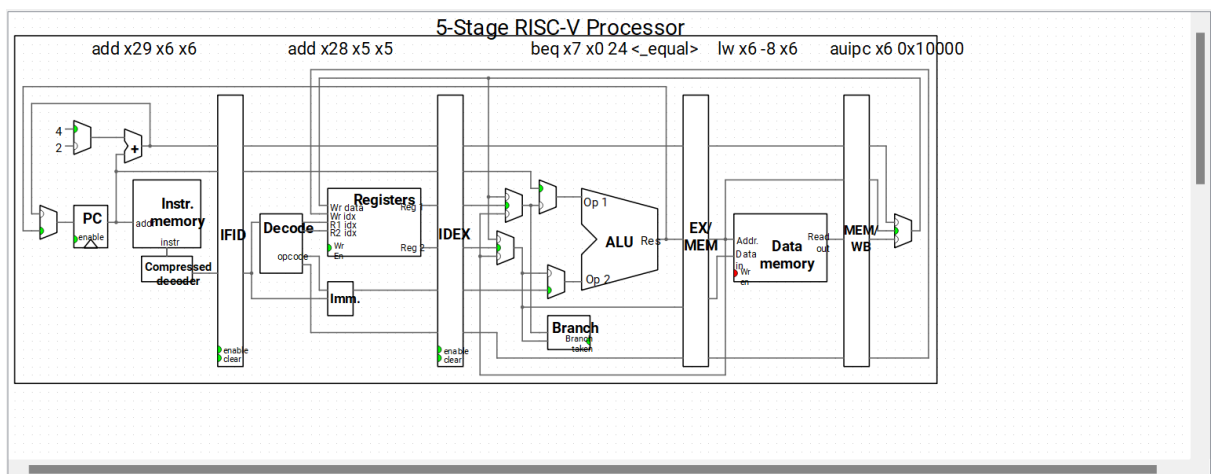
lw t2, k 與 add t0, t2, t2 會產生 Type 4 hazard，與 Type 3 不同的是，由於正確的值已經被算出來了，因此不用 stall，只需要將 MEM/WB 的值(上一個 ALU 的結果) forward 給 ALU，以解決這個 hazard。

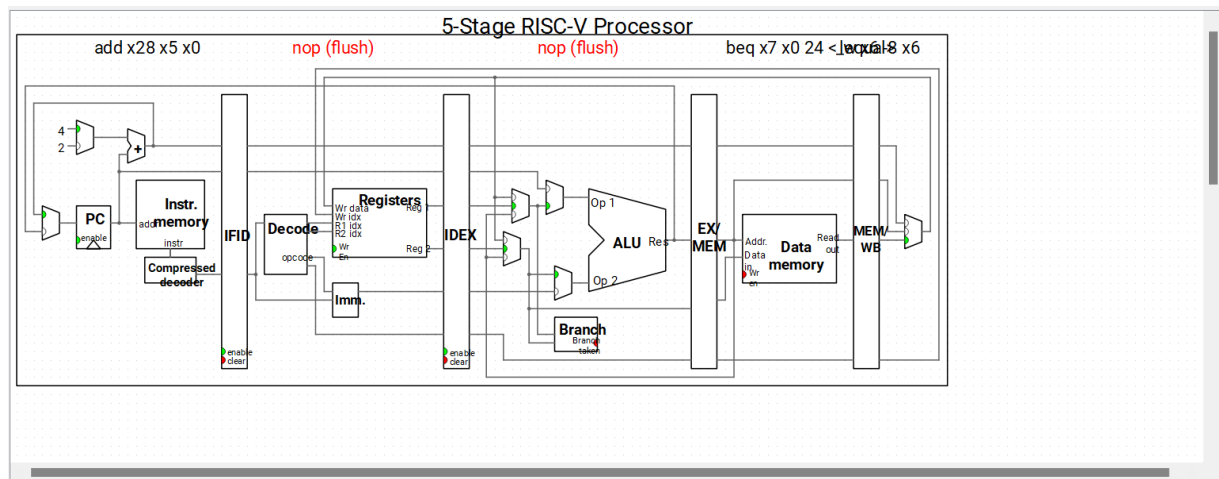
- Type 5:

```

10 _start:
11     li t2, 0
12     lw t0, i
13     lw t1, j
14     beq t2, zero, _equal
15     add t3, t0, t0
16     add t4, t1, t1
17     add t3, t1, t1
18     add t4, t4, t1
19     j _exit
20
21 _equal:
22     add t3, t0, zero
23
24 _exit:
25     nop

```





branch taken 後若 branch 指令後面還有指令執行的話需要 flush 掉，當偵測到 Type 5 hazard 後，IF/IF 和 ID/EX 的 clear 訊號都被設成 1，以 flush 掉不需要執行的指令，並從已經算好的新 PC 位址拿到正確的指令，以解決這個 hazard。