

基于RVfpga的接口实验



目录

- [前言](#)
- [实验环境安装指南](#)
- [实验1：RVfpgaSoC入门](#)
- [实验2：在RVfpgaSoC上运行软件](#)
- [实验3：GPIO 实验](#)
- [实验4：UART 串行接口实验](#)
- [实验5：基于AXI4的自定义接口实验](#)
- [实验6：定时器实验](#)
- [实验7：中断实验](#)
- [实验8：模拟量接口实验](#)
- [实验9：DMA 实验](#)
- [实验10：接口综合实验](#)
- [汇编语言实验](#)
- [Verilog语言实验](#)

前言

基于 Imagination 大学计划开源的 RVfpgaSoC，通过讲课和实验，使学生了解和掌握接口技术，并采用基本的接口模块，运用EDA工具通过IP集成的方式搭建一个简单的嵌入式应用系统。

致谢

AUTHORS	CONTRIBUTORS	ASSOCIATES	
Prof. Sarah Harris Prof. Daniel Chaver Zubair Kakakhel M. Hamza Liaqat	Robert Owen Olof Kindgren Prof. Luis Piñuel Ivan Kravets Valerii Koval Ted Marena Prof. Roy Kravitz	Prof. Daniel León Prof. José Ignacio Gómez Prof. Katzalin Olcoz Prof. Alberto del Barrio Prof. Fernando Castro Prof. Manuel Prieto Prof. Ataur Patwary Prof. Christian Tenllado Prof. Francisco Tirado	Prof. Román Hermida Cathal McCabe Dan Hugo Braden Harwood Prof. David Burnett Gage Elerding Prof. Brian Cruickshank Deepen Parmar Thong Doan
ADVISER Prof. David Patterson	Oliver Rew Niko Nikolay Guanyang He Chuck Faber Brett Thornhill Daniel Hale Joshua Blazek Tiffani Shilts		

Sponsors and Supporters

