# 《计算机原理与汇编语言程序设计》试卷B答案

2006~2007 学年,第一学期,2007 年

#### 一. 选择题(15×1分)

1. A 2. C 3, C 4, C 5, A 6, C 7, B 8, D 9, C 10, B 11, D 12, B 13, A 14, C 15, B

## 二. 填空题(10×1分)

- 1. 目标程序, 文件
- 2. 后进先出 (LIFO)
- 3. EU, BIU (exchangable)
- 4. 定点数,浮点数
- 5. 减1
- 6. 二进制, ASCII 码

## 三. 简答题(8分)

1. (4分)

答: (写出要点即可):

- (1) 主机首先启动外围设备;
- (2) 读取外设的状态信息;
- (3) 判断外设是否准备好, 若未准备好则重复步骤 (2);
- (4) 外设已准备好, 执行输入/输出操作。

## 2. (4分)

答: (写出要点即可):

立即寻址: 操作数在指令中:

寄存器寻址:操作数在寄存器中:

直接寻址: 指令中给出操作数地址,操作数在内存中;

寄存器间接寻址:寄存器中给出操作数地址,操作数在内存中。

#### 四. 计算题(32分)

1. (4分)

答案:

 $23 = 10111B = 1.0111 * 2^4$  (2分)

阶码真值=  $127+4=(131)_{10}$  (1分)

所以该浮点数 IEEE754 编码为:

0 10000011 0111000000000000000000 (1分)

#### 2. (6分)

答案: (1) 2020H (2) 6030H (3) 2010H

3. (6分)

答案: (1) 12H; (2) 44H; (3) 4CH

4. (16分) (2+10+4)

答案:

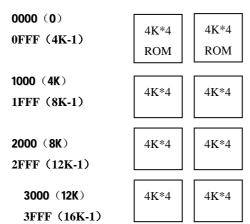
- (1)对码加: 4, 补码 0100
- (2) 尾数乘

#### 五. 设计题 (35分)

1. (20分)(2+4+8+6)

 $X*Y = -0.5*2^4$ 

- 答案:
- (1) 14位
- (2) 存储空间分配:

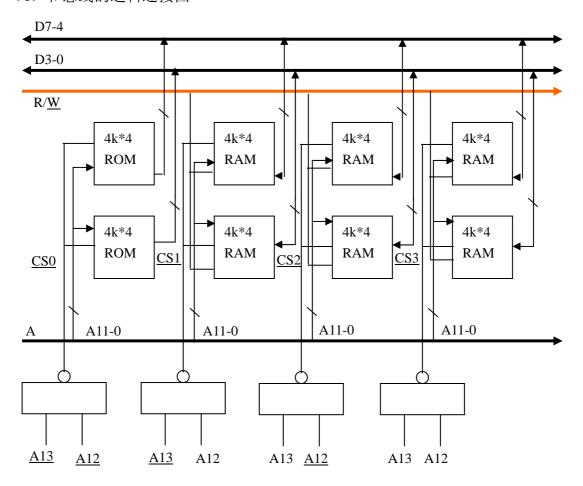


(3) 各片的片选信号CS的逻辑式

芯片容量 芯片地址 片选信号 片选逻辑

4K ROM	$A_{11}$ — $A_{0}$	CS0	<u>A13</u> <u>A12</u>
4K RAM	$A_{11}$ — $A_{0}$	CS1	<u>A13</u> A12
4K RAM	$A_{11}$ — $A_{0}$	CS2	A13 <u>A12</u>
4K RAM	$A_{11}$ — $A_{0}$	CS3	A13 A12

# (4) 和总线的逻辑连接图



# 3. (15分)(8+7)

答案:

H //C•		
	指令流图	微操作
FT <sub>0</sub>	PC->MAR	PC->IB, CPMAR, T+1, CPT(P)
FT1	M->MDR -> IR	MAR->AB, <u>RD</u> , W/ <u>B</u> , DB ->MDR, MDR ->IB, CPIR
	PC+1-> PC	PC+1, CPPC, CPT(P), 1->SC,CPFC(P),CPSC (P)
STO	PC+1-> PC	PC+1, CPPC, T+1, CPT( <u>P</u> )
ST1	PC->MAR	PC->IB, CPMAR, T+1, CPT(P)
ST2	M-> <sup>w</sup> MDR -> C	MAR->AB, <u>RD</u> , W/ <u>B</u> , DB ->MDR, MDR ->IB, CPC
	PC+1-> PC	PC+1, CPPC, T+1, CPT(P)
ST3	PC+1-> PC	PC+1, CPPC, CPT(P), 1->EC, CPSC (P), CPEC (P)
ETO	C->AX	C ->IB,WRGR, W/ <u>B</u> ,
		1->FC( <u>1-&gt;DMAC</u> • <u>1-&gt;IC),</u> CPT( <u>P</u> ),CPEC ( <u>P</u> ), CPFC ( <u>P</u> )