

№	Метка	Коп	Операнды	Пояснения
1	EX10	START	0	Счетчик относительно адреса в 0
2		BALR	@RBASE, 0	Загрузка регистра @RBASE
3		USING	*, @RBASE	Назначить регистр базой
4		MVC	@BUF+2(6), A	Перемещаем из области памяти A в @BUF
5		CVB	@RRAB, @BUF	Преобразование
6	@LBL	LR	@RRAB1, @RRAB	Метка для циклического выполнения
7		N	@RRAB1, @PTR	AND один операнд в регистре второй в памяти
8		C	@RRAB1, @NULL	Сравнение рабочего регистра с нулевой const
9		BC	6, @CONT	Проверка маски для меньше или больше
10		SLL	@RRAB, 1	Смещаем влево на 1 бит
11		BC	15, @LBL	Замыкание метки цикла
12	@CONT	SRL	@RRAB, 16	Метка в которую выпрыгиваем, когда в BC единица и смещаем на 16 вправо
13		STH	@RRAB, B	Сброс полуслова
14		BCR	15, @RVIX	Выход из программы
15	A	DC	PL6' 5'	Инициализация переменной
16	B	DS	BL16	Выделение памяти
17		DS	0F	Выравнивание памяти для CVB
18	@BUF	DC	PL8' 0'	Выделение памяти для размещения 15 разрядов (Превращаем 11 разрядов в 15)
19	@PTR	DC	BL32' 1'	Указатель в памяти
20	@NULL	DC	F' 0'	Заводим const 0 для сравнения
21	@RRAB	EQU	3	RRAB назначим 3
22	@RRAB1	EQU	4	RRAB1 назначим 4
23	@RBASE	EQU	15	@RBASE назначим 15
24	@RVIX	EQU	14	@RVIX назначим 14
25		END		Конец текста блока

№	Метка	Коп	Операнды	Пояснения
1	EX10	START	0	Счетчик относительно адреса в 0
2		BALR	@RBASE, 0	Загрузка регистра @RBASE
3		USING	*, @RBASE	Назначить регистр базой
4		MVC	@BUF+2(6), A	Перемещаем из области памяти A в @BUF
5		CVB	@RRAB, @BUF	Преобразование
6		STH	@RRAB, B	Сброс полуслова
7		BCR	15, @RVIX	Выход из программы
8	A	DC	PL2' 10'	Инициализация переменной
9	B	DS	BL16	Выделение памяти
10		DS	0F	Выравнивание памяти для CVB
11	@BUF	DC	PL8' 0'	Выделение памяти для размещения 15 разрядов (Превращаем 11 разрядов в 15)
12	@RRAB	EQU	3	RRAB назначим 3
13	@RBASE	EQU	15	@RBASE назначим 15
14	@RVIX	EQU	14	@RVIX назначим 14
15		END		Конец текста блока