项目目录下有：

***FibFrMem.s***

***FibFrMem\_IM.coe***

***FibFrMem\_DM.coe***

***FibFrMem.bit***

由Mem生成fib数列, 分别为 汇编源文件，指令段coe，数据段coe，下载结果

***FibFrIO.bit***

由IO生成fib数列 的下载结果, 指令段coe用老师给的

***单周期CPU数据通路\_修改.pdf***

修改通路，以新增四条指令

sub：不需特殊处理

auipc：

连接regscr的mux 和pc\_adder。执行时pc\_adder将pc和立即数相加，RegSrc=11，mux选择pc adder 的结果sum

blt:

根据funct3位判断blt指令。alu\_control向alu发送操作符LT:101，alu将两数相减 最高位为一则说明小于，zero置为1，其他与beq指令完全相同

jalr：

control unit增加控制信号 jalr。连接alu的结果与pc\_mux。执行时，jalr为1，pc\_mux输入为3，选择alu相加的结果写入pc。RegSrc=10, 原pc+4的结果写入寄存器中