

## Grupa – 1

Zadan je sljedeći Makefile.

```
CFLAGS = -g
LDFLAGS = -O2
LDLIBS = -lm
program: x.o y.o
    gcc $(LDFLAGS) x.o y.o $(LDLIBS) -o program
```

Koje će naredbe pokrenuti/ispisati kad se pokrene make?

```
cc -g -o x.o -c x.c
cc -g -o y.o -c y.c
gcc -O2 x.o y.o -lm -o program
```

Komentar: iako pravila za x.o i y.o nisu zadana koriste se implicitna (s implicitnom varijablom CFLAGS). Naravno, moguće je da se ništa ne napravi ako su sve datoteke ažurne. Ili ako se samo jedna promijeni samo će se ta i ponovno prevesti i sl.

## Grupa – 2

Zadan je sljedeći Makefile.

```
CFLAGS = -g
LDFLAGS = -O2
LDLIBS = -lm
program: x.o y.o z.o w.o
    gcc $(LDFLAGS) x.o y.o z.o w.o $(LDLIBS) -o program
```

U nekom trenutku razvoja, sve datoteke koje Makefile izgrađuje već postoje. Ako se tada datoteka y.c promijeni i nakon toga ponovno pokrene make, koje će se sve naredbe pokrenuti/ispisati?

```
cc -g -o y.o -c y.c
gcc -O2 x.o y.o z.o w.o -lm -o program
```