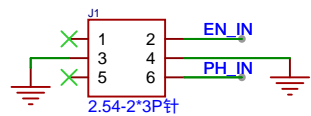


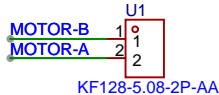
图例：



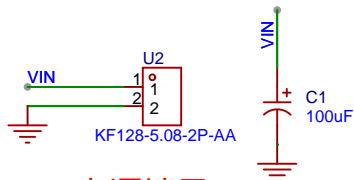
原理图	Schematic1			更新日期	2024-11-21
图页				创建日期	2024-11-21
绘制		DRV8701E_Singleingle			
审阅					
		版本	尺寸	页	1 共 2
嘉立创EDA		V1.0	A4		



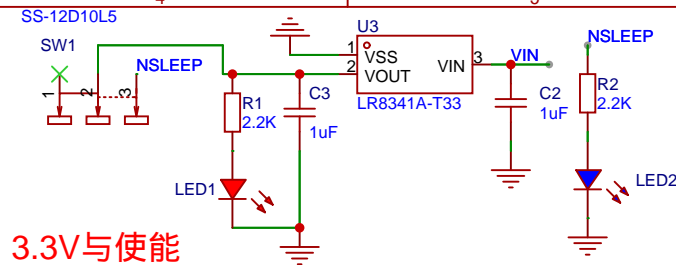
信号排针接口



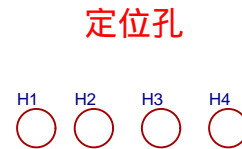
电机端子



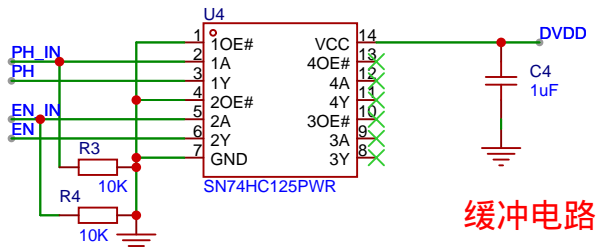
电源端子



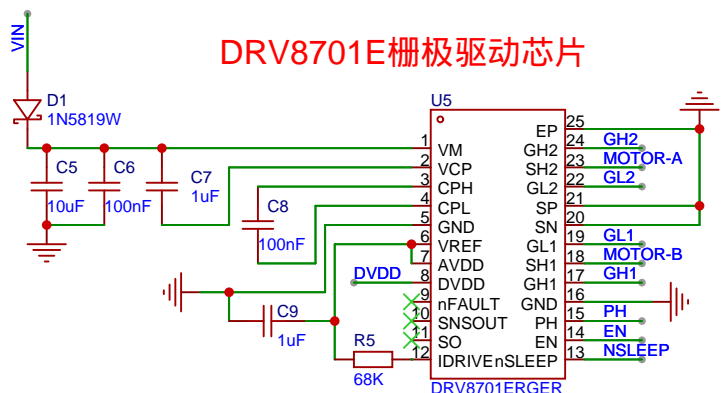
3.3V与使能



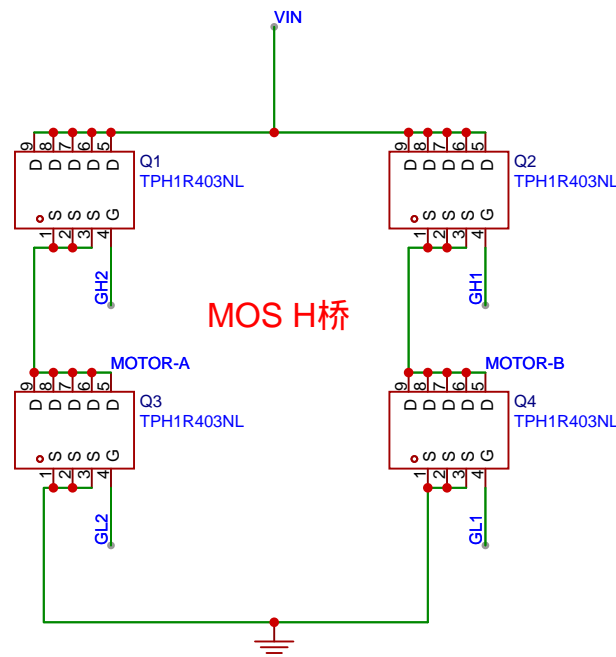
定位孔



缓冲电路



DRV8701E栅极驱动芯片



MOS H桥

与逐飞科技原理图的区别为  
IDrive引脚的配置，增大了拉电流与灌电流上限。  
提升了驱动效率和响应

原理图	Schematic1			更新日期	2024-11-21
图页				创建日期	2024-11-21
绘制	刘建康	DRV8701E_Singleingle			
审阅					
		版本	尺寸	页	2 共 2
嘉立创EDA		V1.1	A4		