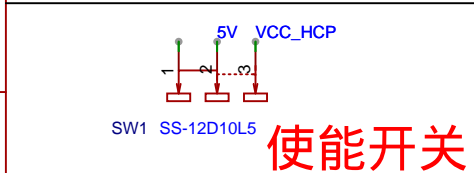
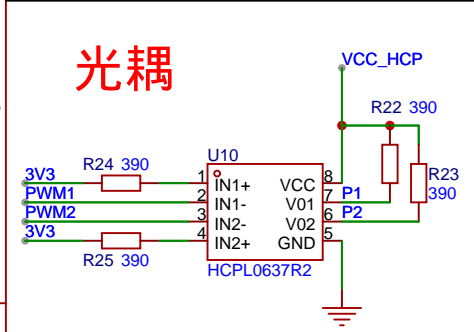


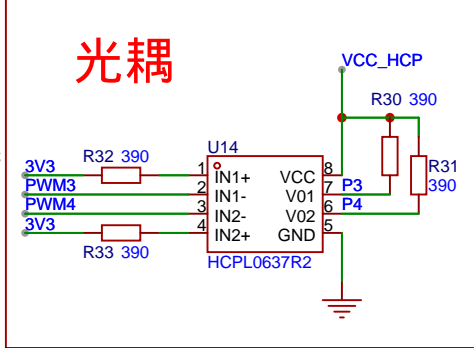
电源端子



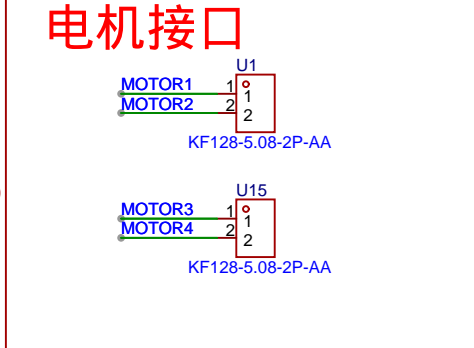
使能开关



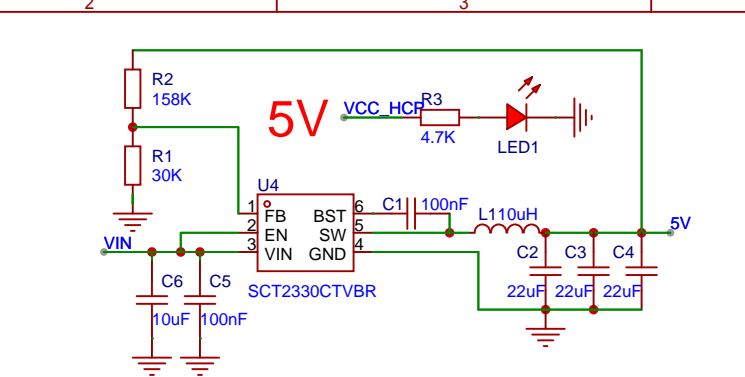
光耦



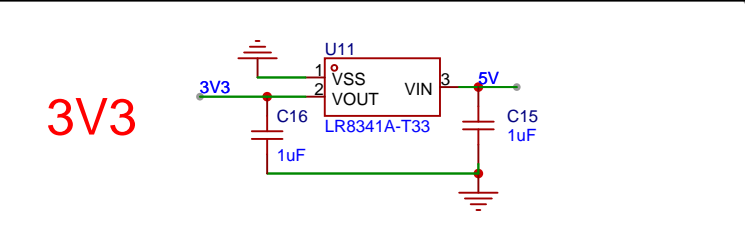
光耦



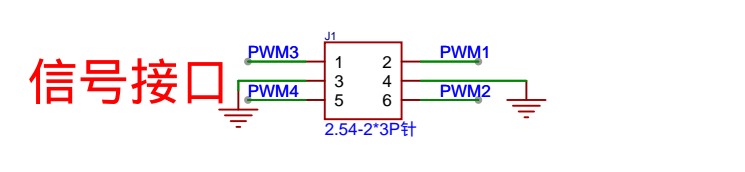
电机接口



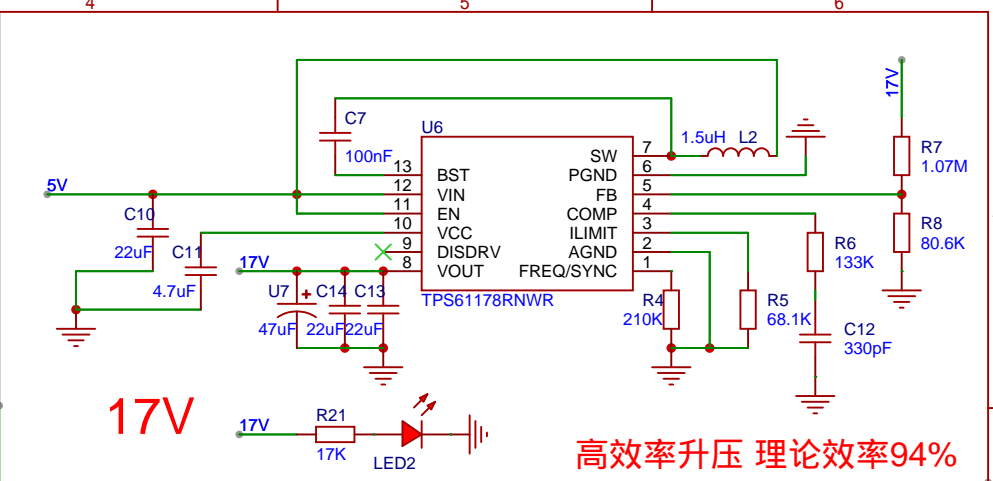
5V



3V3



信号接口

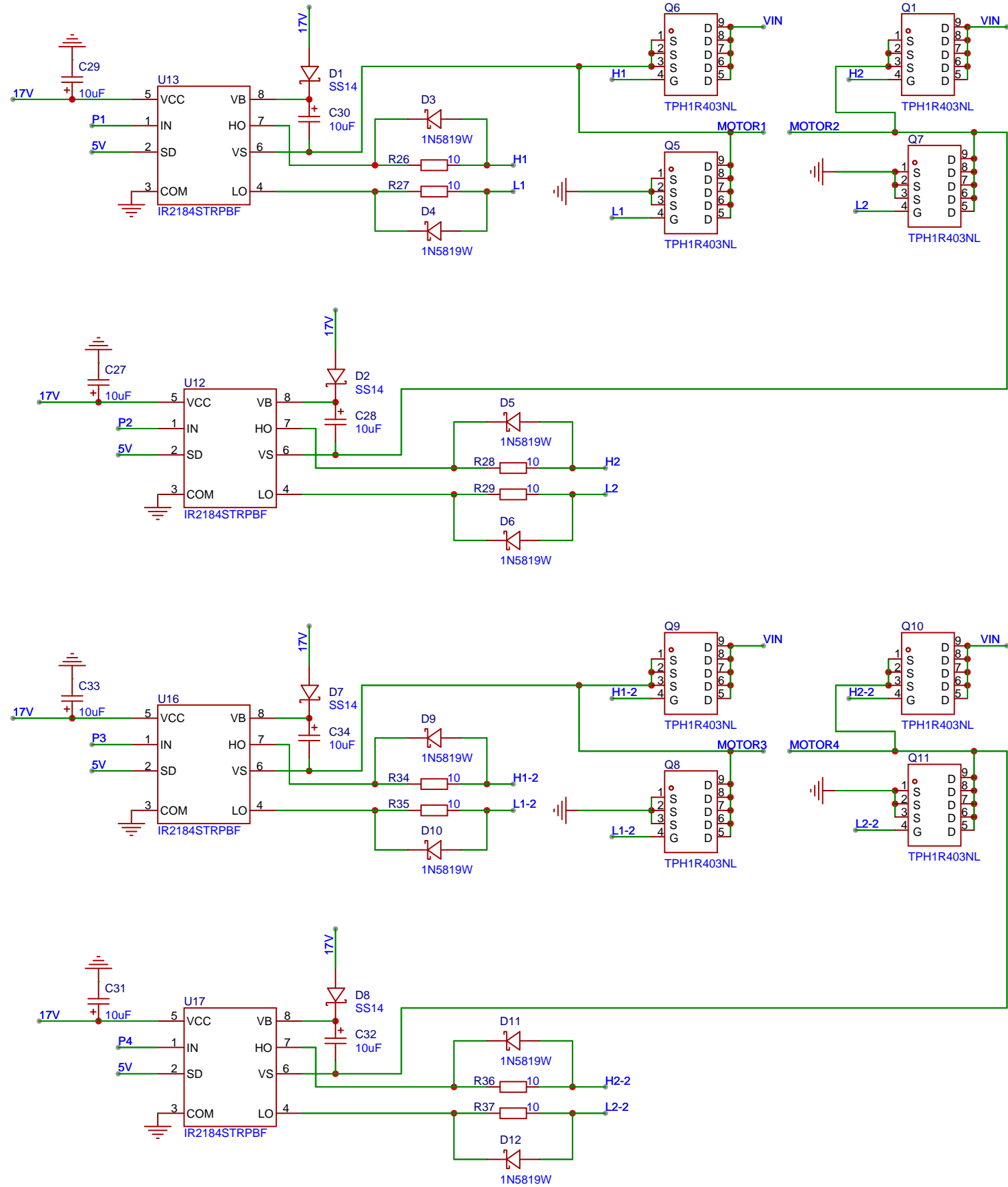


17V

高效率升压 理论效率94%



原理图	Schematic1		更新日期	2024-12-28
图页	P1		创建日期	2024-09-25
绘制		IR2184_D		
审阅				
嘉立创EDA		版本	尺寸	页 1 共 2
		V1.0	A4	



原理图	Schematic1		更新日期	2024-09-25
			创建日期	2024-09-25
图页	P2		物料编码	
绘制	IR2184_D			
审阅				
		版本	尺寸	页 2 共 2
嘉立创EDA		V1.0	A4	