

제23장 버스 우선순위

개요

버스 중재 로직은 버스 마스터의 우선순위를 결정한다. 회전 우선순위 모드와 고정 우선순위 모드의 조합을 지원한다.

버스 우선순위 맵

S3C2410X는 SDRAM 리프레쉬 컨트롤러, LCD_DMA, DMA0, DMA1, DMA2, DMA3, USB_HOST_DMA, EXT_BUS_MASTER, 테스트 인터페이스 컨트롤러(TIC), ARM920T를 포함한 11개의 버스 마스터를 가지고 있다. 아래의 목록은 리셋 후에 이러한 버스 마스터 들간의 우선순위를 나타낸다:

1. SDRAM 리프레쉬 컨트롤러
2. LCD_DMA
3. DMA0
4. DMA1
5. DMA2
6. DMA3
7. USB 호스트 DMA
8. 외부 버스 마스터
9. TIC
10. ARM920T
11. Reserved

이러한 버스 마스터 들 중에서, 4개의 DMA만이 회전 우선순위로 동작하고, 나머지는 고정 우선순위에서 동작한다.