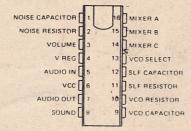
SN 76495 COMPLEXE GELUIDSGENERATOR

- Genereert ruis, toon of op lage frekwentlid gebaseerde geluiden of combinaties daarvan.
- Het geluid wordt door de gebruiker bepaald door middel van externe componenten.
- Biedt de mogelijkheid om gemakkellijk gelui-den te creëren voor eigen behoeften.
- · Lage stroomvereisten
- Mogelijkheid tot meervoudig geluidssysteem
- · Compatibel met microprocessorsystemen
- Geluidsversterker van 125 mW (piek) op kaart



De complexe geluidsgenerator SN 76495 is een monolitische chip die zowel van analoge (bipolaire) als digitale (12L) circuits is voorzien. Hij bevat een ruisgenerator, een door spanning gestuurde oscillator (SGO), en een super-lage-frekwentie oscillator (SLF) alsook een ruisifiler, mixer, geluidsversterker en stuurcircuits voor et produceren van ruis, toon of lage-frekwentiegeluiden of combipaties van de drie. Hij wordt geprogrammeerd via stuuringangen en door de gebruiker bepaalde componiten, wat de mogelijkheid biedt een brede waaler van geluiden te creëren en te ontwikkelen voor specifieke toepassingen. Dit toestel is geschikt voor alleriei toepassingen waarin de gebruiker geluid wenst te gebruiken, bijvoorbeeld voor op ontspanning gerichte apparatuur als videospelen in lunaparken of thuis, flippers en speelgoed, voor op de consumptiemarkt gerichte apparatuur als timers, wekkers en stuurinrichtingen, en industriële apparatuur voor verklikkerlampjes, alammechanismen, stuurinrichtingen, enz

Absolute Maximum Ratings at Ta = 25 Degree C (unless otherwise noted)

Supply Voltage, Vcc 12 Volts Input Voltage: Logic Input 12 Volts 5.0 Volts 5.0 Volts Capacitor Input Resistor Input

Operating Free Air Temp Range

O Degree C to 70 Degrees C

Storage Temp Range

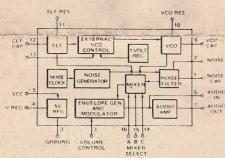
-65 Degrees C to 150 Degrees C

Recommended Operating Conditions

	MIN	NOM	MAX	UNITS
Supply Voltage, Vcc	7.5	9.0	10.5	Volts
Operating Free Air Temp		25	•	Degree C
Amplifier Load AC Coupled	8.0			Ohms

Note 1: All voltage values are with respect to package ground terminal

SN76495N BLOCK DIAGRAM



Electrical Characteristics at Vcc = 9 Volts, Ta = 25 Degrees C*

* Unless otherwise noted

PARAMETER	PIN NOS.	TEST CONDITIONS	MIN	TYP	MAX	UNIT
Vih High-level input voltage	14, 15, 16		2.0		9.0	٧
Vil Low-level input voltage (Note 2)	14, 15, 16				0.8	V
Vopp Peak to Peak Output Voltage Swing	,	Rload = 8 ohms AC Coupled	16	2.0		. v
Vreq Regulation Output Voltage	1	Vcc = 9.0V, External Iload = 5 mA	4.5		5.5	V
Vreg Regulation	1	Vcc = 7.5V to 10V, External Iload = 5 mA		150		mV
Trip Points:						
Noise Filter						
Capacitor	1			3.2		٧
. SLF Capacitor	12			2.3		V
External Vco Cutoff Voltage	12			2.30		٧
lih High Level						
Input Current	14, 15, 16	Vih = 2.0V		35	50	μА
Control Input Current (Note 3)	2, 10, 11		-1		-250	μА
lec	6	Vcc = 9V		19	26	mA
		Pins 2, 8, 10, 11 at GND, All other			a	
		pins open.				

Note 2: Logic pins left open are normally low

Note 3: All control pins have an internally connected series 7Kohm (typical value) current protection

WERKING

Super-lage-frekwentie oscillator (SLF)

De SLF wordt normaal gebruikt in een bereik van 0,1 Hz tot 30 Hz, maar hij kan ook tot op 20 kHz werker frekwentie word bepaald door twee externe componenten de SLF stuurweerstand (Rslf) op pin 11 aa aarde en de SLF stuurvondensator (Cslf) op pin 12 aan de aarde, overeenkomstig de volgende vergefijk Vergelijking 1 SLF Frekwentie (Hz) = 0.66/(9 kohm + Rslf) x Cslf als Vreg = 5V

De SLF levert twee signalen naar andere delen van het toestel Hij levert een 50% werkcyclus blokgolf namixer, en levert een driehoeksgolf naar de externe SGO van de SLF selectielogica, waar ze als VCO select 13) zich op een logisch laag niveau bevindt, wordt overgedragen aan de SGO om de frekwentie van die ostor te modulieren.

Spanninggestuurde oscillator

De SGO produceert een toon waarvan de trekwentie bepaald wordt door de spanning aan de ingang v SGO Deze stuurspanning kan de hierboven beschreven SLF spanning zijn, of een interne spanning di constante toon produceert, of extern gegenereerd worden door een spanning aan te leggen op de SGC densatorpin. Hoe hoger de spanning die op de SGO wordt aangelegd, hoe lager de frekwente van de

De eerste modus, waarbij de SGO gestuurd wordt door SLF, wordt geselecteerd door de SGO selecteer laag niveau in te stellen en de SGO condensalor (CSGO) te leveren op pin 9 aan de aarde evenals de weerstand (BSGO) op pin 10 aan de aarde. De minimumfrekwentie van de SGO wordt bepaald door de gende vergelijking

Vergelijking 2 · Minimum SGO frekwentie (Hz) - 0,60/(9 kohm + RSGO) x CSGO

Het frekwenliebereik van de SGO wordt intern bepaald in een verhouding van bij benadering 10:1, zod maximumfrekwentie van de SGO ongeveer gelijk is aan de door de externe componenten RSGO en C bepaalde minimumfrekwentie vermenigvuldigd met tien

De tweede methode om een stuurspanning te leveren voor de SGO bestaat in het gebruik van een in spanning die vooral ingesteld is op 1 volt. Deze modus wordt geselecteerd door SGO select in te stell-hoog niveau. In deze modus produceert de SGO een constante toon die door CSGO en RSGO bepaald in de volgende verhouding.

Vergelijking 3 ISGO = 1.45/(RSGO + 9 kohm) x (SCGO x 0.9V) Hz

Als derde methode om de spanning naar de SGO te beheersen kan men de stuurspanning (Vext) aanleg op de SLF condensatorpin. Dit spanningsniveau (0 tot 2,30 Volt) bepaalt de uitgangsfrekwentie van de SG deze modus wordt de uitgangsfrekwentie bepaald door de volgende verhouding.

Vergelijking 4 (SGO - 1,45/(RSGO + 9 kohm) x CSGO x (Vext - 0,1V) Hz

Mixer

De logica van de mixer selecteert een ingang of een combinatie van ingangen vanuit de generators en lev-outpul naar de versterker. De mixer voert een logische AND functie uit op deze geluiden. Vandaar dat de o van de mixer geen combinatie van gelijktijdige geluiden is. De output van de mixer wordt bepaald do logische niveaus op de mixer selectie-ingangen, zoals aangegeven in Tabel 1 hieronder.

TABLE 1

MIXER SELECTS INPUTS			MIXER OUTPUT
A (PIN 16)	(PIN 15)	C (PIN 14)	MIXER OUTPUT
L	L	t	VCO
Н	L	L	SLF
L	Н	L	NOISE
Н	H	L	VCO/NOISE
L	L	Н	SLF/NOISE
H		H	SLF/VCO NOISE
ı	H	Н	SLF/VCO
H.	H	H	INHIRIT

H = HIGH LEVEL L = LOW LEVEL OR OPEN

Figuur 1 toont aan hoe twee signalen door de mixer gecombineerd zouden worden volgens de logischtuncte waarbij de mixer selectietijdstippen ingesteld zijn volgens SLF/ruis (C ingang hoog, ingangen

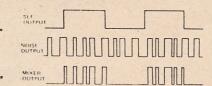


FIGURE 1

Om twee geluiden tegelijkertijd te produceren (bv. automotor en sirene of locomotief en stroomfluit), is de tiplex methode vereist. Men brengt multiplexing tot stand door de selectielijnen voor de mixer voldoende om te schakelen zodat de twee geluiden gelijktijdig lijken te klinken. De multiplexingfrekwentie zou het b-van het menselijk gehoor moeten overschrijden. Een aandrijfisspaal voor multiplexing met een 50% wer clus is vereist om gelijke amplitudes voor beide geluidsfuncties te bekomen.

Het uitgangsvolume van de 76495 kan gestuurd worden door wijziging van het spanningsniveau op pin 3 spanningsniveau bedraagt 3,5 volt, voor een maximumvolume, tot 0,4 volt of minder voor helemaal geen gang. De spannirig op deze pin mag onder geen bedring meer dan 5 volt of minder dan 0 volt bedrage

De ruisgenerator produceert pseudo-willekeurige witte ruis die door de ruisfilter gaat vooraleer hij naar mixer wordt geleverd. Het afsnijpunt van de laagdoorlaarfilter met variabele bandbreedte wordt bepaald d de stuurweerstand van de ruisfilter (Crf) op pin 2 en de stuurvondensator van de ruisfilter (Crf) op pin 1, o eenkomstig de volgende vergelijking

Vergelijking 5 . f Afsnij (Hz) - 0.43/(9 kohm + Rrf) x Crf

De uitgangsversterker is volledig op chip ondergebracht. De versterker functioneert in een transresiste modus een heeft een balansuitgang die ± 125 må kan leveren in een capacitief gekoppelde belasting van hm. Dit produceert een piek-tot-piek uitgangssignaal van twee volt. De versterkeringang (pin 5) kan werk gebruikt om verscheidene externe stroomsignalen te bundelen. Als de signalen uit verschillende spannmen bestaan, moeten ze eerst worden omgezet in stroomsignalen. Dit kan verwezenlijkt worden door gebruik een in serie geschakelde weerstand tussen de externe bron en de ingang (pin 5). De verhouding van de weerstandswaarde (Rserie) en de externe bron en de ingang (pin 5). De verhouding van de weerstandswaarde (Rserie) en de externe bron en de ingang (pin 5).

-100 µA < Vmax -3V/Rserie < 100 µA

De versterking door de versterker kan gestuurd worden door een weerstand parallel te schakelen aar intene lerugkoppelweerstand van 10 Kohm. Hierdoor daalt de versterking en kan een sterkere ingangsstre worden gebruikt. Fijauur 7 geeft een graftiek weer van de stroom die geleverd wordt naar een 8 ohm luidspreals een functie van de koppelcapaciteit en de frekwentie.

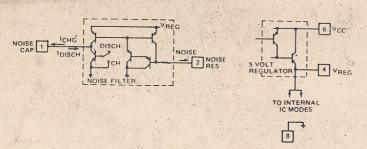
Het circuit functioneert via een enkele voedingsbron (pin 6). Dank zij een interne 5 volt regelweerstand kan enet-geregelde voedingsbron van 7,5 tot 10,5 volt worden aangelegd op Vcc (pin 6) en naast het leveren stroom voor de chip, zal de interne regelweerstand een 5 volt geregelde voedingsbron verzorgen van tot 5 vanuit. Vreg. (pin. 4). voor gebruik buiten de geitegreerde schakeling.

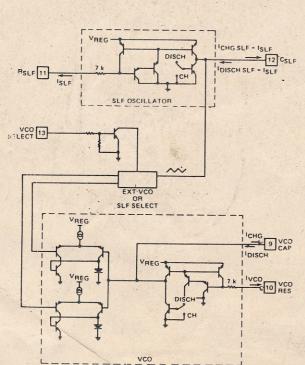
		FUNCTION SUMMARY	
DESCRIPTION	PIN NO.	LIMIT	FUNCTION
SLF Control Resistor (RsIf)	11	IRsIf=250µA (See Note 4)	IRsif=2.75Volts/@kohm+Rsif)
SLF Control Capacitor (Cslf)	12		fslf=.66/(9kohm+Rslf)xCslf
VCO Select	13	9V Maximum	Input Low (Note 5) = VCO . Controlled by SLF Input High (Note 5) = Internal Voltage Controls VCO
VCO Control Resistor (RVCO)	10	IRVCO=250µA max.	IRVCO=2.75Volts/9kohm+RVCO)
VCO Control Capacitor (CVCO)	9	#	fslf=.60/(9kohm+RVCO)xCVCO
YCO External Control	12	0 to 2.30 Volts	Increase in Voltage Decreases VCO Frequency
Noise Filter Resistor 2Rnf)	2	IRnf=250µA max.	Low Pass Filter
Noise Filter Capacitor (Cnf)	1		IRnf=2.75Volts/(9kohm+Rnf)
			fcutoff=.43/(9kohm+Rnf)xCnf
Mixer Select A	16	9V Maximum	Selects one or a combination of
Mixer Select B	15	9V Maximum	generator outputs. Mixer output
Mixer Select C	14	9V Maximum	is a logic "AND" function of mixer inputs.
Volume	3	4 to 3.5 Volts	Controls output volume 3.5 volts give maximum output. Minimum voltage (Off) at .4 volts.
Amplifier Input	5		Can be used to sum externally
Amplifier Output	7		applied signals. Amplifier output is push-pull and is designed to swing 2 volts peak to peak when driven internally by the sound generators.

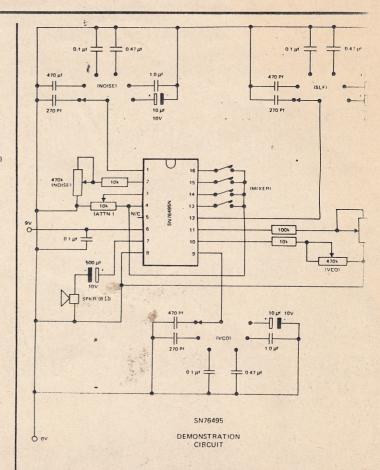
Note 4: To reduce sound variations from chip to chip, it is suggested that control resistor be large in value to negate the effects of the internal current protect resistors. This also reduces the value of the control capacitors.

SN76495N I/O Interface

Note 5: As defined by Vil and Vih in electrical specification.







3N76495N 1/O Interface

