## Laboratorium 2 Układ odliczający

Łukasz Kwinta, Kacper Kozubowski, Ida Ciepiela marzec 2024

					~.	_
1.11kagz	Kwinta	Kacner	Kozubows	ki Ide	a Cier	പ്ലിച
Lunasz	1 v v iii oa,	racper	TOZUDOWS.	m, ruc		nora

TT1 1 1	11.	•
Układ	odlicza	acy

	_
$\alpha$ .	, , ,
<b>&gt;</b> 1010	traca
ODD	treści

1	Cel zadania		3
---	-------------	--	---

2 Idea rozwiązania 3

## 1 Cel zadania

Korzystając wyłącznie z wybranych przerzutników oraz dowolnych bramek logicznych, proszę zaprojektować czterobitowy układ TIMER, odmierzający ustawiany za pomocą przełączników czas (od 0 do 15).

Po wciśnięciu przycisku STRAT, układ rozpoczyna odmierzanie czasu do tyłu (proszę dobrać częstotliwość tak, aby efekt był dobrze widoczny na ekranie).

Po wyzerowaniu się licznika czasu, układ powinien się zatrzymać i włączyć alarm świetlny wykorzystujący diodę LED. Po ponownym wciśnięciu przycisku START, układ powinien wyłączyć alarm i ponownie rozpocząć odmierzanie ustawionego na przełącznikach czasu. Aktualny wskazywany przez układ czas proszę pokazywać na wyświetlaczach siedmiosegmentowych.

## 2 Idea rozwiązania