

Escuela de Ingeniería en Electrónica

Laboratorio de Diseño de Sistemas Digitales

Bitácora

Proyecto:

Control y programación RTC con Nexys3

Profesor:

Alfonso Chacón Rodríguez

Estudiantes:

Keylor Mena Venegas

Luis Leon Vega

Luis Merayo Gatica

Periodo

II Semestre, 2016

Fecha: 4 Mayo 2016

Descripción del problema

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Ut semper imperdiet magna id sollicitudin. Curabitur sollicitudin posuere diam at lobortis. Nam a elit ut neque suscipit consectetur vel ac diam. Etiam purus tortor, consectetur vel lacus in, luctus condimentum libero. Cras efficitur luctus augue quis lobortis. Aliquam erat volutpat. Donec lobortis velit sit amet ante rutrum, sed vestibulum sem ultricies. Nullam accumsan accumsan massa, non vehicula urna auctor et.

Maecenas accumsan vestibulum bibendum. Phasellus a tortor magna. Phasellus vulputate dignissim blandit. Curabitur non nisi velit. Vivamus accumsan quam eget dui imperdiet, et finibus nisi placerat. Nulla laoreet rhoncus pellentesque. Duis lacinia eget nisl vel fringilla.

Introducción al proyecto

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Ut semper imperdiet magna id sollicitudin. Curabitur sollicitudin posuere diam at lobortis. Nam a elit ut neque suscipit consectetur vel ac diam. Etiam purus tortor, consectetur vel lacus in, luctus condimentum libero. Cras efficitur luctus augue quis lobortis. Aliquam erat volutpat. Donec lobortis velit sit amet ante rutrum, sed vestibulum sem ultricies. Nullam accumsan accumsan massa, non vehicula urna auctor et.

Maecenas accumsan vestibulum bibendum. Phasellus a tortor magna. Phasellus vulputate dignissim blandit. Curabitur non nisi velit. Vivamus accumsan quam eget dui imperdiet, et finibus nisi placerat. Nulla laoreet rhoncus pellentesque. Duis lacinia eget nisl vel fringilla.

Objetivo General

Maecenas accumsan vestibulum bibendum. Phasellus a tortor magna. Phasellus vulputate dignissim blandit. Curabitur non nisi velit.

Objetivos Específicos

- Maecenas accumsan vestibulum bibendum. Phasellus a tortor magna
- Maecenas accumsan vestibulum bibendum. Phasellus a tortor magna

Control de eventos

Fecha: 30 de Agosto

Integrantes: Luis Leon, Luis Merayo, Keylor Mena

Hora: 13:00 - 15:00

Actividad:

El profesor explicó el instructivo y expresó las necesidades que deben ser cubiertas durante todo el proyecto. Quedó claro en que se debe desarrollar unidades de control para el proyecto (que se pueden hacer con FSM o Máquinas de Estados Finita) y desarrollar un controlador para obtener datos del RTC y para programarlo.

El reto de este último surge, principalmente, de comunicar el circuito al RTC mediante un bus multiplexado de direcciones y datos (A/D Bus). Se debe crear un control que permita escribir y leer de forma controlada y, con ello, que se pueda seleccionar el hardware para cada caso.

En este día, se hizo una reunión grupal para decidir las tareas de cada miembro, lo cual estableció:

- Luis Leon: Control general del circuito - Controlador VGA
- Luis Merayo: Control del RTC
- Keylor Mena: Encargado de testbench.

No se estableció ninguna aproximación al diseño del proyecto para dar tiempo de que cada miembro pueda estudiar el instructivo y el RTC con calma y de forma individual. Asimismo, se quedó que el día de mañana, esta tarea será efectuada al igual que la distribución de todas las tareas que puede implicar el proyecto.

Sin embargo, se ha decidido usar el control VGA que se ha diseñado en el proyecto anterior para agilizar la tarea del nuevo diseño de proyecto, asumiendo de que se conocen todas las partes de este controlador. Por otro lado, para efectos de la comprensión del nuevo proyecto, se asistió a la tutoría el día anterior, brindando la facilidad de que uno de los miembros conozca el sistema de antemano. Para ello será recomendado ver el enlace de interés al final de esta entrada.

Enlaces de interés:

- Documento de la tutoría: <http://bit.ly/2bEI3RZ>
- Datasheet del RTC: <http://bit.ly/2cpNGJa>