Nombre de cache miss de la version OpenMP avec tuilage en fonction de la taille des macro-tuiles (M) et des tuiles (T) 8e+07 L\_L1\_DCM L\_L2\_DCM L L3 TCM 7e+07 S\_L1\_DCM S\_L2\_DCM S\_L3\_TCM 6e+07 Nombre de cache miss 5e+07 4e+07 3e+07 2e+07 1e+07 0 M64-7256 N32-7256 M6A-732 MGA-76A M6A-7128 W128-732 W128-764 M128-7128 M128-1756 W256-732 W256-16A M256-7128 M256-7256 Programm exécuté