

# 数字逻辑实验 1

## 《一、系列二进制加法器设计实验》检查表

姓名		班级		学号	
实验题目		一、系列二进制加法器设计			
检查时间			总成绩		
预习报告成绩			实验结果成绩		
实验内容		检查内容	检查结果		备注/检查人签字
实验内容	(1) 一位二进制半加器	预习情况			
		实验结果			
	(2) 一位二进制全加器	预习情况			
		实验结果			
	(3) 四位二进制串行加法器	预习情况			
		实验结果			
	(4) 四位二进制并行加法器	预习情况			
		实验结果			
	(5) 将四位二进制并行加法器封装成一个组件	实验结果			

检查说明：

1. 实验检查结果分：完成、基本完成、未完成实验内容三种情况。

给分人签字：

# 数字逻辑实验 1

## 《二、小型实验室门禁系统设计实验》检查表

姓名		班级		学号	
实验题目		二、小型实验室门禁系统设计			
检查时间			总成绩		
预习报告成绩			实验结果成绩		
实验内容		检查内容	检查结果		备注/检查人签字
实 验 内 容	(1) 设计一个四位二进制可逆计数器并进行封装	预习情况			
		实验结果			
	(2) 用实验 1 中已封装的“四位二进制并行加法器”将人数转换成 8421BCD 码	预习情况			
		实验结果			
	(3) 设计 7 段译码器, 用“7 段数码显示管”	预习情况			
		实验结果			
	(4) 当实验室满员时, 门禁“不”动作, 系统报警提示满员	预习情况			
		实验结果			
	(5) 验证封装后的小型实验室门禁系统电路	实验结果			

检查说明:

1. 实验检查结果分: 完成、基本完成、未完成实验内容三种情况。

给分人签字: