

TRƯỜNG ĐẠI HỌC BÁCH KHOA TP.HCM  
KHOA KHOA HỌC VÀ KỸ THUẬT MÁY TÍNH



## ĐỒ ÁN THIẾT KẾ KỸ THUẬT MÁY TÍNH

Thiết kế SoC RISC-V tích hợp EdgeAI  
cho ứng dụng IoT

Học kỳ 251

GVHD1: PGS. TS. Trần Ngọc Thịnh

GVHD2: ThS. Huỳnh Phúc Nghị

STT	Họ và tên	MSSV	Ghi chú
1	Lâm Nữ Uyên Nhi	2212429	
2	Vũ Đức Lâm	2211824	

TP. Hồ Chí Minh, Tháng 12/2025

# Mục lục

<b>1</b>	<b>Giới thiệu đề tài</b>	<b>1</b>
1.1	Đặt vấn đề . . . . .	1
1.2	Mục tiêu đề tài . . . . .	1
1.3	Phạm vi đề tài . . . . .	1
1.4	Phân chia công việc . . . . .	1
1.5	Cấu trúc báo cáo . . . . .	1
<b>2</b>	<b>Cơ sở lý thuyết</b>	<b>2</b>
<b>3</b>	<b>Phân tích yêu cầu và Kiến trúc tổng quan</b>	<b>3</b>
<b>4</b>	<b>Thiết kế kiến trúc Accelerator</b>	<b>4</b>
<b>5</b>	<b>Hiện thực nền tảng SoC</b>	<b>5</b>
<b>6</b>	<b>Đánh giá hiệu năng lý thuyết</b>	<b>6</b>
<b>7</b>	<b>Kế hoạch phát triển</b>	<b>7</b>

# Danh sách hình vẽ

# Danh sách bảng biểu

# Chapter 1

## Giới thiệu đề tài

*In chapter 1, the overview, objectives and goals of the research's project are illustrated. The outline of the report is also presented.*

### 1.1 Đặt vấn đề

### 1.2 Mục tiêu đề tài

### 1.3 Phạm vi đề tài

### 1.4 Phân chia công việc

### 1.5 Cấu trúc báo cáo

# Chapter 2

## Cơ sở lý thuyết

*In Chapter 2, it presents about preliminary knowledge in this project.*

## Chapter 3

# Phân tích yêu cầu và Kiến trúc tổng quan

...

## Chapter 4

# Thiết kế kiến trúc Accelerator



## Chapter 5

# Hiện thực nền tảng SoC

## Chapter 6

# Đánh giá hiệu năng lý thuyết

## Chapter 7

# Kế hoạch phát triển