MiniCLR项目目标及架构

MiniCLR是.NET TinyCLR的精简版，它的目的是将.NET TinyCLR精简后，以便移植到硬件资源更小的MCU上。例如8/16位的智能卡及51的平台上。到目前为止，.NET MF 4.0版本至少需要64KB RAM, 256KB Flash的硬件资源，而且只支持 RAM7/9、Cortex M3、BlackFin的MCU架构。同时.NET MF是一个覆盖多种I/O、图形、XML等的架构体系，而我们知道大多数的应用是不需要这些模块的。在物联网的大背景下，.NET MF需要针对特殊的应用环境，任意的组合。并且需要压缩内核，给用户节省硬件的成本。MiniCLR便是这种思想下的产物。

MiniCLR有几条标准需要贯彻：

* 尽量同TinyCLR兼容。
* 缩减更多的内核大小。
* 为在MiniCLR之下做RTOS的架构做好准备。
* 尽量使用C做开发。

MiniCLR的阶段目标：

* 开发出在Windows32下运行的版本。
* 开发Cortex M3的版本。
* 移植到其他的硬件平台。
* 做DotNetCard的针对性产品。
* 推出开发板。

MiniCLR潜在的硬件平台：

* 大唐8位CPU接触式智能卡芯片 （1~5MHZ , 64k ROM, 16K EEPROM , 2k RAM）
* GST/ST19WR08AW40 （112k ROM, 8K EEPROM , 2k RAM）
* GST/ST19WR66AW40（224k ROM, 64K EEPROM , 6k RAM）
* ……