

南开大学

定义你的编译器 & 汇编编程

吴帅达 宋先锋

年级: 2021 级

专业:计算机科学与技术

指导教师:李雨森 王刚

摘要

确定了我们要实现的 SysY 语言特性,给出其形式化定义。设计并完成了两个 SysY 程序,编写等价的 ARM 汇编程序,用汇编器生成可执行程序,调试通过、能正常运行得到正确结果。 关键字: SysY 语言特性、ARM 汇编

景目

一、 编译器所支持的 SysY 语言特性	1
二、形式化定义 (一) SYsY 语言文法 (二) SysY 语言的终结符特征	
三、ARM 汇编 (一) 汇编编程练习 1	
四、 思考题	Ę
五、分工	(

一、 编译器所支持的 SysY 语言特性

准备实现的 SysY 语言特性:

数据类型: int、float

变量声明、常量声明及初始化

赋值(=)、表达式语句、语句块

运算符: +、-、*、/、

数组、函数

输入输出,实现连接 SysY 运行时库

二、 形式化定义

(一) SYsY 语言文法

SysY 语言的文法采用扩展的 Backus 范式 (EBNF, Extended Backus-Naur Form) 表示, 其中:

符号 [...] 表示方括号内包含的为可选项;

符号... 表示花括号内包含的为可重复 0 次或多次的项;

终结符或者是单引号括起的串,或者是 Ident、InstConst、floatConst 这样的记号。

SysY 语言的文法表示如下,其中 CompUnit 为开始符号:

编译单元 CompUnit → [CompUnit] (Decl | FuncDef)

声明 $Decl \rightarrow ConstDecl \mid VarDecl$

常量声明 ConstDecl → 'const' BType ConstDef ';' ConstDef ';'

基本类型 BType → 'int' | 'float'

常数定义 ConstDef → Ident '[' ConstExp ']' '=' ConstInitVal

常量初值 ConstInitVal → ConstExp

" [ConstInitVal ',' ConstInitVal] "

变量声明 VarDecl → BType VarDef ',' VarDef ';'

变量定义 VarDef → Ident '[' ConstExp ']' | Ident '[' ConstExp ']' '=' InitVal

变量初值 InitVal → Exp | " [InitVal ',' InitVal] "

函数定义 FuncDef → FuncType Ident '(' [FuncFParams] ')' Block

函数类型 FuncType → 'void' | 'int' | 'float'

函数形参表 FuncFParam ',' FuncFParam

函数形参 FuncFParam → BType Ident ['[' ']' '[' Exp ']']

语句块 Block → " BlockItem "

语句块项 BlockItem → Decl | Stmt

语句 $Stmt \rightarrow LVal$ '=' Exp ';' | [Exp] ';' | Block | 'if' '(Cond ')' Stmt ['else' Stmt] | 'while' '(' Cond ')' Stmt | 'break' ';' | 'continue' ';' | 'return' [Exp] ';'

表达式 Exp → AddExp 注: SysY 表达式是 int/float 型表达式条件表达式 Cond → LOrExp 左值表达式 LVal → Ident '[' Exp ']'

基本表达式 PrimaryExp → '(' Exp ')' | LVal | Numbr

数值 Number → IntConst | floatConst

一元表达式 UnaryExp → PrimaryExp | Ident '(' [FuncRParams] ')' | UnaryOp UnaryExp

单目运算符 UnaryOp → '+' | '-' | '!' 注: '!' 仅出现在条件表达式中

函数实参表 FuncRParams → Exp ',' Exp

```
乘除模表达式 MulExp → UnaryExp | MulExp ('*' | '/' | '
加減表达式 AddExp → MulExp | AddExp ('+' | '-') MulExp
关系表达式 RelExp → AddExp | RelExp ('<' | '>' | '<=' | '>=') AddExp
相等性表达式 EqExp → RelExp | EqExp ('==' | '!=') RelExp
逻辑与表达式 LAndExp → EqExp | LAndExp '&&' EqExp
逻辑或表达式 LOrExp → LAndExp | LOrExp '||' LAndExp
常量表达式 ConstExp → AddExp
```

(二) SysY 语言的终结符特征

1、标识符 Ident

SysY 语言中标识符 Ident 的规范如下 (identifier):

 $identif \ ier \rightarrow identif \ ier - nondigit | identif \ ier identif \ ier - nondigit | identif \ ier digit$

 $identif \ ier - \ nondigit \ \rightarrow \\ a|b|c|d|e|f|g|h|i|j|k|l|m|n|o|p|q|r|s|t|u|v|w|x|y|z$

A|B|C|D|E|F|G|H|I|J|K|L|M|N|O|P|Q|R|S|T|U|V|W|X|Y|Z

identif ier — digit $\rightarrow 0|1|2|3|4|5|6|7|8|9$

同名标识符的约定:

全局变量和局部变量的作用域可以重叠,重叠部分局部变量优先;同名局部变量的作用域不能重叠;

SysY 语言中变量名可以与函数名相同。

2、注释

SysY 语言中注释的规范与 C 语言一致,如下:

单行注释:以序列'//'开始,直到换行符结束,不包括换行符。

多行注释:以序列'/*'开始,直到第一次出现'*/'时结束,包括结束处'*/'。

3、数值常量

SysY 语言中数值常量可以是整型数 IntConst, 也可以是浮点型数 FloatConst。整型数 Int-Const 的规范如下(对应 integer-const):

整型常量 integer-const \rightarrow decimal-const \mid octal-const \mid hexadecimal-const

 ${\it decimal-const} \to {\it nonzero-digit} \mid {\it decimal-const} \ {\it digit}$

octal-const $\rightarrow 0$ | octal-const octal-digit

```
hexadecimal-prefix \rightarrow '0x' | '0X' nonzero - digit \rightarrow 1|2|3|4|5|6|7|8|9 octal - digit \rightarrow 0|1|2|3|4|5|6|7
```

 $hexa decimal-digit \rightarrow 0|1|2|3|4|5|6|7|8|9|a|b|c|d|e|f|A|B|C|D|E|F$

三、 ARM 汇编

(一) 汇编编程练习 1

简单的 SysY 程序:

```
int main ()
{
   int x=1;
```

```
int y=2;
    x=x+y;
    cout<<x;
}</pre>
```

ARM 汇编代码:

```
.arch armv7-a
                     .align 2
                     . \, \mathrm{text}
                     .align 2
                                                   . rodata
                     .section
                     .align 2
      _str0:
                     . ascii "x: %d\n\0"
                     .align 2
                     . \, \mathrm{text}
                     .align 2
13
                     .global main
14
16
     main:
                     push
                                    \{fp\;, l\,r\,\}
18
                                    \mathrm{fp}\;,\mathrm{sp}\,,\!\#4
                     \operatorname{add}
19
                                    fp , [sp, \#-4]!
                     \operatorname{str}
                                    \mathrm{fp}\;,\mathrm{sp}
                     mov
                     \operatorname{sub}
                                    sp, sp, #8
                     \mathrm{mov}\ \mathrm{r1}\,,\!\#1
                                    r1, [fp,\#-4]
                     {\rm st}\,{\rm r}
                     mov r1, #2
                     {\rm str}\ {\rm r1}\ ,[\,{\rm fp}\,,\!\#\!-\!8]
                     ldr r1, [fp,\#-4]
                     ldr r2, [fp,\#-8]
                     add r1, r2
31
                     l\,d\,r
                                    {\tt r0}\;,\_{\tt bridge}
                                     printf
                     bl
33
                                    ^{\rm r0\,,\#0}
                     \operatorname{mov}
                                    \mathrm{sp}\;,\mathrm{fp}\;,\!\#0
                     \operatorname{add}
                                    fp , [sp],#4
                     l\,d\,r
                                     {fp,pc}
37
                     pop
      _bridge:
                                    _{\rm str0}
                     . word
```

代码测试结果:

```
sxf@sxf-virtual-machine:~/桌面$ arm-linux-gnueabihf-gcc test.S -o test.out sxf@sxf-virtual-machine:~/桌面$ qemu-arm -L /usr/arm-linux-gnueabihf ./test.out x: 3
```

图 1

输出结果与预期一致

(二) 汇编编程练习 2

简单的 SysY 程序:

```
#include < stdio.h>
int main()

{
    int i, n, f;
    scanf("%d",&n);
    i = 2;
    f = 1;
    while (i <= n)

{
    f = f * i;
    i = i + 1;
    }
    printf("%d",f);
}</pre>
```

ARM 汇编代码:

```
.arch armv7-a
   .syntax unified
   . thumb
   .\ thumb\_func
   . data
   input\_prompt:
               "请输入要计算阶乘的数:"
       .asciz
   input_num:
       . word
   scanf\_fmt:
               "%d"
       .\ asciz
   result\_fmt:
       .asciz "%d的阶乘为: %d\n"
14
   .text
   .global main
   main:
      @ 保存寄存器状态
               {r4, lr}
       push
21
```

```
@ 输入要计算阶乘的数
       ldr
               r0, =input_prompt
       bl
               printf
25
               r0, =scanf_fmt
       ldr
               r1, =input_num
       ldr
       bl
               scanf
       @ 初始化循环计数器和结果
               r4, #1
                          @ 计数器(用于阶乘计算)
                           @ 结果
       mov
               r5, #1
   compute_factorial:
      @ 比较计数器和输入值
36
              r4, r1
       cmp
               print\_result
       _{
m bgt}
      @ 计算阶乘
               r5\;,\;\; r5\;,\;\; r4\quad @\;\; r5\;=\; r5\;\;*\;\; r4
       mul
               r4, r4, #1 @ 计数器加1
       \operatorname{add}
               compute_factorial
   print_result:
45
       @ 输出结果
       ldr
               r0, =result_fmt
       ldr
               r1, =input_num
48
       ldr
               r2, = r5
                            @ 阶乘结果
49
               printf
       bl
       @ 恢复寄存器状态并退出
               \{r4, lr\}
       pop
      @ 退出程序
                            @ 使用0x1退出程序
               r7, #1
       mov
       swi
               0x0
```

```
nineteen@ubuntu:~/compilelab2$ qemu-arm ./fac.out

6
720nineteen@ubuntu:~/compilelab2$
```

图 2

四、思考题

1. 词法分析器: 这个阶段将源代码分解为一个个的标记, 例如关键字、标识符、常量、运算符等。可以使用有限自动机来实现。

- 2. 语法分析器: 这个阶段将标记转换为语法树或抽象语法树。可以使用递归下降分析、LL(1) 分析器或者 LR 分析器来实现。
- 3. 语义分析器:在此阶段,编译器检查程序是否符合语言的语义规则,例如类型检查、作用域分析等。这可能需要构建符号表来跟踪标识符的声明和使用,并进行类型检查。
- 4. 中间代码生成:这一步将 AST 或语法树转化为中间表示。中间表示可以是三地址代码、四地址代码、静态单赋值形式等。这个阶段还可以进行优化,例如常量折叠、无用代码消除等。
- 5. 目标代码生成: 这个阶段将中间表示转换为目标汇编代码。这需要根据目标平台的体系结构和寄存器分配算法来生成有效的汇编代码。
- 6. 优化器: 优化器可以在中间代码生成和目标代码生成之间插入,也可以在生成目标代码后进行。它负责执行各种优化,例如循环优化、内联函数、数据流分析等。
- 7. 链接器:如果程序由多个源文件组成,链接器负责将它们组合成一个可执行文件,并解决外部引用和地址重定向。

五、//分工

小组讨论后得出所选取的语言特性, 汇编练习 1 由宋先锋完成, 汇编练习 2 由吴帅达完成, 实验报告由两人共同撰写。