**西安邮电大学**

**毕业设计（论文）**

题目： 嵌入式视频信息传输

系统处理端设计

学院： 通信与信息工程学院

专业： 电子信息科学与技术

班级： 电科1302

学生姓名： 党家翮

学号： 03132037

导师姓名： 陈瑞 职称： 讲师

起止时间：2017年2月27日 至 2017年6月17日

毕业设计（论文）声明书

本人所提交的毕业论文《xxx》是本人在指导教师指导下独立研究、写作的成果，论文中所引用他人的文献、数据、图件、资料均已明确标注；对本文的研究做出重要贡献的个人和集体，均已在文中以明确方式注明并表示感谢。

本人完全理解《西安邮电大学本科毕业设计（论文）管理办法》的各项规定并自愿遵守。

本人深知本声明书的法律责任，违规后果由本人承担。

论文作者签名：

日期： 年 月 日

西安邮电大学本科毕业设计(论文)选题审批表

|  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 申报人 | 陈瑞 | | | 职称 | 讲师 | | 学院 | | 通信与信息工程学院 | | | |
| 题目名称 | 嵌入式视频信息传输系统处理端设计 | | | | | | | | | | | |
| 题目来源 | 科研 | | √ | | | | 教学 | |  | 其它 | |  |
| 题目类型 | 硬件  设计 | | √ | 软件  设计 |  | | 论文 | |  | 艺术  作品 |  | |
| 题目性质 | 应用研究 | | | √ | | | 理论研究 | | |  | | |
| 题目  简述 | （为什么申报该课题）  视频信息传输、获取在工业物联网、远程监控、智能控制等领域有着广泛的应用，现阶段的发展，已经由原始信息的获取转向为对原始信息进行二次挖掘和分析，以提高系统认知水平和智能化的要求。 该系统以嵌入式平台为核心，设计嵌入式图像、视频采集与传输的系统。该系统可以通过摄像头实时采集图像和视频，经过嵌入式平台处理编码。发送至网络连接的上位客户端机。在同一时间，可以有多个上位机系统同时查看摄像头视频。也可以通过指令，拍照当前照片。该系统最终实现：嵌入式编码，嵌入式平台和上位机的网络通信，视频传输，上位机播放 | | | | | | | | | | | |
| 对学  生知  识与  能力  要求 | 掌握嵌入式系统设计与开发； 熟悉linux操作系统； 掌握C语言编程； 熟悉视频编码； 熟悉网络通信相关协议； 熟悉流媒体编解码编程。 | | | | | | | | | | | |
| 具体  任务  以及  预期  目标 | （应完成的具体工作，预期目标和成果形式）  应完成的工作：基于嵌入式平台的图像采集和传输。 预期目标：通过嵌入式平台采集摄像头数据，并通过上位机端实时查看摄像头采集的视频内容。 1.完成基础硬件平台搭建 2.完成硬件采集平台高速率视频流传输协议的分析和实现。 3.预留二次开发的接口和空间，作为后续信号、图像处理的平台 成果形式：论文、硬件实物、软件程序。 | | | | | | | | | | | |
| 时间  进度 | 2017年2月27至3月10日：搜集与毕业设计课题相关的资料  2017年3月11至3月20日：对搜集的资料进行学习  2017年3月21至4月21日：嵌入式程序设计  2017年4月22至5月 1日：上位机联合调试  2017年5月2至6月 17日：撰写毕业论文 | | | | | | | | | | | |
| 系（教研室）主任  签字 | | 年月日 | | | | 主管院长  签字 | | 年月日 | | | | |

西安邮电大学本科毕业设计（论文）开题报告

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 学生姓名 | 党家翮 | 学号 | 03132037 | 专业班级 | 电科1302 |
| 指导教师 | 陈瑞 | 题目 | 嵌入式视频信息传输系统处理端设计 | | |
| 选题目的（为什么选该课题）  本次设计以嵌入式平台为核心，设计以嵌入式为平台的视频采集与传输的系统。该系统通过USB摄像头实时采集图像和视频，使用嵌入式平台进行编码和处理。之后使用网络协议对视频进行传输。上位机登录相关程序或网页后，即可对视频进行查看。并且，在同一时间，可以有多个采集端发送至用户端。用户端也可以通过指令，对选定的采集端进行拍照。这样，用户只要在同一个大的局域网络内，就可以同时查看分布在各个地方内的摄像头的数据。而同一个摄像头，也可以被多个用户同时所访问。 | | | | | |
| 前期基础（已学课程、掌握的工具，资料积累、软硬件条件等）  已学课程：  《C语言》、《数据结构与算法》、《Linux网络编程》、《嵌入式原理与应用》  掌握的工具：  Linux下程序编译、Linux下程序交叉编译、Makefile编写和使用。  资料积累：  熟悉C语言编程、熟悉Linux系统、熟悉网络编程、熟悉ARM交叉工具链、熟悉V4l2采集接口。  软硬件条件：  软件：Linux电脑。硬件：ARM硬件开发板 | | | | | |
| 要研究和解决的问题（做什么）  本次设计主要研究视频在ARM结构的采集和传输。其中ARM机器上要运行Linux系统。那么，如何在Linux系统上对USB摄像头进行数据采集，就是研究内容的一部分。同时，我们需要把采集到的数据进行网络传输。这样，剩下的内容就是研究使用什么样的协议去传输。需要解决的具体问题如下：  1、分析系统的功能与需求  2、系统的整体框架结构  3、视频端采集方案的选择  4、网络编程的协议选择  5、搭建交叉编译工具链  6、实现视频的采集与传输  7、系统性能分析 | | | | | |
| 工作思路和方案（怎么做）  工作思路：  首先，应该先对时间做一个大概的安排和规划。要根据时间节点，一步一个脚印，去完成本次的设计方案。之后，对系统的结构进行划分，可大体分为硬件和软件部分，硬件部分包括ARM开发板，USB摄像头，网络交换系统等。软件部分则为板上程序，负责视频采集和传输。接下来，我需要对系统的方案进行设计和分析。从中选出最合适的方案，之后就是对方案进行实现和验证。最后完成本次的设计内容之后，再进系统的性能以及稳定性做相关测试。  时间节点如下：   * 2017.02.27-2017.03.07： 阅读毕设的要求，查阅和收集相关的文献与资料。 * 2017.03.08-2017.03.15： 撰写开题报告。 * 2017.03.16-2017.03.31： 学习使用USB摄像头进行视频采集、网络传输数据，定期向老师反馈自己的进度，获取指导并达到进度要求。 * 2017.04.01-2017.04.05： 根据需求设计系统结构。 * 2017.04.06-2017.04.25： 搭建开发平台。 * 2017.04.26-2017.05.03： 视频采集模块的开发。 * 2017.05.04-2017.05.14： 视频传输模块的开发。 * 2017.05.16-2017.06.05： 系统可扩展性分析，编写论文。 * 2017.06.06-2017.06.16： 制作PPT及答辩相关资料，准备答辩。   方案：  在视频采集方案上，有许许多多的方案可供选择，从底层来看，可以直接使用Linux的视频接口V4L2进行采集。这样就可较为简单的获得视频数据，不需要做多余的处理，但是缺点是扩展性很差，程序结构较低。也可以使用FFMpeg和OpenGL对视频进行采集，但是逻辑较为复杂。  在视频传输方案上，也有很多的选择，可以直接传输视频压缩后的每一帧图像。也可以使用直播的视频协议进行传输，但是流程会十分的复杂。而且选择不同的方案进行传输，在接收端就需要不同的处理。这一点需要考虑清楚。 | | | | | |
| 指导教师意见  签字 年 月 日 | | | | | |

西安邮电大学毕业设计 (论文)成绩评定表

|  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 学生姓名 |  | 性别 | |  | 学号 |  | | 专业  班级 | |  |
| 课题名称 |  | | | | | | | | | |
| 指导  教师  意见 | （从开题论证、论文内容、撰写规范性、学习态度、创新等方面进行考核）  评分（百分制）：指导教师**(**签字**)：**年月日 | | | | | | | | | | | |
| 评阅  （验收）  意见 | （从选题、开题论证、论文内容、撰写规范性、创新和预期成果等方面进行考核）  评分（百分制）：评阅教师(签字)：年月日 | | | | | | | | | | | |
| 答辩  小组  意见 | （从准备、陈述、回答、仪表等方面进行考核）  评分（百分制）：答辩小组组长(签字)：　年月日 | | | | | | | | | | |
| 评分比例 | 指导教师评分 (％) 评阅（验收）评分 (％) 答辩小组评分 (％) | | | | | | | | | |
| 学生总评  成绩 | 百分制成绩 | |  | | | | 等级制成绩 | |  | |
| 答辩委员会意见 | 毕业论文(设计)最终成绩(等级)**：**  学院答辩委员会主任**(**签字、学院盖章**)：**年月日 | | | | | | | | | | |

**摘 要**

嵌入式系统技术经过几十年的快速变革。现在已经深入到我们生活中的方方面面。从Inter所制作到第一个8051芯片，到现在的Crotex-A9，Crotex-A53。嵌入式系统的CPU主频和内存大小已经提升了几十倍。人们因为嵌入式系统的发展使得生活质量变得更好。城市的自取自行车系统，指纹门锁和倒车雷达预测等等。通过在嵌入式芯片中运行系统和软件算法，从而实现人们日常生活中的一些需求。

本次系统使用Crotex-A9平台的三星Exynos 4412处理器，使用低成本USB摄像头作为采集前端，对A9开发平台移植嵌入式Linux操作系统。完成对摄像头视频采集和使用网络对视频的传输。首先采集出摄像头的每一帧图像数据，图像数据为YUV或MJPEG格式。在对图像作相关处理后，把每一帧的图像数据通过网络输送到每一个需要的用户中。当用户打开浏览器，登录相关的服务器地址，就可以看到视频连贯的帧数据。

在本次的软件设计中，系统软件选择开源的嵌入式Linux操作系统，系统内核和配置会根据使用的外设情况进行相应的裁剪。以此来缩减系统的复杂度。在程序软件方面，使用C语言来调用相关的系统调用API和库函数，完成对系统设计的需求。在采集层，使用符合UVC协议的摄像头并使用Linux中的v4l2 API进行开发。在传输层，使用Linux系统中的socket套接字进行基础的TCP/IP连接。同时，搭建http服务器。把每一帧数据放入服务器等待用户读取。

**关键词**：嵌入式；视频采集；数据传输；Linux系统；

**ABSTRACT**

Embedded system technology after decades of rapid change. Has now penetrated into all aspects of our lives. From the Inter to the first 8051 chip, to the current Crotex-A9, Crotex-A53. Embedded system CPU frequency and memory size has been improved several times. People because of the development of embedded systems make the quality of life better. Urban self-extracting bicycle system, fingerprint lock and reversing radar forecasting and so on. Through the embedded chip running system and software algorithms, in order to achieve some of the needs of everyday life.

The system uses Crotex-A9 platform Samsung Exynos 4412 processor, using low-cost USB camera as a collection front-end, the A9 development platform for transplanted embedded Linux operating system. The completion of the camera video capture and use of network-to-video transmission. Firstly, the image data of each frame of the camera is collected, and the image data is YUV or MJPEG format. After the correlation processing of the image, the image data of each frame is transmitted to each required user through the network. When the user opens the browser, login the relevant server address, you can see the video frame data.

In this software design, the system software selection open-source embedded Linux operating system, the system kernel and configuration will be based on the use of peripherals accordingly cut. So as to reduce the complexity of the system. In the program software, the use of C language to call the relevant system call API and library functions, the completion of the system design requirements. In the acquisition layer, using the camera in line with the UVC protocol and use the Linux v4l2 API for development. At the transport level, the underlying TCP / IP connection is made using socket sockets in the Linux system. At the same time, build http server. Put each frame of data into the server waiting for the user to read.

**Key words**:embedded; video capture; data transmission; Linux system;

**目 录**

[第一章 绪论 - 1 -](#_Toc483818974)

[1.1嵌入式视频发展现状 - 1 -](#_Toc483818975)

[1.2研究背景及意义 - 1 -](#_Toc483818976)

[1.3设计研究的主要内容 - 1 -](#_Toc483818977)

[1.4本文的组织结构 - 2 -](#_Toc483818978)

[第二章 设计方案分析 - 3 -](#_Toc483818979)

[2.1系统整体结构分析 - 3 -](#_Toc483818980)

[2.1.1系统需求分析 - 3 -](#_Toc483818981)

[2.1.2系统设计分析 - 3 -](#_Toc483818982)

[2.1.3系统框架 - 3 -](#_Toc483818983)

[2.2硬件层供电方案分析 - 5 -](#_Toc483818984)

[2.2.1系统供电需求分析 - 5 -](#_Toc483818985)

[2.2.2设计供电方案 - 5 -](#_Toc483818986)

[2.3图像采集层方案分析 - 6 -](#_Toc483818987)

[2.3.1摄像头输出分析 - 6 -](#_Toc483818988)

[2.3.2图像采集层程序结构 - 7 -](#_Toc483818989)

[2.4网络传输层方案分析 - 7 -](#_Toc483818990)

[2.4.1设计要求 - 7 -](#_Toc483818991)

[2.4.2设计方案 - 8 -](#_Toc483818992)

[2.5本章小结 - 9 -](#_Toc483818993)

[第三章 系统设计 - 10 -](#_Toc483818994)

[3.1系统硬件结构组成 - 10 -](#_Toc483818995)

[3.1.1摄像头 - 10 -](#_Toc483818996)

[3.1.2 Cortex-A9 4412嵌入式平台 - 11 -](#_Toc483818997)

[3.2系统软件平台 - 12 -](#_Toc483818998)

[3.2.1嵌入式Linux系统 - 12 -](#_Toc483818999)

[3.3服务端硬件系统连接 - 13 -](#_Toc483819000)

[3.4服务端网络连接 - 13 -](#_Toc483819001)

[3.5服务端系统结构组织划分 - 15 -](#_Toc483819002)

[3.6本章小结 - 16 -](#_Toc483819003)

[第四章 程序设计和系统实现 - 17 -](#_Toc483819004)

[4.1开发流程介绍 - 17 -](#_Toc483819005)

[4.2开发环境搭建 - 17 -](#_Toc483819006)

[4.2.1 Linux系统内核配置 - 17 -](#_Toc483819007)

[4.2.2嵌入式平台镜像烧写 - 20 -](#_Toc483819008)

[4.2.3交叉编译环境搭建 - 20 -](#_Toc483819009)

[4.3硬件层电源设计与制作 - 21 -](#_Toc483819010)

[4.3.1电源芯片选型 - 21 -](#_Toc483819011)

[4.3.2电路图设计与制作 - 22 -](#_Toc483819012)

[4.4图像采集层流程与实现 - 22 -](#_Toc483819013)

[4.4.1 v4L2视频采集接口 - 22 -](#_Toc483819014)

[4.4.2流程图和代码说明 - 23 -](#_Toc483819015)

[4.5网络传输层流程与实现 - 26 -](#_Toc483819016)

[4.5.1视频传输流程 - 26 -](#_Toc483819017)

[4.5.2建立http服务器 - 26 -](#_Toc483819018)

[4.6本章小结 - 27 -](#_Toc483819019)

[第五章 系统测试与扩展 - 28 -](#_Toc483819020)

[5.1测试条件和环境 - 28 -](#_Toc483819021)

[5.2性能测试 - 29 -](#_Toc483819022)

[5.3系统可扩展性分析 - 30 -](#_Toc483819023)

[5.4本章小结 - 30 -](#_Toc483819024)

[结论 - 31 -](#_Toc483819025)

[致谢 - 32 -](#_Toc483819026)

[参考文献 - 33 -](#_Toc483819027)

第一章 绪论

# 1.1嵌入式视频发展现状

嵌入式系统体积小、功能强大、方便灵活、其系统稳定。已经应用于工业、农业、教育、国防、科研和生活中的各个领域。推动了自动化进程，是自动化生产和提高效率的一把推手。

自从人们进入信息时代，嵌入式视频就开始了飞速的发展。嵌入视频应用于人们生活之中的方方面面。交通灯的视频监控，安防的摄像，以及人们所使用的视频通话等等。随着科技和技术水平的不断提高，嵌入式视频将会变得更加智能化、网络化、规范化和集成化。并且嵌入式视频还将与其他各个行业的知识和内容结合起来。比如，最近十分流行的大数据、人工智能等等。人脸识别锁就是其作品之一。

它的出现，目的是要把生活变得更加简单、更加方便、更加舒适。嵌入式视频系统就像是一个专用电脑。实现专业、专用化计算。因此这也是未来世界的“数字基因”。嵌入式视频系统将为我们提供无限的想象空间。它就像是一个黑洞，会把当下世界的很多技术和成果吸引进来，同时再加以结合，来打造一个未来的数字时代。

# 1.2研究背景及意义

嵌入式视频是各种视频监控系统的重要组成部分，它以直观、丰富的内容信息而广泛的应用于各种场所。嵌入式视频系统在面积很小的板上完成视频的采集、控制、和网络传输。相当于实现了一个远程的视频监控系统。但是又有区别于传统的监控系。传统的监控系统要求使用PC端或使用专用的客户端来查看，而本次的系统设计只需要使用浏览器即可观看，大大降低了产品的成本。

本系统使用使用Web网页来展示视频信息，只需要用户和采集端处于同一个物理连接下。如果对系统进行拓展，那么可以把数据传输到互联网，只要用户端可以使用互联网。那么就可以观看到视频数据。这时，系统就变成了直播系统。大家可以互相观看其他人的视频。

另一方面，可以在采集后端对图像进行处理和检测。比如使用opencv对图形进行人脸识别。或对图像做分割处理。这样系统就成为了一个智能识别的签到系统。就研究的意义来讲，本次设计的系统可扩展性很强。

# 1.3设计研究的主要内容

本次的系统设计使用成本较低的USB摄像头作为视频采集的前端，嵌入式处理器Exynos 4412来完成视频处理，数据传输等功能。同时，系统使用免费且开放源代码的Linux嵌入式操作系统来管理系统的硬件和模块。这样，系统的成本会降低很多。

在采集方面，主要涉及到Linux系统下的摄像头视频采集和相关的文件操作。在数据传输方面，主要涉及到网络编程等相关内容。需要使用socket套接字来建立一套和用户端的连接。系统开发时，在运行Linux的PC机上对程序进行交叉编译，生成的二进制可运行文件即可复制到嵌入式开发板上运行。

# 1.4本文的组织结构

本论文总体分为六个章节：

第一章为绪论，说明嵌入式视频的发展现状，系统的研究背景和研究意义。最后介绍本次设计主要涉及哪些内容。

第二章为系统设计，首先对总体系统进行需求分析和研究，总结出大的系统框架和结构。之后分析作为服务处理端所需要完成的工作，并分为采集和传输两大部分来分别设计。

第三章为服务处理端系统设计，先说明系统所采用的硬件结构和它们之间的连接关系，再说明系统所采用的软件框架。最后对系统内容进行整理和总结。

第四章为系统的具体实现过程。从硬件的具体连接，到软件环境的搭建。再针对具体的需求使用程序来实现和完成。最后对操作的过程进行总结。

第五章为系统测试和扩展。主要对系统的功能和性能做一个科学严谨的测试。再对其可扩展性进行说明和分析。

第六章为总结。是对本论文的全文总结。

第二章 设计方案分析

# 2.1系统整体结构分析

## 2.1.1系统需求分析

本次系统需要完成对视频的采集和传输，要求在用户端可以流畅的观看各个节点的视频。在采集方面，视频分辨率不能太低，至少需要320\*240及以上。想要无卡顿的看到播出的视频数据，那么视频的帧率则至少在5帧及其以上。在视频数据传输方面，要使用TCP/IP进行网络传输，那么对系统传输的带宽则有相应的要求。如果传输帧率或分辨率较高，那么对所需要的网络带宽就会有较高的要求。

## 2.1.2系统设计分析

通过系统需求分析，嵌入式系统处理器每秒至少需要采集320\*240\*2\*5个字节的数据。而且，在采集数据的同时，需要向网络中发送视频数据。那么在处理器选择方面，就直接排除掉ARM9平台以下的所有处理器。如果使用ARM9平台的处理器，在之后的功能扩展方面就会收到一些限制。正好在我手里有一块Crotex-A9平台的开发板，本次设计就使用这个块开发板。

当系统和用户端进行网络视频数据传输时，将使用网络的service-client模式。显然，作为用户端不可能实时主动去联系服务端。那么在嵌入式平台中的网络程序就作为Service程序，在用户端连接至Service时，程序打开网络接口和采集接口，对视频数据进行采集和传输。

考虑到系统的可扩展性，在实际的应用场景中，系统中不可能只有一个视频采集、传输的节点。那么考虑到多节点的扩展和兼容性，使用交换器或路由器连接各个节点系统，让每个节点的物理层都互相连接。之后利用网络配置，就可以使其在同一网段内。

在使用上位机（Web用户端）对服务端进行访问时，相当于用户端做为client去请求Service中的内容。同时，在用户端PC上可创建一个用于管理整个系统的数据库。在数据库中记录每个视频节点的位置信息。

作为Web用户端，其本身可作为一个http服务器。只要其他用户与其在同于物理连接层内，就可以做为一名用户，访问http服务器。http服务器再去请求用户所想要访问的节点中服务器的数据。整个系统就是一个分布式的系统。

## 2.1.3系统框架

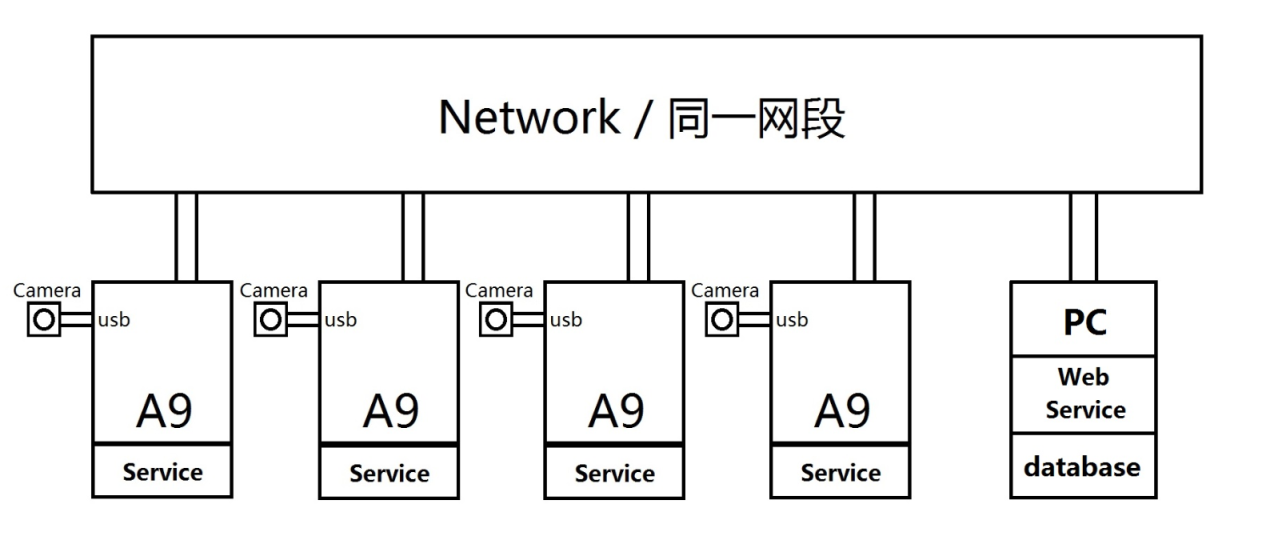
经过系统需求、设计构思和分析。系统的物理结构框图如下图2-1所示，所有系统节点、服务器、用户同在一个物理连接层内，可以通过交换机连接。每个单独视频节点拥有独立的IP地址，通过用户选择不同的节点来选择播放不同视****频。

图2-1 系统物理框图

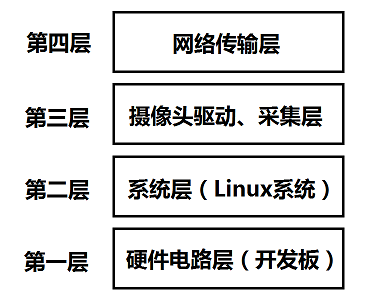
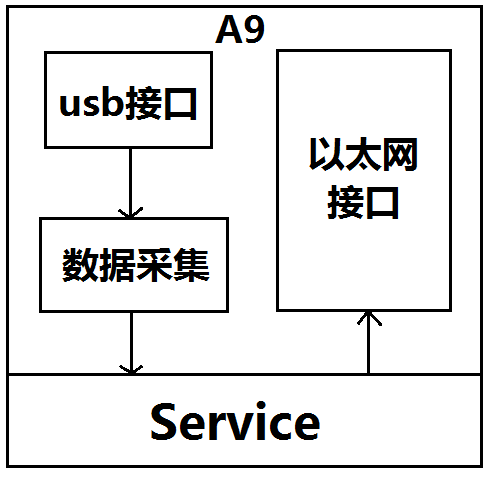
从实现功能和技术上来看，系统的功能层级可分为四层。如下图2-2。第一层为硬件电路层，这一层为开发板的硬件电路。包括外设接口的驱动电路。第二层是系统层，这一层为嵌入式系统所跑的系统。我们需要在操作系统上来完成操作。第三层是摄像头驱动、数据采集层。运行在操作系统之上，完成获取数据的工作。第四层是网络传输层，把取得的数据通过网络传输出去。

图2-2 系统层级

本次的服务端设计的系统框图如下图2-3。使用程序采集USB摄像头所输出的视频数据。当有用户连接时，使用网络接口，利用服务器把数据发送给用户端，用户在Web界面上就可以看到当前的视频信息。

图2-3 服务端系统框图

# 2.2硬件层供电方案分析

## 2.2.1系统供电需求分析

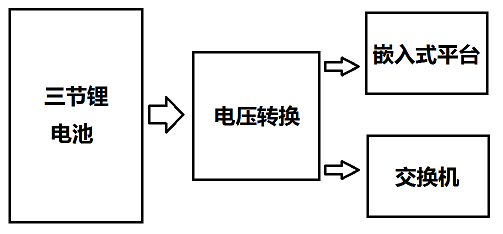
本次的系统需要供电的设备有：摄像头、嵌入式平台、交换机。摄像头使用USB接口供电。那么剩下的就是嵌入式平台和交换机了。本次设计为了方便系统的供电移动性，决定使用3节锂电池给系统供电。3节锂电池的电压大概12V左右，我们需要制作一个电压转换器。把12V的电压转换为嵌入式开发板和交换机所需要的电压，如下图2-4所示：

图2-4 系统供电结构

## 2.2.2设计供电方案

通过上一节的介绍，我们所要设计的一个电压转换器。也就是一种稳压器。在常用的稳压器中，有线性稳压器（LDO）和开关稳压器。这两种稳压器各有优缺点，线性稳压器结构简单，内部相当于一个可变得等效电阻。输出的电压纹波小。缺点是能量利用率很低。开关稳压是使用开关和储能元件构成，它最大的优点就是利用率很高。但缺点是构成较为复杂，需要外部的独立元件。两者的比较见下表2-1。

表2-1

|  |  |  |
| --- | --- | --- |
|  | 线性稳压 | 开关稳压 |
| 复杂度 | 简单 | 复杂 |
| 占用面积 | 小 | 大 |
| 输出纹波 | 小 | 大 |
| 输出功率 | 小 | 大 |
| 利用率 | 低 | 高 |

# 2.3图像采集层方案分析

## 2.3.1摄像头输出分析

本次设计使用的摄像头是通用的USB接口摄像头，该USB摄像头符合标准的UVC（Linux）驱动。在从该摄像头中采集帧数据时，有两种数据格式可以选择。一是YUV格式，二是MJPEG格式。这是市面上经常会有的两种格式，YUV格式较多，MJPEG格式较少。YUV格式是无压缩的，数据量大。MJPEG格式是压缩的格式，数据量较小。早期的计算机由于处理器性能不够，USB摄像头多采用MJPEG格式输出数据。到了现代，计算器处理器性能越来越好，摄像头为了追求高性价比，使用YUV输出的情况较多。

YUV格式用户数据编码，不过编码的对象是我们平常所看到的色彩。经常被欧洲彩色电视所使用。在YUV的三个字母中，分别代表三个分量。其中，Y代表着明亮度，也就是灰度值。而剩下的UV则代表着色彩和饱和度，是用来描述指定像素的颜色。YUV格式把亮度信息Y和色彩信息UV互相分离，也就是说，如果只有Y分量，那么图像就是一幅没有色彩的黑白（灰度）图像。这样就可以兼容早期的黑白电视。

MJPEG是一种视频编码格式。是把运动的视频序列当做连续的静止图像来处理。它的每一帧都可以当做是一张压缩的图片。并没有采用帧间压缩。MJPEG压缩源于JPEG压缩。所以，把MJPEG压缩中单独一帧数据提取处理，就可以保存为JPEG格式的图片。

表2-2 YUV和MJPEG对比

|  |  |  |
| --- | --- | --- |
|  | YUV | MJPEG |
| 是否压缩 | 否 | 是 |
| 占用带宽 | 大 | 小 |
| 三方工具打开 | 否 | 是 |
| 数据大小 | 大 | 小 |

上表2-2为YUV和MJPEG格式的对比，如要要在嵌入式系统中选择这两种格式的数据。那么最好选择MJPEG格式，这样就可以给CPU节省很大的负担。如果选择YUV格式的话，这是一种未压缩的格式，数据非常大。我们必须使用CPU对它进行额外的处理。

## 2.3.2图像采集层程序结构

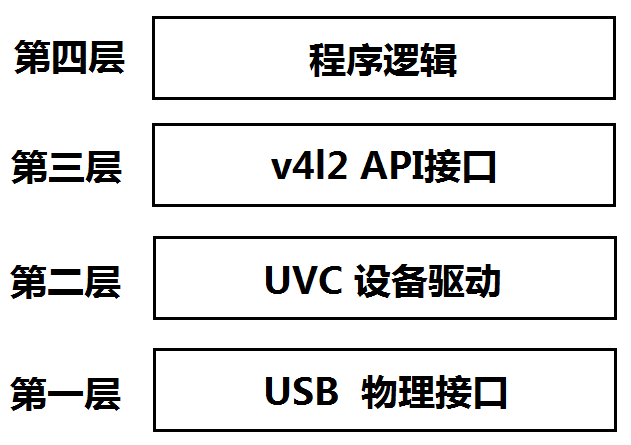
视频采集的接口框架是基于Linux系统的。我把它分为了四层，如下图2-5所示。

图2-5 程序采集结构

第一层是物理接口。嵌入式系统作为USB-HOST主机端，而摄像头作为USB的从机端。通过USB的物理接口来传输数据。

第二层是Linux设备驱动层，要让运行Linux系统的开发板识别USB摄像头，那么在Linux内核中需要拥有该设备点的驱动程序。本次设计使用标准的UVC设备驱动，只需要在编译内核时添加相关的驱动选项即可。而不需要自己去写Linux驱动程序。

第三层是程序API接口，Linux系统给我们提供了一个标准的视频采集接口v4l2，全称为video 4 linux 2。使用v4l2来设置摄像头的相关参数，比如分辨率，帧数，图像参数格式等。

第四层是程序逻辑层，也就是程序的主体。在这一层实现如何把采集到到每一帧视频数据传输到用户端，而且要做到流畅和稳定。其就包括时序和资源的处理。总体来讲就是需求用程序实践的逻辑。

# 2.4网络传输层方案分析

## 2.4.1设计要求

服务端网络的传输，本质上是建立一个网络服务器。作为一个网络服务器，需要给众多的用户同时提供服务。比如，多个用户端可以同时观看同一个节点的数据。从程序的设计角度来看，就需要程序满足并发性的设计。在和一个用户通信时，还可以和另外一个用户进行通信。这样，就需要使用到计算机中的多进程，或多线程技术。以此来满足系统的设计需要。

## 2.4.2设计方案

在使用程序来完成所需要的设计要求时，要选择合适的网络结构模型。常用的网络结构模型有以下几种：

1. 一问一答的服务器/客户端模型
2. 多线程服务器模型
3. 多进程服务器模型
4. IO多路复用模型

在第一种模型中，是一种一对一的同步阻塞模型。也就是说，如果没有用户连接的话，程序会一直阻塞住（accpte()函数），直到有用户连接。而且是一对一，如果已经有一个用户在连接，那么第二个用户将不能再连接。并且对于阻塞模型来说，会很占用系统资源。因为cpu会一直等待阻塞，会浪费资源。

第二种模型中，是一种一对多的模型。每当一个新用户连接至服务器时，程序会给其创建一个新的线程来完成其所需要的任务。在程序做资源管理的时候，可以使用线程池来管理众多的连接线程。但是，它同样也有它的缺点。使用线程的稳定性相对较差，一个线程崩溃可能会导致程序的整个崩溃。第二，因为线程有共同的程序空间，在对临界资源访问时，需要加锁解锁。否则可能会造成死锁的现象。但是这样一来，又会降低系统的性能。最后，这种模型也是阻塞模型，还是会等待用户来连接。

第三中模型和第二种模型很相似，不同的是使用了进程来代替线程来完成并发的操作。在Linux系统中，父进程和子进程使用不同地址空间。所以不用考虑临界资源的操作。它的缺点也是进程的缺点，fork一个进程会耗费时间和资源。一个进程占用资源会比一个线程所占用的资源大。进程在销毁时，要符合系统的标准流程，否则会造成僵尸进程或主进程一直等待子进程。最后，它也是一个阻塞的模型。

在第四中模型中，使用了异步非阻塞的方式。通过调用Linux中的select函数或epoll函数来实现。那么阻塞和非阻塞有什么区别呢，就好比烧一壶水。如果是阻塞方式，当你开始烧水时，那你就阻塞在烧水这里，一直等到水烧开，整个活动结束。但是如果是非阻塞方式的话，当你烧水时，你可以在烧水的同时干其他事情。当水烧开后，你听到水汽的声音，然后过去处理，整个活动结束。这是非阻塞方式。当同时连接到服务器的用户较多时，使用非阻塞的连接方式会使系统的性能提高很多。一般此模型用于并发连接较多的情况。

在此次系统设计中，由于不需要很大的并发连接。综合考虑后使用第二种多线程连接模型。

# 2.5本章小结

在本章节，介绍了整个系统的框架和结构。结合系统框图展现了如何去实现系统的需求。并在服务端，把采集系统和传输系统两个系统分开设计和介绍。在采集端，使用USB摄像头连接A9开发板。利用Linux的相关驱动和API函数来完成采集任务。在数据传输方面，介绍了服务器设计所常用的几种模型。并说明了阻塞模型和非阻塞模型的区别。在具体的任务中需要来选择所需要的模型。

第三章 系统设计

# 3.1系统硬件结构组成

## 3.1.1摄像头

摄像头按数据模式大致可分为模拟摄像头和数字摄像头。模拟摄像头现在基本以已经被淘汰，随着数字技术和通信技术的发展。数字摄像头在信噪比，灵敏度和图像清晰度等各个方面都遥遥领先于模拟摄像头。

在数字摄像头中，分为CCD摄像头和CMOS摄像头。CCD摄像头一般应用于高端的设备中，成像效果比CMOS摄像头较好。CMOS应用于普通的数字设备中。虽然效果比不上CCD设备。但是CMOS集成度高，低功耗，成本低。CMOS摄像头顾名思义，是使用CMOS图像传感器组成的摄像头。一般由CMOS传感器和镜头组成。

在选择摄像头是，还需要考虑摄像头的视角和焦距。一般情况下，如果需要观察远景的话应选择长焦镜头，反之亦然。在选择摄像头视角时，如果需要摄入的图像多，则应该选择广角镜头。视角越广，纳入镜头的图像越多，但是图像也会相应的变形。所以在选择摄像头时，应综合考虑。

本次设计所采用的摄像头为深圳锐尔威视科技开发的摄像模组。该摄像头使用USB2.0接口。可录制视频的最大分别率为1280\*720。可输出3种格式的视频数据，分别为H.264、YUYV、MJPEG。其中YUYV和MJPEG是一个通道，H.264是另外一个通道。也就是说，该摄像头可以支持双通道的数据输出。详细的参数如下表3-1。

表3-1

|  |  |
| --- | --- |
| 产品型号 | RER-USB100W04H |
| Sensor | OV9712 |
| 最高有效像素 | 1280(H)X800(V) |
| 信噪比 | 40dB |
| 动态范围 | 69dB |
| 灵敏度 | 3.7V/lux-sec@550nm |
| 供电方式 | USB BUS POWER 4P-2.0mm插座 |
| 工作电压 | DC5V |
| 工作电流 | 120mA~220mA |
| 工作温度 | 0～70℃ |
| 板机重量 | 30g |

摄像头可以输出不同大小分变率的视频。如320\*240、640\*480、800\*600、1280\*720。通过在程序中使用ioctl函数来控制摄像头输出大小。

## 3.1.2 Cortex-A9 4412嵌入式平台

Cortex-A9是ARM公司所突出的架构，使用ARMv7指令集。Cortex-A9结构有如下特点：

具有高性能的浮点单元（FPU），具有单精度双精度的浮点指令。

具有图形处理单元ARM Mali™可以整合出高整合度的系统。

提供低功耗、高性能应用的标准单元库和存储器，可以实现功耗控制等。

具有更好的可调试技术，是开发人员可以更好使用。

ARM处理器一直受到智能终端的青睐。从ARM7，ARM9到ARM11。后来又有了Crotex-A8，A9，A12。现在，使用新一代ARMv8指令集的64位处理器Crotex-A53，A57，和A73也已经登录市场。

从目前的嵌入式处理器的商用使用情况来看，Crotex-A9经常被用于互联网电视、智能电视盒子、路由器等许多嵌入式产品。Crotex-A9首次进入人们眼前是三星的Galaxy S3智能手机。三星的Galaxy S3采用Exynos 4412四核处理器，运行安卓4.0操作系统，主频为1.4GHz。在2012年，是三星的旗舰手机。现在，虽然该处理器已经淡出智能手机的市场。但是它依然活跃在嵌入式领域。

本次系统设计使用的是讯为公司开发的4412开发板，4412属于Crotex-A9结构。开发板上集成了处理器所需要运行的其他模组，如网络模块，USB接口，LVDS接口，HDMI接口等等。关于处理器的详细参数见下表3-2。

表3-2

|  |  |
| --- | --- |
|  | Exynos 4412 |
| 公司 | 三星 |
| 工艺 | 32纳米 |
| 架构 | Cortex-A9 |
| 典型主频（Hz） | 四核/1.6G |
| 一级缓存 | 32KB+32KB(per Core) |
| 二级缓存 | 1MB |
| GPU | Mail-400 MP4 |
| 内存宽度 | 双通道64位 |
| Flash存储 | EMMC |
| PIN引脚数 | 786-PIN |
| 价格（美金） | 10 |

本次所使用的开发板配备1GB的内存，4GB的EMMC硬盘存储。同时还有以太网、声卡、JTAG、GPIO、AD转换、USB HOST、USB OTG、TF卡、串口等一系列接口。在硬件的系统配置上，完成本次系统开发应该说是足够了。

# 3.2系统软件平台

## 3.2.1嵌入式Linux系统

在早期的嵌入式产品中，并没有可在片上运行的操作系统。所有的程序都是运行在裸机上。整个程序只有一个main函数，通过一个while（1）来死循环执行命令。因为早期的嵌入式处理器运行速度很慢，内存和ROM也都很小，而且也是单核没有协处理器，很难运行较大运算和程序。在这种情况下，嵌入式工程师使用汇编语言对产品进行开发和调试，因为汇编最接近机器语言。但是，使用汇编语言开发周期长，而且不利于理解。

随着技术的不断进步，摩尔定律的验证和半导体工艺越来越好，处理器的主频越来越高，其中有一家科技公司开始崭露头角，当时Inter已经霸占了PC处理器的半壁江山。由于Inter的处理器主要适用于X86结构的计算机。这种结构使用的是复杂指令集，也就是说，使用一条指令就可以完成很多个操作。虽然这个看起来提高了很大的效率，但是经过统计，在用户的普通操作中最常用的也不超过百分之五十。ARM公司决定反其道而行，他们创造了出了精简指令集。精简指令集如其名，每一条指令只实现一个简单的操作。这样整个系统就会简洁许多。

同时，由于使用了哈佛结构。嵌入式处理器比之前的性能提高了十几倍，主频可以达到上百兆赫兹。这样，处理器可以运行一些简单的操作系统，如ucos，rt-os等等。这类操作系统提供多任务的处理方法，可以使得程序的逻辑更加清楚。但是这类系统并没有内存管理和网络等其他内容的管理，核心的内容是进程上下文如何进行切换。在这种处理器上，是无法运行大型的操作系统如windows或Linux的，但是可以进行一些简单的数据运算和处理。典型的处理器如意法半导体的stm32或是美国德州仪器公司的TIVA M4。

为了适应时代的发展，智能设备终端对数据和信息的处理越来越多。ARM公司后来又推出了Crotex A系列，该系列处理器相比于Crotex-M系列处理器的性能又提升了十几倍，处理器的主频也已经超过1GHz。并且也有很多的协处理器和单元，比如FPU和MMU。这时，为了管理这么庞大的硬件系统。那也就需要相应强大的系统软件，WinCE、VxWorks、Linux就成为了嵌入式所常用的系统。但是Linux系统是其中应用最广泛的，这和它的特点有关。

嵌入式Linux系统的特点如下：

* 开放的源代码
* Linux可以定制还裁剪，所需容量小。最小只需2MB。
* 使用Linux系统不需要版权费用。
* Linux经过几十年的发展，其系统内核是十分稳定的。
* Linux有很多的开源社区，各个工具和软件都有良好的支持。

Linux的源代码使用GPL开源协议，所有的Linux源代码都是开源的，这样可以更有利于开发人员对系统进行开发。不仅如此，Linux系统可以进行深度的定制和裁剪。可以针对不同的需求来裁剪系统，把不需要的的模块去除掉，只把需要的模块和其相关的部分留下。比如，Linux的桌面发行版大小接近1个G左右。在经过裁剪和定制后，把不需要的部分去掉，比如GUI和其他驱动，最后可能就只身下几十兆的大小，这十分适合体积较小的嵌入式系统，因为嵌入式系统所完成的工作逻辑是相对固定的。正所谓，麻雀虽小，五脏俱全。

在嵌入式Linux系统流行之前，在嵌入式系统中较为流行VxWorks和WinCE，但是却要付出高额的版权费。而Linux系统则不需要考虑这些问题，这使得越来越多的人们开始考虑时把Linux作为嵌入式的首选操作系统。正是由于这样，linux由许许多多的人们共同使用和开发，共同弥补和修复它的漏洞。在今天，Linux是一个非常稳定的操作系统。

因此，本次设计使用Linux操作系统。首先定制系统内核，把Linux系统编译和安装到开发板上。这时，开发板就如同一台装有Linux系统的PC机。在开发程序时，使用PC机上的Linux系统进行交叉编译。把生成的可运行文件拷贝到开发板上，之后就可以通过命令让开发板运行程序了。

# 3.3服务端硬件系统连接

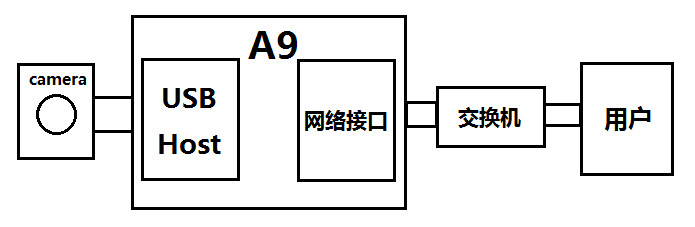
在前两节中，介绍了系统中所需要最基本的硬件摄像头和嵌入式开发板。整个系统的硬件系统连接如下图3-1所示。

图3-1 系统硬件连接

嵌入式开发板具有USB Host接口和以太网网络接口，使用USB Host接口连接USB摄像头，使用网线连接开发板和交换机。那么，用户只要连接到交换机上，就完成了系统的硬件连接。

# 3.4服务端网络连接

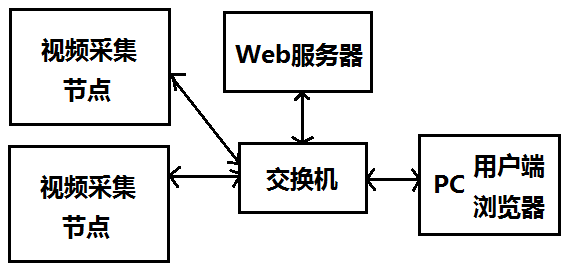
用户端观看视频节点所采集的视频时，首先使用浏览器登录在同一网段中的Web服务器。在网页中添加视频采集节点所需要的IP地址等信息，即可出现所添加节点的视频信息。在网络连接方面用户端可以使用多种方式连接至网络。下图3-2为第一种连接方式。

图3-2

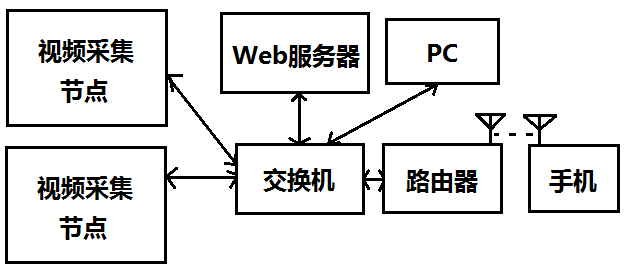
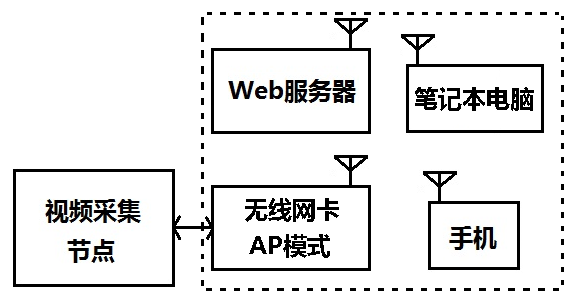
这种方式使用电脑通过网线直接连接交换机。在同一网段中的各个节点通过交换机的交换互相通信。在这种模式下，系统的最大带宽取决于单个节点的网卡带宽和交换机的交换速度。一般来讲，网卡的带宽并不会成为瓶颈。主要的因素在与交换机的速度。

图3-3

上图3-3为网络的第二种连接方式。在上图的方式中，增加了手机的连接方式，通过在交换机后添加路由器。把网络通过WIFI的方式辐射出去，这样，只要连接到该WIFI网络，就可以访问视频节点获取信息。

如果不使用交换机，可以在嵌入式采集节点上安装无线网卡，并将其配置为AP模式。那么这时，系统就成为了一个简单的WIFI摄像头，用户使用笔记本或者手机作为sta模式连接至无线网卡。就相当于使用了交换机连接进入了网络，唯一的区别是，一个是有线连接，一个是无线连接。系统的网络带宽取决于无线网卡的所采用的传输协议和传输速度。具体如下图3-4所示。

图3-4

# 3.5服务端系统结构组织划分

本系统结构可以划分为硬件和软件两大部分。通过把系统进行细分，把各个功能进行模块化。知道了哪些模块已经完成，而哪些模块未能完成，根据完成情况做具体的调整。这样更有利于对系统进行开发，同时加快开发的进度。首先，硬件部分的模块如下：

1. 嵌入式核心板：核心板主要为处理器芯片Exynos 4412，以及芯片所需的外面电路和模块。比如缓存和内存单元。
2. 外围电路：外围电路主要为接口电路，有RS-232串口，用于系统的调试。有USB HOST电路，用于连接摄像头。有USB OTG电路，用于烧写系统内核和启动文件。还有以太网接口电路，用于连接网络。
3. 摄像头：摄像头使用USB摄像头，具体内容之前已经介绍。

本次的软件从程序可分为操作系统和应用层程序。而操作系统又分为系统引导和系统内核以及文件系统。具体内容如下所示：

1) 系统引导：嵌入式系统的引导程序为Bootloader。它在操作系统之前运行，检查硬件坏境和引导系统内核。

2) 系统内核：嵌入式系统需要对内核进行定制和裁剪，把不需要的部分去除掉，可以更好的利用储存和内存空间。

3) 文件系统：和系统内核类似，通过软件生成所需要的大部命令即可。使用烧录工具烧录进开发板。

4) 应用层程序：该程序运行于嵌入式Linux环境下，完成系统所需求的逻辑要求。

通过以上的分析，系统的结构组织如下图3-5：

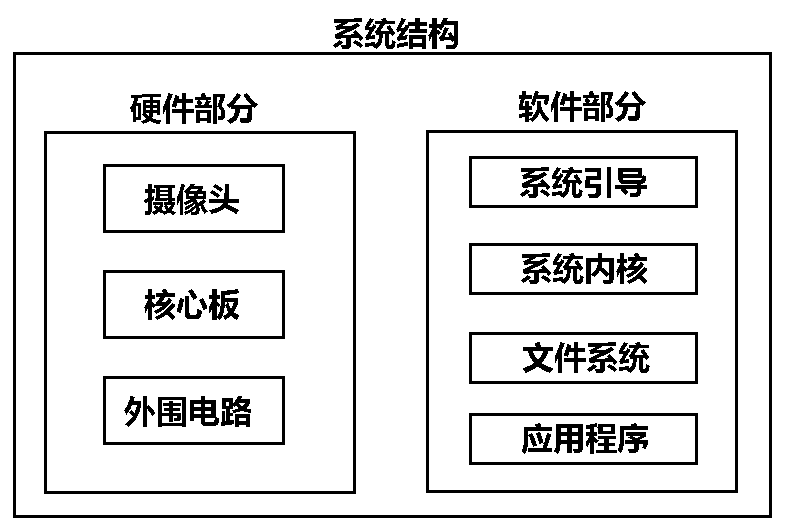


图3-5

# 3.6本章小结

在本章节中，介绍了系统的硬件结构和软件解结构。通过对需求的分析来对硬件进行选型。同时介绍硬件相关的部分知识，让读者了解为什么选择。在软件方面，介绍了Linux系统的特性以及选择的原因。之后，对整个系统的连接方式进行阐述，说明了各个模块之间如何进行组合连接。最后，对服务端系统结构组织进行的划分和讲解。

第四章 程序设计和系统实现

# 4.1开发流程介绍

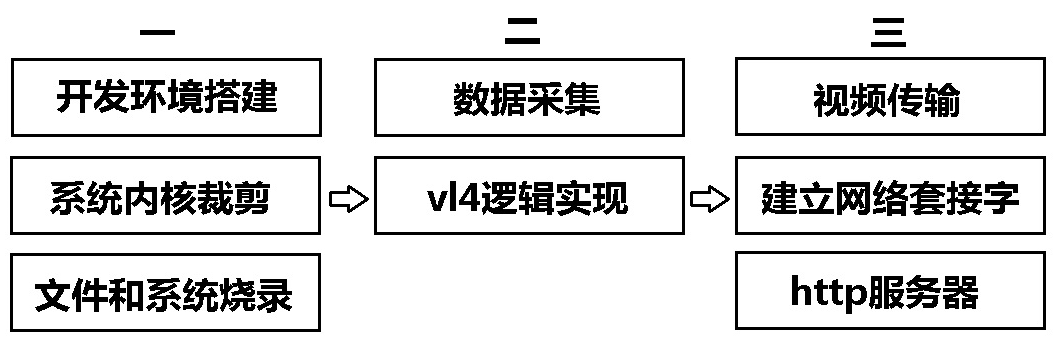
首先，在对系统进行开发之前，需要有一个总体的开发流程。通过对系统的分析。总结出如下图4-1所示的开发流程图。

图4-1

在对系统进行程序开发时，先要对其搭建相关的开发环境。否则，后续的程序功能将不能在开发板上进行实验。在开发板的环境准备好之后，就可以进行应用程序的测试。

接下来，把摄像头和开发板相连接后，就可以使用程序来采集摄像头的数据了。在这里，使用到了Linux中的v4l2 API接口。在程序中，需要考虑的是如何通过API接口来实现系统的逻辑功能。

之后，就是网络节点编程了。需要把视频的每一帧数据传输到用户的网络节点。在Linux系统下使用socket建立网络套接字。并使用网络套接字建立http服务器。把采集到的视频信息放到服务器中，用户连接至服务器后，就可以获取到视频信息。

# 4.2开发环境搭建

## 4.2.1 Linux系统内核配置

对系统内核进行配置和裁剪，实际上是对Linux源代码的配置和编译。在配置内核时，需要启用相应的设备驱动。本次设计的USB摄像头使用UVC驱动，所以应在配置内核时应配置为Y，即直接编入内核。

UVC（USB Video Class），它是一种USB视频输入标准，为微软和其他几家设备厂商所联合推出。如果你的设备支持UVC协议，只要直接插入接口便可使用，因为驱动已被包含在内核中。

在一般情况下，我们通过编写makefile来编译程序。那如何去配置编译十分庞大的Linux系统内核呢，使用make menuconfig可以很好的完成这一任务。它是图像化的界面，可以更加方便简洁的配置内核。

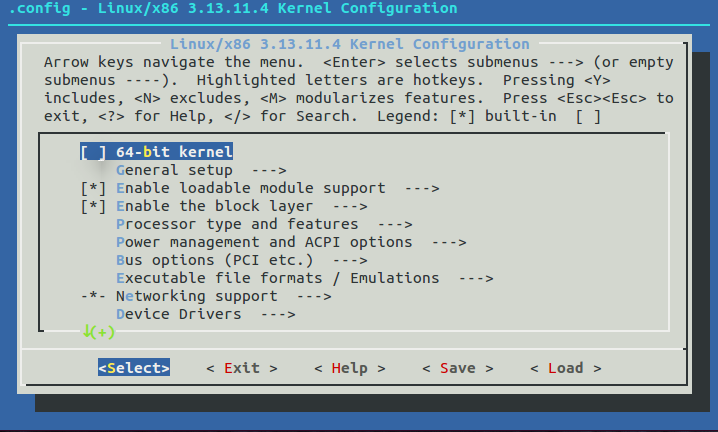
在linux的源码目录中，执行 make menuconfig 命令。出现如下图4-2所示。

图4-2

根据如下步骤进行选择配置。

Device Drivers --->

[\*]Multimedia support --->

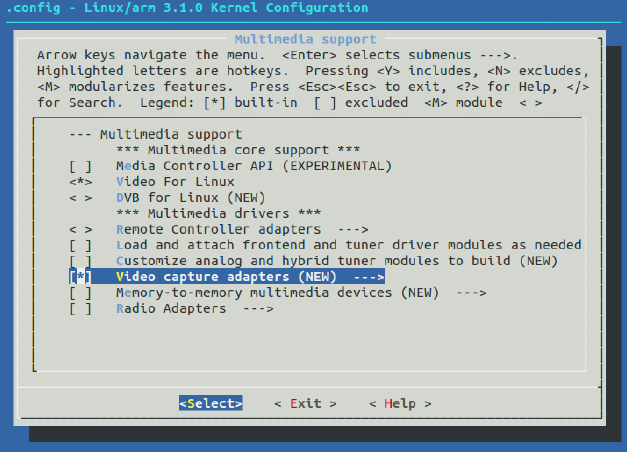
<\*>Video For Linux

图4-3

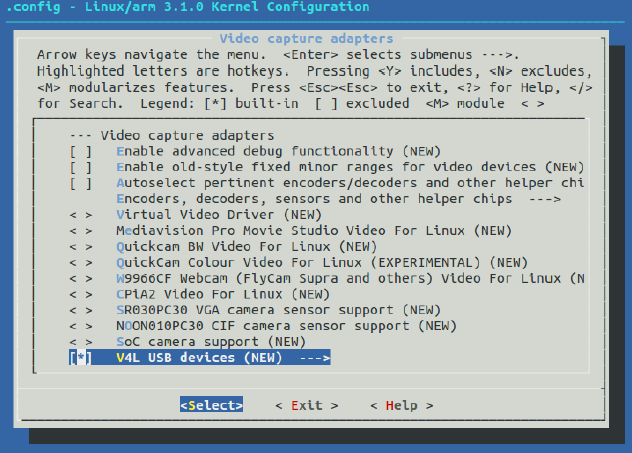
进入选项后如下图4-4所示：

图4-4

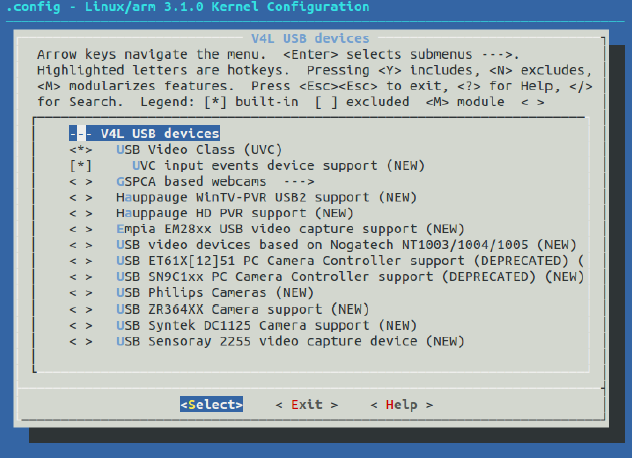
在V4l2USB驱动的菜单中，选择USB Video Class(UVC)。以及“UVC input event devices support”。

图4-5

保存配置之后，就可以吧UVC编译进内核生成img文件，或者也可以把UVC编译成模块，名称为uvcvideo.ko。使用insmod就可以把模块加载进内核。当插入USB摄像头后，内核会打印uvcvideo: Found UVC 1.00 device。同时会在/dev目录下生成设备节点video0。如果已有节点，则数字标号递增，如video1、video2等。

## 4.2.2嵌入式平台镜像烧写

本次使用的嵌入式平台为A9的4412处理器。该处理器支出多种烧写的方式，有JTAG、SD卡烧写。还有使用Fastboot来烧写。各种烧写方式都有它们各自的特点。JTAG适合裸机程序的烧写。SD卡烧写一般用于系统无法启动的时候。Fastboot是使用USB线来进行烧写。本次我们就使用Fastboot来烧写。

烧写的文件根据需求不同。如果是第一次烧写。需要烧写4个文件。分别为bootloader、ramdisk、zImage和system。前两个是引导开发板的文件。zImage是Linux的内核镜像，system是文件系统。内核文件已经在上一节编译过了。剩下的文件可以从厂商提供的资料中找到。

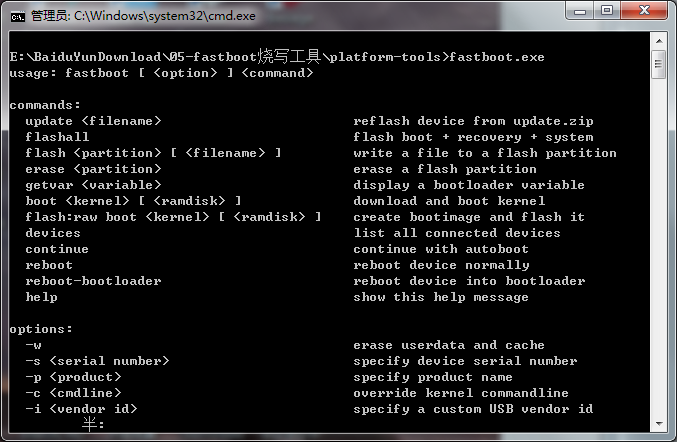
使用Fastboot烧写。首先需要Fastboot的程序。这个也可以从厂商的资料中找到，之后需要在Windows系统中设置环境变量。这个使用Windows的命令行就可以调用Fastboot命令了。在终端输入Fastboot。出现如下图4-6所示：

图4-6

出现上图表明环境变量设置成功，之后我们的要烧写的文件拷贝到当前目录下。使用Fastboot flash bootloader xxx。来烧写文件。xxx表示具体的文件。Bootloader根据不同的文件可以替换为ramdisk、zImage和system。重启开发板后，如果能够进入到系统的文件系统，并可以操作和使用命令。证明下载成功。

## 4.2.3交叉编译环境搭建

在开发板的环境搭建完成后，我们需要对主机的开发环境进行搭建。就是说，我们在主机上写的程序，要通过交叉编译后才能在嵌入式开发板上运行。在x86的主机上，我们使用gcc连编译C程序。那么在Linux嵌入式平台,我们使用arm-none-linux-gnueabi-gcc来编译程序，编译出来的程序就可以直接在开发板运行。这个工具在厂商提供的资料里也可找到。下面们我们会把这个工具在Linux的主机上部署。

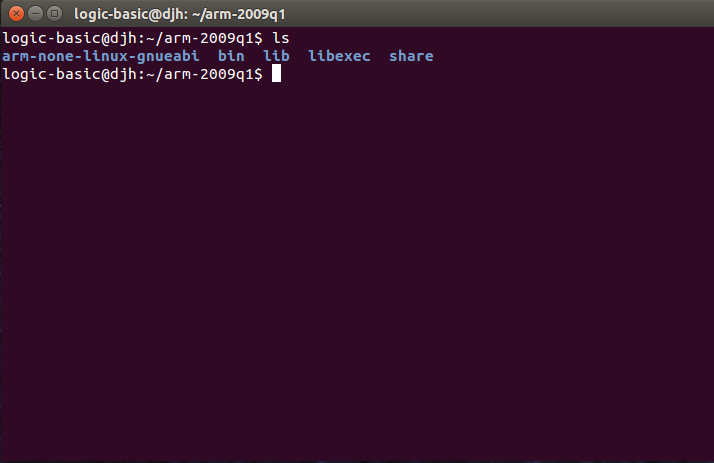
首先在Linux主机上解压工具包，得到的文件如下图4-7所示：

图4-7

在上图目录中，我们需要的工具就在bin文件夹中。下面我们需要将文件路径添加到环境变量中，这样在终端中就可以正常使用了。我们编辑/etc/profile文件，在最后一行添加“export PATH=/…/bin:$PATH”。这个路径就上刚才解压文件的那个路径。重启终端后，我们在界面输入arm-none之后按TAB键。就会有补全提示，如下图4-8：

图4-8

如果出现上图所示内容，那么表明交叉工具链已经搭建成功。

# 4.3硬件层电源设计与制作

## 4.3.1电源芯片选型

在第二章中，我们介绍了稳压电源的两种选择。在本次的设计中，交换机需要5V600Ma的电源，嵌入式开发板则更是需要5V2A的电源。在接近3A电流的情况下，使用LDO来稳压是很不好的，这样会造成电源发热严重，以及系统的供电不足。所以我们使用开关电源来完成本次系统供电的任务。

电源的输入端为11.1-12.6V的电压。我们的输出的电压为稳定的5V电压。并且要求输出电流不低于2.6A。这是系统所需要满足的最基本的条件，关于电源纹波和其他一些参数比如负载调整率。我们不是很关心。那么满足这一条件的芯片有很多，好一点的有Ti的TPS系列芯片，还有一般的Lm系列的芯片。从现实的角度看，选择这两个系列的差距不大。恰好我这里有几片Lm2576的货。所以本次的电源设计就交给Lm2576了。

## 4.3.2电路图设计与制作

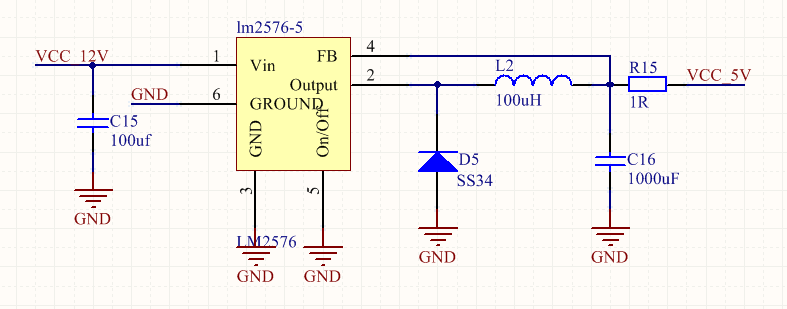
首先来说说lm2576，lm2576是一款非常好用的Buck拓扑的降压电路。它把开关电源中最难设计的开关部分集成到了芯片内部，我们只需要在外部设置好储能的电容和电感，以及防倒流的肖特基二极管。lm2576的输出电压可以通过设置反馈电阻来调节，也可以使用输出固定电压的lm2576型号。我们本次就使用了lm2576-5V这一型号。就不需要设置额外的电阻了，即减少的系统的复杂度，又降低了成本。根据lm2576所提供的datasheet。在AD中，我绘制了降压电路的原理图，如下图4-9所示：

图4-9

由于本次的电路不是很复杂，如果为此而单独做一块PCB有一些浪费了。所以使用洞洞板来进行焊接就可以了。

# 4.4图像采集层流程与实现

## 4.4.1 v4L2视频采集接口

v4L的全称为Video4Linux，是一个视频截取和设备输出的API，它支持很多的USB摄像头，电视调谐卡和其他的一些设备。V4L2是V4L的第二个版本，提供更好的扩展性和灵活性，支持的硬件设备更多。

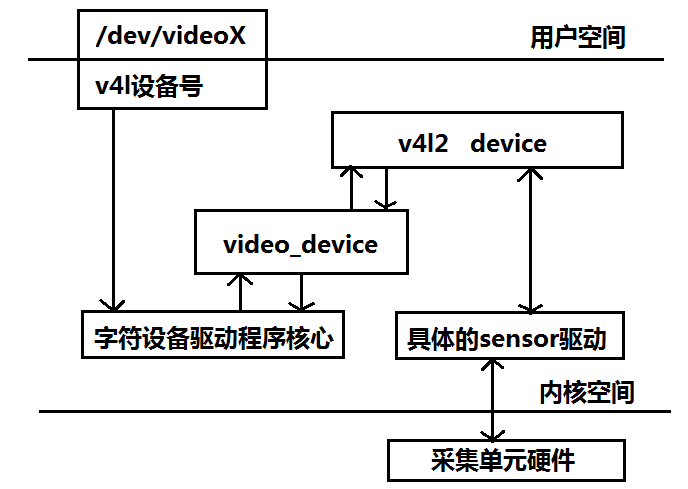
v4l2在Linux系统中的结构图如下：

图4-10

在Linux中，驱动可大致分为块设备，字符设备和网络设备。从v4l2的框图中可以看到，v4l2是一个字符设备。V4l2的大部分功能都是通过设备文件的ioctl导出的。详细的功能如下：

1. 查询设备所支持的功能。
2. 提供视频流一系列操作方法。如枚举设备所支持的所有数据格式和读取一帧的视频数据等。
3. 兼容TV视频标准，可搭配电视调谐卡观看电视节目。
4. 设置输入输出端口。
5. 对设备的一些特定控制，如设置视频的对比度，亮度等等。需要所接入的设备支持。

在本次的设计内容当中，使用的是UVC协议的USB摄像头。在使用v4l2时，所使用的功能主要为上第二点。我们使用V4L2提供的一系列API，设置我们想要的视频参数。当然，前提是摄像头必须支持才行。之后我们向系统申请空间，依次把数据转移出来就可以了。

## 4.4.2流程图和代码说明

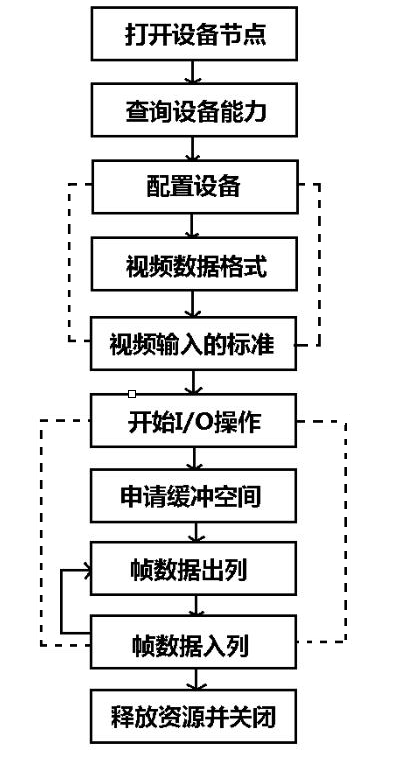
在介绍完v4l2的内容后之后，就是使用v4l2对数据采集进行实现了。使用v4l2采集的流程图如下图4-11。

图4-11

1. 要使用linux中的open函数来打开驱动所创建的设备节点。比如，节点名为video0。那么打开方法如下：

int file\_handler = open（“/dev/video0″, O\_RDWR | O\_NONBLOCK, 0）；

它打开了位于dev目录下的video0节点，返回的文件描述符为fd。通过对fd进行其他的配置操作。

1. 在打开驱动节点之后。我们需要对设备的信息进行检索和设置。也就是说，我们需要知道摄像头能够输出什么格式的内容。其中我们想要的格式在不在其中，如何设定我们需要的格式。在这里，我们通过ioctl来对设备进行配置和操作。

配置时，必须使用到的结构体为v4l2\_format。在结构体中使用宏来配置相关的信息。比如视频输出的格式是YUV还是MJPEG，视频的高度和宽度等等。最后ioctl写入设备。具体操作如下：

typedef struct v4l2\_format V4l\_fomt

V4l\_fomt arguments;

memset (&arguments, 0, sizeof(arguments) );

arguments.type = V4L2\_BUF\_TYPE\_VIDEO\_CAPTURE;

arguments.fmt.pix.width = 337;

arguments.fmt.pix.height = 225;

arguments.fmt.pix.pixelformat = V4L2\_PIX\_FMT\_MJPEG;

arguments.fmt.pix.field = V4L2\_FIELD\_INTERLACED;

ioctl(file\_handler, VIDIOC\_S\_FMT, & arguments);

1. 在设置完视频的信息后，我们就可以读取数据了。首先我们从系统中申请空间，之后再从这个空间中依次读数据。同样，申请缓冲区时使用ioctl。

typedef v4l2\_requestbuffers V4l\_Req

V4l\_Req ask\_mode;

ask\_mode.count = 3;

ask\_mode.type = V4L2\_BUF\_TYPE\_VIDEO\_CAPTURE;

ask\_mode.memory = V4L2\_MEMORY\_MMAP;

ioctl(file\_handler, VIDIOC\_REQBUFS, &ask\_mode);

下来通过MMAP映射内存，获得信息。数据结构我们自己定义：

struct arrary

{

void\* begin;

unsigned int size;

}\*buf;

我们需要使用Linux系统的头文件mman.h。操作如下：

#include <sys/mman.h>

该函数的声明如下：

void\* mmap(void \*sit, size\_t size, int Prot, int Flags, int file, off\_t of);

size为被映射内存块的长度。Prot标志映射后能否被读写。Flags确定此内存映射能否被其他进程共享。

内存映射之后可以把数据从摄像头中读取出来了，代码如下：

typedef struct v4l2\_buffer V4l\_buffer

V4l\_buffer One\_Frame\_Data;

memset(One\_Frame\_Data, 0, sizeof(One\_Frame\_Data));

One\_Frame\_Data.type = V4L2\_BUF\_TYPE\_VIDEO\_CAPTURE;

One\_Frame\_Data.memory = V4L2\_MEMORY\_MMAP;

ioctl (file\_handler, VIDIOC\_DQBUF, &One\_Frame\_Data);

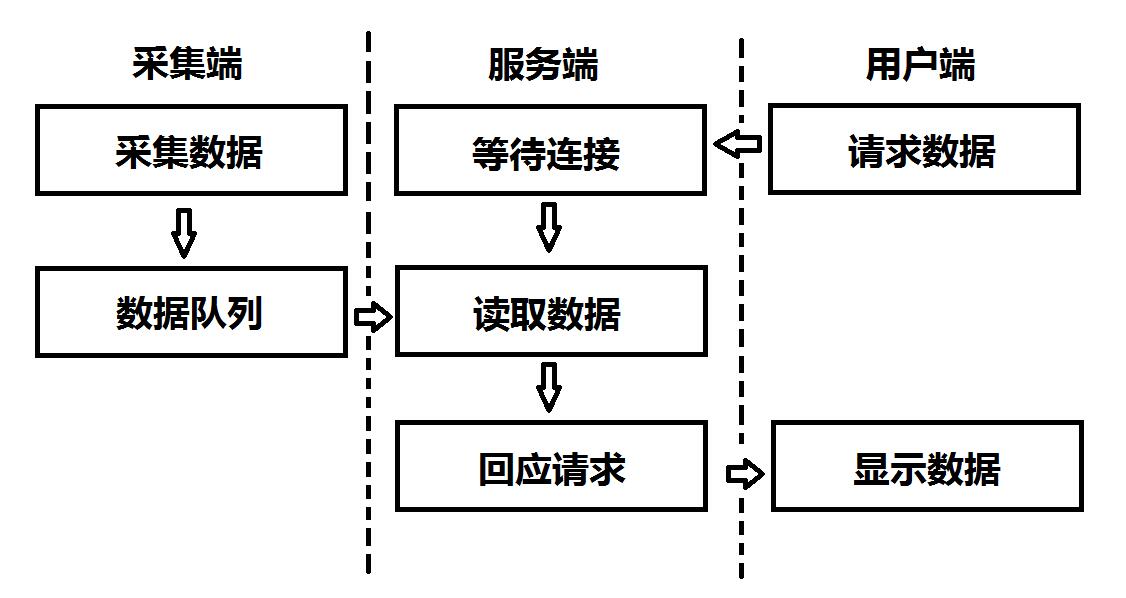
deal\_image (One\_Frame\_Data [begin]);

ioctl (file\_handler, VIDIOC\_QBUF, &One\_Frame\_Data);

1. 在数据读取结束之后，就可以关闭所打开的所有文件，释放所占用的系统资源。整个流程到此结束。

# 4.5网络传输层流程与实现

## 4.5.1视频传输流程

****图4-12

如上图4-12所示，在整个数据传输的过程中，嵌入式采集端一直对视频数据进行采集，并将采集到的数据保存到一个循环队列中，当队列中的数据储存满时。就会对最早的那一帧数据进行覆盖操作。

当用户端想要查看视频数据时，那么他会想板上的节点发送一个请求信息。请求查看当前点的数据，板上的服务器收到请求之后，会读取数据队列中的数据，如果队列为空，那么本次的读取失败。如果成功读取，那么服务端就会源源不断的把每一帧的信息传送到用户端。用户端接收到数据之后，通过刷帧的方式，把整个视频显示出来。

## 4.5.2建立http服务器

为了给用户提供输出传输的服务，我们需求建立一个服务器。同时又因为用户端使用浏览器对视频进行观看，我们在网络层协议选择了http协议。http协议是一个基于TCP/IP的一个网络协议，广泛应用于网页的浏览和一些实时的信令传输。

一般而言，http运行于默认的80端口，但是在程序端也可以自行制定，只要两边的端口号一致，就可以进行通信。在通信的开始，http客户端发送请求给服务器。http服务器一旦收到请求，服务器会向客户端返回一个状态，比如“HTTP/1.0 200 OK”。http目前发送的内容大多是基于TCP的，同时返回的还有请求的文件、错误消息等等。

发送的请求消息有很多，其中比如请求行“GET /project/logo.jpg HTTP/1.1”表示想要得到project目录下的logo.jpg这个文件。请求头比如“Accept-Language：en”表示使用英文表示，当然，还有其他的比如表示消息文本大小的等等很多请求头，服务器只有收到这些信息，才能做出正确的判断。之后的空行是为了区别请求信息和消息信息。比如我们需要传输的视频帧就在消息体中。

Http有很多的请求方法。在这里，主要介绍Get方法。因为我们视频帧的传输就使用Get方法。Get方法通过在请求头里增加内容即可。不过请求的方法和内容都会显示在浏览器的地址栏中，一般而言，需要对信息做加密处理，比如base64。不要让用户看到明文。但是，我们本次请求的内容不含隐秘信息。所以就不加密了。请求的信息和地址用‘？’间隔。每个信息之间用‘&’来间隔。服务器收到请求信息后根据格式进行解析。之后再根据内容来对客户端进行回复。完成一次的http连接。

本次的http使用了8080端口，当客户端使用浏览器Get请求时，服务端会把视频帧信息源源不断的传输过去。接收端可以使用java script来对这些数据进行处理，从而把一帧一帧的图片信息链接成一个完整的视频流。

# 4.6本章小结

本章主要介绍了程序开发的具体过程，从底层的视频采集流程，到上层到搭建http进行网络视频传输。在底层中，使用v4l2框架对usb的摄像头进行识别，同时配置输出格式，分辨率等等的信息。之后，对数据进行处理。同时搭建服务器，每当有用户请求来临，就从处理好的数据中读取一帧的数据。接收端通过http接收到信息后，使用java script处理数据。然后就可以把视频内容显示在浏览器中。

第五章 系统测试与扩展

# 5.1测试条件和环境

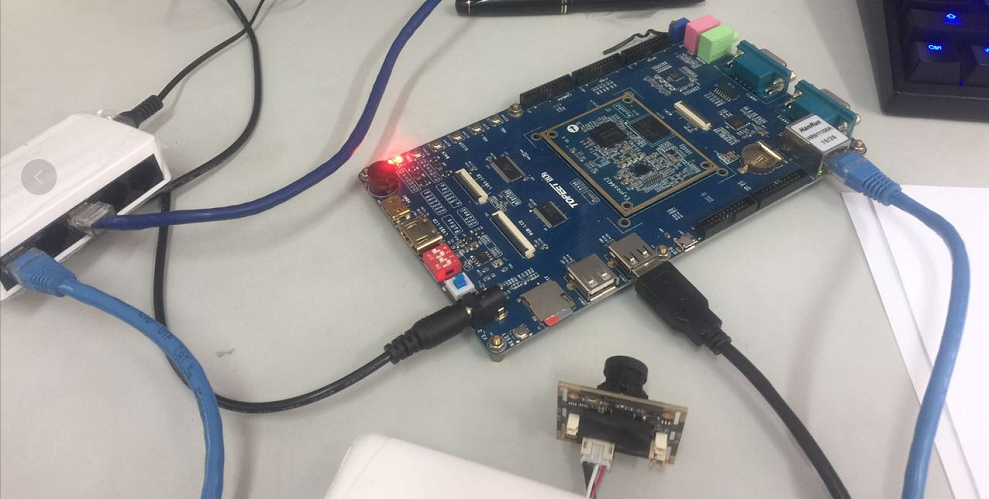
图5-1

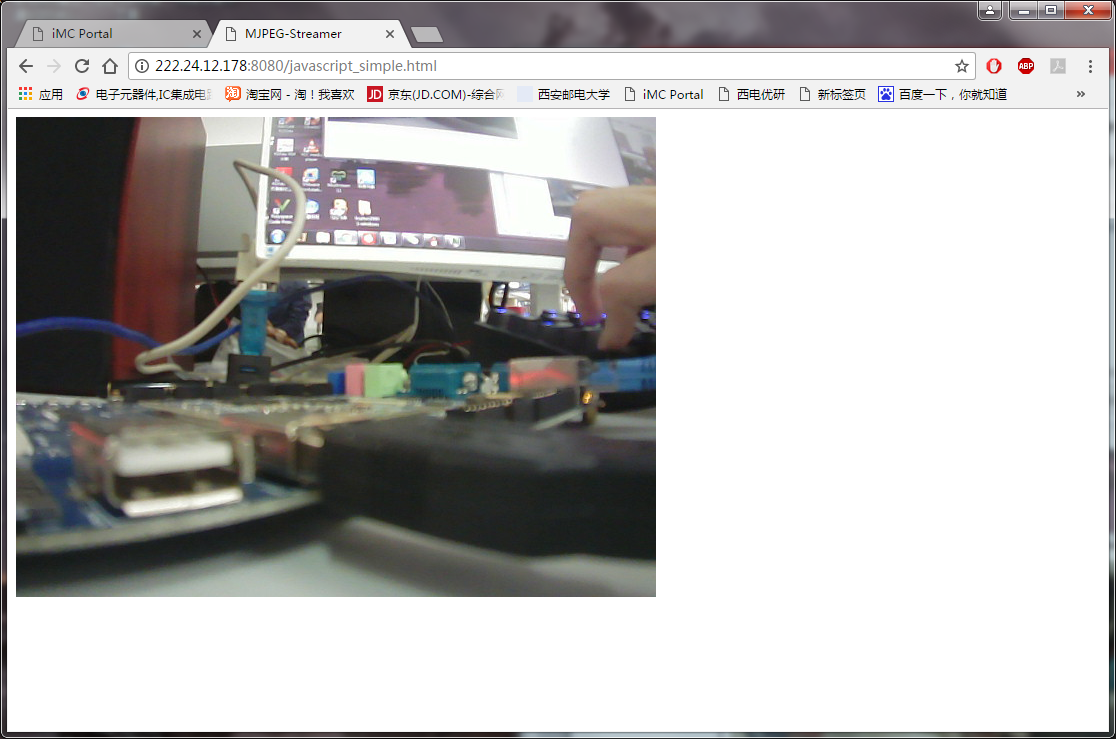
本次测试的拓扑结构为上图5-1所示。使用一个百兆交换机来组建一个局域网。所有的网络连接都在这个局域网下，在这个网络中。布置了一个路由器，路由器用来负责把网络变换为无线信号。这样，手机连接至wifi就连接至了网段之中。各个系统的详细参数如下表5-1：

表5-1

|  |  |
| --- | --- |
| 视频采集节点 | Crotex A9开发板+摄像头 |
| 交换机 | 腾达5口百兆S105 |
| 路由器 | TP-link |
| PC | Windows-7 Chrome浏览器 |
| 手机 | ios 10 UC浏览器 |

把所有的器件搭建完毕后，打开开发板电源开关，开启程序。准备开始进行测试。具体的实物图如下：

图5-2

图5-3

如上图5-2和图5-3所示，图5-2是实物的展示图。图-3是通过电脑的浏览器，输入板载服务器的地址，就可以登录到板载的服务器。查看摄像头所拍摄的影像。

# 5.2性能测试

在网络连接状态良好下，我们通过设置固定的参数比如帧率和分辨率。来查看网络流量，据此对系统的性能进行分析。

表5-2

|  |  |  |
| --- | --- | --- |
| 分辨率 | 帧数 | 网络流量 |
| 320\*240 | 5 | 0.34 MB/s |
| 320\*240 | 10 | 0.69 MB/s |
| 320\*240 | 15 | 1.03 MB/s |
| 640\*480 | 5 | 0.48 MB/s |
| 640\*480 | 10 | 0.99 MB/s |
| 640\*480 | 15 | 1.45 MB/s |

如上表5-2所示，在固定了分辨率或帧数后，查看网络流量的变化。通过分析，不难看出，在分辨率不变的情况下。增加帧数，网络流量也会随之增大。且成线性增长。在增大分辨率的情况下。网络流量也随之增大，同样，增大帧数会线性的增加流量。不难分析，因为本次传输的数据时使用MJPEG进行压缩的。MJPEG是一种帧内的压缩技术，不像H.264是帧间的压缩。会随着画面变换的剧烈程度来改变传输数据的大小。所以使用MJPEG压缩，每一帧的大小都是固定的。当增大帧率的时候，流量也就会成线性增长。

# 5.3系统可扩展性分析

本次的设计内容到这里大部分内容已经完成。但是系统依然可以进行扩展升级。已下就从两个方面介绍系统的可扩展性。

一、系统目前使用的是MJPEG压缩进行传输，之所以使用这种方式。是因为这种方式压缩较为简单。是一种帧内的压缩方式，每一帧的数据大小都是固定的，这样就给网络的传输提供了方便。同时，在接收端。接收到数据后不用做过于复杂的操作和处理就可以显示出来。但是，缺点也很明显，那就是占用网络带宽较大。如果使用h.264进行压缩。数据量会小非常多，这样就可以提高传输的分辨率和帧率。h.264需要额外的编码和解码。所以在难度上会大很多。但本系统也可以对此进行扩展。

二、系统额外提供了图片的截取功能。那么从后台来讲。可以把截取来的图片进行图像处理。比如图像分割。进行人脸识别，特征识别等等。后台只需要向服务器发送一个http的Get请求。就会收到一个MJPEG压缩的图片。这张图片就可以作为图像处理的源图片，从而使用opencv或其他软件对其进行处理。

# 5.4本章小结

本章主要进行了系统的功能介绍和测试，同时展示了具体的实物图。根据实际测试的结果，对其进行分析，符合预测的结果。然后对系统的可扩展性进行了分析和总结，提出了压缩方面和图像处理方面的可扩展性。使系统更加具有拓展性。

结论

本次的系统设计、实现到这里就全部结束了。我的题目是《嵌入式视频信息传输系统处理端设计》，这其中包括着方案的设计、方案的验证以及硬件的连接。软件系统的编译和调试等等。在这毕业设计的时间里。主要完成以下的任务：

1. 查阅相关资料，梳理系统的流程。
2. 确定系统的框图，对器件选型。
3. 对硬件电路进行组合。
4. 根据需求设计方案。
5. 验证方案，总结问题。
6. 对所有模块整合。
7. 完善系统以满足需求。

通过这次的毕业设计，让我学到了很多。从硬件的网络组成。到软件的内核配置。在制作的过程中，虽然遇到了许许多多的问题。但是，我还是一路坚持的把问题解决了。总体来说，本次的设计对我帮助很大。使我自身的各个能力得到了一个提升。

致谢

经过几个月的学习和制作。最终完成了毕业设计的全部内容。在此，我要对帮助过我的同学和老师们致以真心的感谢和祝福。

本次的毕业设计是一个理论和实践相结合的课题。因此，在具体的实践过程中，是一个不断设计方案、实现方案、分析是否可行的一个循环过程。其中，某些方案是不可行的。某些方案是可行的。通过在失败中不断的学习，不断的加深理解。最终完成了本次的设计内容。同时也锻炼了动手能力。

首先要感谢陈瑞老师对我的指引。感谢老师在这段时间对我的帮助和支持。然后我要感谢一直以来对我支持的同学和朋友。是他们一直在我方案失败时对我鼓励。在这里我谢谢他们。

参考文献

1. 宋宝华 Linux设备驱动开发详解[M] 机械工业出版社 2016
2. Peter Van Der Linden C专家编程[M] 人民邮电出版社 2008
3. Kenneth A. Reek C和指针[M] 人民邮电出版社 2008
4. Tanenbaum, A.S. 现代操作系统[M] 机械工业出版社 2009
5. Bovet,D.P.，Cesaati,M. 深入理解Linux内核[M] 2007
6. 陈硕 Linux多线程服务端编程[M] 电子工业出版社 2013
7. 宋敬彬 Linux网络编程[M] 清华大学出版社 2014
8. RFC 7540 - Hypertext Transfer Protocol Version 2 (HTTP/2).[J] IETF. May 2015 [14 May 2015].
9. Mark Nottingham. HTTP/2 Approved.[J] www.ietf.org. Internet Engineering Task Force. 2015-02-18.
10. Mackenzie, K. Linux Torvalds Q&A.[J] 2004 [2004-01-19].