

‘Nada es lo que parece’ Proyecto de encriptación de información

Parcial 1
Informática 2

**Katherin Johana Henao Henao
c.c.1036953583
Diego Alejandro Londoño Jiménez
c.c.71377279**

Departamento de Ingeniería Electrónica y Telecomunicaciones
Universidad de Antioquia
Medellín
Febrero de 2022

Índice

1. Introducción	2
2. Justificación	2
3. Objetivo general	2
4. Objetivos específicos	2
5. Análisis del problema y consideraciones	2
6. 75HC595	3
6.1. Un breve vistazo	3
6.2. Explicación de la estructura Interna	4
6.3. Como conectar el 75HC595	4
6.4. Aplicaciones y algunos ejemplos	5
6.4.1. Ejemplo usando pulsadores	5
6.4.2. Integrado 74HC595 controlado por Arduino	6
7. Explicación de la arquitectura	7
7.1. Encriptación	7
7.2. Transmisión	7
7.3. Desencriptación	7
7.4. Recepción	7
8. Explicación del código fuente	7
9. Conclusiones	7

1. Introducción

En el presente proyecto se desarrolla un sistema de transmisión de encriptación que permite cifrar los datos transmitidos entre dos puntos. Es un demo de la transmisión y recepción de información entre las oficinas de una sucursal bancaria, los cuales usan infraestructura cableada para tal fin. La información viaja desde un computador de origen que es el generador de la información, hasta un computador destino que es el que se presenta al encargado de tomar decisiones en la bolsa de valores.

Para el desarrollo se hizo uso de la plataforma Tinkercard y de diferentes componentes circuitales como el circuito integrado 75HC595 entre otros. Además todo el desarrollo del proyecto se hace con manejo de repositorios

2. Justificación

El flujo actual de información en la web transporta datos sensibles como por ejemplo información bancaria; ante las técnicas para acceso indebido a la información impropia es necesario utilizar diferentes técnicas para protección de los datos. Entre ellos está la encriptación que se ha hecho indispensable porque ayuda a proteger y mantener la confidencialidad de la información cuando esta se envía de un lugar a otro. La encriptación es un método de codificación de la data que permite que solo las partes interesadas puedan comprenderla a pesar de que terceros hayan accedido a ella.

3. Objetivo general

Desarrollar en equipo un sistema de encriptación y desencriptación de información entre un transmisor y un receptor utilizando la plataforma Tinkercad

4. Objetivos específicos

- Consolidar las habilidades adquiridas en el lenguaje de programación C++
- Enlazar los diferentes conocimientos adquiridos en el curso de informática II
- Afianzar el trabajo el equipo en el desarrollo de un proyecto

5. Análisis del problema y consideraciones

Como se está implementando un sistema de transmisión de información se analiza que será necesario tener dos placas de arduino para que una haga las veces de transmisor y la otra haga las veces de receptor.

La información entra al arduino vía serial, en este punto la información ya se encuentra encriptada. Como se desconoce la longitud de la trama encriptada se deduce que se deberá hacer uso de memoria dinámica, haciendo uso de datos tipo puntero.

Como se debe tener una señal de reloj para que haya sincronismo en el sistema, se pueden definir dos pines digitales de la placa de arduino como puertos de salida y escribir en estos cambios de estado para simular las señales de reloj que el integrado requiere para su operación correctamente. Acá una consideración a tener en cuenta es que la placa de arduino transmisora, el circuito integrado 75HC595 y la placa de arduino receptora deben estar sincronizadas entre si, por lo que al momento de la implementación se debe tener especial cuidado con este, pues si esto falla es muy probable que la información no llegue integra al receptor.

Se usa otro puerto digital de la placa de arduino como salida para transmitir los datos al circuito integrado 75HC595. Luego de pasar la data por el circuito integrado ya se encuentra en paralelo, pues es esta precisamente la función del 75HC595, de ahí ya se puede transmitir la información al sistema de desencriptación el cual será puesto en marcha por medio de compuertas lógicas o compuertas secuenciales y su configuración depende de las reglas de desencriptación dadas. El módulo de desencriptación compara los datos que llegan del integrado 74HC595 con el dato que se tiene almacenado en la lógica combinacional, en el momento que estos dos datos son iguales, se envía una señal desde el módulo de desencriptación al arduino receptor indicándole que ya puede clasificar el mensaje.

El uso del integrado 74HC595 es encargarse de recibir el dato de forma serial y enviarlo en forma paralela al módulo combinacional, es este módulo el que permite liberar procesamiento de software a los arduinos y poder designar la llave de descriptación de forma manual

Cuando el arduino receptor tenga la información clasificada se procederá a mostrarla en pantalla, para ello se tiene planeado utilizar una pantalla lcd, componente que se encuentra disponible en la plataforma tinkercard

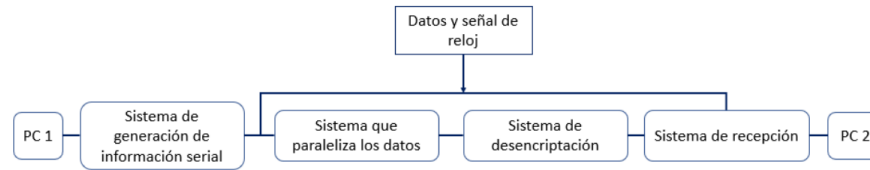


Figura 1: Esquema del sistema ¹

6. 75HC595

6.1. Un breve vistazo

El 75HC595 es un circuito integrado digital, recibe los datos de entrada en forma serial, hasta ocho bits, y entrega sus datos a la salida de forma paralela.

El circuito integrado 75HC595 tiene un empaquetado de 16 puertos, donde el norte se caracteriza por una entrada de medio óvalo. Los datos los recibe por el pin SER y la salida de datos en paralelo se da por los pines Qa al Qh. Se tiene también un pin de tierra GND, un pin de energía VCC, un pin Qh' utilizado generalmente para cuando se desean conectar varios de estos integrados en cascadas donde el Qh' salida de un integrado sería la entrada de otro integrado. También se encuentran los pines SRCLK (reloj de registro de desplazamiento) y RCLK (reloj de registro de almacenamiento) correspondientes a la primer y segunda etapa respectivamente. Por último están los pines \overline{SRCLR} y \overline{OE} , donde \overline{OE} es el encargado de habilitar o deshabilitar los pines de salida mientras que \overline{SRCLR} puede borrar o no los datos del circuito integrado, dependiendo de si su estado es *LOW* o *HIGH*. En la figura 2 puede obtener una visualización de como están distribuidos los pines.

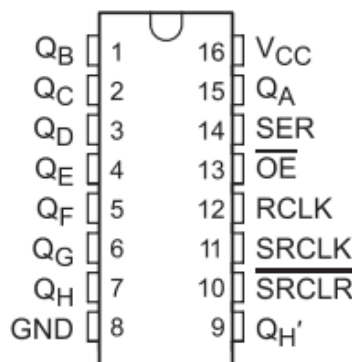


Figura 2: Vista superior 75HC595²

¹Guía del parcial dado por el Profesor Augusto

²<https://www.ti.com/product/SN74HC595>

6.2. Explicación de la estructura Interna

En la figura 3 se puede ver la estructura interna del 75HC595, esta estructura es del proveedor Texas Instruments [1], internamente se divide en dos etapas, la etapa uno se encarga del desplazamiento del bit que entra, dicho bit se desplaza por los flipflop, ellos se encuentran conectados en cascada para el desplazamiento del bit, a medida que se va desplazando los bits de entrada la segunda etapa se encarga de almacenarlos, la salida sólo se dará cuando el pin 13 \overline{OE} deje de estar en alta impedancia

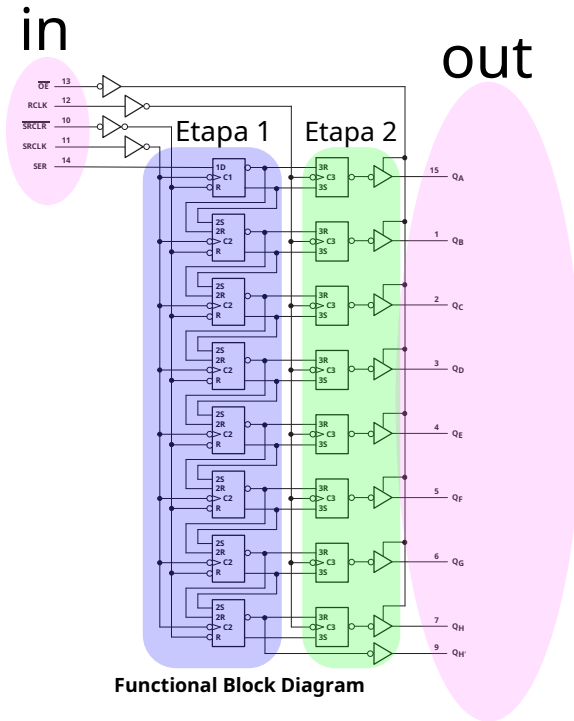


Figura 3: Estructura Interna ³

6.3. Como conectar el 75HC595

En la hoja de datos del circuito integrado se encuentra toda la información referente a la forma de realizar las conexiones de los pines. Los pines Qa al Qh son los pines de salida donde se obtendrán los datos de forma paralela. El pin GND se conecta a la tierra del sistema. El pin VCC es la energía del dispositivo, para este proyecto en particular se conecta al puerto que entrega 5v de la placa arduino. Al pin SER se conectan los datos de entrada, los cuales ingresan en forma serial. En cuanto a los pines RCLK y SRCLK, los cuales como ya se mencionó anteriormente, son los relojes del circuito integrado, para este proyecto se conectan cada uno a un pin de salida de la placa arduino por donde haremos envío de la señal de reloj. Por su parte el pin \overline{OE} se conecta a tierra para que quede en estado *LOW*, pues estando en *LOW* activa las salidas lo cual es precisamente lo que necesitamos. El pin \overline{SRCLR} se conecta a VCC para desactivarlo, pues de tenerlo activado borraría el registro. La conexión descrita se deduce con ayuda del cuadro 4.

³<https://www.ti.com/product/SN74HC595>

INPUTS					FUNCTION
SER	SRCLK	SRCLR	RCLK	OE	
X	X	X	X	H	Outputs $Q_A - Q_H$ are disabled.
X	X	X	X	L	Outputs $Q_A - Q_H$ are enabled.
X	X	L	X	X	Shift register is cleared.
L	↑	H	X	X	First stage of the shift register goes low. Other stages store the data of previous stage, respectively.
H	↑	H	X	X	First stage of the shift register goes high. Other stages store the data of previous stage, respectively.
X	X	X	↑	X	Shift-register data is stored in the storage register.

Figura 4: Modos funcionales 75HC595⁴

6.4. Aplicaciones y algunos ejemplos

Entre sus aplicaciones se encuentran usos para switches de red, servidores, desplegar información por diodos emisores de luz led, entre otros.

6.4.1. Ejemplo usando pulsadores

El equipo DeveloperTeam implementó un ejemplo de uso del 75HC595 en la plataforma Tinkercard, en este ejemplo se utilizan pulsadores para enviar los datos al integrado y para las dos señales de reloj del integrado.

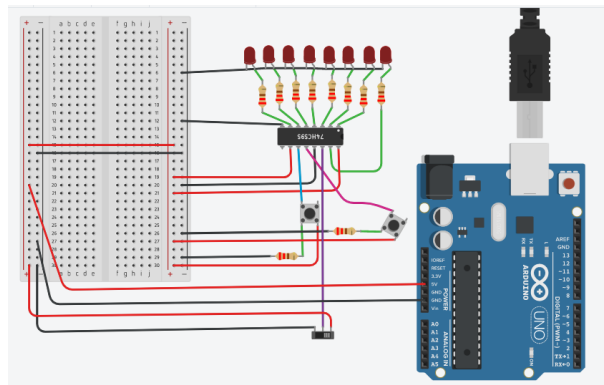


Figura 5: Ejemplo uso 74HC595 con pulsadores⁵

⁴<https://www.ti.com/product/SN74HC595>

⁵<https://www.tinkercad.com/things/dO7iXOHbnkA>

6.4.2. Integrado 74HC595 controlado por Arduino

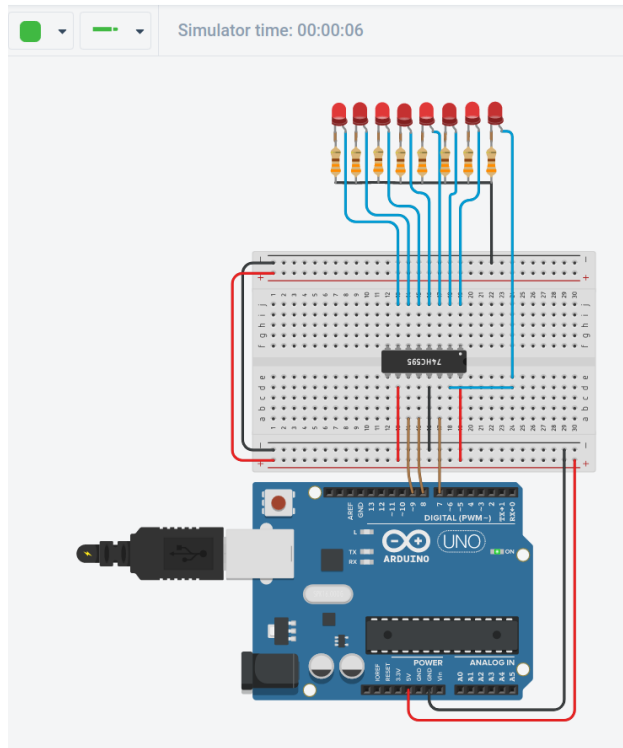


Figura 6: 74HC595 con código en Arduino⁶

Listing 1: Código C++

```
#define SER 7      // pin 7 a SER del 74HC595
#define RCLK 8    // pin 8 a RCLK del 74HC595
#define SRCLK 9   // pin 9 a SRCLK del 74HC595

int main()
{
    init();

    pinMode(SER, OUTPUT);           // pin establecido como salida
    pinMode(RCLK, OUTPUT);          // pin establecido como salida
    pinMode(SRCLK, OUTPUT);         // pin establecido como salida

    while(1){

        digitalWrite(SER, 1);

        digitalWrite(SRCLK, 0);
        digitalWrite(RCLK, 0);
```

⁶<https://www.tinkercad.com/things/86uq2ecFPkF>

```
digitalWrite(SRCLK, 1);  
digitalWrite(RCLK, 1);  
delay(500);  
  
digitalWrite(SER, 0);  
  
digitalWrite(SRCLK, 0);  
digitalWrite(RCLK, 0);  
digitalWrite(SRCLK, 1);  
digitalWrite(RCLK, 1);  
delay(500);  
} //Fin while  
} //Fin main
```

En el ejemplo de la figura 6 seguido de su código, se usa para mostrar el corrimiento de una entrada serial de 1,0 indefinidamente hasta que se detenga la simulación

7. Explicación de la arquitectura

7.1. Encriptación

El usuario entrega el archivo con la información la cual ya está encriptada. Las reglas de encriptación para el *DeveloperTeam* son desconocidas.

7.2. Transmisión

7.3. Desencriptación

Para desencriptar la información se deben tener en cuenta las reglas de encriptación las cuales son dadas por el profesor Augusto Salazar.

7.4. Recepción

8. Explicación del código fuente

9. Conclusiones

Referencias

- [1] T. Instrument, "Datasheet sn74hc595," 2021. [Online]. Available: <https://www.ti.com/product/SN74HC595>