第三章 多层次的存储器线上学习内容安排

一、线上学习安排，完成以下课程内容（包括线上视频和教材内容）

3.5 并行存储器

3.6 cache存储器

二、请在翻转课堂的问答讨论中，回答下列问题。

1. 提高存储器速度的方法有哪些？
2. 双端口存储器高速读写的原因是什么？
3. 双端口存储器什么情况下会发生访问冲突？
4. 多模块交叉存储器高速读写的原因是什么？
5. 一个多模块交叉存储器由8个存储芯片字扩展组成，使用哪几位地址进行片选译码？
6. 何为存储器访问的局部性原理？
7. 引入Cache的理论依据是什么？
8. 引入Cache的目的是什么？
9. Cache的命中率与那些因素有关？
10. Cache与主存之间的地址映射方式有哪几种？
11. Cache的替换策略有哪些？
12. Cache-主存系统中，CPU访问内存的平均时间与哪些因素有关？
13. 全相联映射的有那些优点和缺点？
14. 直接映射的有那些优点和缺点？
15. 组相联映射的有那些优点和缺点？
16. 完成下列作业

教材P112 8,9,10,13,15题