

Projeto de Eletrônica Digital

Unidade Lógica Aritmética

Felipe Bandeira, 1020942

Felipe Barroso 1000000

8 de outubro de 2013

1 Introdução

Os computadores surgiram muito antes que o ser humano pensassem neles de forma que são hoje. O início foi um tanto dramático, no século IV antes de cristo, os Gregos iniciavam uma nova matemática. Uma matemática menos aplicada aos problemas da vida real, uma matemática abstrata que tratava de problemas que fugiam das explicações óbvias, com um conteúdo de imaginação e surrealismo. Os gregos iniciaram o desenvolvimento da lógica do certo ou errado. Com o passar dos tempos um matemático Boolean fomentou a lógica binária que mais tarde seria a base dos computadores atuais. Esse trabalho tem como principal objetivo mostrar o processo de desenvolvimento e montagem de uma unidade lógica aritmética (ULA) de 4 bits. Como principal componente utilizado e base para o estudo foi adotado a ULA feita pelo **74ls181**

2 ULA

A base para o projeto é a ULA construída pelo SN54/74LS181