1 Fragen

- Was ist ROM?
 - a Das Rom ist ein Speicher, dessen Inhalt nur vom Prozessor gelesen werden kann. Sein Inhalt lässt sich durch UV-Licht löschen.
- Wie funktioniert das Status-Register? (Info in den Themen Blättern)
- Welche Register gibt es noch?
- Können wir angeschrieben Programme mitnehmen oder nur als Text-dokument?

2 Aufgaben

- HEX zahlen lernen. Wie rechnent man diese mit dem Taschenrechner?
- Die erste Aufgabe gibt 35-39,40 der Frage Katalog Meist bekommt man so 20 Punkte (Die Antworten können in Stichpunkten beantwortet werden)

•

PORT RA und TRIS RA Initialisierungssequenz

\mathbf{BSF}	${ m status} \;,\;\; { m rp0}$; auf Bank 1 umschalten, dort sind die
BCF	trisa , 0	; TRIS-Register. RA0 wird Ausgang
BCF	trisa , 1	$;RA1\ wird\ ebenfalls\ Ausgang$
BCF	status , $\operatorname{rq}0$	$; zurueck\ auf\ Bank\ 0\ schalten$
BSF	porta, 0	; setzt den Pegel an RAO auf high
BCF	porta , 1	; setzt den Pegel an Ra1 auf low

Vergleich zweier Speicherstellen

MOVF	adr1, W	; ein Argument ins W-Register holen
XORWF	adr2, W	XOR verknuepfen und Ergebnis in
		;W-Register, so bleiben adr1 und
		; adr2 unveraendert
BTFSC	status, Zflag	
GOTO	$\operatorname{sind}\operatorname{Gleich}$	
GOTO	$\operatorname{sind}\operatorname{Ungleich}$	

Vergleich zweier Speicherstellen auf größer / kleiner

MOVF	adr1, W	; ein Argument ins W-Register holen
SUBWF	adr2, W	; subtrahiere W von Inhalt von adr2
		; und schreib Ergebnis ins
		;W-Register, so bleiben adr1 und adr2
		; unveraendert
BTFSC	status , Zflag	
GOTO	$\operatorname{sind} \operatorname{Gleich}$	
BTFSC	status, CFlag	
GOTO	kleiner	; es gab einen Ueberlauf im Carry
GOTO	groesser	

Testprog1

```
Testprog1.src
device 16f84
; Symbol definieren
status
         equ 3
         equ 2
zero
rp0
         equ 5
trisa
         equ 5
trisb
         equ 6
         equ 5
porta
         equ 6
portb
; Hex-Zahlen: h am Ende, bei Zahlen mit Buchstaben an erster Stelle ein
wert
         equ 0ch
alterw
             equ 13
counter
         equ 14
 org 0
; Einsprung beim Einschalten (Power on)
cold
  bsf
                     ; auf Bank 1 umschalten
          status, rp0
 movlw
                              ; PortB wird komplett als Ausgang gescha
 movwf
              trisb
  bcf
              trisa,3
                              ;RA3 wird Ausgang (Carry)
  bcf
          status, rp0
                      ; zurueck auf Bank 0
; Definieren von alterw mit aktuellem Wert an RAO
  movf
                              ; PortA lesen
              porta, w
  andlw
              00000001b
 movwf
              alterw
; Hauptschleife
loop
  clrf
                              ; Reset und Startwert
              counter
  clrf
              portb
```

```
loop1
; Reset \ aktiv?
                                  ; Reseteingang
  btfss
               porta,1
  goto
               loop
; Inhibit aktiv?
               porta, 2
  btfsc
                                  ; Inhibiteingang
  goto
               loop1
; Takteingang lesen
  movf
               porta, w
                                  ; PortA komplett eingelesen
  andlw
               1
                                      ; Nur R0 ist von Interesse
  xorwf
                                  ; Wenn beide gleich, keine Flanke
                alterw, w
  btfsc
                                  ; Beide gleich, Zero gesetzt
                status, zero
                                  ; Nichts passiert
  goto
               loop1
  movlw
           1
  xorwf
                alterw
                                  ; Beinhaltet neuen Pegel an RAO
  btfss
                alterw,0
               loop1
  goto
; Richtige Flanke gefunden
  bcf porta,3
  incf
                                  ; Zaehler erhoehen
                counter
  movf
               counter, w
  movwf
               portb
  btfss
                                  ; Zaehlerueberlauf
                status, zero
  goto
               loop1
  \mathbf{bsf}
           porta,3
                                  ; Carryausgang setzen
               loop1
  goto
```

end