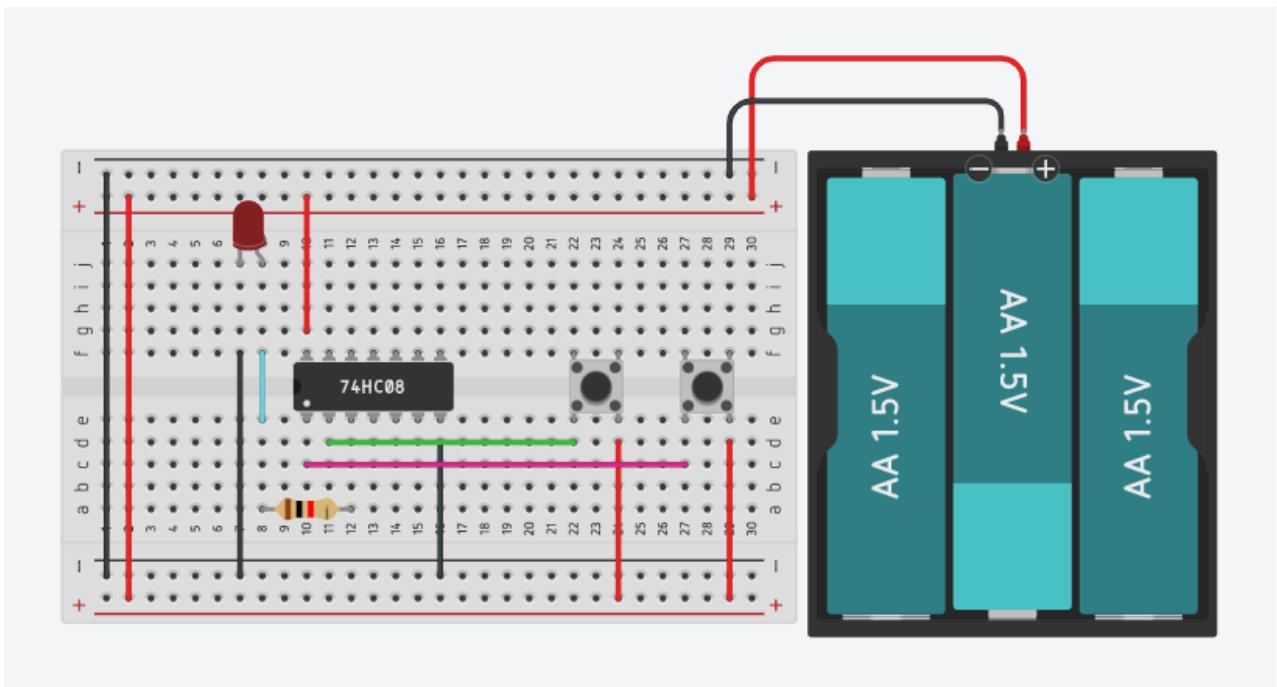
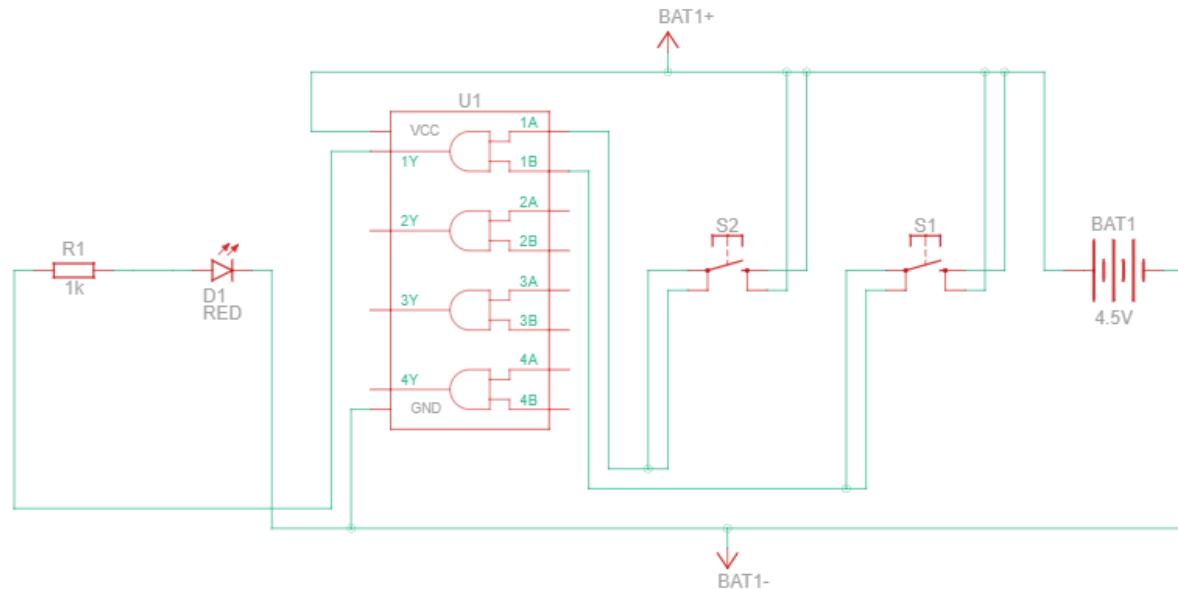


<b>LABORATORIO DI TELECOMUNICAZIONI</b> <b>PORTA LOGICA AND</b>	
<b>RELAZIONE N.2</b> <b>CLASSE 3° info</b>	<b>GRUPPO:</b> <b>Canale Andrea e Rizzolo lorenzo</b>



**ESERCITAZIONE:**

**SCHEMI REALIZZATI TRAMITE SOFTWARE (Unifilari, Principio, Montaggio):**



**DISTINTA MATERIALE E CARATTERISTICHE TECNICHE DEI COMPONENTI:**

1. Porta logica NAND.
2. fili per breadboard.
3. breadboard.
4. led.
5. pulsanti.

**FORMULE ADOPERATE:**

$$x * y = z$$

**LEGENDA SIMBOLI:**

x y z(uscita)

0 0 1

0 1 1

1 0 1

1 1 0

**RELAZIONE TECNICA:**

Abbiamo montato tutto il necessario sulla breadboard e collegato i cavi dell'alimentatore sul circuito.

Per accendere il led premi i pulsanti, andranno a cambiare lo stato con la porta logica.

**OSSERVAZIONI DA PARTE DEL DOCENTE:**