

VDD_CORE	J11
VDD_CORE	J12
VDD_CORE	J18
VDD_CORE	K5
VDD_CORE	K11
VDD_CORE	K12
VDD_CORE	K14
VDD_CORE	K16
VDD_CORE	L18
VDD_CORE	L12
VDD_CORE	N16
VDD_CORE	N18
VDD_CORE	M10
VDD_CORE	M15
VDD_CORE	N11
VDD_CORE	N14
VDD_CORE	L17
VDD_CORE	P11
VDD_CORE	P12
VDD_CORE	P13
VDD_CORE	M17
VDD_CORE	P18
VDD_CORE	R12
VDD_CORE	R13
VDD_CORE	R15
VDD_CORE	R17
VDD_CORE	T13
VDD_CORE	T15
VDD_CORE	T17
VDD_CORE	U8
VDD_CORE	U10
VDD_CORE	U12
VDD_CORE	U14
VDD_CORE	U16
VDD_CORE	V8
VDD_CORE	T9
VDD_CORE	V12
VDD_CORE	V14
VDD_CORE	V15
VDD_CORE	V19
VDD_CORE	W19
VDD_CORE	X10
VDD_CORE	Y21
VDD_CORE	
VDD_CANTUARY	J8
	M13
	M19
VDD_CORE	N13
VDD_CORE	N19
VDD_CORE	U10
VDD_CORE	U11
VDD_CORE	U17
VDD_CORE	V17
VDD_MMIO	W10

