

# Esercizio del Semaforo

Si vuole progettare una rete di controllo di un semaforo che controlli la rete di NS (North-South) e di EW (East-West). Si usa un clock di 0.066 Hz in modo che ogni transizione sia regolata sui 15''.

Il semaforo ha normalmente un Ciclo R-G-Y da Rosso (che dura 30''), Verde G (che dura 30'') e Giallo Y (che dura 15''). La rete ha due uscite Z1 e Z0 che significano:

00 → NS Green e EW Red  
01 → NS Yellow e EW Red  
10 → NS Red e EW Green  
11 → NS Red e EW Yellow

La rete va continuamente e non ha un segnale di Enable; inoltre ci sono due input (oltre al clock) che sono NScar e EWcar; il semaforo non cambia se non c'è una richiesta di auto nella direzione opposta. Se è nello stato di giallo invece passa sempre allo stato successivo.

# 15'', 30'' o 45''

Si vuole progettare una rete di controllo di un semaforo che controlli la rete di NS (North-South) e di EW (East-West). Si usa un clock di 0.066 Hz in modo che ogni transizione sia regolata sui 15''.

Il semaforo ha normalmente un Ciclo R-G-Y da Rosso (che dura 30''), Verde G (che dura 30'') e Giallo Y (che dura 15''). La rete ha due uscite Z1 e Z0 che significano:

- 00 → NS Green e EW Red
- 01 → NS Yellow e EW Red
- 10 → NS Red e EW Green
- 11 → NS Red e EW Yellow

La rete va continuamente e non ha un segnale di Enable; inoltre ci sono due input (oltre al clock) che sono NScar e EWcar; il semaforo non cambia se non c'è una richiesta di auto nella direzione opposta. Se è nello stato di giallo invece passa sempre allo stato successivo.

15'', 30'' o 45''

Si vuole progettare una rete di controllo di un semaforo che controlli la rete di NS (North-South) e di EW (East-West). Si usa un clock di 0.066 Hz in modo che ogni transizione sia regolata sui 15''.

Il semaforo ha normalmente un Ciclo R-G-Y da Rosso (che dura 30''), Verde G (che dura 30'') e Giallo Y (che dura 15''). La rete ha due uscite Z1 e Z0 che significano:

00 → NS Green e EW Red  
01 → NS Yellow e EW Red  
10 → NS Red e EW Green  
11 → NS Red e EW Yellow

**Durata (G + Y) = Durata R**

La rete va continuamente e non ha un segnale di Enable; inoltre ci sono due input (oltre al clock) che sono NScar e EWcar; il semaforo non cambia se non c'è una richiesta di auto nella direzione opposta. Se è nello stato di giallo invece passa sempre allo stato successivo.

15'', 30'' o 45''

Si vuole progettare una rete di controllo di un semaforo che controlli la rete di NS (North-South) e di EW (East-West). Si usa un clock di 0.066 Hz in modo che ogni transizione sia regolata sui 15''.

Il semaforo ha normalmente un Ciclo R-G-Y da Rosso (che dura 30''), Verde G (che dura ~~30''~~ 15'') e Giallo Y (che dura 15''). La rete ha due uscite Z1 e Z0 che significano:

00 → NS Green e EW Red  
01 → NS Yellow e EW Red  
10 → NS Red e EW Green  
11 → NS Red e EW Yellow

**Durata (G + Y) = Durata R**

La rete va continuamente e non ha un segnale di Enable; inoltre ci sono due input (oltre al clock) che sono NScar e EWcar; il semaforo non cambia se non c'è una richiesta di auto nella direzione opposta. Se è nello stato di giallo invece passa sempre allo stato successivo.

15'', 30'' o 45''

Si vuole progettare una rete di controllo di un semaforo che controlli la rete di NS (North-South) e di EW (East-West). Si usa un clock di 0.066 Hz in modo che ogni transizione sia regolata sui 15''.

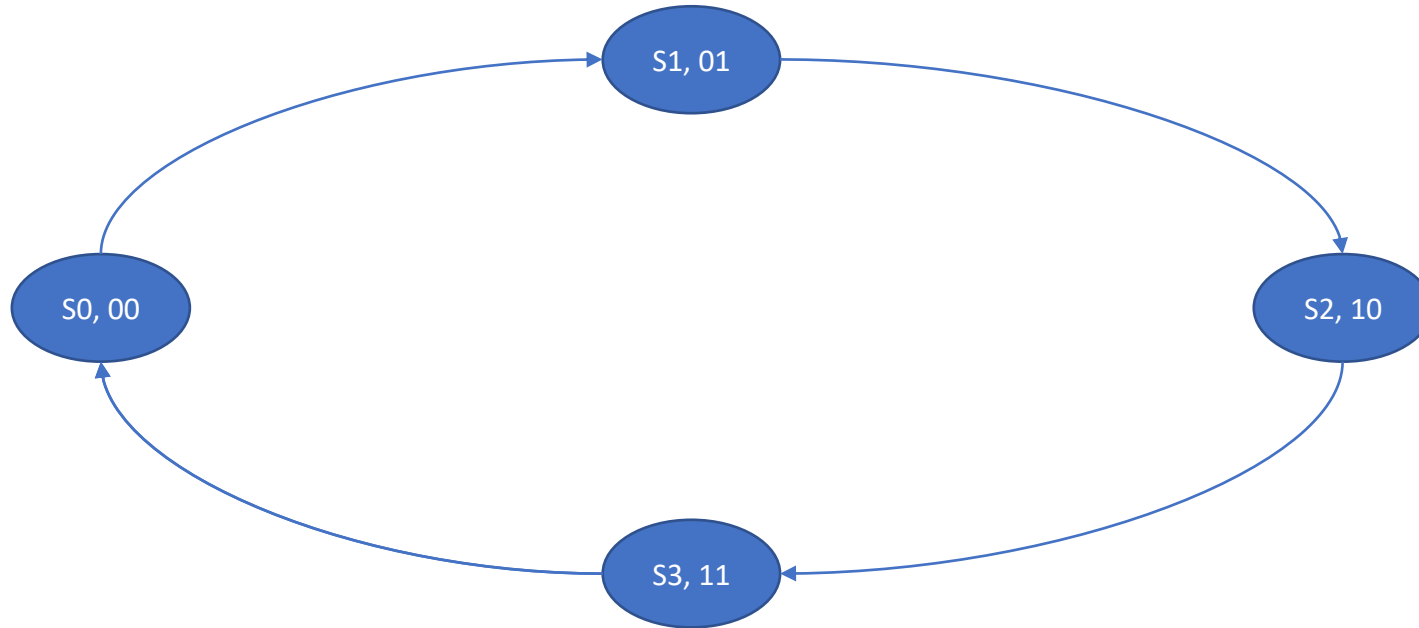
Il semaforo ha normalmente un Ciclo R-G-Y da Rosso (che dura ~~30''~~ 45''), Verde G (che dura 30'') e Giallo Y (che dura 15''). La rete ha due uscite Z1 e Z0 che significano:

00 → NS Green e EW Red  
01 → NS Yellow e EW Red  
10 → NS Red e EW Green  
11 → NS Red e EW Yellow

**Durata (G + Y) = Durata R**

La rete va continuamente e non ha un segnale di Enable; inoltre ci sono due input (oltre al clock) che sono NScar e EWcar; il semaforo non cambia se non c'è una richiesta di auto nella direzione opposta. Se è nello stato di giallo invece passa sempre allo stato successivo.

# Automa di Moore con $R = 30''$ senza NScar e EWcar



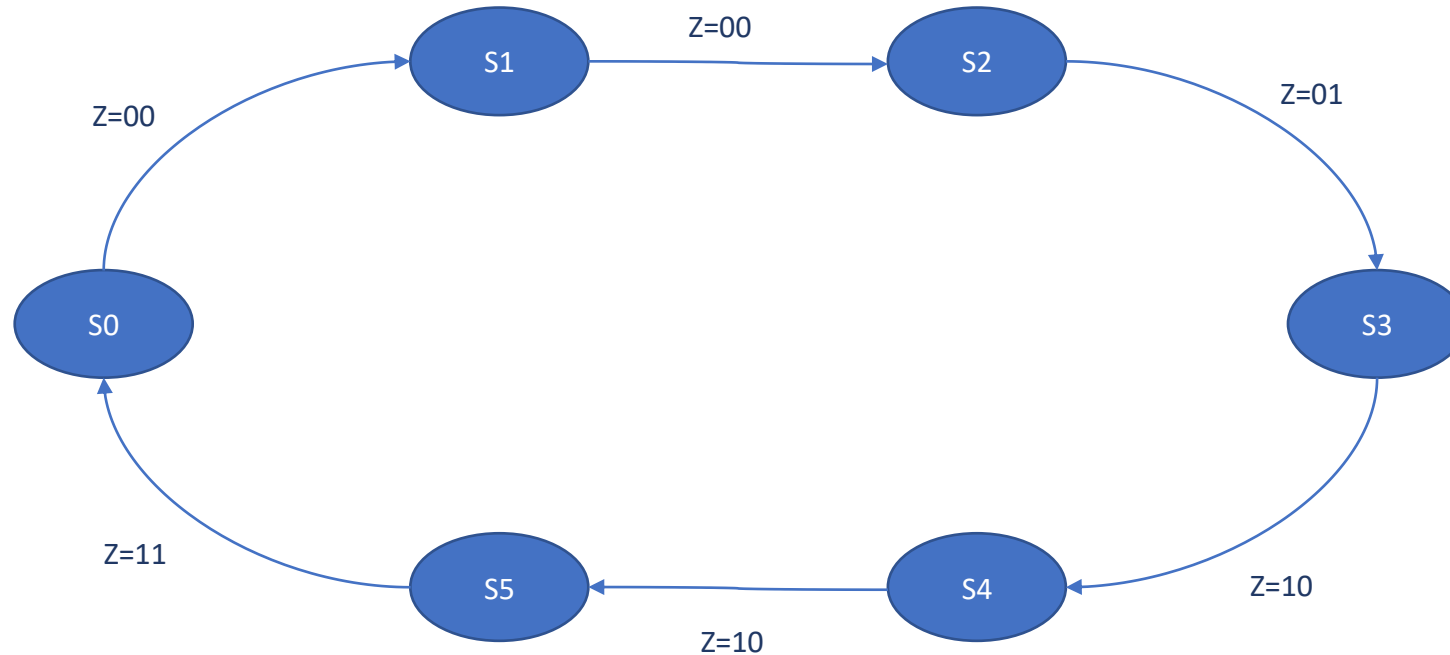
00 → NS Green e EW Red

01 → NS Yellow e EW Red

10 → NS Red e EW Green

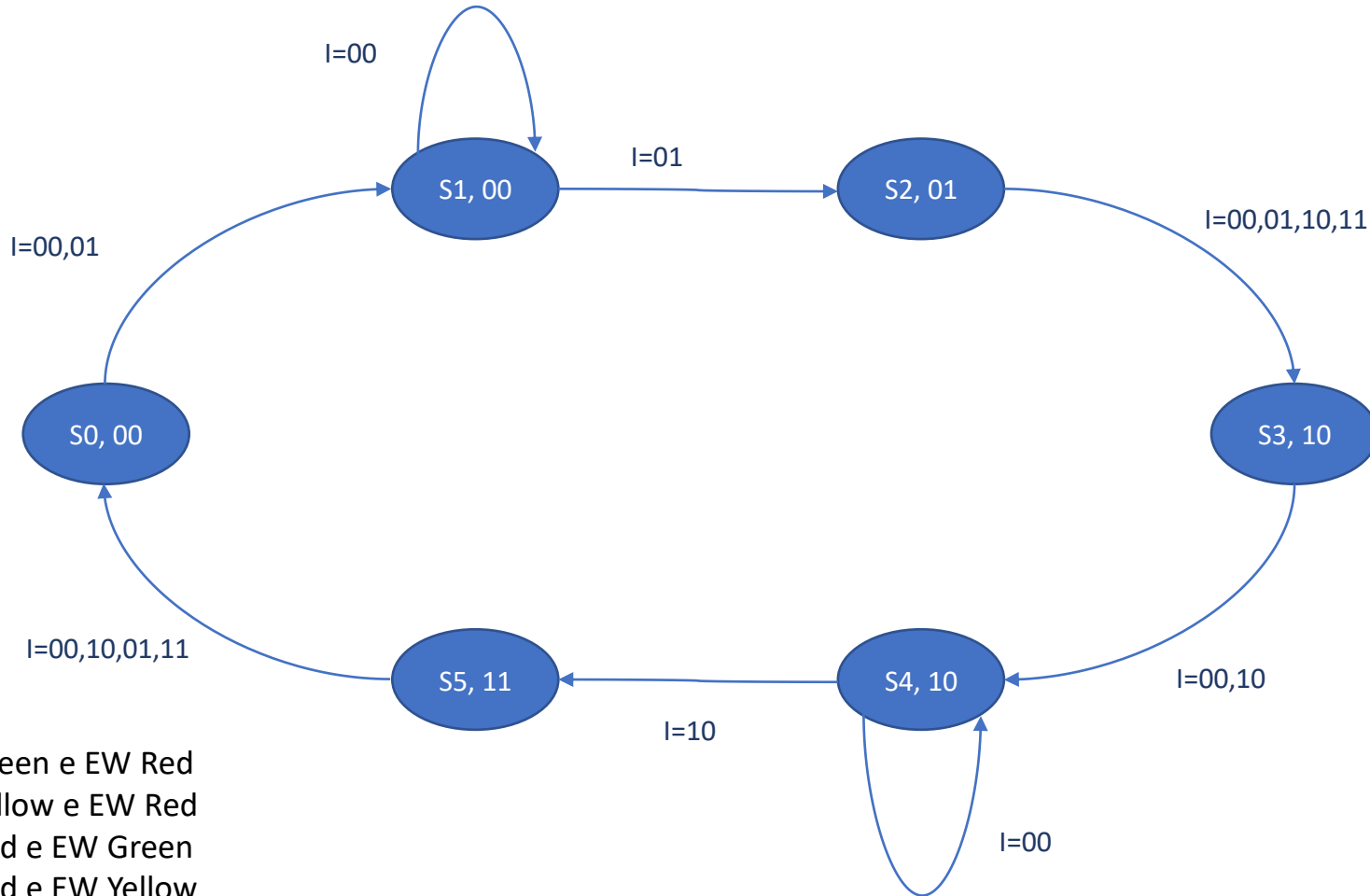
11 → NS Red e EW Yellow

# Automa di Mealy con $R = 45''$ senza NScar e EWcar



00 → NS Green e EW Red  
01 → NS Yellow e EW Red  
10 → NS Red e EW Green  
11 → NS Red e EW Yellow

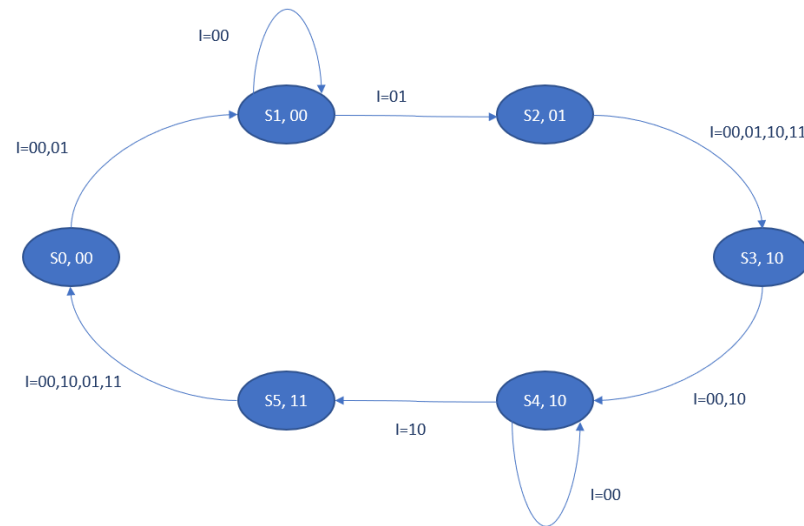
# Automa di Moore con $R = 45''$ e NScar e EWcar





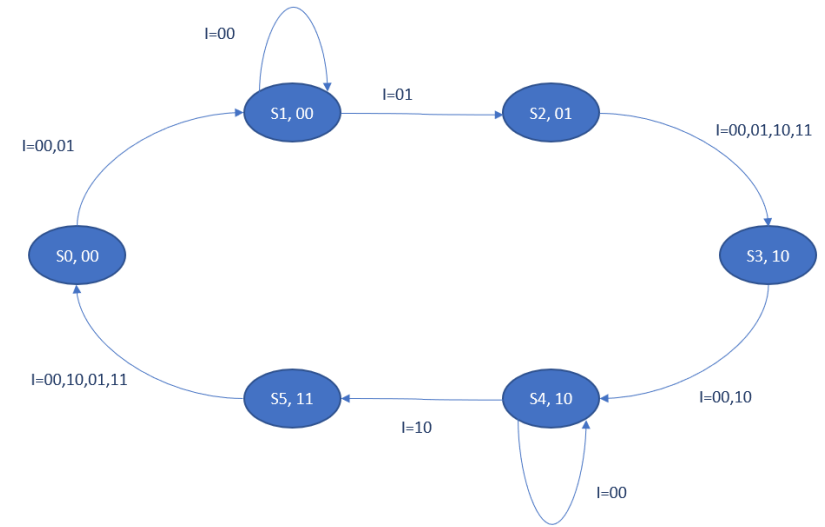
# Tabella di Flusso

	00	01	10	11
S0				
S1				
S2				
S3				
S4				
S5				



# Tabella di Flusso

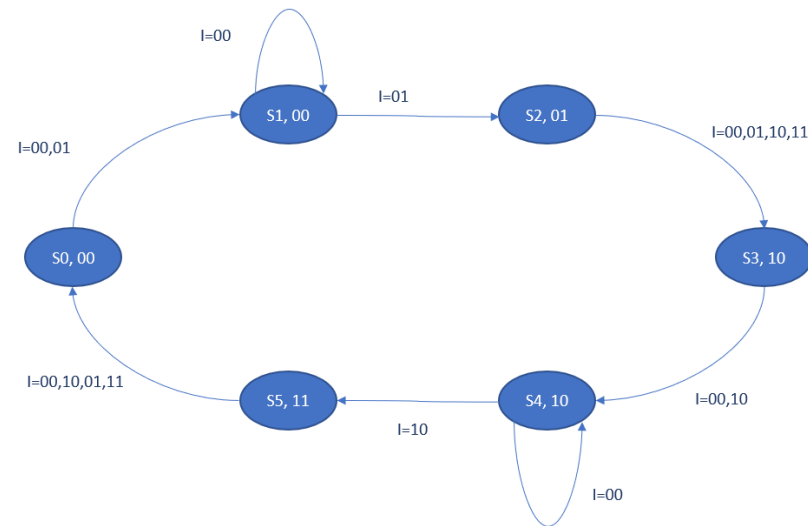
	00	01	10	11
S0			-, -	-, -
S1			-, -	-, -
S2				
S3		-, -		-, -
S4		-, -		-, -
S5				



Input non disponibile se ho un'auto in attesa ma il semaforo in quella direzione è verde.

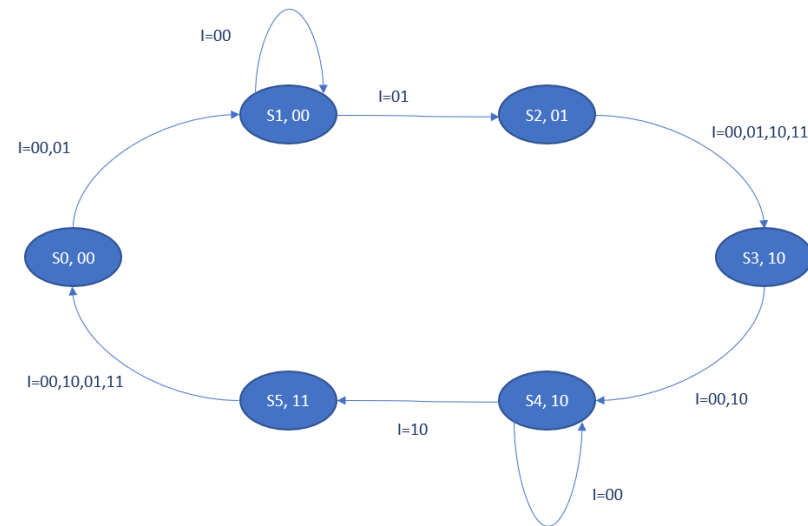
# Tabella di Flusso

	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1			-, -	-, -
S2				
S3		-, -		-, -
S4		-, -		-, -
S5				



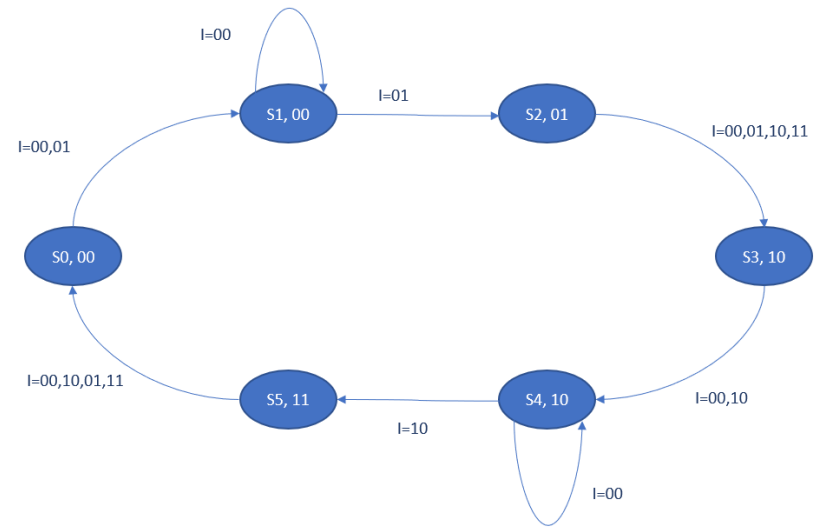
# Tabella di Flusso

	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00		-, -	-, -
S2				
S3		-, -		-, -
S4		-, -		-, -
S5				



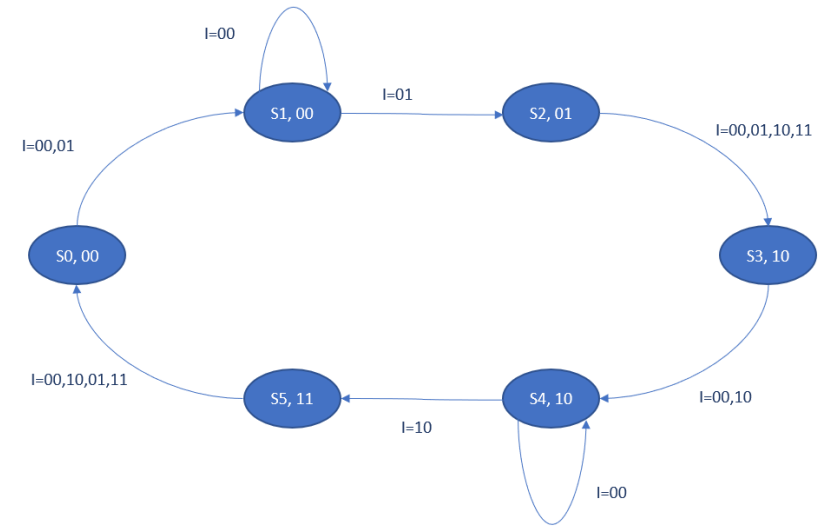
# Tabella di Flusso

	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2				
S3		-, -		-, -
S4		-, -		-, -
S5				



# Tabella di Flusso

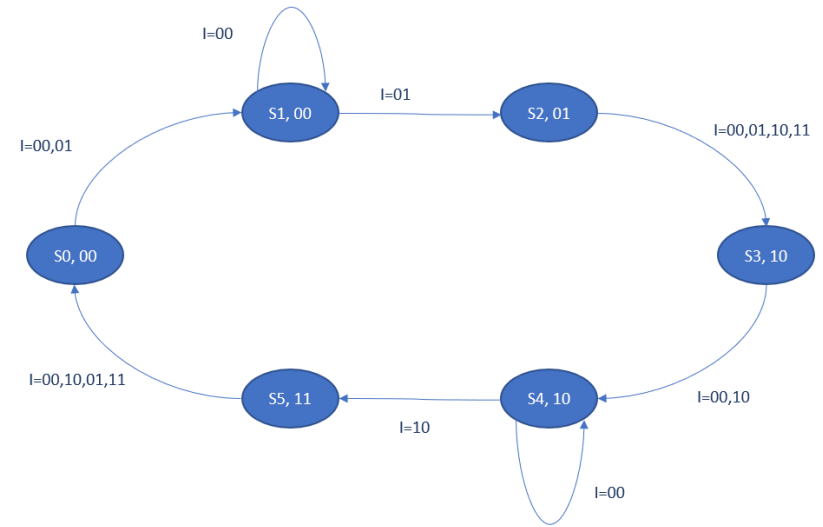
	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2	S3, 10	S3, 10	S3, 10	S3, 10
S3		-, -		-, -
S4		-, -		-, -
S5				



Se il semaforo in una delle due direzioni è giallo possono esserci tutte le configurazioni in ingresso. Ci può essere un'auto in attesa in entrambe le direzioni.

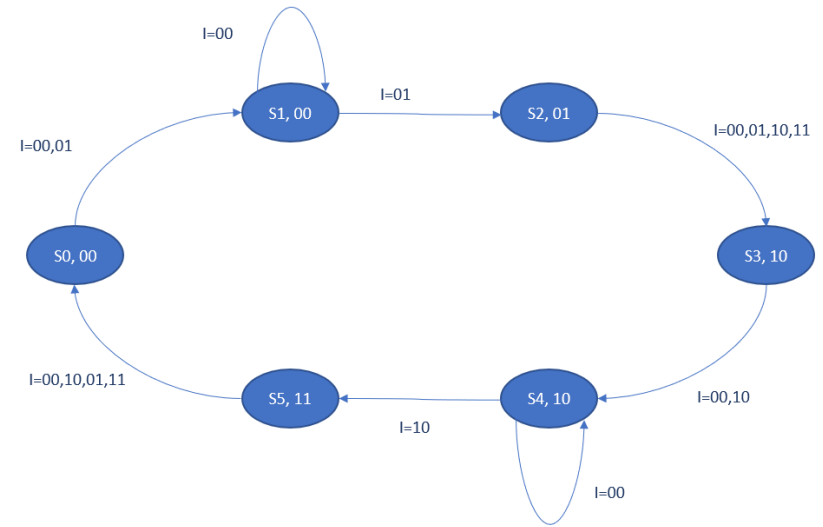
# Tabella di Flusso

	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2	S3, 10	S3, 10	S3, 10	S3, 10
S3	S4, 10	-, -	S4, 10	-, -
S4		-, -		-, -
S5				



# Tabella di Flusso

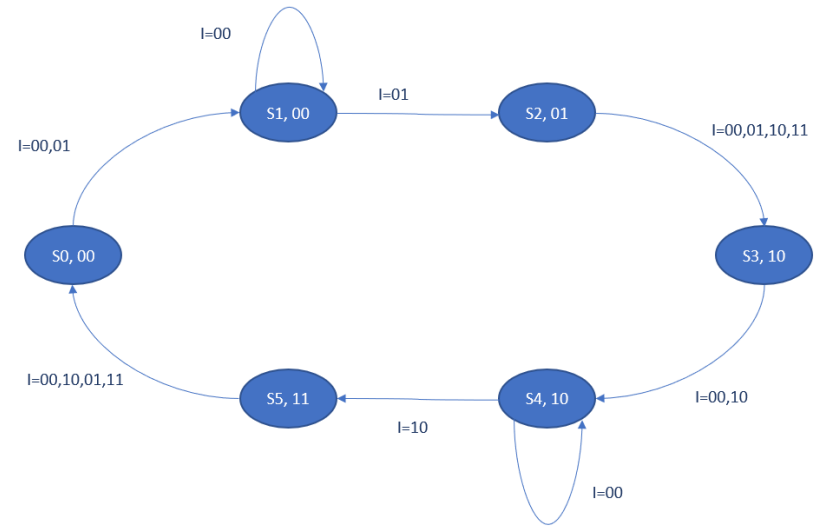
	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2	S3, 10	S3, 10	S3, 10	S3, 10
S3	S4, 10	-, -	S4, 10	-, -
S4	S4, 10	-, -		-, -
S5				





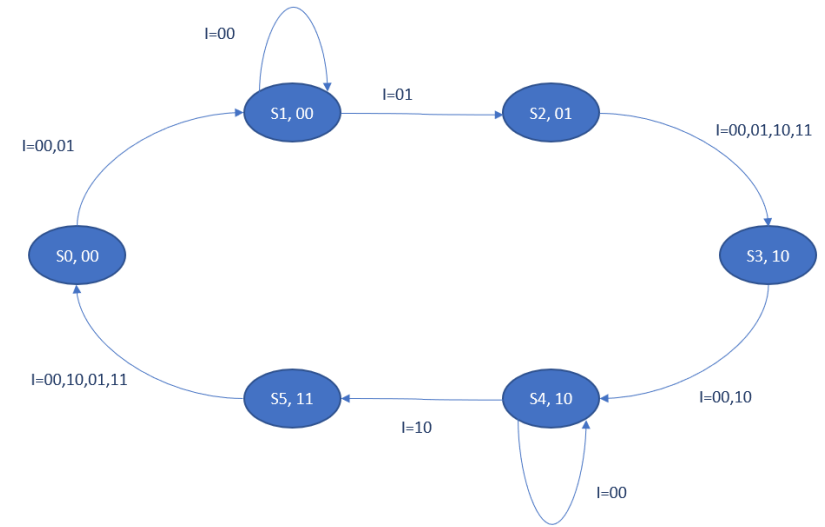
# Tabella di Flusso

	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2	S3, 10	S3, 10	S3, 10	S3, 10
S3	S4, 10	-, -	S4, 10	-, -
S4	S4, 10	-, -	S5, 11	-, -
S5				



# Tabella di Flusso

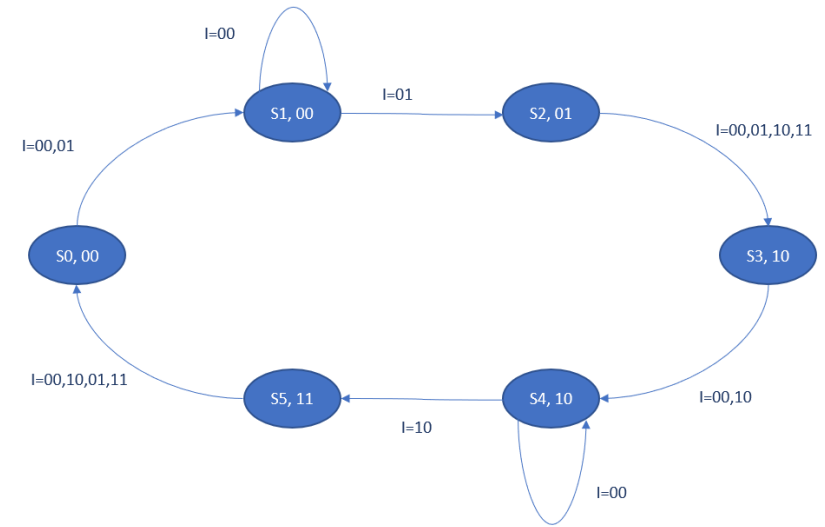
	00	01	10	11
S0	S1, 00	S1, 00	-, -	-, -
S1	S1, 00	S2, 01	-, -	-, -
S2	S3, 10	S3, 10	S3, 10	S3, 10
S3	S4, 10	-, -	S4, 10	-, -
S4	S4, 10	-, -	S5, 11	-, -
S5	S0, 00	S0, 00	S0, 00	S0, 00



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

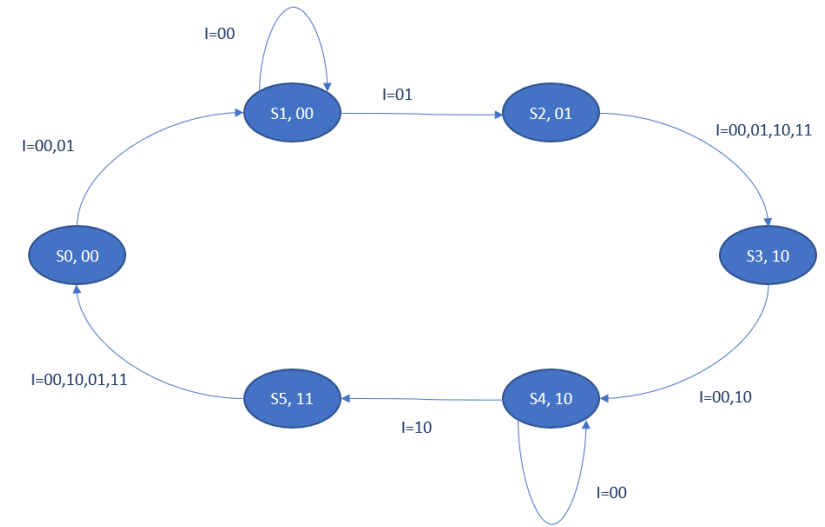
y <sub>2</sub> y <sub>1</sub> y <sub>0</sub>	00	01	10	11
000				
001				
010				
011				
100				
101				
101				
111				



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

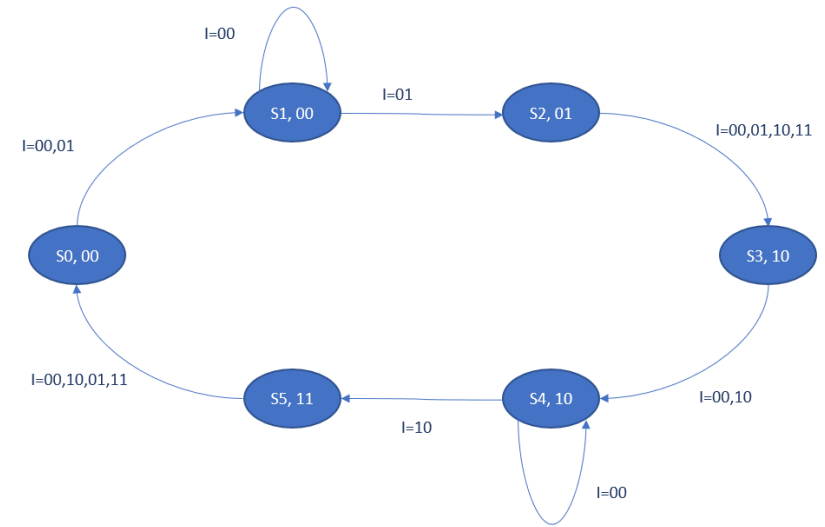
$y_2y_1y_0$	00	01	10	11
000			-	-
001			-	-
010				
011		-		-
100		-		-
101				
101	-	-	-	-
111	-	-	-	-



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

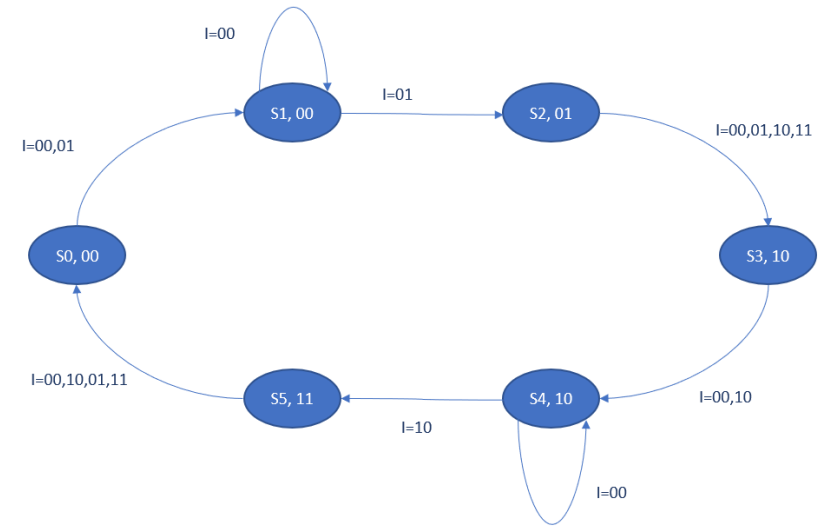
$y_2y_1y_0$	00	01	10	11
000	001	001	-	-
001			-	-
010				
011		-		-
100		-		-
101				
101	-	-	-	-
111	-	-	-	-



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

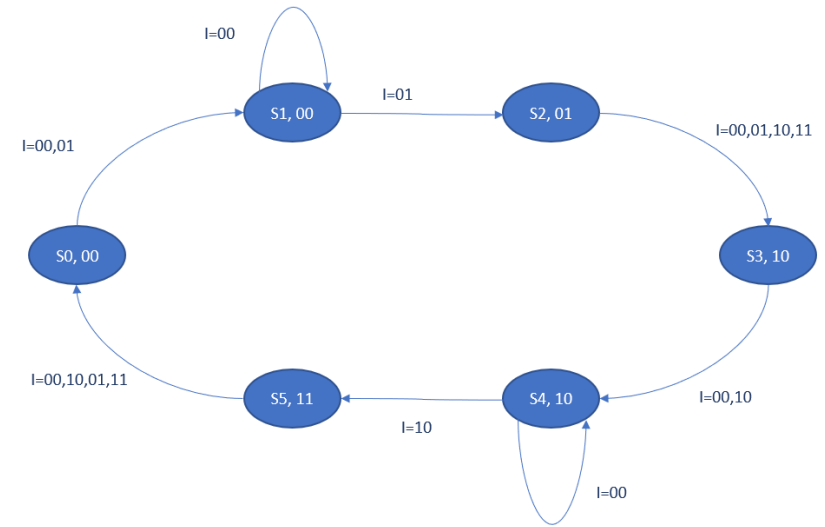
y <sub>2</sub> y <sub>1</sub> y <sub>0</sub>	00	01	10	11
000	001	001	-	-
001	001	010	-	-
010				
011		-		-
100		-		-
101				
101	-	-	-	-
111	-	-	-	-



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

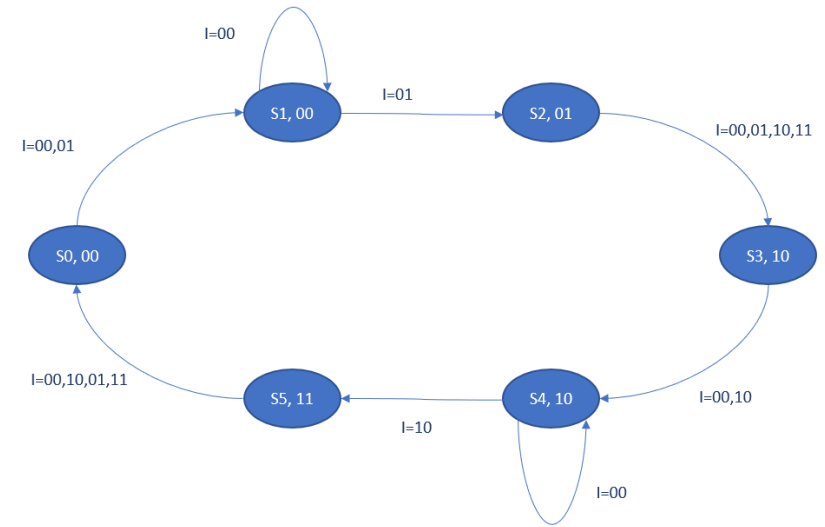
y <sub>2</sub> y <sub>1</sub> y <sub>0</sub>	00	01	10	11
000	001	001	-	-
001	001	010	-	-
010	011	011	011	011
011		-		-
100		-		-
101				
101	-	-	-	-
111	-	-	-	-



# Tabella delle Transizioni

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

y <sub>2</sub> y <sub>1</sub> y <sub>0</sub>	00	01	10	11
000	001	001	-	-
001	001	010	-	-
010	011	011	011	011
011	100	-	100	-
100	100	-	101	-
101	000	000	000	000
101	-	-	-	-
111	-	-	-	-

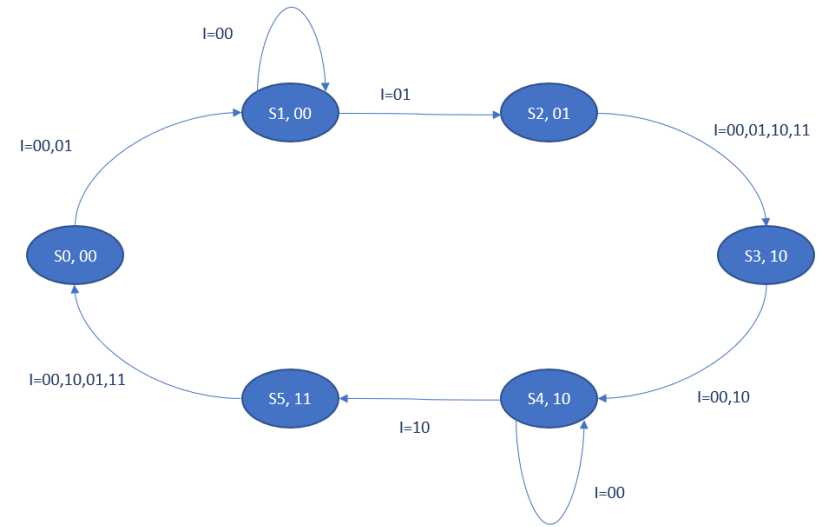




# Tabella delle Uscite

$(S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7) = (000, 001, 010, 011, 100, 101, 110, 111)$

y <sub>2</sub> y <sub>1</sub> y <sub>0</sub>	00	01	10	11
000	00	00	-	-
001	00	01	-	-
010	10	10	10	10
011	10	-	10	-
100	10	-	11	-
101	00	00	00	00
101	-	-	-	-
111	-	-	-	-



# Rete logica finale

