

Architecture des systèmes - Cours

24 Janvier, 2024

Louis Thevenet

Table des matières

1. Introduction	2
1.1. Execution d'une instruction	2
2. CRAPS	2

1. Introduction

1.1. Execution d’une instruction

Définition 1.1.1:

- Adresse mémoire de l’instruction courante (registre PC ou *program counter*)
- Code de l’instruction (registre IR ou *instruction register*)
- Etapes de l’exécution d’une instruction:
 - lecture de l’instruction en mémoire
 - décodage de l’instruction
 - lecture éventuelle d’opérandes
 - exécution de l’instruction
 - sauvegarde éventuelle du résultat

Exercise I:

0	0010	}	ld #3
1	0011		
2	0011	}	st 8
3	1000		
4	0011	}	add 8
5	1000		
6	0100	}	jmp etiq
7	0110		

Exercise II:

Etat	PC	RI1	RI2	ACC
0	0	/	/	/
1	0001	0010	/	/
3	0001	0010	0011	/
5	0001	0010	0011	0011
8	0010	0010	0011	0011
1	0011	0011	0111	0011

2. CRAPS