# Architecture des systèmes - Cours

24 Janvier, 2024

#### Louis Thevenet

$T_{\mathbf{a}}$	hle	des	matiè	ഘ
ıа	nic	ues	maute	. 65

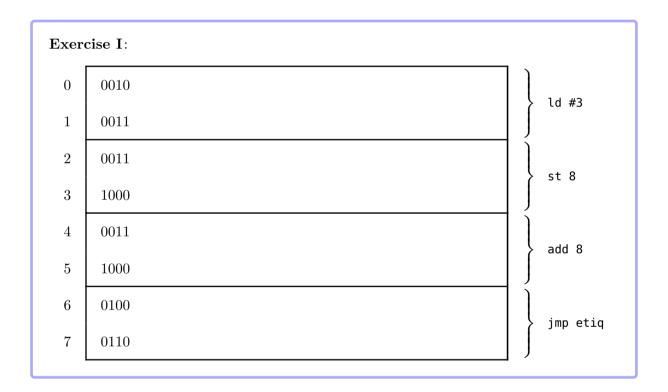
1.	Introduction	. 2
	1.1. Execution d'une instruction	
2.	CRAPS	. 2

## 1. Introduction

# 1.1. Execution d'une instruction

#### Définition 1.1.1:

- Adresse mémoire de l'instruction courante (registre PC ou program counter)
- Code de l'instruction (registre IR ou instruction register)
- Etapes de l'exécution d'une instruction:
  - lecture de l'instruction en mémoire
  - décodage de l'instruction
  - lecture éventuelle d'opérandes
  - exécution de l'instruction
  - sauvegarde éventuelle du résultat



#### Etat PCRI1 RI2 ACC 0 0 0001 0010 1 0001 0010 0011 3 0010 0011 0011 5 0001 8 0010 0010 0011 0011 1 0011 0011 0111 0011

## 2. CRAPS

Exercise II: