本节内容

- 6.2.1 加法运算电路
- 6.2.2 减法运算电路

1

6.2.1 加 法 运 算 电 路

1、反向求和电路

反向求和电路:反向比例运算放大器增加输入端

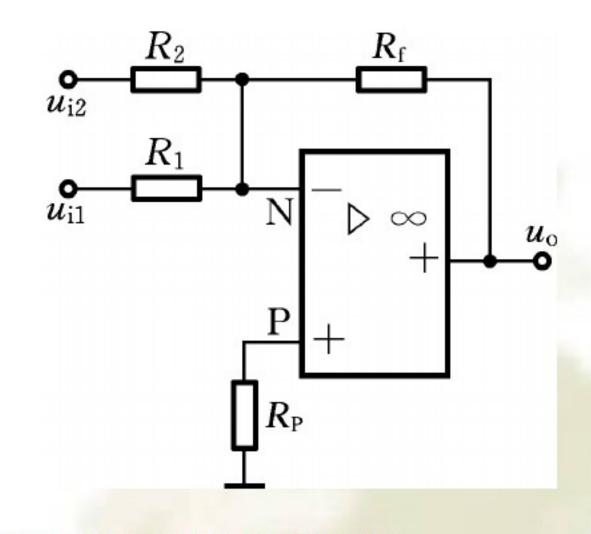
由KCL和"虚地":

$$\frac{u_{i1}}{R_1} + \frac{u_{i2}}{R_2} = -\frac{u_o}{R_f}$$

$$u_o = -R_f \left(\frac{u_{i1}}{R_1} + \frac{u_{i2}}{R_2} \right)$$

在 $R_1 = R_2 = R$ 的情况下可得:

$$u_o = -\frac{R_f}{R}(u_{i1} + u_{i2})$$



特点:调节某一路信号的输入电阻不影响其他路输入与输出的比例关系;没有共模输入

2、同向求和电路

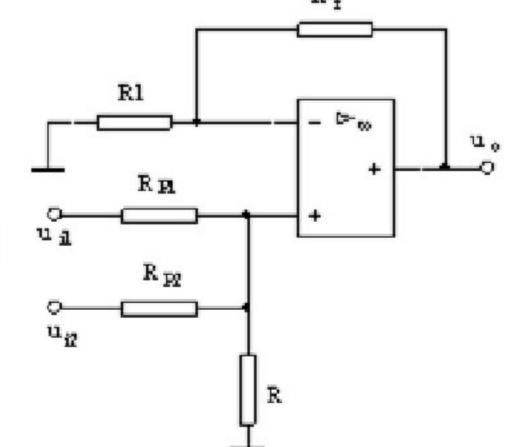
同向求和电路: 同向比例运算放大器增加输入端

由叠加定理和分压公式可得:

$$\frac{R_{P2}//R}{R_{P1} + R_{P2}//R} u_{i1} + \frac{R_{P1}R}{R_{P2} + R_{P1}R} u_{i2} = \frac{R_1}{R_1 + R_f} u_o$$

$$u_o = \frac{R_1 + R_f}{R_1} \left(\frac{R_{P_2} //R}{R_{P_1} + R_{P_2} //R} u_{i1} + \frac{R_{P_1} //R}{R_{P_2} + R_{P_1} //R} u_{i2} \right)$$

$$= \frac{(R_1 + R_f)R_f}{R_1 R_f} (R_{P1} /\!/ R_{P2} /\!/ R) (\frac{u_{i1}}{R_{P1}} + \frac{u_{i2}}{R_{P2}})$$



 $u_o = R_f \left(\frac{u_{i1}}{R_{P1}} + \frac{u_{i2}}{R_{P2}} \right)$

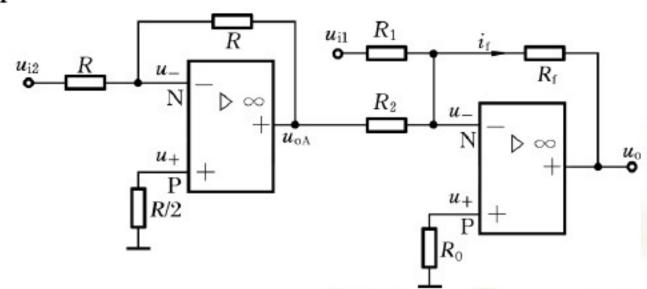
将 $R_P = R_N$ 的条件代入可得:

在
$$R_{P1} = R_{P2} = R$$
的情况下可得: $u_o = \frac{R_f}{R}(u_{i1} + u_{i2})$

3、利用加法器和反相比例器实现减法器

则 $u_o = \frac{R_f}{R_2} u_{i2} - \frac{R_f}{R_1} u_{i1}$ 可以变为:

$$u_o = u_{i2} - u_{i1}$$



反相输入结构的减法电路,由于出现虚地,放大电路没有共模信号,故允许 u_{i1} 、 u_{i2} 的共模电压范围较大,且输入阻抗较低。在电路中,为减小温漂提高运算精度,同相端须加接平衡电阻。

6.2.2 减法运算电路

1、差动减法器

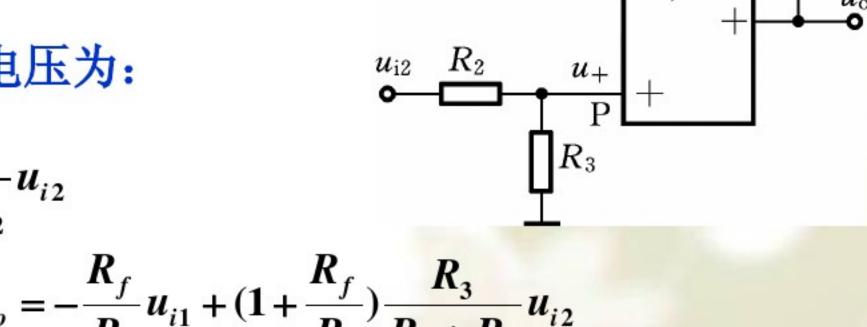
由 U_{i1} 产生的输出电压为: $u'_o = -\frac{R_f}{R_1}u_{i1}$

差动减法器:用来实现两个电压 U_1 、

U2相减的差动输入式放大电路。

由 U_{i2} 产生的输出电压为:

$$u_o'' = (1 + \frac{R_f}{R_1}) \frac{{}_o R_3}{R_3 + R_2} u_{i2}$$

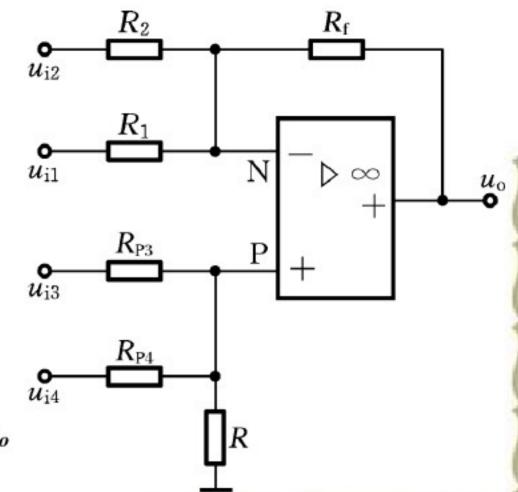


2、加减运算电路

根据叠加定理和分压公式,输出电压与输入电压的关系可得:

$$u_{+} = \frac{R_{P4} /\!/ R}{R_{P3} + R_{P4} /\!/ R} u_{i3} + \frac{R_{P3} /\!/ R}{R_{P4} + R_{P3} /\!/ R} u_{i4}$$

$$u_{-} = \frac{R_{2} // R_{f}}{R_{1} + R_{2} // R_{f}} u_{i1} + \frac{R_{1} // R_{f}}{R_{2} + R_{1} // R_{f}} u_{i2} + \frac{R_{1} // R_{2}}{R_{f} + R_{1} // R_{2}} u_{o}$$



根据"虚短"的概念和 $R_P = R_N$ 的条件可得:

$$u_o = R_f \left(\frac{u_{i3}}{R_{P3}} + \frac{u_{i4}}{R_{P4}} - \frac{u_{i1}}{R_1} - \frac{u_{i2}}{R_{P2}} \right)$$

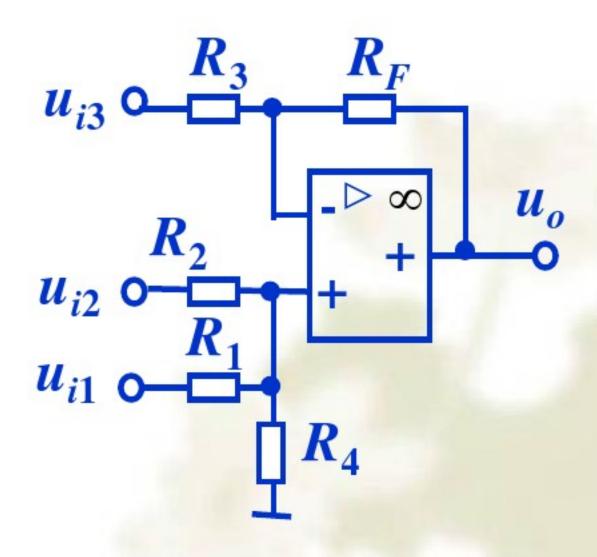
在
$$\mathbf{R}_1 = \mathbf{R}_2 = \mathbf{R}_{P3} = \mathbf{R}_{P4} = \mathbf{R}$$
的情况下可得: $u_o = \frac{R_f}{R} (u_{i3} + u_{i4} - u_{i1} - u_{i2})_6$

例: 设计一个加减运算电路, $R_F=240 \mathrm{k}\Omega$,使

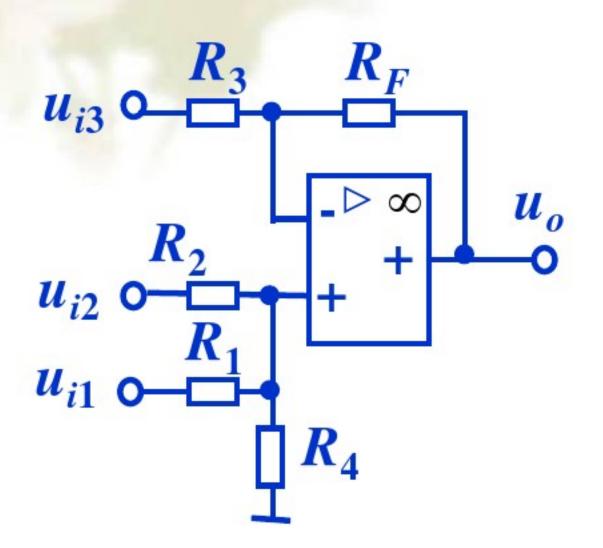
$$u_o = 10u_{i1} + 8u_{i2} - 20u_{i3}$$

解: (1) 画电路。

系数为负的信号从 反相端入, 系数 为正的信号从同相 端输入。



(2) 求各电阻值。



$$u_o = 10u_{i1} + 8u_{i2} - 20u_{i3}$$

$$u_o = 10u_{i1} + 8u_{i2} - 20u_{i3}$$

$$R_{1} / / R_{2} / / R_{4} = R_{3} / / R_{F}$$

$$u_{o} = R_{F} \left(\frac{u_{i1}}{R_{1}} + \frac{u_{i2}}{R_{2}} - \frac{u_{i3}}{R_{3}} \right)$$

$$R_F = 240 \mathrm{k}\Omega$$

$$R_1 = 24 \text{k}\Omega$$

$$R_2 = 30 \text{k}\Omega$$

$$R_3 = 12 \mathrm{k}\Omega$$

$$R_4 = 80 \text{k}\Omega$$



单运放的加减运算电路

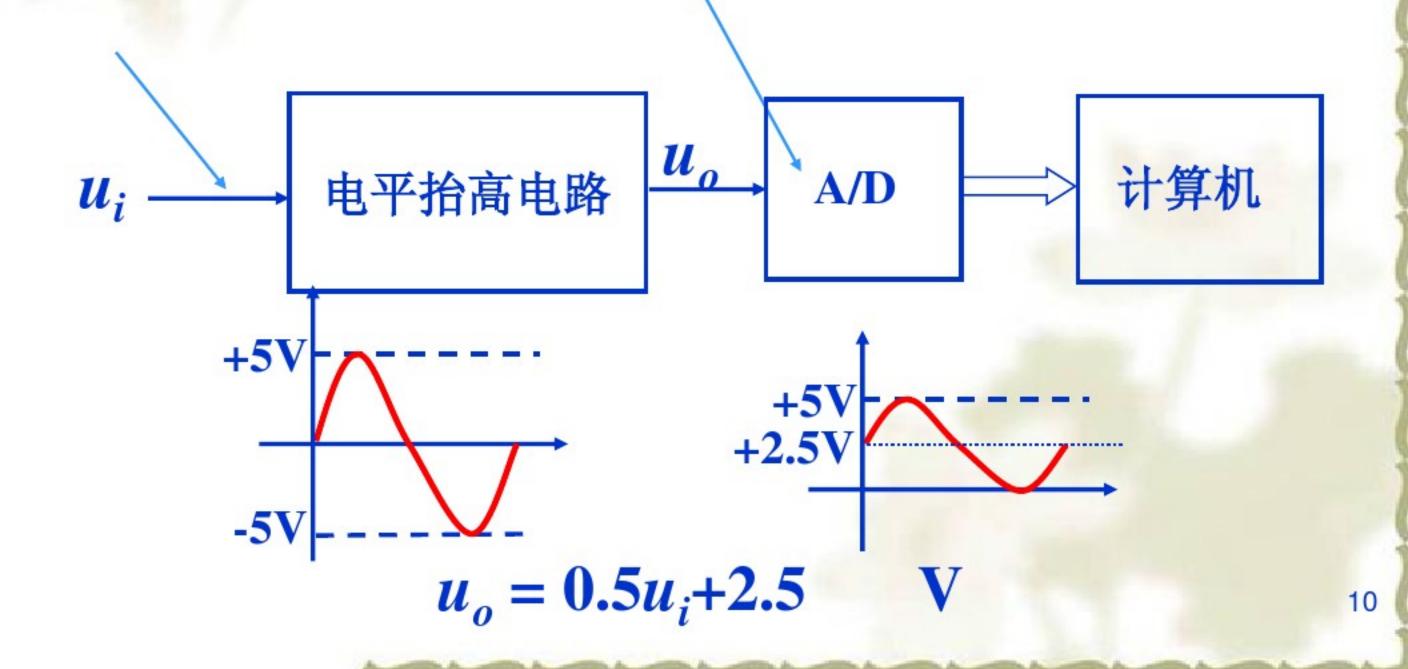
$$u_o = R_5(-\frac{u_{i1}}{R_1} - \frac{u_{i2}}{R_2} + \frac{u_{i3}}{R_3} + \frac{u_{i4}}{R_4})$$

优点: 元件少,成本低。

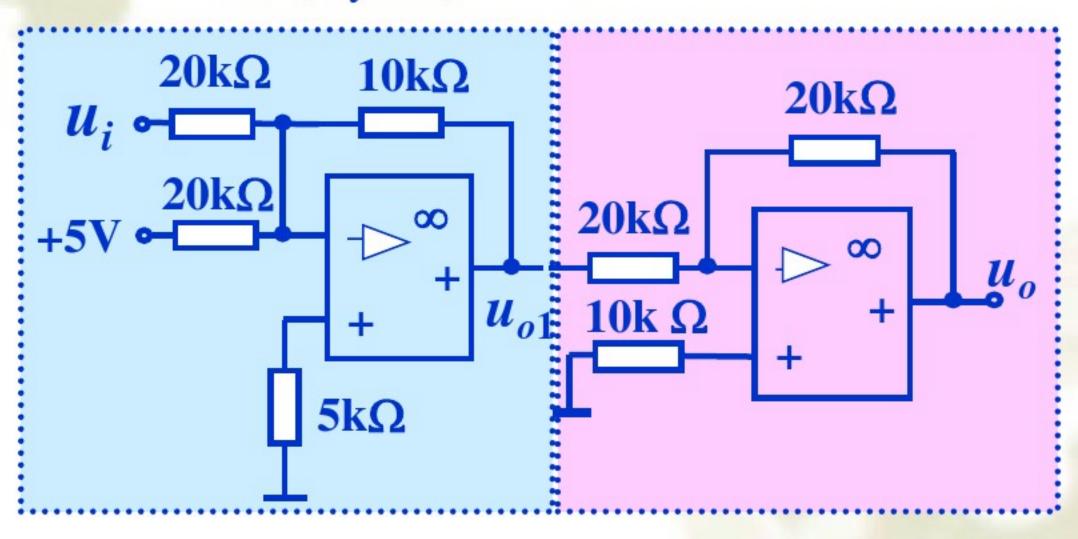
缺点:要求 $R_1/|R_2/|R_5=R_3/|R_4/|R_6$ 。阻值的调整计算不方便。

改进: 采用双运放电路。

例: A/D变换器要求其输入电压的幅度为0~+5V,现有信号变化范围为-5V~+5V。试设计一电平抬高电路,将其变化范围变为0~+5V。



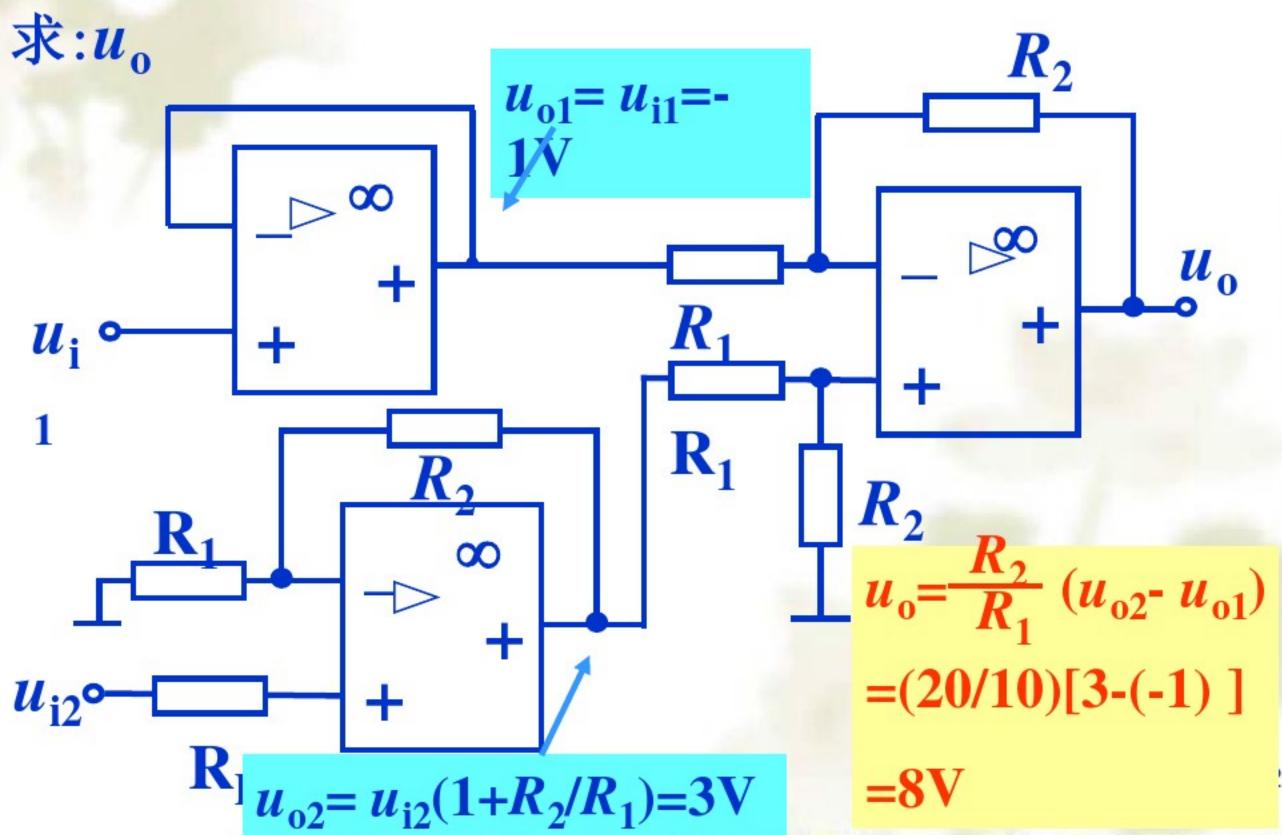
$$u_o = 0.5u_i + 2.5$$
 V
= 0.5 ($u_i + 5$) V



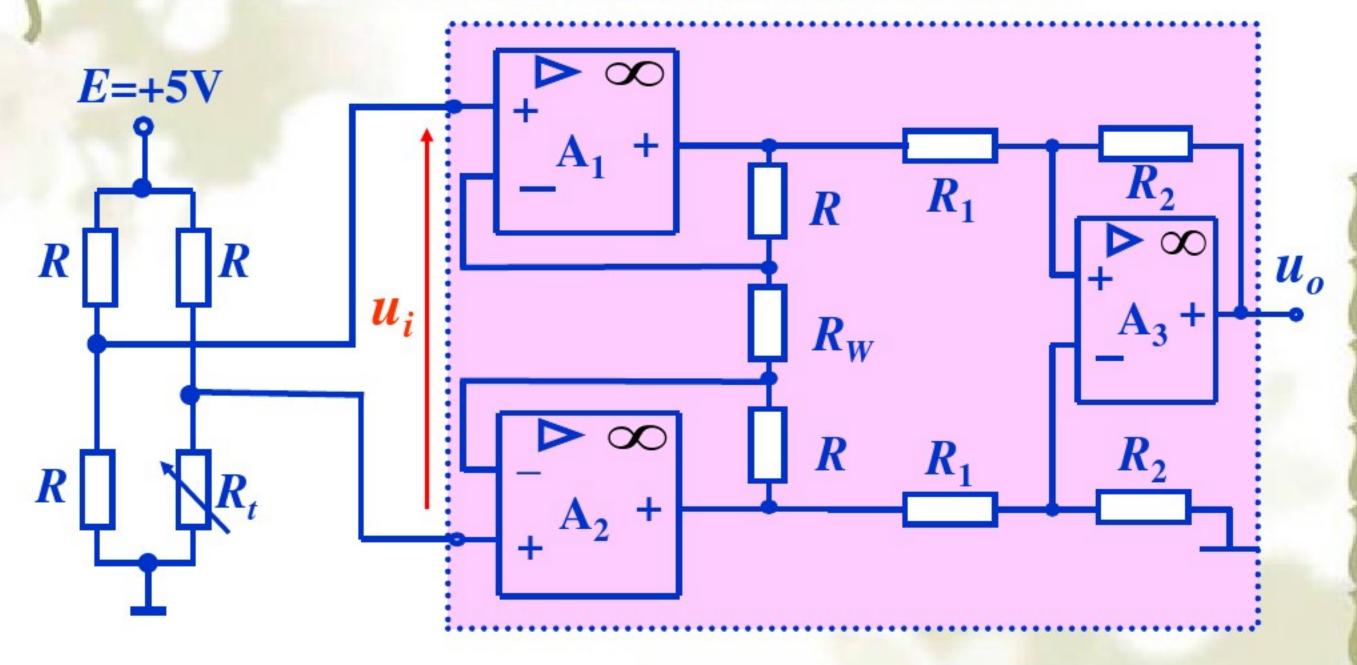
$$u_{o1} = -\frac{10}{20} \times (u_i + 5) = -0.5(u_i + 5)$$
 $u_o = -\frac{20}{20} \times u_{o1} = 0.5(u_i + 5)$

$$u_o = -\frac{20}{20} \times u_{o1} = 0.5(u_i + 5)$$

例题. R_1 =10kΩ, R_2 =20kΩ, u_{i1} =-1V, u_{i2} =1V。

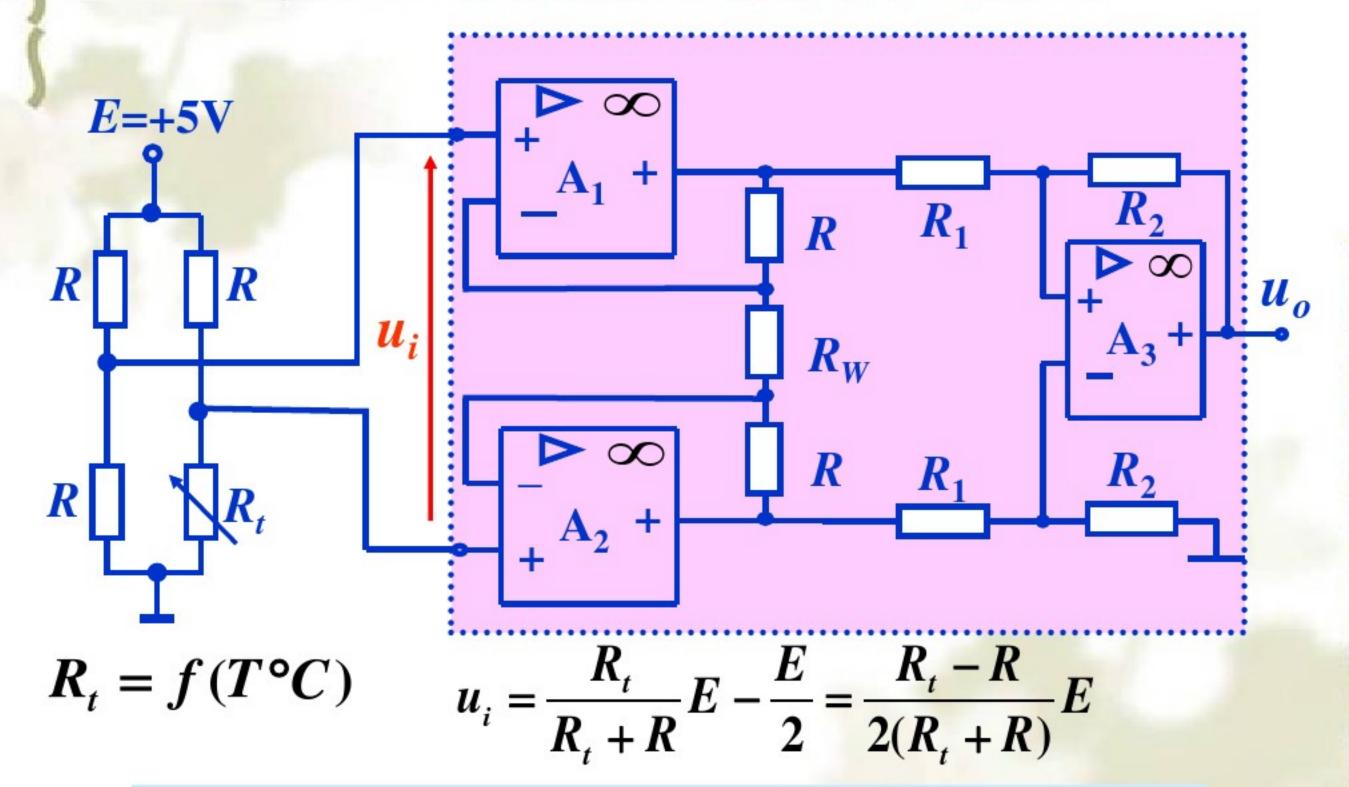


例:由三运放放大器组成的温度测量电路。



 R_t : 热敏电阻

集成化:仪表放大器



$$u_o = \frac{R_2}{R_1} \times \frac{2R + R_W}{R_W} u_i = \frac{R_2}{R_1} \times \frac{2R + R_W}{R_W} \times \frac{R_t - R}{2(R_t + R)} E$$

