# Exercícios de Lógica de Programação

## ROTA 1 -

SAIDA			CHEGADA	
J/ (1D/ (			CITEONDIN	

## ROTA 2 -

SAIDA			
CHEGADA			

## ROTA 3 -

SAIDA				
			CHEGADA	

### ROTA 4 -

## Plano I

SAIDA		WW WW	CHEGADA	

## Plano II

SAIDA			CHEGADA	
		·		

## ROTA 5 -

SAIDA			CHEGADA	

ROTA 6 – 1 Volta

SAIDA / CHEGADA			

## ROTA 7 – 500 Voltas

SAIDA / CHEGADA			
CHEGADA			

## ROTA 8 – 1 Volta

SAIDA / CHEGADA			

## ROTA 9 – 1 Volta

### Plano I

S/ CI	AIDA / HEGADA			

## Plano II

SAIDA / CHEGADA				
		WW WW WW		

### ROTA 10 – 500 Voltas

## Plano I

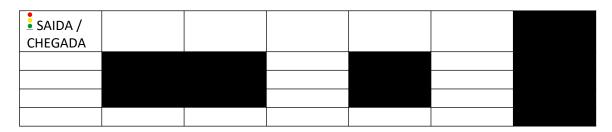
SAIDA / CHEGADA			

## Plano II

SAIDA / CHEGADA				
CHEGADA				
		WW WW WW		

### ROTA 11 – Até o sinal ficar vermelho

### Plano I



## Plano II

SAIDA / CHEGADA			