Instituto Federal de Educação, Ciência e Tecnologia de Santa Catarina

Departamento Acadêmico de Eletrônica

Curso de Graduação em Engenharia Eletrônica

INSTITUTO FEDERAL SANTA CATARINA

Cálculo de Perdas em MOSFET e de dissipadores

Prof. Joabel Moia.

Florianópolis, fevereiro de 2019.

Bibliografia para esta aula





http://www.hsdissipadores.com.br/default.asp

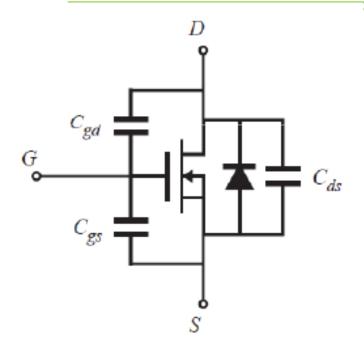
http://www.semikron.com/

https://www.onsemi.com/

http://www.irf.com/

MOSFET de potência





Cgd: Pequena e altamente não linear.

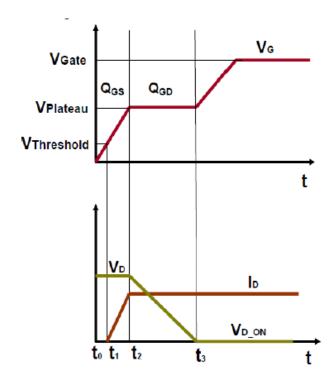
Cgs: Elevada e praticamente constante.

Cds: Média e altamente não linear

Os tempos de comutação são determinados pelas taxas de carga e descarga de Cgs e Cdg (Ciss):

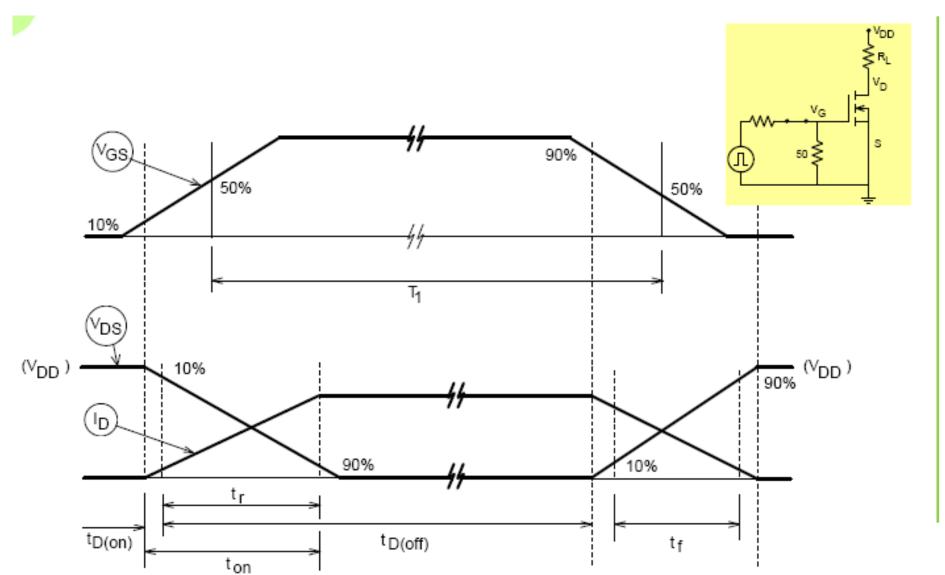
$$Ciss = Cdg+Cgs$$

Coss = Cgd + Cds



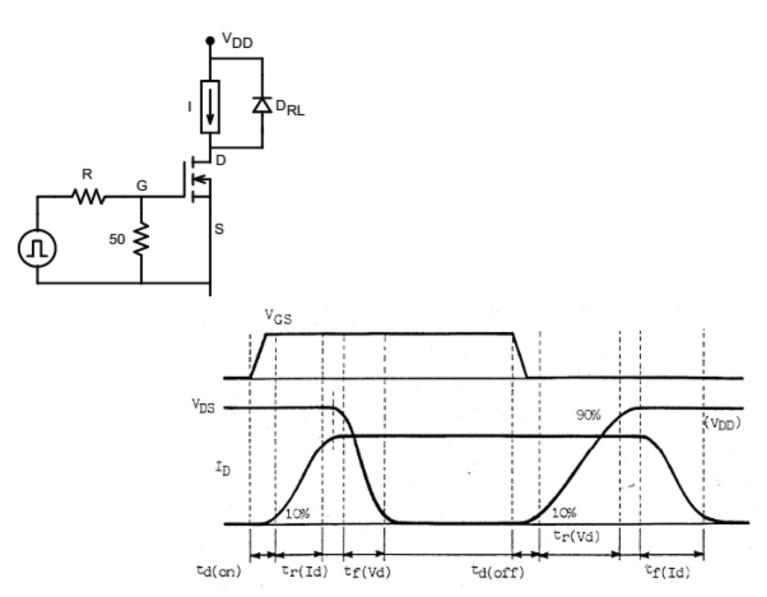
MOSFET de potência





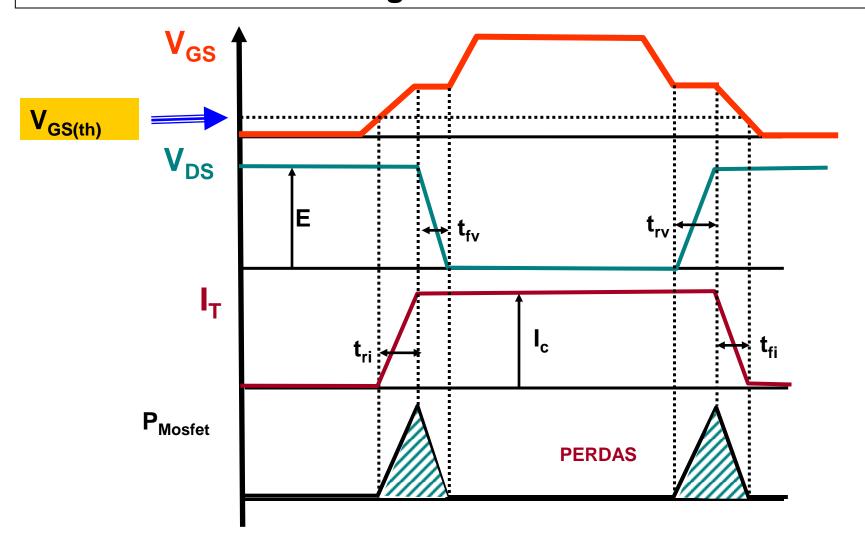
Comutação do MOSFET com carga resistiva





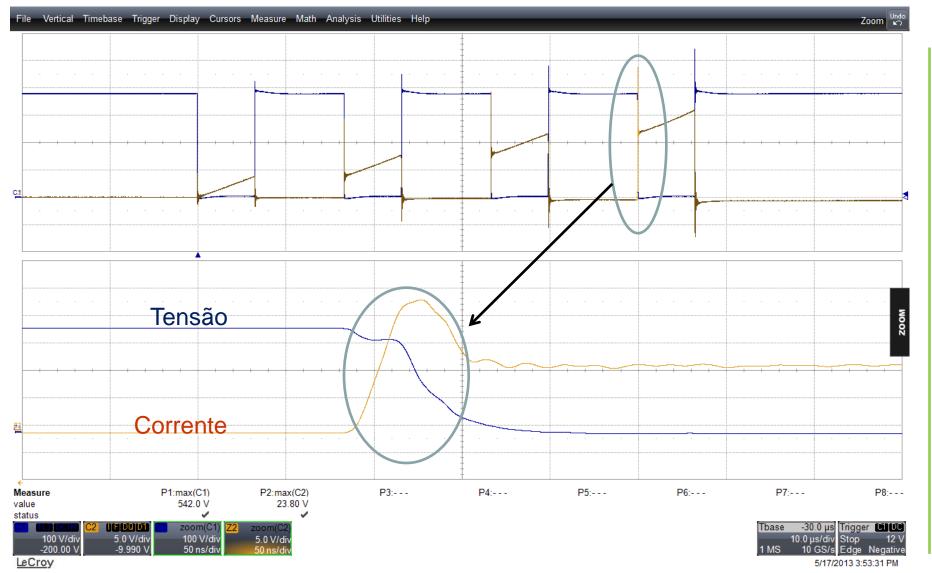


Transistor Mosfet / IGBT – Características dinâmicas Carga indutiva

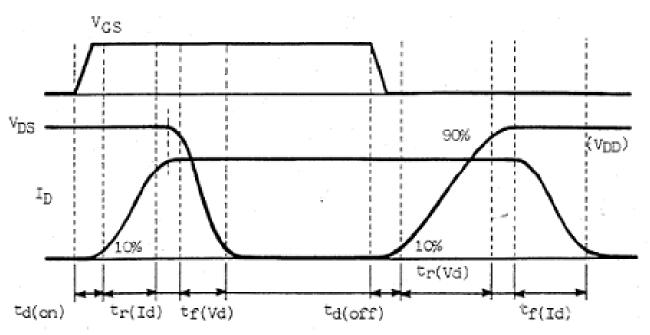


Perdas em IGBT - Caso Real









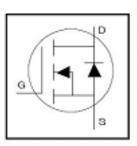
$$P_{cond} = \frac{t_{on}}{T} r_{ds(on)} i_{d(on)}^{2}$$

$$P = P_{cond} + P_{com}$$

$$P_{com} = \frac{f}{2} (t_r + t_f) i_{d(on)} V_{ds(off)}$$

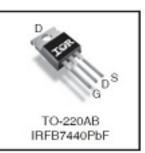






TIEXT ET TOWCHWOOTE		
V _{DSS}	40V	
R _{DS(on)} typ.	2.0 m Ω	
max.	$2.5m\Omega$	
I _D	172A①	
I _{D (Package Limited)}	120A	

International IOR Rectifier

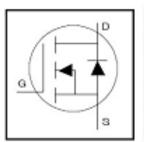


$$P_{cond} = \frac{t_{on}}{T} r_{ds(on)} i_{d(on)}^{2}$$

$$P_{com} = \frac{f}{2} (t_r + t_f) i_{d(on)} V_{ds(off)}$$

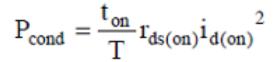
t _{d(on)}	Turn-On Delay Time	 24	 ns	V _{DD} = 20V
t _r	Rise Time	 68		I _D = 30A
t _{d(off)}	Turn-Off Delay Time	115		$R_G = 2.7\Omega$
t _f	Fall Time	68		V _{GS} = 10V [©]





HEXFET® Power MOSFET

V _{DSS}	40V
R _{DS(on)} typ.	2.0 m Ω
max.	2.5 m Ω
I _D	172A①
I _{D (Package Limited)}	120A



$$P_{com} = \frac{f}{2} (t_r + t_f) i_{d(on)} V_{ds(off)}$$





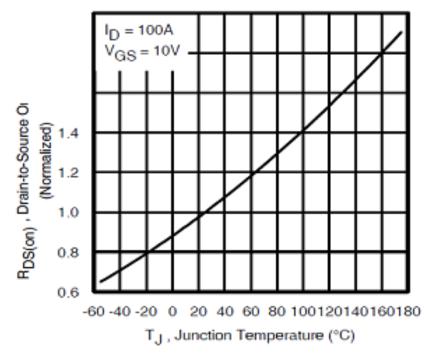
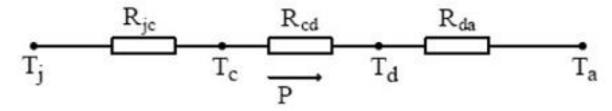


Fig 6. Normalized On-Resistance vs. Temperature

INSTITUTO FEDERAL SANTA CATARINA

- Objetivo de verificar a necessidade de uso de dissipador de calor ou não.
- Modelo térmico:







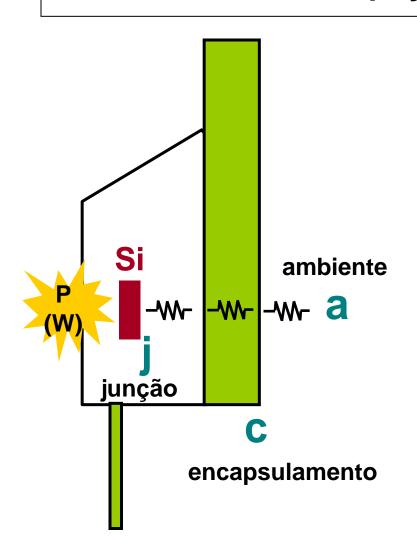
- T_j = temperatura na junção (°C);
- T_c = temperatura na cápsula (°C);
- T_d = temperatura no dissipador (°C);
- T_a = temperatura ambiente (°C);
- R_{ic} = resistência térmica entre junção e cápsula (°C/W);
- R_{cd} = resistência térmica entre cápsula e dissipador (°C/W);
- R_{da} = resistência térmica entre dissipador e ambiente (°C/W);
- P = potência dissipada no componente (W).

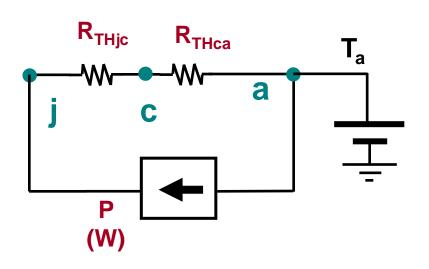






Dissipação de calor



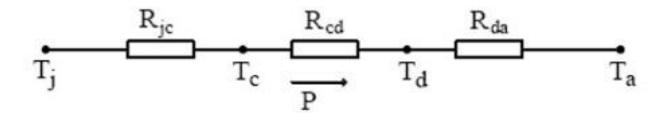


T_a: Temperatura ambiente

Tensões = Temperaturas

Corrente = Perdas (W)

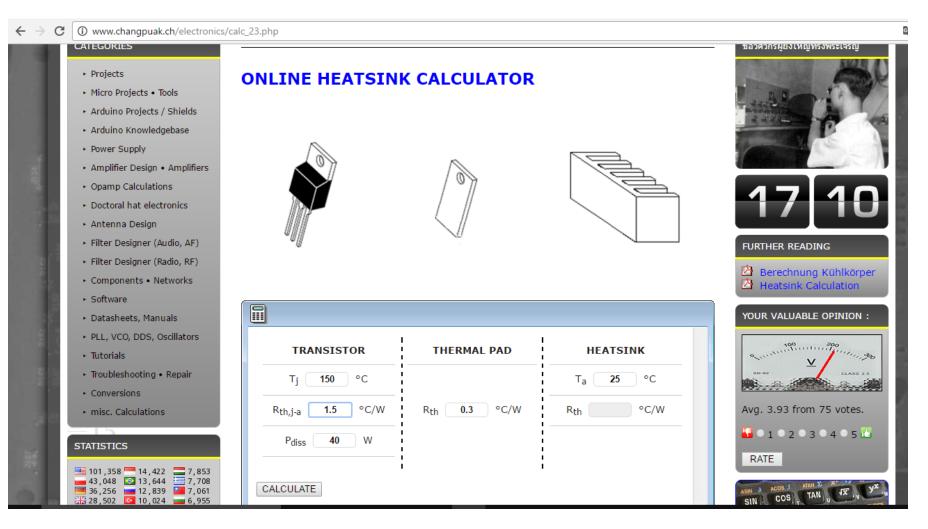




$$R_{ja} = R_{jc} + R_{cd} + R_{da}$$

$$R_{\rm da} = R_{\rm ja} - R_{\rm jc} - R_{\rm cd}$$

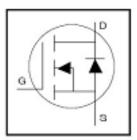




Changpuak electronics: http://www.changpuak.ch/electronics/calc_23.php







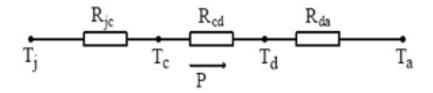
V _{DSS}	40V
R _{DS(on)} typ.	$2.0 m\Omega$
max.	$2.5m\Omega$
I _D	172A①
I _{D (Package Limited)}	120A





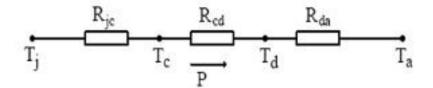
Thermal Resistance

Symbol	Parameter	Тур.	Max.	Units
R _{uc}	Junction-to-Case ®		1.05	
R _{ecs}	Case-to-Sink, Flat Greased Surface	0.50	_	°C/W
R _{BJA}	Junction-to-Ambient		62	









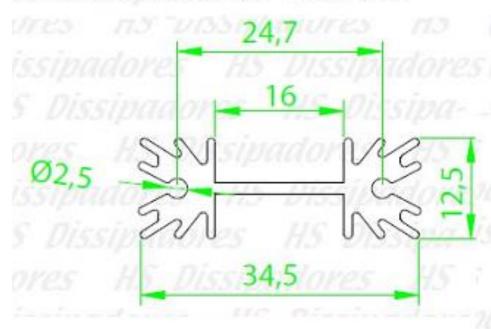


Código: HS 3512

Dimensões aproximadas: 35 x 12 mm

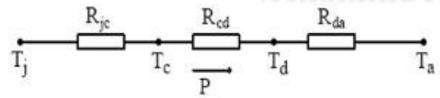
Perímetro: 183 mm

Resistência Térmica: 8,35 °C / W / 4"





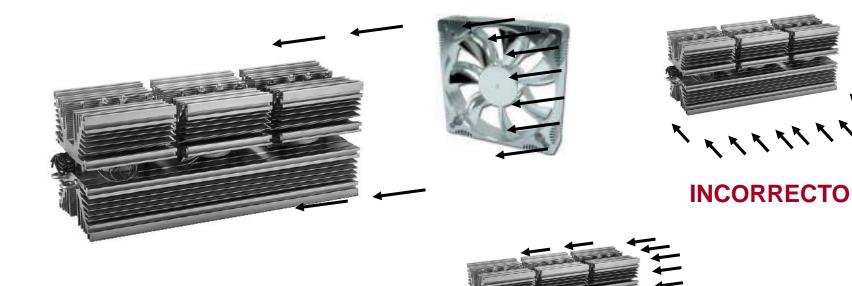






Fatores que afetam a R_{th}

Para melhorar a capacidade de evacuação de calor é possível utilizar ventilação forçada. Isto permite reduzir a resistência térmica.

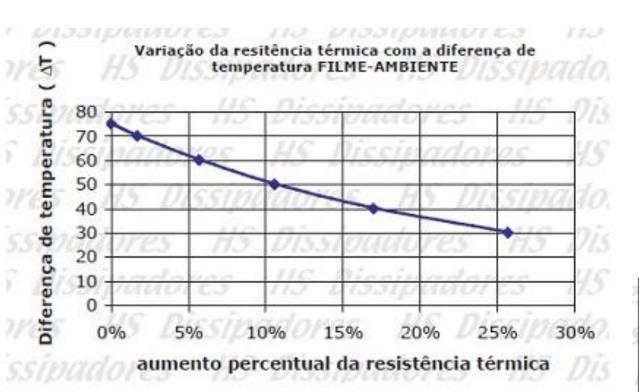


Atenção a direção do fluxo de ar

CORRETO



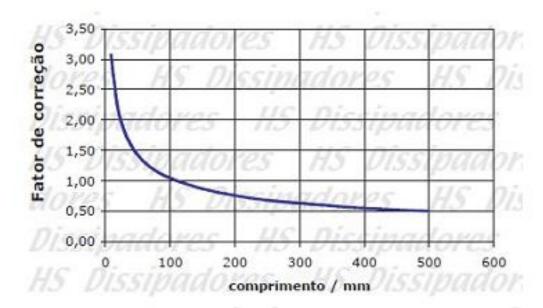
Correção da Temperatura



Diferença de	Fator de	
Temperatura	Conversão	
75°C/6	1,000	
70°C	1,017	
60°C	1,057	
50°C	1,106	
40°C	1,170	
30°C	1,257	



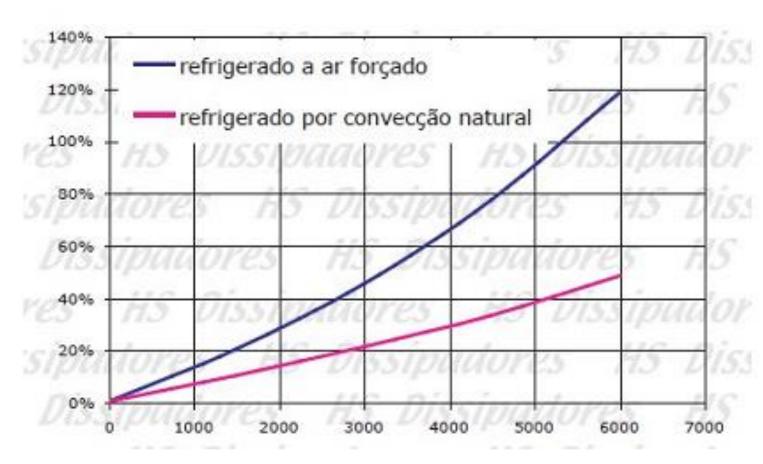
Correção do Comprimento



comprimento	fator de correção
/ 10 mm	3,05
20 mm	2,21
30 mm	1,82
40 mm	1,59
50 mm	1,43
70 mm	1,22
100 mm	1,04
150 mm	0,86
200 mm	0,75
250 mm	0,67
300 mm	0,62
400 mm	0,54
500 mm	0,49



Correção da Altitude





Montagem do dispositivo sobre o radiador

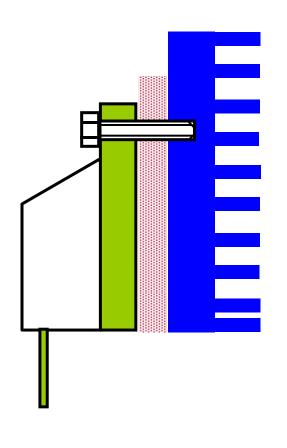
Nos semicondutores, a parte metálica costuma ser o catodo ou o dreno (coletor) de um transistor MosFet (IGBT).

Se o semicondutor é montado diretamente sobre o radiador, o mesmo se encontra conectado ao mesmo potencial do dispositivo.



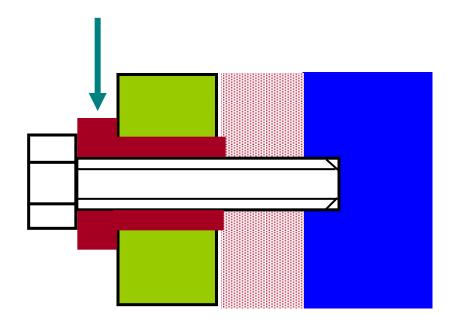


Montagem do dispositivo sobre o radiador



Um parafuso metálico é um conexão elétrica e acaba com o isolamento.

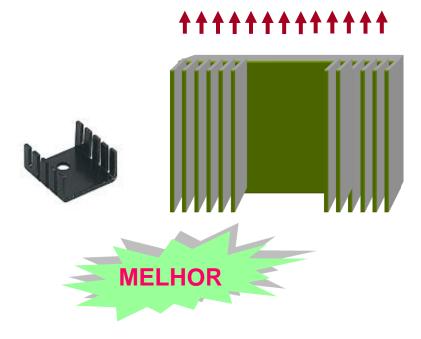
Utilizam-se arruelas de plástico para evitar o contato elétrico.





Montagem do radiador

A R_{TH} fornecida pelo fabricante é válida para radiador montado na posição vertical. Na posição horizontal a evacuação do calor fica comprometida. Na posição vertical ocorre o "efeito chaminé" no qual o próprio calor gerado pelo aquecimento do radiador cria uma corrente de ar ascendente que melhora a refrigeração.







Fatores que afetam a R_{th}

Cor do dissipador

Cada cor tem um coeficiente térmico diferente. Há várias cores de dissipadores: preto, ouro e alumínio: o melhor é o preto

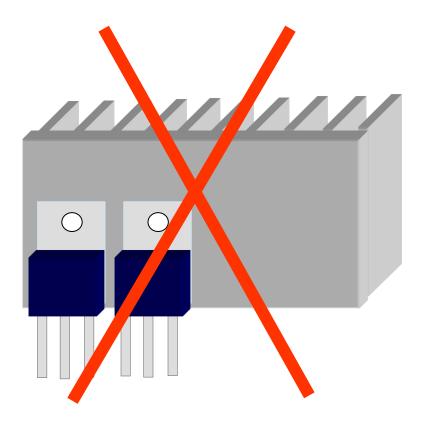
Tabela 2. Emissividade de várias superfícies tratadas

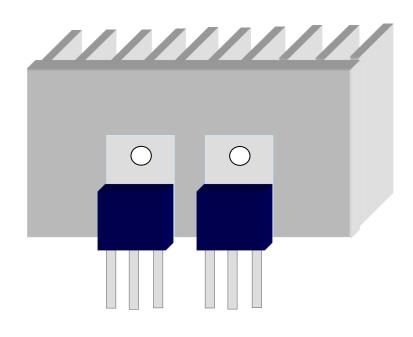
Superfície	Emissividade
Alumínio polido	0.05
Cobre polido	0.07
Rolled sheet steel	0.66
Cobre oxidado	0.70
Alumínio anodizado preto	0.70 - 0.90
Preto brilhoso	0.85 - 0.91
Verniz escuro	0.89 - 0.93
Tinta óleo preta	0.92 - 0.96



Dimensionamento estático de radiadores

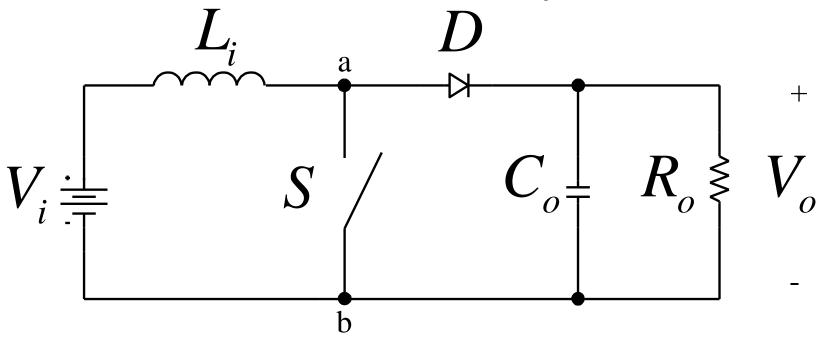
- 1. Podem ser colocados vários dispositivos no mesmo dissipador
- 2. Centralizar o dispositivo semicondutor no dissipador.







Conversor Boost CC-CC modo de condução Contínua (MCC):

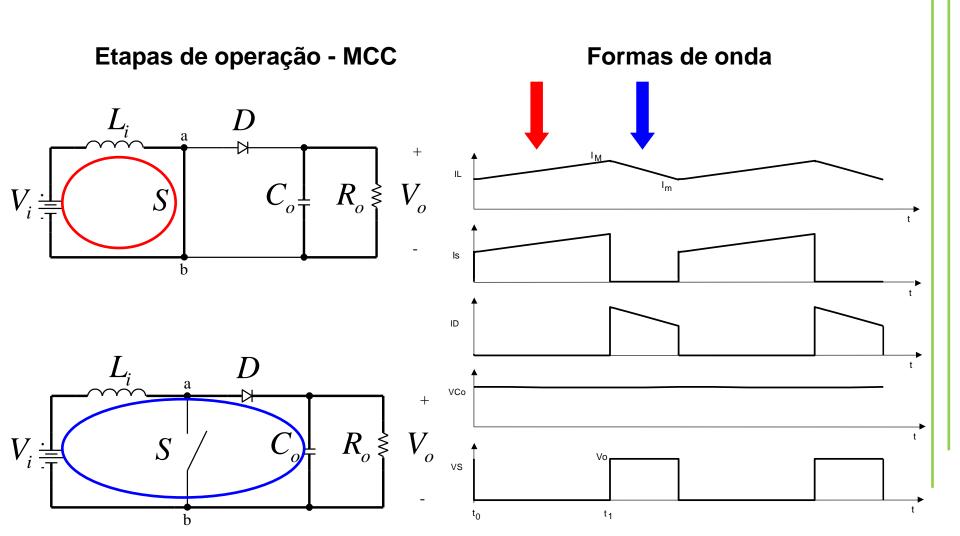


Especificação:

- Tensão de Entrada: 25 V;
- Tensão de Saída: 50 V;
- Potência de Saída: 100 W;
- Frequência de Comutação: 20 kHz;
- Indutância de Entrada (L_i): 800 uH;



Conversor Boost CC-CC modo de condução Contínua (MCC):





Conversor Boost CC-CC modo de condução Contínua (MCC):

Análise das grandezas envolvidas

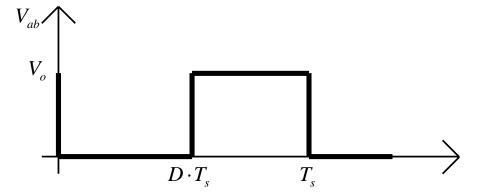
$V_{ab} = \frac{1}{T_s} \int_{D \cdot T_s}^{T_s} V_o \cdot dt = V_o \frac{\left(T_s - D \cdot T_s\right)}{T_s}$ $C_o \downarrow R_o \geqslant V_o \qquad V_{ab} = V_o \left(1 - D\right)$

Tensão média na saída

$$V_{ab} = \frac{1}{T_s} \int_{D \cdot T_s}^{T_s} V_o \cdot dt = V_o \frac{\left(T_s - D \cdot T_s\right)}{T_s}$$

$$V_{ab} = V_o \left(1 - D \right)$$

$$V_{ab} = V_i$$



$$V_o = \frac{V_i}{1 - D}$$

$$D = 1 - \frac{V_i}{V_o}$$



Conversor Boost CC-CC modo de condução Contínua (MCC):

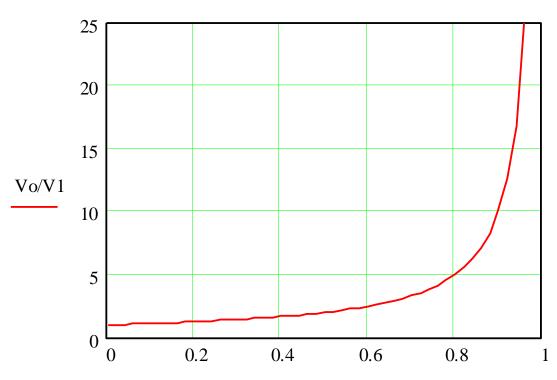
Análise das grandezas envolvidas

Tensão média na saída

$$V_o = \frac{V_i}{1 - D}$$

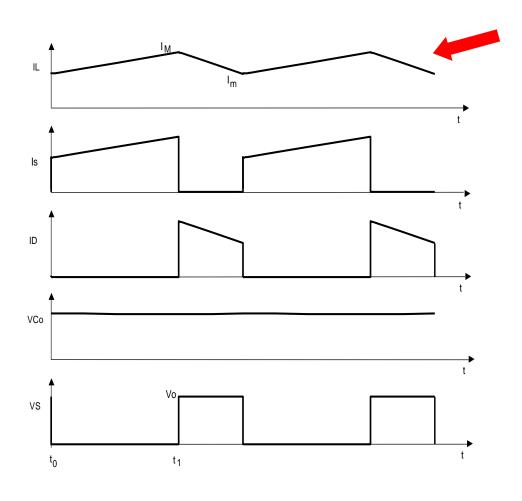
$$\frac{V_o}{V_i} = \frac{1}{1 - D}$$

Ganho estático





Análise das grandezas envolvidas



Corrente no Indutor

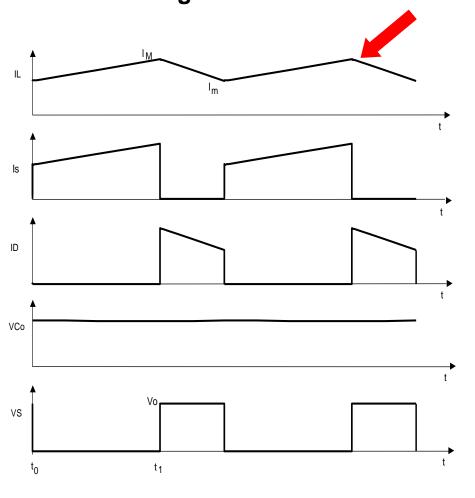
$$\Delta i_L = \frac{V_{in}}{L} T_1 \qquad \Delta i_L = \frac{V_{in} \cdot D}{L \cdot f}$$

Valor Médio da Corrente no Indutor

$$I_{Li} = \frac{V_i}{R_o} \cdot \frac{1}{\left(1 - D\right)^2}$$



Análise das grandezas envolvidas



Corrente de pico no Indutor

$$I_P = i_{in} + \frac{\Delta i_L}{2}$$

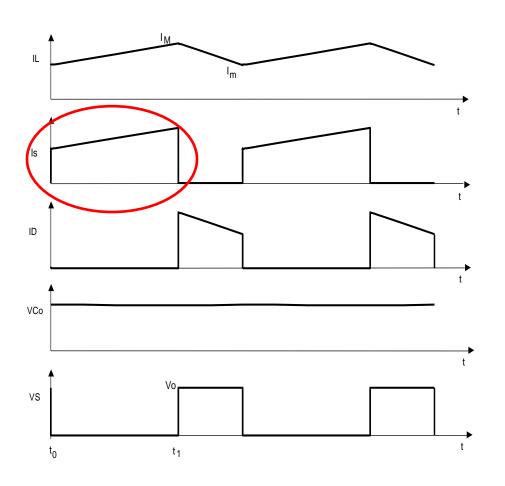
$$I_{P} = \frac{V_{i}}{R_{o}} \cdot \frac{1}{\left(1 - D\right)^{2}} + \frac{V_{in} \cdot D}{2 \cdot L \cdot f}$$

Corrente de pico no transistor e no diodo

$$I_{TP} = I_{DP} = I_{P}$$



Análise das grandezas envolvidas



Correntes no transistor

Corrente média

$$I_{Tmd} = \frac{1}{T} \int_0^{D \cdot T} i_L dt$$

$$I_{\mathit{Tmd}} = D \cdot I_{\mathit{L}}$$

Corrente eficaz

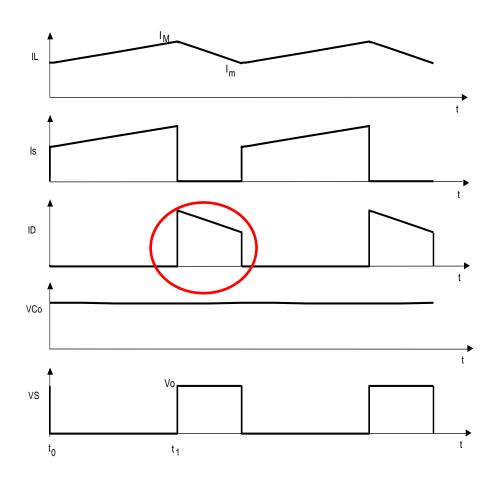
$$I_{Tef} = \sqrt{\frac{1}{T} \int_{0}^{D \cdot T} i_{L}^{2} dt}$$

$$I_{Tef} = \sqrt{D \cdot I_{L}}$$

$$I_{Tef} = \sqrt{D} \cdot I_{L}$$



Análise das grandezas envolvidas



Correntes no diodo

Corrente média

$$I_{Dmd} = \frac{1}{T} \int_{D \cdot T}^{T} i_{L} dt$$

$$I_{Dmd} = (1 - D) \cdot I_L$$

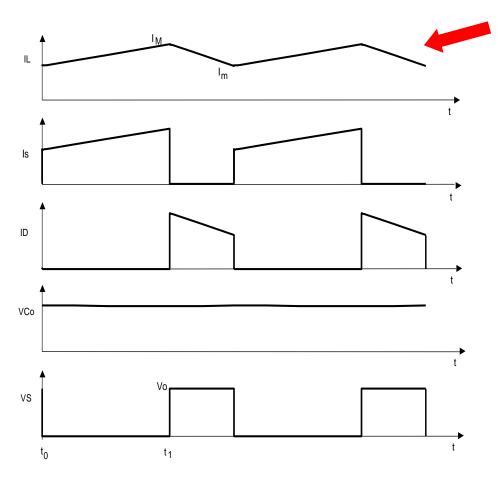
Corrente eficaz

$$I_{Def} = \sqrt{\frac{1}{T} \int_{D \cdot T}^{T} i_{L}^{2} dt}$$

$$I_{Def} = \sqrt{1 - D} \cdot I_{L}$$



Análise das grandezas envolvidas



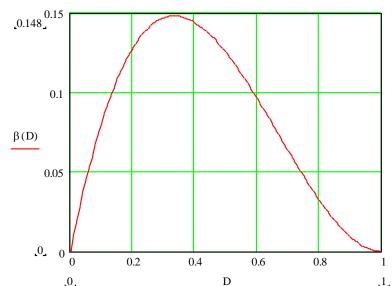
Corrente no Indutor

$$\Delta i_L = \frac{V_{in}}{I} T_1$$

$$\Delta i_L = \frac{V_{in}}{L} T_1 \qquad \Delta i_L = \frac{V_{in} \cdot D}{L \cdot f}$$

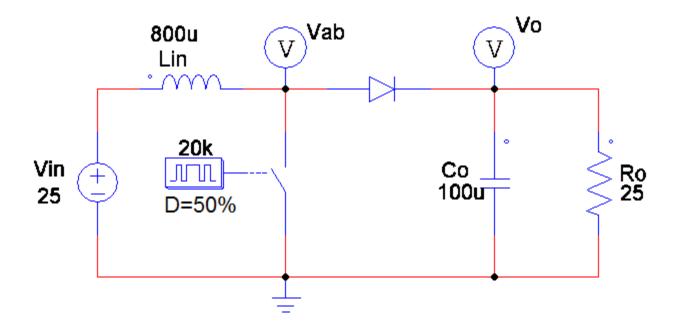
$$I_{Li} = \frac{V_i}{R_o} \cdot \frac{1}{\left(1 - D\right)^2}$$

$$\frac{\Delta i_L}{I_{Li}} = \frac{R_o \cdot D \cdot (1 - D)^2}{L \cdot f}$$





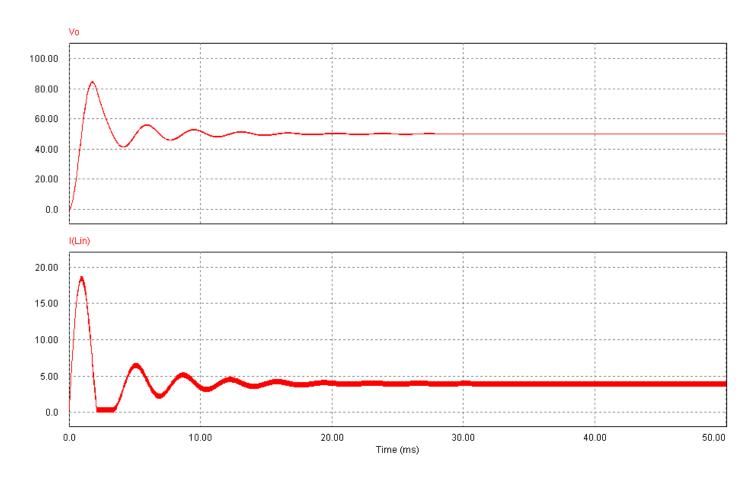
Principais formas de onda (circuito simulado):



Conversor CC-CC elevador - Boost



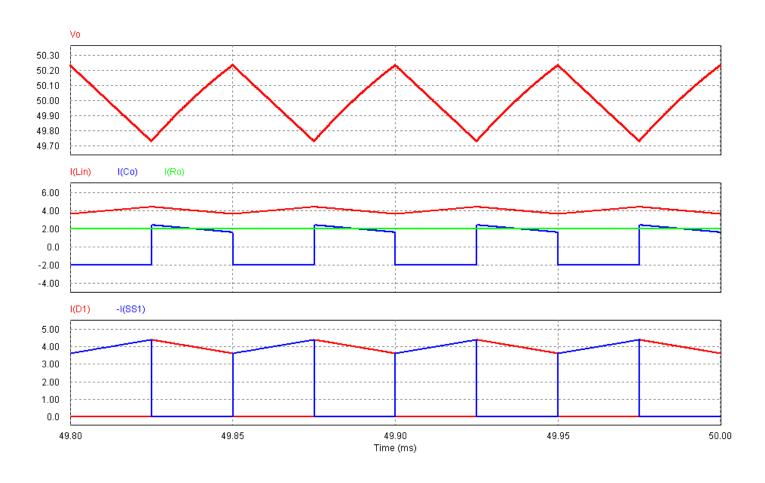
Principais formas de onda (transitório de partida):



Conversor CC-CC elevador - Boost



Principais formas de onda (regime permanente):



Cálculos Preliminares



Razão Cíclica:

$$D = 1 - \frac{V_{in}}{V_{o}} = 1 - \frac{25}{50} = 0,5$$

Valor Médio da Corrente no Indutor:

$$I_{L_MED} = I_{in} = \frac{P}{V_{in}} = \frac{100}{25} = 4 A$$

Valor Médio e Eficaz da Corrente do Transistor:

$$I_{S \text{ med}} = D \cdot I_{L} = 0, 5 \cdot 4 = 2 A$$

$$I_{S \text{ ef}} = \sqrt{D} \cdot I_L = \sqrt{0.5}.4 = 2.82 \text{ A}$$

Cálculos Preliminares



Tensão no Transistor bloqueado:

$$V_{DS(OFF)} = V_o = 50 V$$

Ondulação da Corrente do Indutor:

$$\Delta_{iL} = \frac{V_{in} \cdot D}{L \cdot f} = \frac{25 \cdot 0.5}{800 \cdot 10^{-6} \cdot 20 \cdot 10^{3}} = 0.78 \,\text{A}$$

Corrente de Pico no Transistor em Condução:

$$I_{DS(ON)} = I_{L_MAX} = I_{L_MED} + \frac{\Delta_{iL}}{2} = 4 + \frac{0,78}{2} = 4,39 \text{ A}$$

Escolha do Transistor



International

Rectifier

PD -97140

IRFP4668PbF

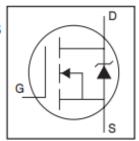
HEXFET® Power MOSFET

Applications

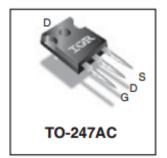
- High Efficiency Synchronous Rectification in SMPS
- Uninterruptible Power Supply
- High Speed Power Switching
- · Hard Switched and High Frequency Circuits

Benefits

- Improved Gate, Avalanche and Dynamic dV/dt Ruggedness
- Fully Characterized Capacitance and Avalanche SOA
- Enhanced body diode dV/dt and dl/dt Capability
- Lead-Free



V _{DSS}	200V
R _{DS(on)} typ.	8.0 m Ω
max	9.7m Ω
I _D	130A



Escolha do Transistor



IRFP4668PbF

HEXFET® Power MOSFET



V _{DSS}	200V
R _{DS(on)} typ.	8.0mΩ
max	9.7m Ω
I _D	130A



Symbol	Parameter	Min.	Тур.	Max.	Units	Conditions
gfs	Forward Transconductance	150			S	$V_{DS} = 50V, I_{D} = 81A$
Q_g	Total Gate Charge		161	241	nC	$I_D = 81A$
Q_{gs}	Gate-to-Source Charge		54			$V_{DS} = 100V$
Q_{gd}	Gate-to-Drain ("Miller") Charge		52			V _{GS} = 10V ⊕
Q _{sync}	Total Gate Charge Sync. (Q _g - Q _{gd})		109			$I_D = 81A$, $V_{DS} = 0V$, $V_{GS} = 10V$
t _{d(on)}	Turn-On Delay Time		41		ns	$V_{DD} = 130V$
t _r	Rise Time		105			$I_D = 81A$
t _{d(off)}	Turn-Off Delay Time		64			$R_G = 2.7\Omega$
t _f	Fall Time		74			V _{GS} = 10V ⊕
C _{iss}	Input Capacitance		10720			$V_{GS} = 0V$
C _{oss}	Output Capacitance		810			$V_{DS} = 50V$
C _{rss}	Reverse Transfer Capacitance		160		pF	f = 1.0MHz
C _{oss} eff. (ER)	Effective Output Capacitance (Energy Related)@		630			V _{GS} = 0V, V _{DS} = 0V to 160V ⑥
Coss eff. (TR)	Effective Output Capacitance (Time Related)®		790		1	V _{GS} = 0V, V _{DS} = 0V to 160V ⑤

Cálculos de Perdas



Parâmetros Elétricos do Transistor Escolhido:

$$\begin{split} R_{DS(ON)} &= 9,7 \, \text{m}\Omega \, \, (\text{max}) \\ t_r &= 105 \, \text{ns} \\ t_f &= 74 \, \text{ns} \\ V_{DS(OFF)} &= 50 \, \, \text{V} \end{split}$$

Perdas por Condução:

$$P_{\text{cond}} = R_{\text{DS(ON)}} \cdot I_{\text{S_ef}}^2 = 0,0097 \cdot 2,82^2 = 0,077W$$

Cálculos de Perdas



Perdas por Comutação:

$$P_{com} = \frac{f}{2} (t_r + t_f) \cdot I_{DS(ON)} \cdot V_{DS(OFF)} =$$

$$= \frac{20 \cdot 10^{3}}{2} (105 \cdot 10^{-9} + 74 \cdot 10^{-9}).4,39 \cdot 50 = 0,39 \,\mathrm{W}$$

Perdas Totais do Transistor:

$$P = P_{cond} + P_{com} = 0,077 + 0,39 = 0,467 W$$



Cálculo Térmico:

$$P = 0,467 W$$

$$T_{a} = 50 \, {}^{o}C$$

$$T_i(\text{max}) = 125^{\circ} C$$

$$R_{jc} = 0.29 \, {}^{\circ}C_{W}$$

$$R_{cd} = R_{cs} = 0.24 \, {^{\circ}C}_{W}$$

$$R_{ja} = 40 \, {^{\circ}C}_{W}$$
 (sem dissipador)

$$R_{da} = ?$$
 (dissipador)



Resistência Térmica:

$$R_{ja} = R_{jc} + R_{cd} + R_{da}$$

Resistência Máxima Junção-Ambiente:

$$R_{ja} = \frac{T_j - T_a}{P} = \frac{125 - 50}{0.467} = 160 \, {}^{o}C_{W}$$

$$R_{ja} = 40^{\circ} C_W$$
 (sem dissipador)



Aumento da frequência de Comutação para 200 kHz:

Perdas por Comutação:

$$P_{com} = \frac{f}{2} (t_r + t_f) \cdot I_{DS(ON)} \cdot V_{DS(OFF)} =$$

$$= \frac{200 \cdot 10^{3}}{2} (105 \cdot 10^{-9} + 74 \cdot 10^{-9}).4,39 \cdot 50 = 3,92 \,\mathrm{W}$$

Perdas Totais do Transistor:

$$P = P_{cond} + P_{com} = 0,077 + 3,92 = 4,0 W$$



Resistência Térmica:

$$R_{ja} = R_{jc} + R_{cd} + R_{da}$$

Resistência Térmica Máxima Junção Ambiente:

$$R_{ja} = \frac{T_j - T_a}{P} = \frac{125 - 50}{4,0} = 18 {^{\circ}C}_{W}$$

Cálculo da Resistência Térmica do Dissipador:

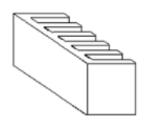
$$R_{da} = R_{ja} - R_{jc} - R_{cd}$$

$$R_{da} = 18 - 0,29 - 0,24 = 17,47$$
 $^{\circ}C_{W}$









TRANSISTOR	THERMAL PAD	HEATSINK
T _j 125 °C		T _a 50 °C
R _{th,j-a} 0.53 °C/W	R _{th} 0.0 °C/W	R _{th} 18.22 °C/W
P _{diss} 4 W		
CALCULATE		

 $T_{
m j}$ Temperature of the junction. Damage level for silicon is 175 °C

 $R_{\text{th,i-a}}$ Thermal resistance of transistor. (Between junction and ambient)

P_{diss} Dissipated Power.

R_{th} Thermal resistance of pad/heatsink.

T_a Ambient temperature. If greater than 60 °C, you should prevent user from touching it.

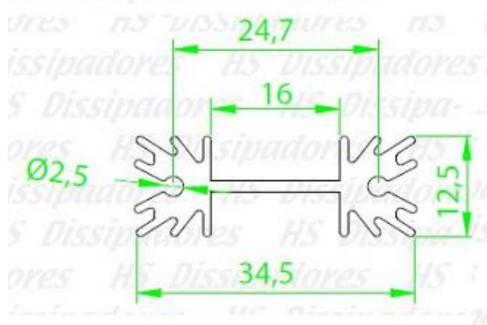


Código: HS 3512

Dimensões aproximadas: 35 x 12 mm

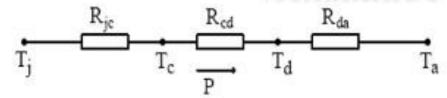
Perímetro: 183 mm

Resistência Térmica: 8,35 °C / W / 4"











Código: HS 1509

Dimensões aproximadas: 15 x 09 mm

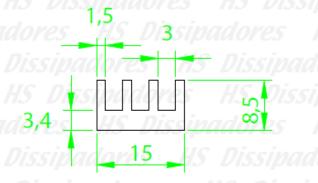
Perímetro: 78 mm

Resistência Térmica: 19,8 °C / W / 4"

- página 19
- retornar ao índice com desenhos
- · visualizar perfis similares

ores HS vissipaaores HS vissipaaores HS issipadores HS Dissipadores HS Dissipadores

ESCALA 1:1









Código: HS 1920

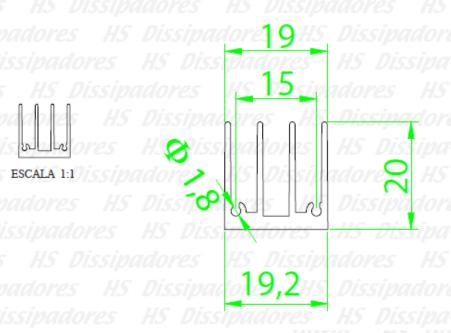
Dimensões aproximadas: 19 x 20 mm

Perímetro: 134 mm

Resistência Térmica: 8,31 °C / W / 4"

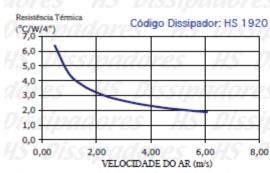
página 25

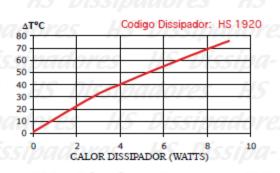
- visualizar perfis similares
- retornar ao índice com desenhos



17.	111001100
comprimento	fator de correção
// 10 mm	3,05 re
20 mm	0/52,21
30 mm	1,82
40 mm	1,59
50 mm	1,43
70 mm)/S _{1,22} /-
100 mm	1,04
/ 150 mm	0,86 re
200 mm	0,75
250 mm	0,67
300 mm	0,62
400 mm	0,54
500 mm	0,49
S HS	niccinn-

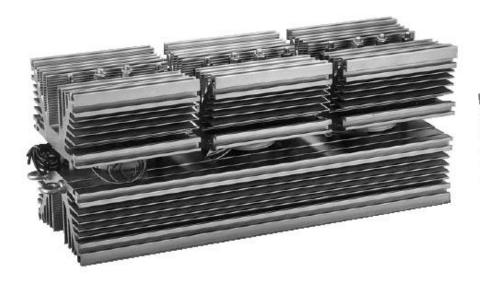
30 mm de comprimento

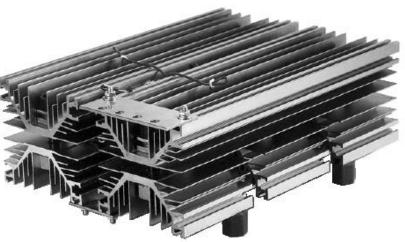




Dissipadores











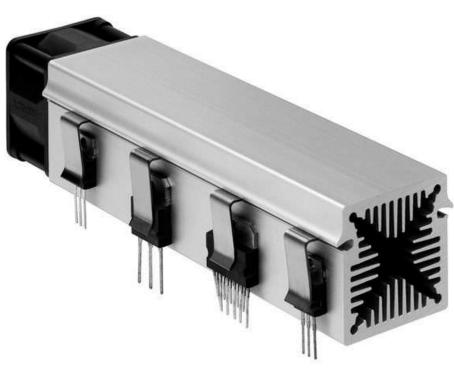


Dissipadores



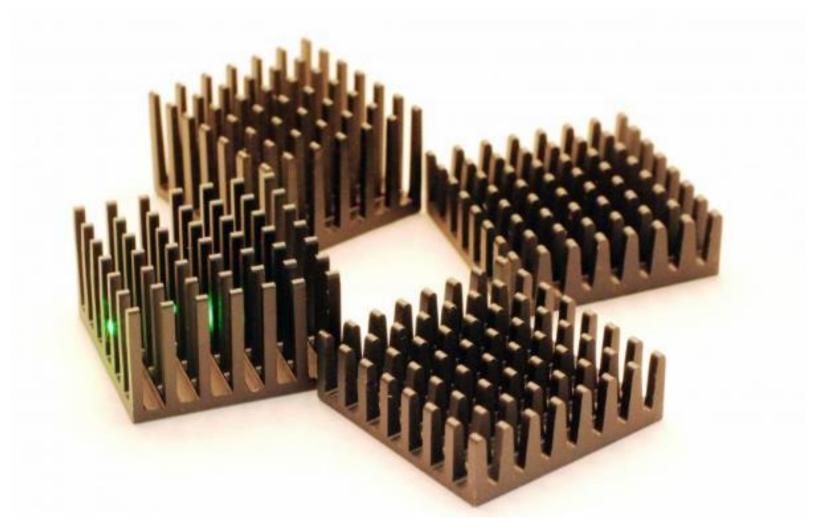






Dissipadores

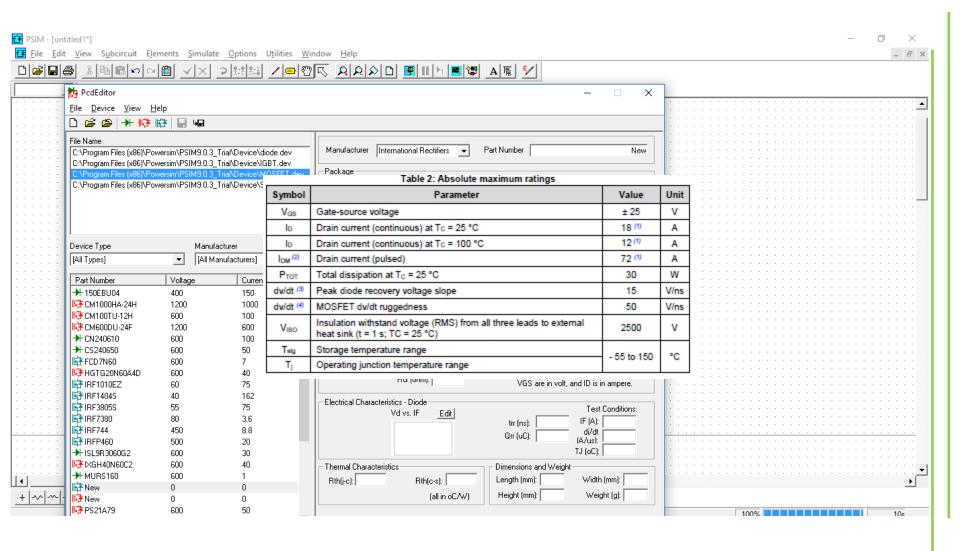




Novos Modelos: Pin Fin Heat Sinks Baixa resistência térmica: 2,5 graus/W

Simulação de Perdas no PSIM







Cálculo térmico – considerações finais

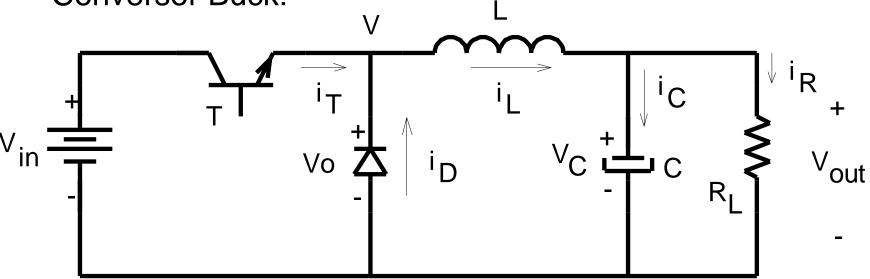
<u>Regras práticas:</u>

- Impedir que a temperatura da junção ultrapasse o valor de 80% o valor máximo permissível (aumenta o MTDF do dispositivo)
- T_a → deve ser considerado o valor de 40º para instalação em ambiente ventilado ou um valor maior para conversor instalado em ambiente enclausurado
- Caso seja preciso isolar o dispositivo do dissipador, usar isolante (mica, teflon, mylar). Considerar sua resistência térmica
- Recomenda-se usar pasta térmica para evitar bolhas de ar entre o dispositivo e o dissipador

Tarefa 1 para entregar na próxima aula







Especificação:

Tensão de Entrada: 36 V

Tensão de Saída: 12 V

Freq. de comutação: 50k e 100 kHz;

Indutância L: 100 uH

Capacitância C: 100 uF;

Potência: 100 W;

Transistor: IRLZ44N (TO-220AB)

Diodo: MUR860 e MBR20100 (TO-220)

Apresentar:

- Principais Formas de Ondas Teóricas;
- Resultados de Simulação;
- Esforços de Corrente no Transistor
 (T) e no Diodo (D);
- Obter o dissipador para que o transistor e o diodo funcionem de maneira adequada no conversor Buck.

Obs: HS Dissipadores e um outro

fabricante de dissipadores.