Todo list

Apresentar o estado-da-arte
ISE 1
XST
XPS
SDK
PlanAhead
iMPACT
ChipScope
Clock
Memória DDR3, MIG, MIS
SelectMAP
ICAP e ICAPE2

Capítulo 1

Revisão Bibliográfica

Este capítulo visa apresentar as ferramentas disponíveis e o estado-da-arte da auto-reconfiguração.

1.1 Introdução

Memória DDR3, MIG, MIS

Apresentar o estado-da-arte
1.2 Ferramentas
ISE
XST
XPS
SDK
PlanAhead
iMPACT
ChipScope
1.3 Componentes
1.3.1 Intellectual Property
Clock

1.3.2 Interfaces

SelectMAP

ICAP e ICAPE2