

Todo list

Apresentar o estado-da-arte	1
ISE	1
XST	1
XPS	1
SDK	1
PlanAhead	1
iMPACT	1
ChipScope	1
Clock	1
Memória DDR3, MIG, MIS	1
SelectMAP	2
ICAP e ICAPE2	2

Capítulo 1

Revisão Bibliográfica

Este capítulo visa apresentar o estado-da-arte da re-configuração dinâmica e da auto-reconfiguração e as ferramentas necessárias para sua realização.

1.1 Introdução

Apresentar o estado-da-arte

1.2 Ferramentas

ISE

XST

XPS

SDK

PlanAhead

iMPACT

ChipScope

1.3 Componentes

1.3.1 *Intellectual Property*

Clock

Memória DDR3, MIG, MIS

1.3.2 Interfaces

SelectMAP

ICAP e ICAPE2