Fontes principais

- 1. J. Jaja, An introduction to Parallel Algorithms, Addison Wesley, 92
 - > Algoritmos paralelos
- 2. E. Cáceres, H. Mongeli, S. Song: Algoritmos paralelos usando CGM/PVM/MPI: uma introdução http://www.ime.usp.br/~song/papers/jai01.pdf

Simulação entre Submodelos PRAM

Simulação entre Submodelos PRAM

Executar um algoritmo para um submodelo mais fraco em uma máquina de um submodelo mais forte não traz problema (em quase todos os casos).

Tenho um algoritmo CRCW com prioridade e uma máquina CRCW Forte.

 \triangleright n processadores desejam escrever simultaneamente (com prioridade) em uma variável A, valores $B[1], B[2], \cdots, B[n]$, respectivamente.

- Como resultado, o valor de x será o número de prioridade maior.
- \triangleright O processador, cuja prioridade é igual a x, escreve então, exclusivamente, em A, o elemento de B.

Algoritmo para CRCW com prioridade

para
$$1 \le i \le n$$
 faça em paralelo $A := B[i]$

Algoritmo para CRCW forte

```
para 1 \le i \le n faça em paralelo x := i se x = i então A := B[i]
```

n = 4

Memoria

20	A	Processadores
10	B[1]	p1
18	B[2]	p2
70	B[3]	p3
		p4
20	B[4]	
4	X	

Simulação CRCW Forte → EREW

Simulação CRCW Forte → EREW

Tenho um algoritmo CRCW e uma máquina EREW

Algoritmo para o submodelo CRCW forte tem complexidade

- \triangleright tempo : O(t)
- \triangleright processadores : O(p)

Simulação CRCW Forte → EREW

Este algoritmo pode ser implementado no modelo EREW através de uma simulação com complexidade

- \triangleright tempo : $O(t \log_2 p)$
- \triangleright processadores : O(p)

Temos um algoritmo para CRCW forte e uma máquina CRCW fraco.

 \triangleright n processadores desejam escrever simultaneamente em uma variável A, valores $B[1], B[2], \dots, B[n]$, respectivamente.

Para simular esta escrita simultânea (forte) inicializamos um vetor F de flags de n posições com valor 1.

Utilizamos $O(n^2)$ processadores para comparar todos os possíveis pares de elementos de B. Para cada para (i,j) comparado i < j, colocamos 0 na flag correspondente ao elemento de B que é o menor dos dois. Caso os dois elementos sejam iguais, colocamos 0 na flag correspondente ao elemento de B que tem maior índice dos dois.

Como resultado, apenas uma flag de F ficará com 1, e esta é a flag correspondente a um dos elementos de B de maior valor.

O processador correspondente a este elemento escreve exclusivamente em A, o seu elemento de B.

Algoritmo para CRCW forte

para
$$1 \le i \le n$$
 faça em paralelo $A := B[i]$

Algoritmo para CRCW fraco

continuação...

para
$$1 \le i \le n$$
 faça em paralelo
se $F[i] = 1$ então
 $A := B[i]$

	Memoria		
n = 4			
	30	A	Processadores
	10	B[1]	(1,2)
	30	B[2]	(1,3)
			(1,4)
	20	B[3]	(2,3)
	30	B[4]	(2,4)
	⁻1 0	F[1]	(3,4)
	1	F[2]	
	-1 0	F[3]	
	7 0	F[4]	

▷ leitura concorrente em B e escrita concorrente fraca

Algoritmo para o submodelo CRCW forte tem complexidade

- \triangleright tempo : O(t)
- \triangleright processadores : O(p)

Este algoritmo pode ser implementado no submodelo CRCW fraco, através desta simulação, com complexidade

- \triangleright tempo : O(t)
- \triangleright processadores : $O(p^2)$

Fim