\_MIPS是纯MIPS

\_MMU是加缓存的

\_PPL是加流水线的

Instruction\_list 是指令通路。

Semantics是人工从指令集翻译过去的 ，包括前置条件后置条件等。

Theorems 公理系统（由逻辑部件引出的公理）

、

看下基本通路

1. MMU是加了读写控制逻辑的TLB，也是根据页表进行虚实地址转换的，在CPU里边。
2. Cache也是CPU里边的东西，而且Cache里边使用虚地址存的，如果pc.put的虚地址直接连着cache，就快很多，如果pc.out连着IMMU，转换成实地址再去访问IM。
3. Cache每一次进程切换都会保存一下内容，清空，换成新的进程的内容，按pid，IMMU和DMMU也一样。
4. Cache回写的时候按行写回，一行八个字