

UNIVERSIDADE POSITIVO
CIÊNCIA DA COMPUTAÇÃO

LUCAS EDUARDO TEIXEIRA LIMA
PAULO RICARDO PONCZKOVSKI FILHO

Arquitetura de Sistemas Computacionais

CURITIBA

2022

O código começa mostrando as informações da memória cache e em seguida inicia com uma pergunta de quantas busca você pretende fazer:

```
+-----+
|   Seja bem vindo a simulador de memoria cache   |
+-----+

+-----+
| Especificacoes da cache:                         |
| 8 Associatividade 2 TamanhoBloco 2 FIFO WB WA -  |
| TC:10 TRD:200 TWD:300                           |
+-----+
+-----+
|Quantas buscas deseja fazer na memoria ?          |
+-----+
```

Depois de perguntar sobre quantas buscas vocês pretende fazer é perguntado quais são os dados que devem ser acessados e se é para leitura ou escrita:

```
+-----+
| Para esse dado vc deseja fazer uma leitura ou escrita? |
| [0]Leitura      [1]Escrita                             |
+-----+
3
+-----+
| Para esse dado vc deseja fazer uma leitura ou escrita? |
| [0]Leitura      [1]Escrita                             |
+-----+
1
```

Depois de fazer todas as perguntas será mostrado como estava a cache e como que ficou depois (antes e depois):

Antes
CACHE
Indice: 1 Valido: 0 Tag: 0 Dados: 0 0
Indice: 0 Valido: 0 Tag: 0 Dados: 0 0
Indice: 1 Valido: 0 Tag: 0 Dados: 0 0
Indice: 0 Valido: 0

DEPOIS
CACHE
Indice: 1 Valido: 0 Tag: 0 Dados: 0 0
Indice: 0 Valido: 1 Tag: 0 Dados: 10 1
Indice: 1 Valido: 0 Tag: 0 Dados: 0 0
Indice: 0 Valido: 0 Tag: 0 Dados: 0 0

Após ele mostrar como ficou a cache (passo a passo), ele traz o tempo que demorou:

O tempo total foi de: 30
