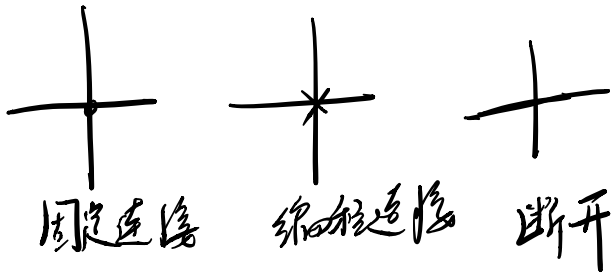
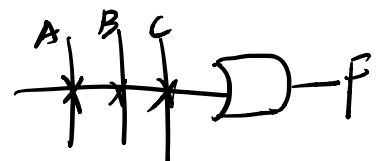
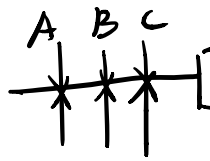
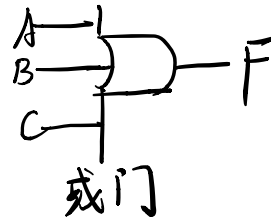
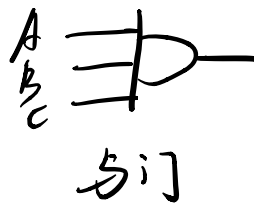
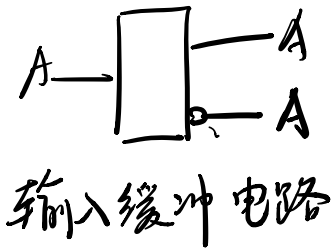
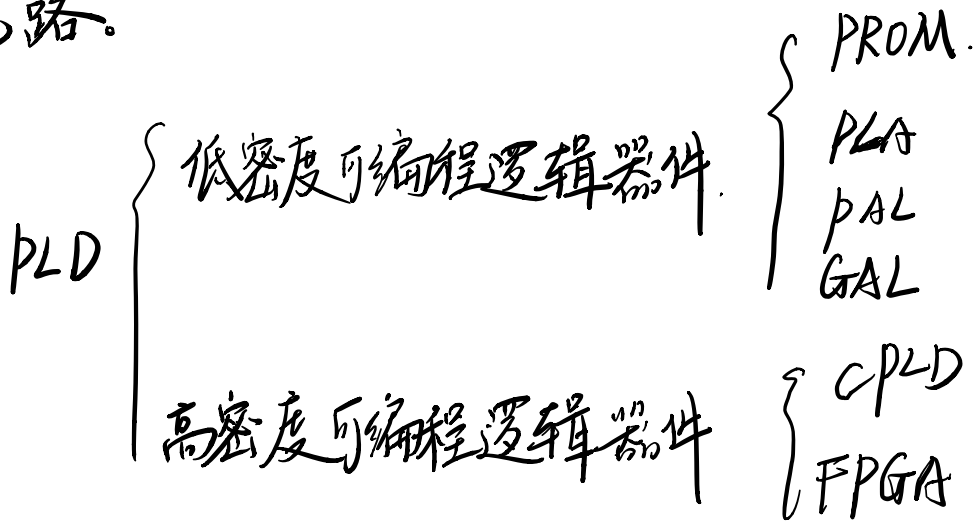


课本重心 PLD: (Programmable Logic Device) 可编程逻辑器件。
掌握 PROM 或 PLA 设计组合逻辑函数或设计特定功能的电路。



属于组合逻辑, 无触发器

PROM: 由地址译码器、存储矩阵、输出电路组成。

与阵列 (固定的) 或阵列 (可编程)

ROM 容量: $2^m \times m$ 画 "X" 对最小项加处理

字线数 \times 位线数

$1/m$ $1/n$

$2^m = W_m$
地址线条数

实现组合逻辑函数时，化为“标准与或式”

PLA: 与阵列 · 或阵列 (均为可编程) 画“x”

因而实现组合逻辑函数时，只需要化为“与或式”
(无需最小项组成的标准与或式)