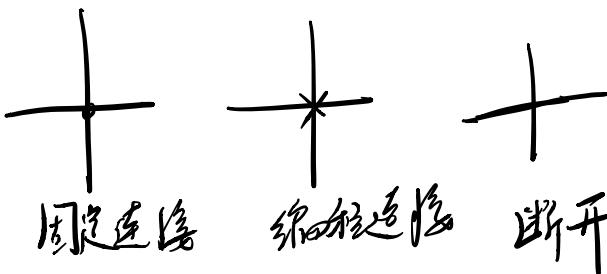
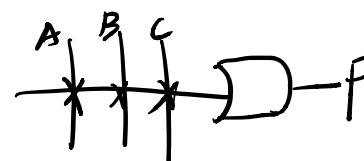
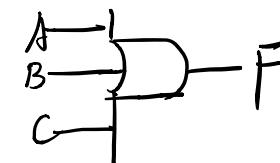
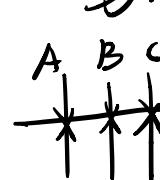
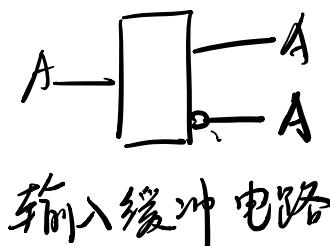
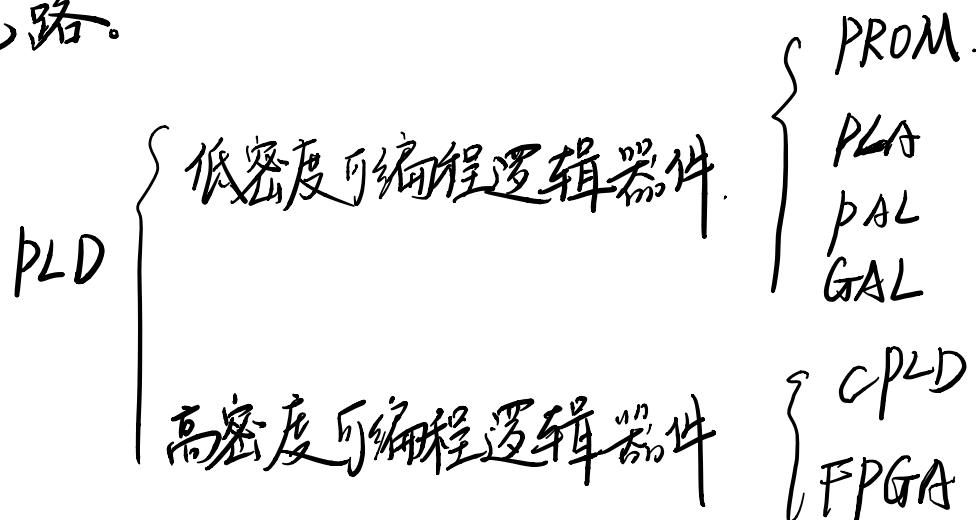


课本 PLD: (Programmable Logic Device) 可编程逻辑器件。
 重心掌握 PROM 或 PLA 设计组合逻辑函数或设计特定功能的电路。



PROM: 属于组合逻辑，无触发器。
 由 地址译码器、存储矩阵、输出电路组成。

与阵列 或阵列
 (固定的) (可编程)

ROM容量: $m_0 \sim m_{\text{总点数}}$ 画“X”对最小项加和处理
 $W_m \times D_n$

$$2^m = W_m$$

地址线条数

实现组合逻辑函数时，化为“标准与或式”

PLA:

与阵列 或阵列 (均为可编程) 画 "x"

因而实现组合逻辑函数时，只需要化为“与或式”
(由最小项组成的标准与或式)